ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Комбінаційні й послідовнісні цифрові схеми.
- 2. Числа у формі з плаваючою комою.
- 3. Мінімізувати БФ з одиничними наборами (0,2,6,9,14) в базисі елементів «І, АБО, НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Поняття комп'ютерної системи, її архітектури та структури.
- 2. Представлення десяткових чисел в ЕОМ.
- 3. Побудувати функціональну схему CD на 8 входів в базисі ЛЕ «І, АБО, НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

Варіант № 3

- 1. Поняття продуктивності комп'ютерної системи. Супер-ЕОМ.
- 2. Упаковані цілі числа.
- 3. Мінімізувати Б Φ з одиничними наборами (3-8,11,13,15) в базисі елементів «І-НЕ» та побудувати відповідну комбінаційну схему.

.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

‹	«ЗАТВЕРДЖУЮ»
В.о. завідуючого в	сафедрою АПЕПС
	Н. М. Аушева
	20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Класифікація комп'ютерних систем.
- 2. Числа у формі з фіксованою комою.
- 3. Побудувати функціональну схему 8-розрядного SM з послідовним переносом в базисі ЛЕ «I, AБO, НЕ».

 ГАЛУЗЬ ЗНАНЬ
 12 Інформаційні технології

 СПЕЦІАЛЬНІСТЬ
 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Класифікація задач.
- 2. Кеш-пам'ять.
- 3. Мінімізувати Б Φ з одиничними наборами (0-2,5,8,9,11-14) в базисі елементів «АБО-НЕ» та побудувати відповідну комбінаційну схему.

 ГАЛУЗЬ ЗНАНЬ
 12 Інформаційні технології

 СПЕЦІАЛЬНІСТЬ
 122 Комп'ютерні науки

«3 »	АТВЕРДЖУЮ»
В.о. завідуючого кас	редрою АПЕПС
	_ Н. М. Аушева
20	0 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Структури обчислювальних машин.
- 2. Спеціальні типи оперативної пам'яті.
- 3. Побудувати функціональну схему DC на 7 виходів в базисі ЛЕ «І-НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Арифметико-логічний пристрій.
- 2. Постійні запам'ятовуючі пристрої.
- 3. Мінімізувати Б Φ з одиничними наборами (0,2,4,7-10,13,15) в базисі елементів «І, АБО, НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Класифікація динамічної пам'яті.
- 2. Типи цифрових елементів.
- 3. Побудувати функціональну схему 7-розрядного лічильника з послідовним переносом.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Структури обчислювальних систем.
- 2. Методи підвищення швидкодії запам'ятовуючих пристроїв.
- 3. Мінімізувати БФ з одиничними наборами (3-5,7,9,13,15) в базисі елементів «І-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Реалізація логічних функцій НІ, І, АБО, 2І-НЕ, 2АБО-НЕ, «Виключне АБО» булевого базису.
- 2. Підвищення швидкодії блочної організації основної пам'яті.
- 3. Побудувати функціональну схему МХ на 7 входів в базисі ЛЕ «АБО-НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Комбінаційні й послідовнісні цифрові схеми.
- 2. Структура блочної організації основної пам'яті.
- 3. Мінімізувати Б Φ з одиничними наборами (1,12,13,14) в базисі ЛЕ «АБО-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«3 »	АТВЕРДЖУЮ»
В.о. завідуючого кас	редрою АПЕПС
	_ Н. М. Аушева
20	0 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Типи цифрових елементів.
- 2. Основна пам'ять ЕОМ.
- 3. Побудувати функціональну схему 5-розрядного RG з MO зчитування та запису.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«3ATBEP	ДЖУЮ»
В.о. завідуючого кафедрою	АПЕПС
Н. М	. Аушева
20 грудн	я 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Реалізація логічних функцій НІ, І, АБО, 2І-НЕ, 2АБО-НЕ, «Виключне АБО» булевого базису.
- 2. Стекові запам'ятовуючі пристрої.
- 3. Мінімізувати БФ з одиничними наборами (3,4-7,9-11) в базисі елементів «І, АБО, НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Адресні запам'ятовуючі пристрої.
- 2. Асоціативні запам'ятовуючі пристрої.
- 3. Побудувати функціональну схему DMX на 7 виходів в базисі ЛЕ «І, АБО, НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Перемикальні функції.
- 2. Ієрархія запам'ятовуючих пристроїв.
- 3. Мінімізувати БФ з одиничними наборами (1,6-10,13,15) в базисі елементів «І-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Булева алгебра. Основні операції.
- 2. Запам'ятовуючі пристрої. Фізичний тип. Швидкодія. Вартість.
- 3. Побудувати функціональну схему 5-розрядного лічильника з паралельним переносом.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Закони алгебри логіки.
- 2. Запам'ятовуючі пристрої. Методи доступу.
- 3. Мінімізувати Б Φ з одиничними наборами (0,1,4,7,10,12,14) в базисі елементів «АБО-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Запам'ятовуючі пристрої. Місце розташування. Ємність. Одиниця пересилки.
- 2. Визначення логічних функцій: інверсії, диз'юнкції, кон'юнкції.
- 3. Побудувати функціональну каскадну схему 8-вихідного DC з 4-вихідних. DC в базисі ЛЕ «АБО-НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

((5	ВАТВЕРДЖУЮ»
В.о. завідуючого ка	афедрою АПЕПС
	Н. М. Аушева
	20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Умовні графічні позначення та таблиці істинності логічних елементів.
- 2. Функції й основні характеристики запам'ятовуючих пристроїв.
- 3. Мінімізувати БФ з одиничними наборами (3,6,8-11,14) в базисі елементів «І, АБО, НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Способи зображення булевих функцій.
- 2. Класифікація запам'ятовуючих пристроїв.
- 3. Побудувати функціональну схему лічильника-дільника на 23.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Булеві функції однієї змінної. Основні двомісні булеві операції. Булеві функцій двох змінних.
- 2. Структурна таблиця переходів і виходів автомата.
- 3. Мінімізувати БФ з одиничними наборами (1,5-9,12,13) в базисі елементів «І-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Канонічний метод структурного синтезу керуючого автомата.
- 2. Мінтерм і макстерм.
- 3. Побудувати функціональну каскадну схему 8-вхідного МХ з 4-вхідних МХ в базисі ЛЕ «І, АБО, НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. ДДНФ і ДКНФ.
- 2. Абстрактний і структурний синтез автомата. Структурна схема керуючого автомата.
- 3. Мінімізувати БФ з одиничними наборами (0,4-7,9,13,15) в базисі елементів «АБО-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Математична модель керуючого автомата з пам'яттю.
- 2. Функціональна повнота системи БФ.
- 3. Побудувати функціональну схему 7-розрядного RG зсуву вправо на 1 розряд.

Національний технічний університет України «Київський політехнічний інститут»

Теплоенергетичний факультет

Кафедра автоматизації проектування енергетичних процесів і систем

ГАЛУЗЬ ЗНАНЬ СПЕЦІАЛЬНІСТЬ 12 Інформаційні технології 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
О. В. Коваль
18 грудня 2019 р.

Модульна контрольна робота

з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Етапи абстрактного синтезу схеми реалізації БФ.
- 2. Кінцевий автомат.
- 3. Мінімізувати БФ з одиничними наборами (6-10,13,15) в базисі елементів «І, АБО, НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Мінімізація булевих функцій за методом Квайна-МакКласки.
- 2. Лічильник-дільник.
- 3. Побудувати функціональну схему DMX на 9 виходів в базисі ЛЕ «І-НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Мінімізація булевих функцій за методом карт Карно.
- 2. Лічильники з паралельним та паралельно-послідовним перенесенням.
- 3. Мінімізувати БФ з одиничними наборами (0,2,4,6,7,9-12) в базисі елементів «І-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

((5	ВАТВЕРДЖУЮ»
В.о. завідуючого ка	афедрою АПЕПС
	Н. М. Аушева
	20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 4. Мінімізація булевих функцій за методом діаграм Вейча.
- 2. Лічильники з послідовним перенесенням.
- 3. Побудувати функціональну схему 7-розрядного генератора Мпослідовностей (роз. 2 і 5).

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Мультиплексори. Каскадування.
- 2. Лічильники. Класифікація.
- 3. Мінімізувати Б Φ з одиничними наборами (0,2,4,6,9-13) в базисі елементів «АБО-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Демультиплексори. Каскадування.
- 2. Логічні операції в регістрах.
- 3. Побудувати функціональну каскадну схему 8-вихідного DMX з 4-вихідних DMX в базисі ЛЕ «I, AБO, HE».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Демультиплексори. Каскадування.
- 2. Мікрооперації в регістрах. Запис, зчитування та зсув інформації.
- 3. Мінімізувати БФ з одиничними наборами (1,3-6,10-14) в базисі елементів «І, АБО, НЕ» та побудувати відповідну комбінаційну схему.

 ГАЛУЗЬ ЗНАНЬ
 12 Інформаційні технології

 СПЕЦІАЛЬНІСТЬ
 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Рівні сучасних універсальних КС.
- 2. Генератор М-послідовності.
- 3. Побудувати функціональну схему 8-розрядного RG зсуву вправо на 2 розряди.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Дешифратори. Каскадування.
- 2. Регістри зсуву.
- 3. Мінімізувати Б Φ з одиничними наборами (2,4-7,11-15) в базисі елементів «І-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Компаратори.
- 2. Регістри. Класифікація.
- 3. Побудувати функціональну схему DC на 9 виходів в базисі ЛЕ «І-НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Суматори. Класифікація.
- 2. RS-, JK-, Т- та D-тригери.
- 3. Мінімізувати БФ з одиничними наборами (5-8,10,12,15) в базисі елементів «АБО-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«3 »	АТВЕРДЖУЮ»
В.о. завідуючого кас	редрою АПЕПС
	_ Н. М. Аушева
20	0 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Чвертьсуматор. Напівсуматор. Повний однорозрядний суматор.
- 2. Тригери. Класифікація.
- 3. Побудувати функціональну схему лічильника-дільника на 35.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

((5	ВАТВЕРДЖУЮ»
В.о. завідуючого ка	федрою АПЕПС
	Н. М. Аушева
4	20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Послідовний багаторозрядний суматор.
- 2. Суматори з груповим переносом.
- 3. Мінімізувати БФ з одиничними наборами (5-12,14) в базисі елементів «І, АБО, НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Паралельні суматори.
- 2. Суматор з паралельним переносом.
- 3. Побудувати функціональну схему МХ на 9 входів в базисі ЛЕ «АБО-НЕ».

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ) »
В.о. завідуючого кафедрою АПЕП	\mathbf{C}
Н. М. Ауше	ва
20 грудня 2021	p.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Призначення та класифікація процесорів.
- 2. Шифратори.
- 3. Мінімізувати Б Φ з одиничними наборами (0,2,4,6,7,9,11,14) в базисі елементів «І-НЕ» та побудувати відповідну комбінаційну схему.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Принципи побудови елементарного процесора.
- 2. Ієрархія запам'ятовуючих пристроїв.
- 3. Побудувати функціональну схему 6-розрядного RG з MO зчитування.

ГАЛУЗЬ ЗНАНЬ 12 Інформаційні технології СПЕЦІАЛЬНІСТЬ 122 Комп'ютерні науки

«ЗАТВЕРДЖУЮ»
В.о. завідуючого кафедрою АПЕПС
Н. М. Аушева
20 грудня 2021 р.

Модульна контрольна робота з дисципліни «Комп'ютерна схемотехніка та архітектура комп'ютерів»

- 1. Мікропроцесор.
- 2. Мікрооперація, мікропрограма, мікропрограмний та операційний автомати.
- 3. Побудувати функціональну схему DC на 11 виходів в довільному базисі ЛЕ.