

KIERAN ISMAEL LÓPEZ VALADEZ

NÚMERO DE CONTROL: 21051455

10 DE MARZO 2023

ARQUITECTURA DE COMPUTADORAS

Nombre	Núcleos	Hilos	Velocidad de procesador	Velocidad de bus	Fecha de lanzamiento	Cache	Sockets (Zócalos)	Tamaño	No. de transistores
Pentium 3 866	1	1	866 MHz	133 MHz	2000	256 KB L2 Cache	PPGA370, SECC2, SECC2495	94.7 mm ²	28 millones de transistores
Pentium 4 2.8	1	2	2.8 GHz	533 MHz	2002	512 KB L2 Cache	PPGA478	131 mm ²	55 millones
Celeron SL5ZF	1	N/A	1.0 GHz	100 MHz	N/A	16 KB L1 datos 16 KB L1 Instrucciones 256 KB L2 Cache	PPGA370	80 mm ²	44 millones
Celeron SL5VR	1	1	1.3 GHz	100 MHz	N/A	16 KB L1 Datos 16 KB L2 Datos 256 KB L2 Cache	PPGA 380	80 mm ²	44 millones
Celeron SL6RM	1	N/A	1.1 GHz	100 MHz	N/A	256 KB L2 Cache	PPGA370	80 mm ²	44 millones
Pentium 4 531 SL9CB	1	N/A	3 GHz	800 MHz	2004	1 MB L2 Cache	LGA775	112 mm ²	125 millones
Celeron D 352 SL96P	1	1	3.20 GHz	533 MHz	2006	16 KB L1 datos 12 KB L1 instrucciones 512 KB L2 Cache	PLGA775	81 mm ²	188 millones
Xeon E7320	4	4	2.13 GHz	1066 MHz	2010	4 MB L2 Cache	PGA604, PPGA604	286 mm ²	582 millones
Intel	24	32	5.80 GHz	N/A	2022	32 MB L2	FCLGA170	N/A	N/A

Core i9 13900k						Cache	0		
Pentium 640SU	2	4	2.40 GHz	4 GT/s	2019	2 MB	FCBGA15 28	N/A	N/A