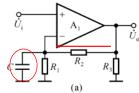
习题课(第六章)

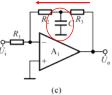
- 6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



直流负反馈

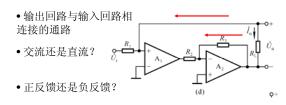
- 6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相连接的通路 • 交流还是直流? • 正反馈还是负反馈?
 - 交、直流正反馈

- 6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



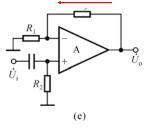
直流负反馈

6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。



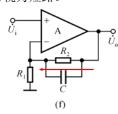
交、直流负反馈

- 6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



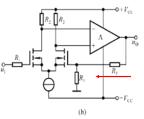
交、直流负反馈

- 6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



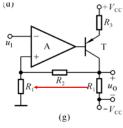
交、直流负反馈

- 6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



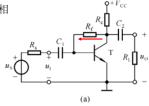
交、直流负反馈

- 6.4 判断图P6.4所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



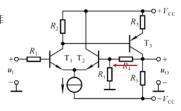
交、直流负反馈

- 6.5 判断图P6.5所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



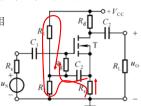
交、直流负反馈

- 6.5 判断图P6.5所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



交、直流负反馈

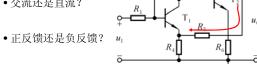
- 6.5 判断图P6.5所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



通过 R_s 引入直流负反馈,通过 R_s 、 R_1 、 R_2 并联引入交流负反馈,通过 C_2 、 R_0 引入交流正反馈。

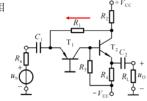
- 6.5 判断图P6.5所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路

• 交流还是直流?



交、直流负反馈

- 6.5 判断图P6.5所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。
 - 输出回路与输入回路相 连接的通路
 - 交流还是直流?
 - 正反馈还是负反馈?



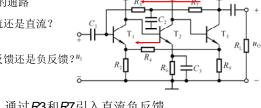
交、直流负反馈

6.5 判断图P6.5所示各电路中是否引入了反馈,是 直流反馈还是交流反馈,是正反馈还是负反馈。设 图中所有电容对交流信号均可视为短路。

• 输出回路与输入回路相 连接的通路

• 交流还是直流?

•正反馈还是负反馈?"



通过R3和R7引入直流负反馈, 通过R4引入交、直流负反馈。

- 要点:
 - 判断是否存在反馈的条件: 是否存在输出回 路与输入回路相连接的通路,并因此影响净输 入量;进一步说,输出能否通过一定的路径再 次影响自身。
 - 电容需要特殊注意。
 - 可能有多条反馈通路。

6.6 分别判断图6.4 (d) ~ (h) 所示各电路 中引入了哪种组态的交流负反馈, 并计算它 们的反馈系数。

• 电流并联

$$\dot{F} = \dot{I}_{\rm f} / \dot{I}_{\rm o} = 1$$

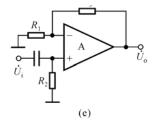
$$\dot{\dot{U}}_{\rm i}$$

$$\dot{\dot{U}}_{\rm o}$$

6.6 分别判断图6.4 (d) ~ (h) 所示各电路 中引入了哪种组态的交流负反馈,并计算它 们的反馈系数。

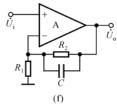
• 电压串联

$$\dot{F} = \dot{U}_{\rm f} / \dot{U}_{\rm o} = \frac{R_1}{R_1 + R_3}$$



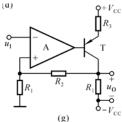
- 6.6 分别判断图6.4 (d) ~ (h) 所示各电路 中引入了哪种组态的交流负反馈,并计算它 们的反馈系数。
 - 电压串联

$$\dot{F} = \dot{U}_{\rm f} / \dot{U}_{\rm o} = 1$$



- 6.6 分别判断图6.4 (d) ~ (h) 所示各电路 中引入了哪种组态的交流负反馈,并计算它 们的反馈系数。
 - 电压串联

$$\dot{F} = \dot{U}_{\rm f} / \dot{U}_{\rm o} = \frac{R_{\rm l}}{R_{\rm l} + R_{\rm 2}}$$

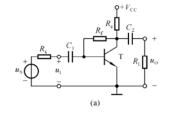


6.6 分别判断图6.4 (d) ~ (h) 所示各电路 中引入了哪种组态的交流负反馈,并计算它 们的反馈系数。

$$\dot{F} = \dot{U}_{\rm f} / \dot{U}_{\rm o} = \frac{R_{\rm l}}{R_{\rm l} + R_{\rm 3}}$$

6.7 分别判断图P6.5 (a) (b) (e) (f) 所 示各电路中引入了哪种组态的交流负反馈, 并计算它们的反馈系数。

$$\dot{F} = I_{\rm f}/U_{\rm o} = -1/R_{\rm f}$$

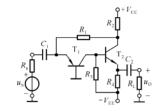


6.7 分别判断图P6.5 (a) (b) (e) (f) 所 示各电路中引入了哪种组态的交流负反馈, 并计算它们的反馈系数。

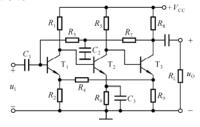
• 电压串联
$$\dot{F} = U_{\rm f}/U_{\rm o} = \frac{R_{\rm l}}{R_{\rm l} + R_{\rm 4}}$$
 + $\frac{R_{\rm l}}{u_{\rm l}}$ $\frac{R_{\rm l}}{R_{\rm l}}$ $\frac{R_{\rm l}}{R_{\rm l}}$ $\frac{R_{\rm l}}{R_{\rm s}}$ $\frac{Q^{-}}{Q^{-}}$

6.7 分别判断图P6.5 (a) (b) (e) (f) 所 示各电路中引入了哪种组态的交流负反馈, 并计算它们的反馈系数。

$$\dot{F} = \dot{I}_{\rm f} / \dot{I}_{\rm o} = \frac{R_2}{R_1 + R_2}$$

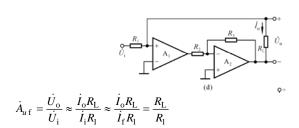


- 6.7 分别判断图P6.5 (a) (b) (e) (f) 所示各电路中引入了哪种组态的交流负反馈,并计算它们的反馈系数。
 - 电流串联



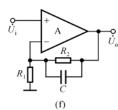
$$\dot{F} = \dot{U}_{\rm f} / I_{\rm o} = -\frac{R_2 R_9}{R_2 + R_4 + R_9}$$

6.8 估算图6.4 (d) \sim (h) 所示各电路在深度负反馈条件下的电压放大倍数。



6.8 估算图6.4 (d) \sim (h) 所示各电路在深度负反馈条件下的电压放大倍数。

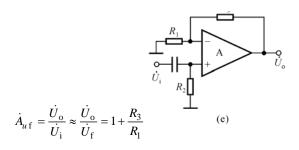
$$\dot{A}_{u\,\mathrm{f}} = \frac{\dot{U}_{\mathrm{o}}}{\dot{U}_{\mathrm{i}}} \approx \frac{\dot{U}_{\mathrm{o}}}{\dot{U}_{\mathrm{f}}} = 1$$



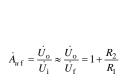
要点:

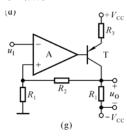
- 电压与电流是统一体,区分电压反馈还是电流反馈的根本标志是反馈的目的(稳定电压还是稳定电流)。
- "电压(流)并(串)联"是一种习惯结构,不要擅改。
- 反馈通道的起点和终点。

6.8 估算图6.4 (d) ~ (h) 所示各电路在深度负反馈条件下的电压放大倍数。

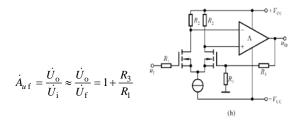


6.8 估算图**6.4** (d) \sim (h) 所示各电路在深度负反馈条件下的电压放大倍数。

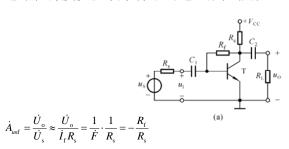




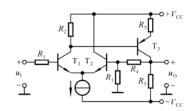
6.8 估算图6.4 (d) ~ (h) 所示各电路在深度负反馈条件下的电压放大倍数。



6.9 估算图6.5 (a) (b) (e) (f) 所示各 电路在深度负反馈条件下的电压放大倍数。

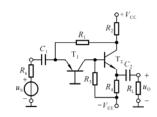


6.9 估算图6.5 (a) (b) (e) (f) 所示各 电路在深度负反馈条件下的电压放大倍数。



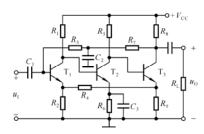
$$\dot{A}_{usf} = \frac{\dot{U}_{o}}{\dot{U}_{i}} \approx \frac{\dot{U}_{o}}{\dot{U}_{f}} = \frac{1}{\dot{F}} = \frac{R_{1} + R_{4}}{R_{1}} = 1 + \frac{R_{4}}{R_{1}}$$

6.9 估算图6.5 (a) (b) (e) (f) 所示各 电路在深度负反馈条件下的电压放大倍数。



$$\dot{A}_{usf} = \frac{\dot{U}_{o}}{\dot{U}_{i}} \approx \frac{\dot{I}_{o}(R_{4} \ /\!\!/ \ R_{L})}{\dot{I}_{f}R_{s}} = (1 + \frac{R_{1}}{R_{2}}) \cdot \frac{\dot{R_{L}}}{R_{s}}$$

6.9 估算图6.5 (a) (b) (e) (f) 所示各 电路在深度负反馈条件下的电压放大倍数。



$$\dot{A}_{\rm uf} = \frac{\dot{U}_{\rm o}}{\dot{U}_{\rm i}} \approx \frac{\dot{U}_{\rm o}}{\dot{U}_{\rm f}} = -\frac{(R_2 + R_4 + R_9)(R_7 // R_8 // R_L)}{R_2 R_9}$$

- 要点:
 - 反馈系数在闭环放大倍数求取中的作用。
 - 反馈组态在闭环放大倍数求取中如何考虑。

6.10 电路如图P6.12所示,已知集成运放的开环差模增益和差模输入电阻均近于无穷大,最大输出电压幅值为±14V。填空:

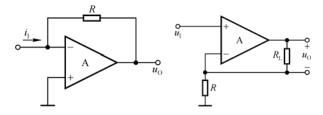
6.12 已知一个电压串联负反馈放大电路的电压放大倍数Auf=20, 其基本放大电路的电压放大倍数Au的相对变化率为10%, Auf的相对变化率小于0.1%, 试问F和Au各为多少?

$$AF \approx \frac{10\%}{0.1\%} = 100$$
$$AF >>1$$

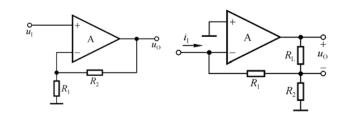
$$F \approx \frac{1}{A_{\rm f}} = \frac{1}{20} = 0.05$$

$$A_{u}=A=\frac{AF}{F}\approx 2000$$

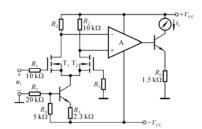
- **6.14** 以集成运放作为放大电路,引入合适的负反馈,分别达到下列目的,要求画出电路图来。
- (1) 实现电流一电压转换电路;
- (2) 实现电压一电流转换电路;
- (3) 实现输入电阻高、输出电压稳定的电压放大电路;
- (4) 实现输入电阻低、输出电流稳定的电流放大电路。



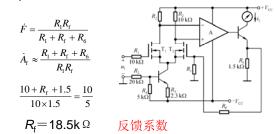
- **6.14** 以集成运放作为放大电路,引入合适的负反馈,分别达到下列目的,要求画出电路图来。
- (1) 实现电流一电压转换电路;
- (2) 实现电压一电流转换电路;
- (3) 实现输入电阻高、输出电压稳定的电压放大电路;
- (4) 实现输入电阻低、输出电流稳定的电流放大电路。



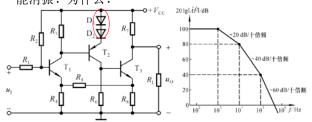
- 6.15 电路如图P6.19所示。
- (1) 试通过电阻引入合适的交流负反馈,使输入电压 \mathbf{u}_i 转换成稳定的输出电流 \mathbf{i}_c ;
- (2) 若u_I=0~5V时,i_L=0~10mA,则反馈电阻R_E应取多少?



- 6.15 电路如图P6.19所示。
- (1) 试通过电阻引入合适的交流负反馈,使输入电压 \mathbf{u}_i 转换成稳定的输出电流 \mathbf{i}_i ;
- (2) 若u_l=0~5V时,i_L=0~10mA,则反馈电阻R_E应取多少?



- 6.16 放大电路及波特图如图所示。
- (1) 判断该电路是否会产生自激振荡?简述理由。
- (2) 若电路产生了自激振荡,则应采取什么措施消振?要求在图(a)中画出来。
- (3) 若仅有一个50pF电容,分别接在三个三极管的基极和地之间均未能消振,则将其接在何处有可能消振? 为什么?



- 6.16 放大电路及波特图如图所示。
- (1) 判断该电路是否会产生自激振荡?简述理由。
- (2) 若电路产生了自激振荡,则应采取什么措施消振?要求在图(a)中画出来。
- (3) 若仅有一个50pF电容,分别接在三个三极管的基极和地之间均未能消振,则将其接在何处有可能消振? 为什么?
 - (2) 可在晶体管T2的基极与地之间加消振电容。

在三级串联的电路中加了一个电容滞后补偿。

注:方法不唯一。

- 6.16 放大电路及波特图如图所示。
- (1) 判断该电路是否会产生自激振荡?简述理由。
- (2) 若电路产生了自激振荡,则应采取什么措施消振?要求在图(a)中画出来。
- (3) 若仅有一个50pF电容,分别接在三个三极管 的基极和地之间均未能消振,则将其接在何处有可 能消振?为什么?
 - (1) 电路一定会产生自激振荡。
- 因为在 $f=10^3$ Hz时附加相移为 -45° ,在 $f=10^4$ Hz时附加相移约为 -135° ,在 $f=10^5$ Hz时附加相移约为 -225° ,因此附加相移为 -180° 的频率在 10^4 Hz $\sim 10^5$ Hz之间,此时 $|\dot{a}\dot{r}| > 0$
- 6.16 放大电路及波特图如图所示。
- (1) 判断该电路是否会产生自激振荡? 简述理由。
- (2) 若电路产生了自激振荡,则应采取什么措施消振?要求在图(a)中画出来。
- (3) 若仅有一个50pF电容,分别接在三个三极管 的基极和地之间均未能消振,则将其接在何处有可 能消振?为什么?
- (3)可在晶体管T2基极和集电极之间加消振电容。因为根据密勒定理,等效在基极与地之间的电容比实际电容大得多,因此容易消振。