以为机动车牌号编码方式如沪 XXXXY(其中 X 可以是同拉伯数字或大写 《新文章是同拉伯数字》则上海机动车保有量的理论上预是(均)数字或大写 (成功) 混合动力。至少需要增加 (2)位三进新代码。

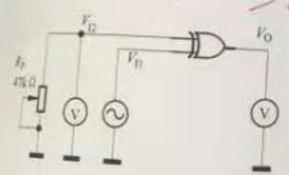
在京、在日本中,我们采用(病教的高领电平存列)该示信息,在本课程中所学 是《中电路的主要任务是《獨教官电路的概念、原理与使用 《新史》

1870年, 10日在这样。

18) 4 航入交量的逻辑函数能实现的逻辑功能共有(2" (4分) 4 输入交生 (4分) 4 输入交生 (5) 4 输入交生 (5) 4 输入交生 (5) 4 输入交生 (6) 4 输入交生 (7) 4 输入交生 (8) 4 作的一个 (8) 1 个相或的 1月,每个与项最多含有(

(48) 岩秋村 156 页图 4.4.4 实现的组合逻辑电路的 $T_{pd} \le 32ns$ $T_{ad} \ge 4ns$,则逻辑 3+每个门的1m(5 8)ms. 1m(31.33)ms(假设每个逻辑门的时间季数相同)。 (2分)(7) 为-17 对模 24 的补码。

· (4分)请将二进制补码 1011101.101 表示为等值的十进制数: (-35. \$25) 将-79.5 在二进制於硝表示为:(|0110001.07



8. (6分)自5年级的一位同学为了观测 TTL 门电路的输入负载特性,设计2 左围所示的测量电路, 在输入端盖 励。并通过电压表未观测能入出的种品 电压, 请将这位同学的测试数据表中的 两行填写完整、注: 待测的TE 门电路 的内部参数和静态特性参见数村 107 页 起的 3.43 节。

$R_p(\Omega)$	Vn (V)	V12 (V)	Vo (V)
510Ω	-1.2V	01/	0.2
510Ω	0.2V	0/	0.2
20ΚΩ	6.0V	1.4	0.2
20ΚΩ	0.2V	1.4	3.4

9. (3分)数材 105 页图 3.4.9. 由于生产失误, 持名,生产成了 0.4k Q. 可能会发生下面那 些情况 ()

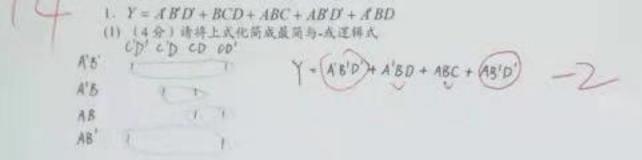
正 无法正常输出纸电平

b. 无法正常输出高电平

C. 前端输入低电平时, 输入电流变小 d. 前端输入低电平时, 输入电流变大 (4分)教材 74 页中图 3.3.11(b), 教材 85 页中图 3.3.28 和图 3.3.29 中的三个 CMOS 门电路。输出高电平时,输出高电平质量最好的是(Q);输出低电平时。输出低电平压电平压器。 平质量最好的是(b);输出高电平时,输出内阻最小的是(Q);输出低电平时,输出内阻最小的是(b);输出高电平时,输出内阻最小的是(Q) 时,岭出内阻最小的是()。 c. 图 3.3.11 (b)

a, 图 3,3,28

b. 图 3.3.29



(2) (2分) 特化领后的结果表达成适合与非门(不限制输入个数)实现的表达式

$$\begin{cases} Y = B'C'D' + A'BC + AB'CD' \\ 2, (4分) \end{cases}$$
约束条件: $B'D + A'B'C = 0$

c'0' c'0 将该逻辑函数表达成最小项之和。最大项之积

3、(4分)请用卡诺图化简

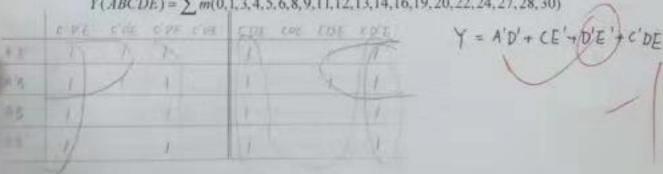
A'B'

4. 2

A8

A&'

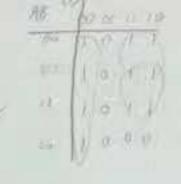
 $Y(ABCDE) = \sum m(0,1,3,4,5,6,8,9,11,12,13,14,16,19,20,22,24,27,28,30)$



4. $F(A,B,C,D) = \sum m(0,2,3,4,6,7,8,12,14,15)$

(1) (3分) 请化简成最简与-或逻辑式

F(A, B, C, D) = C'D' + A'C + BC



(2)(3分)若依照化简后的逻辑函数式直接进行电路实现,该电路存在固有的竞争-冒险现象;若要可靠消除这个现象,可以在逻辑式中加入(几条项);若不通过修改逻辑式来消除该竞争-冒险,也可通过在电路输出端加入多数电客)来消除。

(+12)

二、判断(15分)

- 1、P型半导体中的多数载流于是空穴,由参杂来确定的,所以P型半导体的导电性不受环境温度的影响。 (X)
- 2、逻辑代数无法完备地描述数字电子电路的电特性和时间特性。

200

3、 教材70页图 3.3.4 中, Vi 输入高电平时, Ro越大 Vo 输出的低电平质量越好。

(X)X

- 4. CMOS门电路的动态功耗与电路的工作频率和工作电压密切相关,与工艺尺寸无关.(X)
- 5. 数材 105 页图 3.4.9 中的 TTL 反相器在输入低电平时, T1 管始终处于饱和导通状态。()
- 6、 教材 115 页图 3.4.27 中的 TTL 与非门在输出低电平时, T2 管始终处于饱和导通状态 (X)
- 7. 教材 85 页图 3.3.29 中的 CMOS 或非门在输出高电平时,上拉的两个 PMOS 管 Ti 和 T3 都 处在导通状态且在恒流区。 (×)
- 8、 教材 85 页图 3.3.28 中的 CMOS 与非门在输出低电平时,下柱的两个 PMOS 管 T2和 T4都 处在导通状态且在可变电阻区。 (\ /)
- 9. 当 PMOS 管的栅极电压高于村底电压形成垂直电场才能形成沟道连通两口 P 阱。(×)
- 10、在 CMOS 门电路的内部逻辑实现中, MOS 的串并联结构是实现"与""或"关系的。()
- 11、用 4 位二进制代码表示十进制数 "0",编码可以是"0011"。 (🗸)
- 12、扇出系数描述了逻辑门电路对后级电路的驱动能力,值越大表明带负载能力越强。()
- 13、当 TTL 与非门输出低电平时, 若所带负载增加会使其输出电平变低。
- 14、TTL 或非门输出高电平时带负载的能力比输出低电平时带负载能力强。 ()
- 15、174页的图 4.2.24 和 176页的图 4.3.25(a)中的两个电路所实现的逻辑功能不同。 (×)

-3 2

48_____#8___

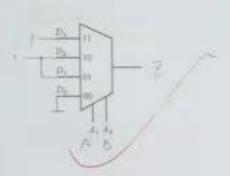
四、设件 (27分)

1. (5分)如下资料金。所4也1的 MUX实现3人表决器。表决规则是多数人则意则通过原则。请在下面的电路形系统上完成设计实现。可以附加必要的门电路、力求制洁。

18 6 p 3

Z- ASCOLARSCID - ABOR

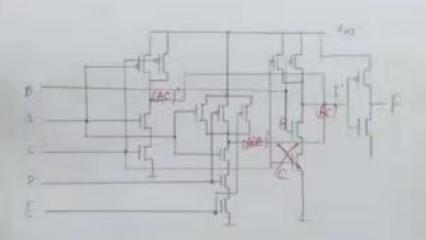
Z = ABC + ABC + ABC + ABC



2、(8分) 若以 CMOS 工艺实现逻辑门电路 F '= AC+BC'+ADE、设计出具内部用 MOS 管实现的电路图。力水最简、使用的 MOS 管数量最少(不考虑被冲线)。



NMOS

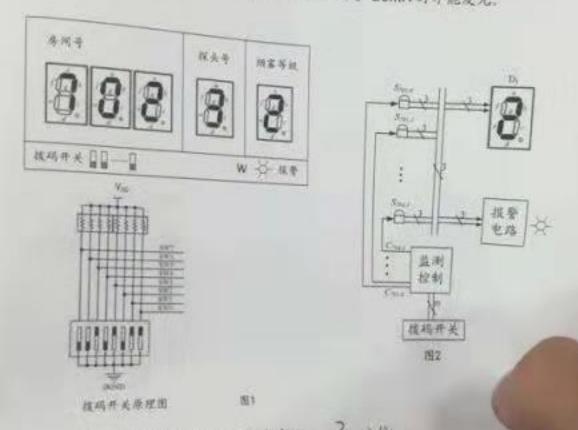


3. (14 分)清华在 2020 年建成了第七数学楼, 共有 4 间阶梯数室 701-704。每个数室 数了 4 个烟感探头 S3 - So, 需要你来帮忙设计实现一个火情监测平台,如图 1 所示。

图 1 中监测平台上被码开关给出输入房间号和探头号。在平台的5位七段显示数码管上显 示:房间号,探头号,以及探头所监测到的烟雾浓度等级,目前根据拨码开关的输入的高低电平,显示了 702 点回 平,显示了 702 房间, 3 号探头所探测到的烟雾浓度为 2 级。注:每个七段显示数码管都 自觉显示译码电路、绘入4位二进制代码时,会显示0-9

每个烟感探头如图 2 所示,有 1 位输入 3 位输出。其中通过 1 位输入可以选通输出。所输 出的 3 位二进制数 D2 D1 D0表示所探测到的烟雾浓度。

当所选择监看的探头探测的现象浓度达到或超过4级时, 监测台会点亮发光二极管 W 报 警. 已知发光二极管的导通电压为 1.6V, 正向电流 5~20mA 时才能发光。



①监测台上输入房间号的拨码开关至少有(2)位; ②监测台上输入烟感探头号的拨码开关至少有(2)住;

③ 在这个系统中所有烟感探头的输出数据线之间采用的是总线结构,这要求拉在总线上的

感探头的数据输出都有(三充 输出)结构。 ④设计实现图 2 中监测控制电路, 请尽可能的使用数村中的中规模芯片。

③设计实现图 2 中的报警电路。当所监查的探关监测的现象浓度达到或超过4级时,监测台会 点亮发光二极管 W报警,已知发光二极管的导通电压为1.6V正向电流5~20mA时才能发光。

