Phần 38 Bộ chuyển đổi A/D (ADCA)

Phần này chứa mô tả chung về Bộ chuyển đổi A/D (ADCA).

Phần đầu tiên của phần này mô tả các tính năng dành riêng cho RH850/F1KH, RH850/F1KM, chẳng hạn như số lượng

đơn vị, địa chỉ cơ sở đăng ký, v.v.

Phần còn lại của phần này mô tả các chức năng và thanh ghi của ADCA.

38.1 Đặc điểm của RH850/F1KH, RH850/F1KM ADCA

38.1.1 Số lượng Đơn vị và Kênh

Bộ vi điều khiển này có số lượng đơn vị ADCA như sau.

Bảng 38.3 Số lượng Thiết bị (RH850/F1KM-S1)

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Tên sản phẩm | RH850/F1KM-S1 48 Pins | RH850/F1KM-S1 64 Pins | RH850/F1KM-S1 80 Pins | RH850/F1KM-S1 100 Pins |
| Số của đơn vị | 1 | 1 | 1 | 1 |
| Tên | ADCAn (n = 0) | ADCAn (n = 0) | ADCAn (n = 0) | ADCAn (n = 0) |

Một thiết bị ADCA có cùng số lượng kênh vật lý với số lượng chân đầu vào A/D và cùng số lượng các kênh ảo dưới dạng số lượng địa chỉ lưu trữ kết quả chuyển đổi A/D. những con số của các kênh trên các sản phẩm riêng lẻ như được liệt kê bên dưới.

Bảng 38.6 Cấu hình thiết bị và kênh vật lý (RH850/F1KM-S1)

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| Tên đơn vị  ADCAn | | RH850/F1KM-S1 48 Pins | RH850/F1KM-S1 64 Pins | RH850/F1KM-S1 80 Pins | RH850/F1KM-S1 100 Pins |
| ADCA0 | Chân 12 bit cho chuyển đổi\*1 | 8 | 10 | 11 | 16 |
| Chân 10 bit cho chuyển đổi\*2 | 4 | 11 | 14 | 20 |