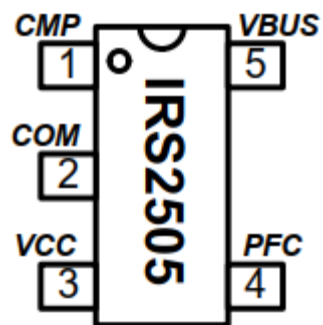
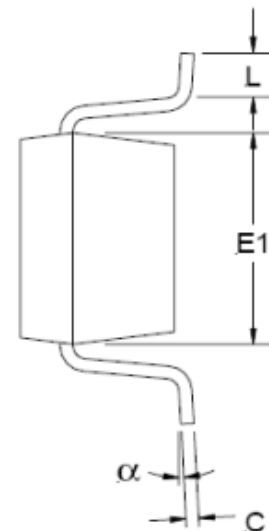
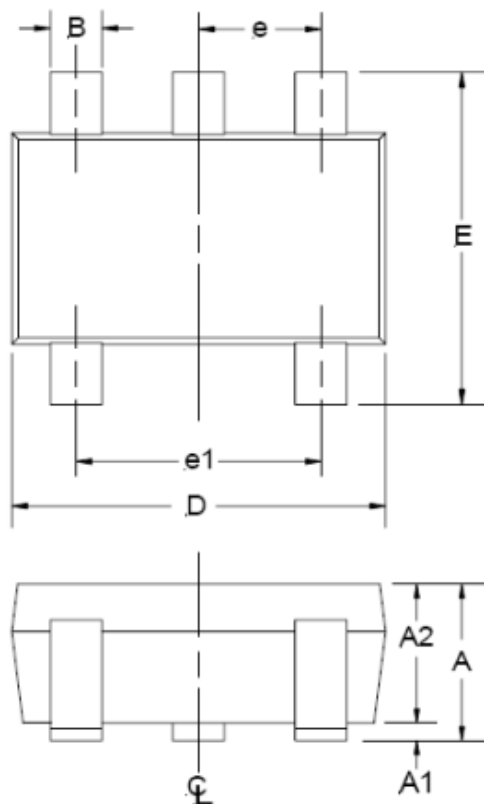


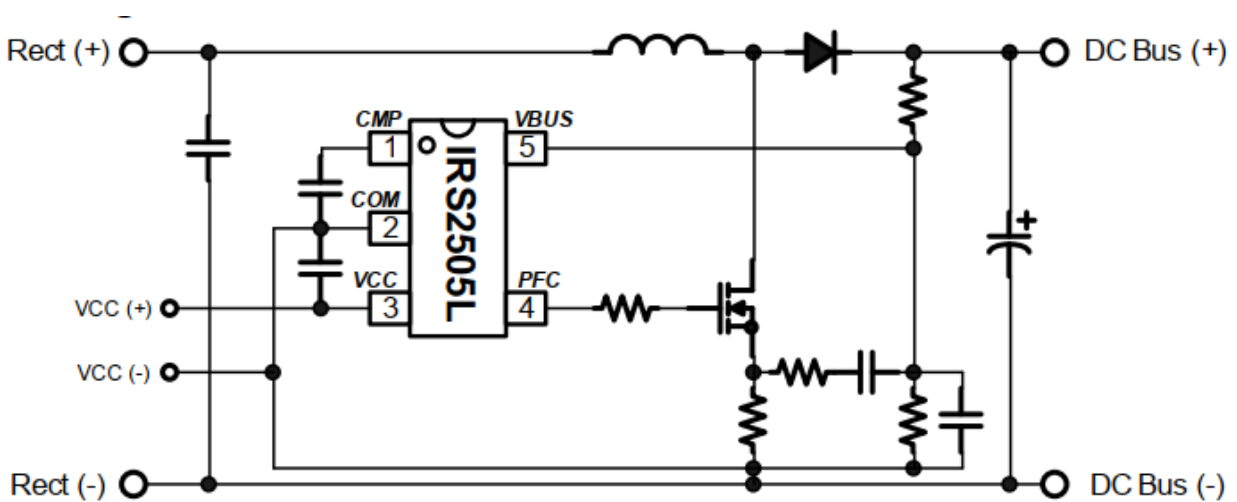
Câu 1 : Thiết kế thư viện cho IC IRS 2505 (Schematic và PCB)



SYMBOL	MIN	MAX
A	0.90	1.45
A1	0.00	0.15
A2	0.90	1.30
B	0.25	0.50
C	0.09	0.20
D	2.80	3.00
E	2.60	3.00
E1	1.50	1.75
e	0.95 REF	
e1	1.90 REF	
L	0.35	0.55
α	08	108



Câu 2: Cho sơ đồ mạch sau đây



1. Vẽ sơ đồ nguyên lý của sơ đồ mạch trên: Với các điểm bỏ trống sử dụng header 7.
2. Chuyển từ sơ đồ nguyên lý sang mạch in:
 - Sắp xếp linh kiện
 - Đi dây cho mạch in (1 lớp hoặc 2 lớp) với đường mạch tối thiểu là 20 mil, đường GND có kích thước 30 mil. Phủ đồng cho mạch in
 - Định dạng lại kích thước bảng mạch 5cm x 9cm, ghi tên của mình lên trên bảng mạch trên lớp Bottom.
3. Xuất file PDF sơ đồ mạch in để làm mạch thủ công.

Ghi chú:

- Thí sinh được sử dụng tài liệu trong khi làm bài.
- Thí sinh không được trao đổi trong khi làm bài.
- Cán bộ coi thi không giải thích gì thêm.