

Konzeptionierung eines Simulators für 8-bit Prozessoren

Studienarbeit

Bachelor of Science

Studiengang Informationstechnik

an der

Dualen Hochschule Baden-Württemberg Karlsruhe

von

Andreas Schmider, Nico Schrodt

Abgabedatum 15. Oktober 2021

Be arbeitung szeitraum

2 Semester TINF19B3 Kurs

Betreuer der Ausbildungsfirma

Prof. Dr.-Ing. Kai Becher

Erklärung

Wir versichern hiermit, dass wir unsere Studienarbeit mit dem Thema:

Konzeptionierung eines Simulators für 8-bit Prozessoren

selbstständig verfasst und keine anderen als die angegebenen Quellen und Hilfsmittel benutzt haben. Wir versichern zudem, dass die eingereichte elektronische Fassung mit der gedruckten Fassung übereinstimmt.

Karlsruhe, 15. Oktober 2021	
Ort. Datum	Unterschrift

Inhaltsverzeichnis

\mathbf{A}	Abbildungsverzeichnis Tabellenverzeichnis Listings Abkürzungsverzeichnis				
Ta					
Li					
\mathbf{A}					
1	Ein	führun	ng	1	
	1.1	Ziel d	er Arbeit	. 1	
	1.2	Theor	etische Grundlagen	. 2	
		1.2.1	Architektur eines Prozessors	. 2	
		1.2.2	Unterschiede 8-bit, 16-bit Prozessor	. 2	
	1.3	Auswa	ahl der Werkzeuge	. 2	
		1.3.1	Programmiersprache	. 2	
		1.3.2	GUI-Umgebung	. 2	
		1.3.3	Programmierumgebung	. 2	
2	Pro	\mathbf{jektpl}	anung	3	
	2.1	Zeitpl	an	. 3	
	2.2	Auswa	ahl geeigneter Varianten	. 3	
		2.2.1	Intel 8080	. 3	
		2.2.2	Anderes Beispiel	. 3	
3	\mathbf{Um}	setzun	\mathbf{q}	4	
	3.1	Abstr	aktion der Architektur	. 4	
		3.1.1	ALU	. 4	
		3.1.2	Akkumulator	. 4	
		3.1.3	Instruction Register	. 4	
		3.1.4	DataBus	. 4	
		3.1.5	etc	. 4	
4	Fazi	it		5	
Li	terat	ur		6	

Abbildungsverzeichnis

Tabellenverzeichnis

Listings

Abkürzungsverzeichnis



1 Einführung

 Test

1.1 Ziel der Arbeit



- 1.2 Theoretische Grundlagen
- 1.2.1 Architektur eines Prozessors
- 1.2.2 Unterschiede 8-bit, 16-bit Prozessor
- 1.3 Auswahl der Werkzeuge
- 1.3.1 Programmiersprache
- 1.3.2 GUI-Umgebung
- 1.3.3 Programmierumgebung



2 Projektplanung

Platzhalter

- 2.1 Zeitplan
- 2.2 Auswahl geeigneter Varianten
- 2.2.1 Intel 8080
- 2.2.2 Anderes Beispiel



3 Umsetzung

Platzhalter

- 3.1 Abstraktion der Architektur
- 3.1.1 ALU
- 3.1.2 Akkumulator
- ${\bf 3.1.3}\quad {\bf Instruction}\ {\bf Register}$
- 3.1.4 DataBus
- 3.1.5 etc.



4 Fazit

Platzhalter



Literatur

[1] Google: https://www.google.com