

# Entwerfen und Implementieren einer Verschlüsselungssoftware

## Ausarbeitung

Bachelor of Science

Studiengang Informationstechnik

an der

Dualen Hochschule Baden-Württemberg Karlsruhe

von

**Nico Schrodtt**

Abgabedatum 23. Februar 2022

Bearbeitungszeitraum	5 + 6 Semester
Kurs	TINF19B3
Dozent	Daniel Lindner

# Erklärung

Ich versichere hiermit, dass ich meine Ausarbeitung mit dem Thema:

Entwerfen und Implementieren einer Verschlüsselungssoftware

selbstständig verfasst und keine anderen als die angegebenen Quellen und Hilfsmittel benutzt haben. Ich versichere zudem, dass die eingereichte elektronische Fassung mit der gedruckten Fassung übereinstimmt (falls vorhanden).

Karlsruhe, 23. Februar 2022

Ort, Datum

---

Unterschrift

# Inhaltsverzeichnis

<b>Abbildungsverzeichnis</b>	<b>III</b>
<b>Tabellenverzeichnis</b>	<b>III</b>
<b>Listings</b>	<b>III</b>
<b>Abkürzungsverzeichnis</b>	<b>IV</b>
<b>1 Einführung</b>	<b>1</b>
1.1 Ziel der Arbeit . . . . .	1
<b>2 Clean Architecture</b>	<b>1</b>
2.1 Geplante Schichtenarchitektur . . . . .	1
2.2 Umsetzung . . . . .	1
2.2.1 Benutzeroberfläche . . . . .	1
2.2.2 Verschlüsselungsdienst . . . . .	1
<b>3 Entwurfsmuster</b>	<b>2</b>
<b>4 Programming Principles</b>	<b>3</b>
4.1 SOLID . . . . .	3
4.2 GRASP . . . . .	3
4.3 DRY . . . . .	3
<b>5 Refactoring</b>	<b>4</b>
5.1 Code Smells . . . . .	4
5.1.1 Code Smells 1 . . . . .	4
5.1.2 Code Smells 2 . . . . .	4
5.1.3 Code Smells 3 . . . . .	4
5.2 Angewendete Refactorings . . . . .	4
5.2.1 Refactoring 1 . . . . .	4
5.2.2 Refactoring 2 . . . . .	4
<b>6 Unit Tests</b>	<b>5</b>
6.1 Verwendete Unit Tests und getesteter Code . . . . .	5
6.2 Anwendung der ATRIP-Regeln . . . . .	5

**Abbildungsverzeichnis**

**Tabellenverzeichnis**

**Listings**

# Abkürzungsverzeichnis

# 1 Einführung

Dieses Kapitel befasst sich vorwiegend mit relevanten Grundlagen der Arbeit. Unter anderem wird das Ziel spezifiziert, elementare Aspekte der Arbeitsweise eines Prozessors werden erläutert und die verschiedenen Werkzeuge mit denen das Ziel realisiert wird werden aufgeführt.

## 1.1 Ziel der Arbeit

In dieser Arbeit soll ein Simulationsprogramm geschrieben werden, mit dem mehrere unterschiedliche 8-Bit Prozessoren simuliert werden können. Dazu sollen die grundlegenden Eigenschaften in kurzen Lernprogrammen erläutert werden. Ebenfalls soll es eine interaktive Einweisung geben wie der Simulator verwendet werden kann.

# 2 Clean Architecture

Platzhalter

## 2.1 Geplante Schichtenarchitektur

Platzhalter

## 2.2 Umsetzung

Platzhalter

### 2.2.1 Benutzeroberfläche

Platzhalter

### 2.2.2 Verschlüsselungsdienst

Platzhalter

## 3 Entwurfsmuster

Platzhalter

## 4 Programming Principles

Platzhalter

### 4.1 SOLID

### 4.2 GRASP

### 4.3 DRY



## 5 Refactoring

Platzhalter

### 5.1 Code Smells

Platzhalter

#### 5.1.1 Code Smells 1

Platzhalter

#### 5.1.2 Code Smells 2

Platzhalter

#### 5.1.3 Code Smells 3

Platzhalter

### 5.2 Angewendete Refactorings

Platzhalter

#### 5.2.1 Refactoring 1

Platzhalter

#### 5.2.2 Refactoring 2

Platzhalter

## 6 Unit Tests

Platzhalter

### 6.1 Verwendete Unit Tests und getesteter Code

Platzhalter

### 6.2 Anwendung der ATRIP-Regeln

Platzhalter