Proceso	Llegada	CPU	Prioridad	I/O (rec, ins, dur)	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	TR	TE
P1	0	4	-	(R1, 2, 1)	>1	2	R1		3	4<																	6	2
P2	2	6	-	(R2, 3, 1) (R2, 5, 2)			>1	2					3	R2	4						5	R2	R2	6<			18	12
P3	3	4	-	-				>			1	2				3	4<										10	6
P4	6	5	-	(R3, 1, 2) (R3, 3, 1)							>			1	R3	R3		2				3	R3		4	5<	16	11
P5	8	2	-	-									>						1	2<							8	6
RR-TV	Q=2	21		R Qeue1	4	2	4	3	2	4	3	5	2														11,6	7,4
				Aux Qeue	2	4	2	4																				