***TIC – Filière Informatique***

**Jigé Pont**

**Nicolas Fuchs**

**Alan Sueur**

**Microprocesseur 3**

**Labo 2**



27/02/2018

# Configuration

Système d'exploitation : Kali Linux Rolling 64 bits  
Processeur : Intel Core i7-4510U CPU @ 2.00GHz

­

# Configuration cache

getconf -a | grep CPU

Commande :

\_POSIX\_CPUTIME 200809

\_POSIX\_THREAD\_CPUTIME 200809

Résultat :

cat /proc/cpuinfo | grep CPU

Commande :

model name : Intel(R) Core(TM) i7-4510U CPU @ 2.00GHz

Résultat :

cat /proc/cpuinfo | grep CPU

Commande :

[ 0.000000] smpboot: Allowing 128 CPUs, 127 hotplug CPUs

[ 0.000000] setup\_percpu: NR\_CPUS:512 nr\_cpumask\_bits:512 nr\_cpu\_ids:128 nr\_node\_ids:1

[ 0.004000] RCU restricting CPUs from NR\_CPUS=512 to nr\_cpu\_ids=128.

[ 0.052810] CPU: Physical Processor ID: 0

[ 0.052833] mce: CPU supports 0 MCE banks

[ 0.067613] smpboot: CPU0: Intel(R) Core(TM) i7-4510U CPU @ 2.00GHz (family: 0x6, model: 0x45, stepping: 0x1)

[ 0.068000] core: CPUID marked event: 'cpu cycles' unavailable

[ 0.068000] core: CPUID marked event: 'instructions' unavailable

[ 0.068000] core: CPUID marked event: 'bus cycles' unavailable

[ 0.068000] core: CPUID marked event: 'cache references' unavailable

[ 0.068000] core: CPUID marked event: 'cache misses' unavailable

[ 0.068000] core: CPUID marked event: 'branch instructions' unavailable

[ 0.068000] core: CPUID marked event: 'branch misses' unavailable

[ 0.068000] NMI watchdog: Perf event create on CPU 0 failed with -2

[ 0.076557] smp: Bringing up secondary CPUs ...

[ 0.076558] smp: Brought up 1 node, 1 CPU

[ 1.568969] ledtrig-cpu: registered to indicate activity on CPUs

Résultat :

cat /proc/cpuinfo | grep CACHE

Commande :

LEVEL1\_ICACHE\_SIZE 32768

LEVEL1\_ICACHE\_ASSOC 8

LEVEL1\_ICACHE\_LINESIZE 64

LEVEL1\_DCACHE\_SIZE 32768

LEVEL1\_DCACHE\_ASSOC 8

LEVEL1\_DCACHE\_LINESIZE 64

LEVEL2\_CACHE\_SIZE 262144

LEVEL2\_CACHE\_ASSOC 8

LEVEL2\_CACHE\_LINESIZE 64

LEVEL3\_CACHE\_SIZE 4194304

LEVEL3\_CACHE\_ASSOC 16

LEVEL3\_CACHE\_LINESIZE 64

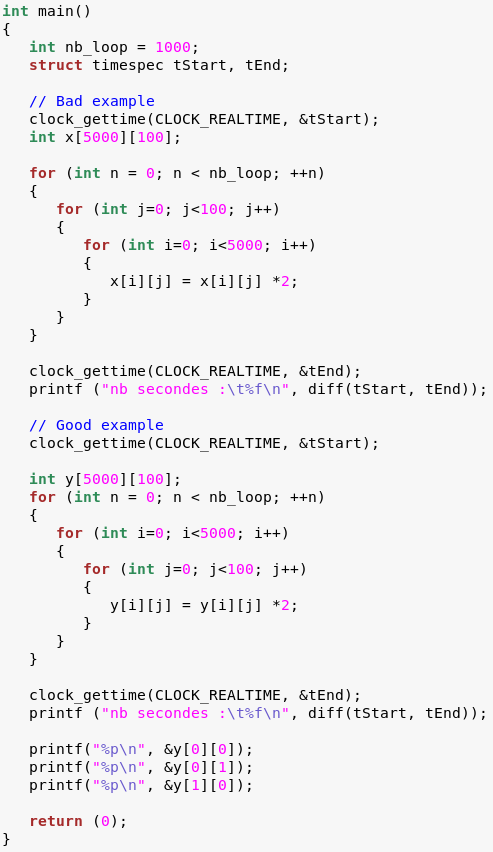
LEVEL4\_CACHE\_SIZE 0

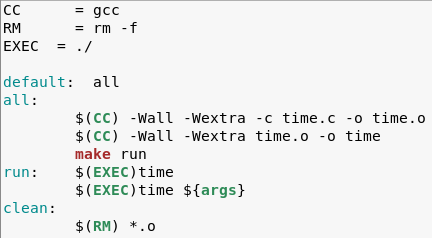
LEVEL4\_CACHE\_ASSOC 0

LEVEL4\_CACHE\_LINESIZE 0

Résultat :

# Exemple bon et mauvais d'accès à la mémoire

Fonction main du fichier time.c

Pour lancer la compilation et le linkage, on utilise un makefile :

Résultat :

nb secondes : 2.985660

nb secondes : 1.795121

0x7ffdaffe3c40

0x7ffdaffe3c44

0x7ffdaffe3dd0

Remarques : Le code "bad" lancé 1000 fois dans une boucle nécessite presque 2 fois plus de temp que le code "good". Au vu de la théorie, cela s'explique par le nombre de recopies du cache nécessaire.

Le fait d'accéder au tableau d'entiers par ligne d'abord permet de charge le cache 1 seule fois par lignes. Si on accède au tableau par colonne d'abord, le cache doit être chargé plus souvent. Ce coefficient dépend du nombre de lignes qui tiennent dans le cache.

# Mémoire cache avec buffer complèxe

gcc -Wall -Wextra -S time.c

Le fichier assembleur est généré grâce à la commande suivante :

objdump -d time

On le visualise ensuite avec la commande suivante :