

M2 EEA SME

Projet FPGA - Novembre 2019

EIEAS3GM

Synthèse et mise en oeuvre des systèmes

Auteurs :
M. OTAL
M. ROUTIER

Encadrants :
M. PERISSE



Table des matières

Sigles et acronymes

FPGA	<i>Field Programmable Gate Array</i>
IDE	<i>Integrated Development Environment</i>
I2C	<i>Inter-Integrated Circuit</i>
JTAG	<i>Joint Test Action Group</i>
SPI	<i>Serial Peripheral Interface</i>
UART	<i>Universal Asynchronous Receiver Transmitter</i>