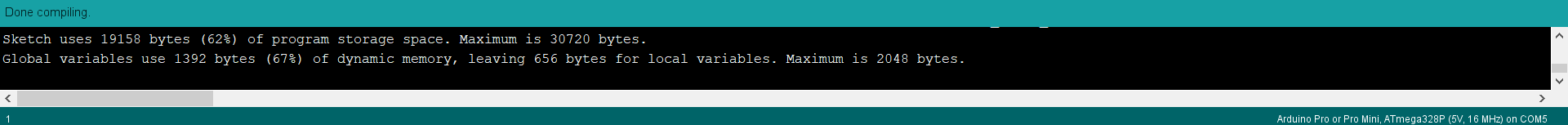
Hola Leofabiani,

Espero te encuentres bien, estuve revisando tu correo y tengo que decirte algunas cosas:

1. Tengo una noticia muy lamentable y es que se agotó la memoria sram del microcontrolador, actualmente se encuentra en 67% de ocupación de 2048 bytes, esta ocupación de memoria sram debe estar por debajo del 70% debido a que si se llega a superar ese limite el microcontrolador puede empezar a crashear y presentar fallos en el funcionamiento.



1. En cuanto a la petición especial, te puedo proponer un estado de precalentamiento donde se detecte si hay una diferencia de temperatura muy grande y se entre al estado de precalentamiento y la potencia de salida será un 25%, una vez la diferencia termina sea menor al 20% se pasará al estado de calentamiento normal PID. Esta petición no estaba contemplada en un principio y me conllevaría más horas de trabajo implementarla al código actual.
2. En base a lo anterior, la principal limitación que tenemos ahora para continuar la implementación del código es la memoria SRAM. Es esencial que consideres de manera temprana el rediseño para un nuevo microcontrolador que nos brinde este recurso.

Gracias, quedo atento a tu respuesta.

Nicolas

Hello Leofabiani,

I hope you are well, I was checking your mail and I have to tell you some things:

1. I have a very unfortunate news and it is that the sram memory of the microcontroller is exhausted, it is currently at 67% occupancy of 2048 bytes, this sram memory occupancy must be below 70% because if you get to exceed that limit the microcontroller can start to crash and present malfunctions.

2. As for the special request, I can propose a preheating state where it detects if there is a very large temperature difference and enters the preheating state and the power output will be 25%, once the difference ends is less than 20% will go to the normal PID heating state. This request was not contemplated at the beginning and it would take me more hours of work to implement it to the current code.

3. Based on the above, the main limitation we have now to continue the implementation of the code is the SRAM memory. It is essential that you consider early on the redesign for a new microcontroller to provide us with this resource.

Thanks, I look forward to your response.

Nicolas

Translated with www.DeepL.com/Translator (free version)