

### Tussentijdse presentatie

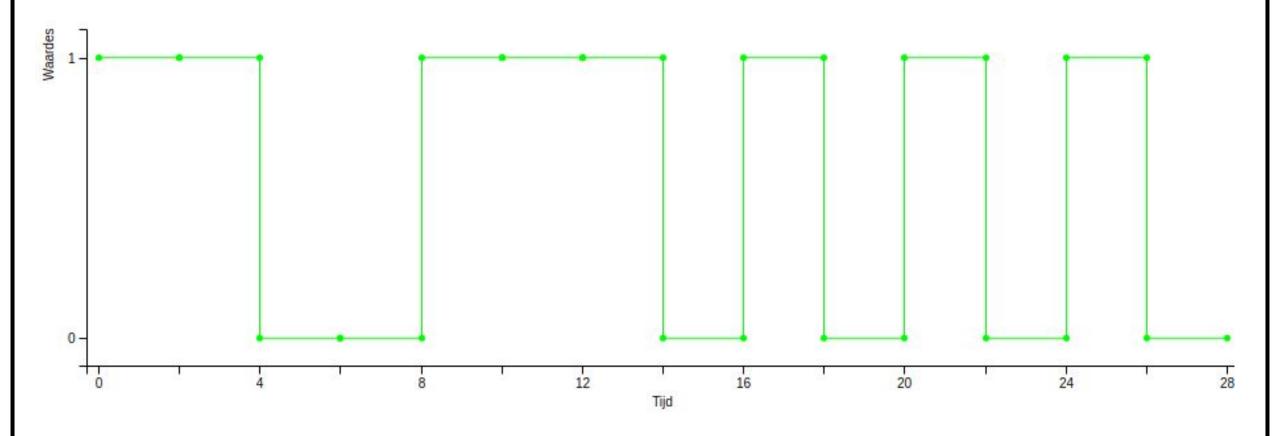
Lucas Vissers, Niels Gielen, Max Van Gastel - Joris Herbots



## Te implementeren functionaliteiten

### Te implementeren features

Logic Analyser grafiek



#### Te implementeren features

- Input Sequencer instellen
- Opslaan circuit
- Inladen circuit
- Behouden circuit bij refreshes
- Stepper
- Samenkomen / splitsen verbindingen
- Undo / redo
- Error meldingen
- Opslaan naar afbeelding
- Flip flop
- LED
- Kruispunten van draden (verbonden of niet?)
- Instelbare delays (view)
- Guide / rondleiding
- Waarheidstabellen

# **Planning**



#### Planning

- Input Sequencer instellen (Niels)
- Grafiek linken aan input sequencer (Max)
- Stepper (Lucas)
- Undo / redo (Lucas)
- Opslaan naar afbeelding (Max)
- Flip flop (Lucas)
- LED (Niels)
- Instelbare delays per component (Max)
- Guide / rondleiding (Niels)
- Waarheidstabellen (Niels)
- Lijnen splitsen en samenvoegen (iedereen)
- Opslaan circuit (iedereen)
- Inladen circuit (iedereen)
- Behouden circuit bij refreshes (iedereen)
- Code clean up (iedereen)