- Hadden de indruk dat de presentatie goed is gegaan
 - o Opdrachtgever vond (niet technische) aspecten goed
 - Waren binnen opgestelde tijd
 - o Interpretatie is duidelijk overgebracht
- Negatieve aspecten?
 - Kale mockups
 - Wouden daar niet veel tijd in steken
 - o Begin presentatie met uzelf voor te stellen
- Stepper zien wij als extra
 - Onderwijsteam vindt van niet -> extra requirement
 - Stepper en gewone simulatie zouden niet vele mogen verschillen
- Simulatie algoritme (ticks)
 - 1 tick = 1 tijdsunit
 - o Hoe gaan we om met edge cases?
 - Delay = queue van bepaalde grootte binnen component
- ledere component wordt iedere tick geëvalueerd
 - o Problemen bij grotere circuits
 - o Hoe weet een component wanneer hij geactiveerd moet worden
 - Zijn niet zeker of het algoritme 100% correct is
- Revisie simulatie algoritme
 - Bijvoorbeeld 1 grote priority queue op basis van lengte delay (kortste wordt eerst geëvalueerd)
 - Na evaluatie delay van de rest in priority queue aftrekken
 - Na evaluatie state change -> verbonden componenten in priority queue
- Het is nu cruciaal om de revisie eerst uit te denken, dan pas beginnen implementeren
- Belangrijk dat we zeker zijn dat het algoritme ook werkt
- · Moeten nog nadenken over eventuele edge cases
 - Vb. 2 componenten met zelfde delay
 - Moeten in dezelfde "stap" gebeuren
- Uiteindelijke revisie van het algoritme wordt doorgestuurd naar begeleider
- Wat is 1 stap voor de stepper?
 - Stap bepaald "budget" geven?
- 2 inputs op lijn
 - Kunnen dit implementeren, maar dan moeten we ook support hebben voor tri state
 - o Gaan het gewoon niet toe laten
- Floating state
 - Hoe wij het in gedachten hebben is fout
 - Bijna nooit floating als output
 - Is makkelijk aan te passen
- Voorstelling verbinding
 - o 2 verbindingen verbonden of niet moet duidelijk voorgesteld worden
 - o Brug of een stukje ervan afsnijden -> niet verbonden
 - Gewoon over elkaar tekenen is een slecht idee
- Canvas / svq
 - o Image en svg zijn volledig anders, maar zien hetzelfde uit
 - Uiteindelijk is het een image geworden, staat misschien fout in analayseverslag
 - Hebben al wat uitgeprobeerd
 - SVG kwam groot uit
 - Scaling factor aanpassen
- Undo / redo
 - Is dit granulair genoeg?

- vb. Word delete eerst karakters, dan volledige zinnen
- o Grouping algoritme is misschien geen slecht idee
- o Stacks kunnen misschien ook opgeslagen worden in localStorage
- Lijnen tekenen
 - o Nog steeds eerst horizontaal?
 - Is niet moeilijk aan te passen
- Hybride componenten komen niet terug in verslag?
 - Opdrachtgever vond dit een extra
 - Is eigenlijk niet echt een extra
 - Denk er eens over na
 - o Hoe zien outputs op zo een hybride componentje eruit?
- Auto routing
 - o Basis auto routing is voldoende
 - o Kunnen de tijd beter ergens anders in steken
- Floating state in logic analyzer
 - Nlet echt over nagedacht
 - o Floating state zit in principe tussen voltages van hoog en laag
 - o Hoe voorstellen?
 - Leeg laten, andere kleur, ...
- Savefile
 - o Gaan we waarschijnlijk nog over struikelen
 - o Hangt sterk af van het model, dus kunnen het nog niet bespreken
- LocalStorage
 - Nlet als string
 - Key value paren
 - o Dit was al duidelijk geworden uit de vragen na de presentatie
 - o Met API's kan je heel veel
 - Hangt af van onze creativiteit
- Complexiteit moet als eerst over gedacht wordne
 - o Test dingen uit van de logica, kan gewoon in CLI
 - o Eerst model maken, dan view