

# Digitaltechnik

## Wintersemester 2017/2018

### 6. Übung



TECHNISCHE  
UNIVERSITÄT  
DARMSTADT

Andreas Engel, Raad Bahmani

LÖSUNGSVORSCHLAG

KW48

Die Präsenzübungen werden in Kleingruppen während der wöchentlichen Übungsstunde bearbeitet. Bei Fragen hilft Ihnen Ihr Tutor gerne weiter. Mit der angegebenen Bearbeitungszeit für die einzelnen Aufgaben können Sie Ihren Leistungsstand besser einschätzen.

#### Übung 6.1 Logikminimierung mit Karnaugh Diagrammen - Wiederholung

[10 min]

Erstellen Sie für folgende Funktionen jeweils ein Karnaugh Diagramm. Markieren Sie die Primimplikanten und geben Sie einen minimalen boole'schen Ausdruck für die Funktion an.

a)  $Y : (A, B, C, D) \mapsto m_0 + d_1 + d_5 + m_7 + d_8 + m_{12} + m_{13} + d_{15} = BD + \overline{B}\overline{C}\overline{D} + A\overline{C}\overline{D}$

Y:		AB		A			
CD		00	01	11	10		
	00	1		1	*	D	
01	*	*	1				
11		1	*				
10							
C		B					

b)  $Y : (A, B, C, D) \mapsto m_0 + m_1 + d_2 + d_3 + m_4 + m_6 + d_8 + d_9 + d_{10} + d_{11} + m_{12} + m_{14} = \overline{B} + \overline{D}$

Y:		AB		A					
CD		00	01	11	10	D			
C	00	1	1	1	*				
	01	1			*				
	11	*			*				
	10	*	1	1	*				
		B							

### Übung 6.2.1 Eingabe

Erstellen Sie eine Espresso-Repräsentation für die Funktion  $Y : (A, B, C, D) \mapsto m_0 + d_1 + d_5 + m_7 + d_8 + m_{12} + m_{13} + d_{15}$ .  
Eine minimale Espresso-Repräsentation für  $Y$ :

```

Y.esp
1 .i 4
2 .o 1
3 0000 1
4 0001 -
5 0101 -
6 0111 1
7 1000 -
8 1100 1
9 1101 1
10 1111 -

```

### Übung 6.2.2 Ausgabe

Minimieren Sie  $Y$  mit Espresso. Wenden Sie dafür sowohl die Heuristik als auch das exakte Minimierungsverfahren an. Geben Sie den boole'schen Ausdruck für  $Y$  an, der von den beiden Verfahren ermittelt wurde.

Beide Minimierungsmethoden ergeben (bis auf eine unterschiedliche Reihenfolge der Terme) das folgende Ergebnis:

```

espresso Y.esp
1 .i 4
2 .o 1
3 .p 3
4 -000 1
5 1-00 1
6 -1-1 1
7 .e

```

Das Ergebnis repräsentiert den boole'schen Ausdruck  $Y = \bar{B} \bar{C} \bar{D} + A \bar{C} \bar{D} + B D$ .

### Übung 6.2.3 Qualität der Heuristik

Minimieren Sie nun die im Moodle verfügbare boole'sche Funktion (U6.2.3.esp). Vergleichen Sie die Laufzeit und das Ergebnis (Anzahl der resultierenden Implikanten) von Heuristik und dem exakten Verfahren miteinander.

	Kommando	Anzahl Implikanten	Laufzeit
espresso -D ESPRESSO	U6.2.3.esp	22	ca. 30 ms
espresso -D exakt	U6.2.3.esp	18	ca. 180 s

Die Laufzeit der beiden Verfahren wurden auf einem System mit Intel Core i5-6200U Prozessor ermittelt. Unter Unix kann die Ausführungszeit eines Befehls (cmd) mittels `time cmd` ermittelt werden. Unter Windows kann man dafür bspw. `echo %time% && cmd && echo %time%` verwenden.

### Übung 6.3 Vierwertige Logik

Geben Sie die Wahrheitswertetabelle für  $Y = A \oplus B$  mit vierwertiger Logik an.

Durch Anwenden der Resolutionstabellen für AND, OR und NOT auf  $Y = A \bar{B} + \bar{A} B$  erhält man:

A/B	X	0	1	Z
X	X	X	X	X
0	X	0	1	X
1	X	1	0	X
Z	X	X	X	X

## Übung 6.4 Zeitverhalten kombinatorischer Schaltungen

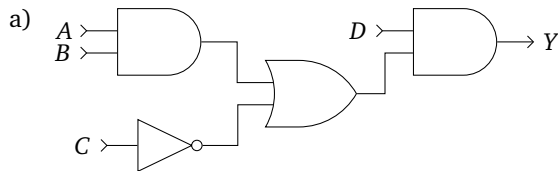
In dieser Aufgabe werden ausschließlich die wie folgt spezifizierten Gatter verwendet:

Gatter	AND	OR	NOT	XOR	AND3
$t_{pd}$	2 ns	2 ns	1 ns	3 ns	3 ns
$t_{cd}$	2 ns	2 ns	1 ns	2 ns	2 ns

### Übung 6.4.1 Kürzester und längster Pfad

[10 min]

Berechnen Sie  $t_{pd}$  und  $t_{cd}$  für die folgenden Schaltungen. Geben Sie jeweils einen funktional äquivalenten Ausdruck mit kürzerem kritischen Pfad an.



$$\begin{aligned}
 t_{pd,1} &= t_{pd,AND} + t_{pd,OR} + t_{pd,AND} = 2 \text{ ns} + 2 \text{ ns} + 2 \text{ ns} = 6 \text{ ns} & A, B \rightarrow Y \\
 t_{pd,2} &= t_{pd,NOT} + t_{pd,OR} + t_{pd,AND} = 1 \text{ ns} + 2 \text{ ns} + 2 \text{ ns} = 5 \text{ ns} & C \rightarrow Y \\
 t_{pd,3} &= t_{pd,AND} = 2 \text{ ns} & D \rightarrow Y \\
 t_{pd,Y} &= \max(t_{pd,1}, t_{pd,2}, t_{pd,3}) = 6 \text{ ns}
 \end{aligned}$$

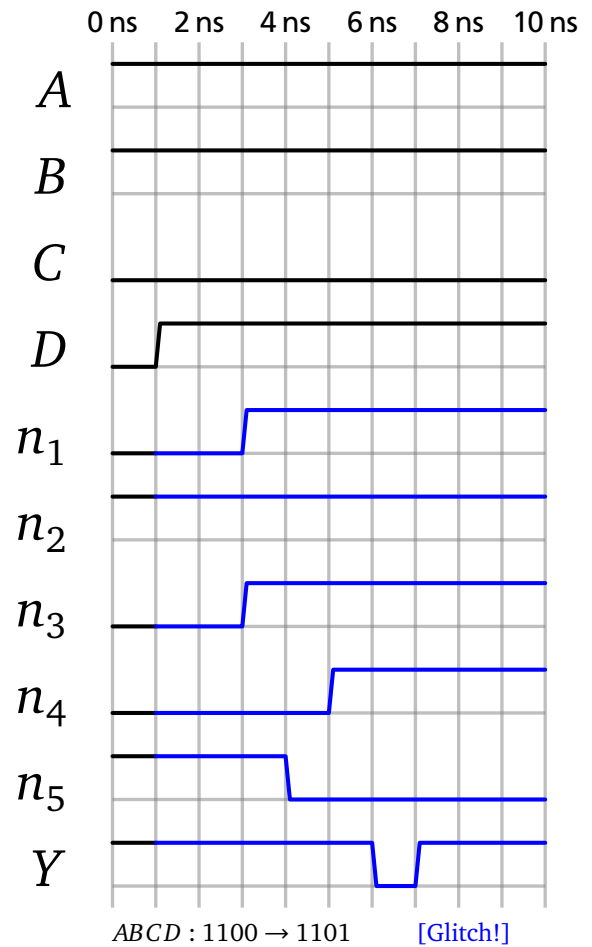
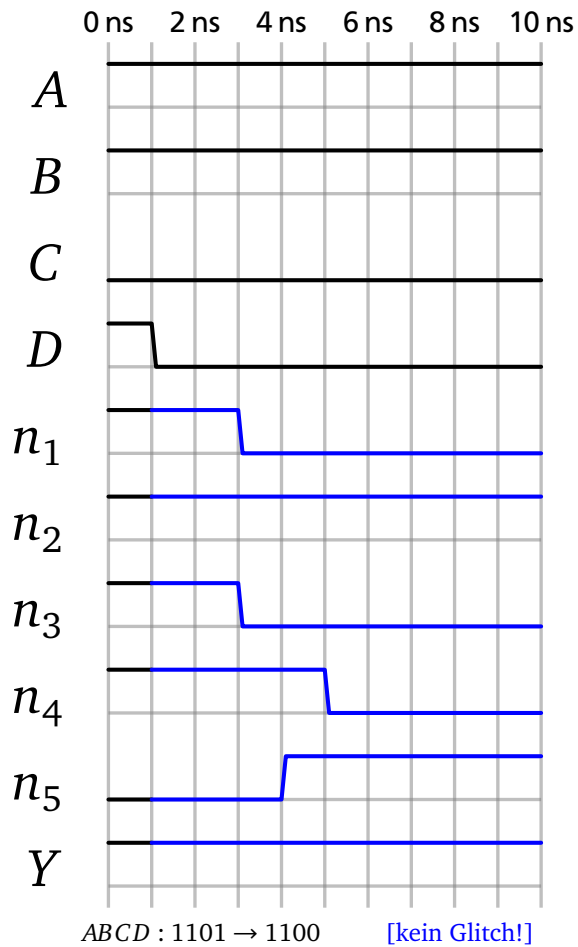
$$\begin{aligned}
 t_{cd,1} &= t_{cd,AND} + t_{cd,OR} + t_{cd,AND} = 2 \text{ ns} + 2 \text{ ns} + 2 \text{ ns} = 6 \text{ ns} & A, B \rightarrow Y \\
 t_{cd,2} &= t_{cd,NOT} + t_{cd,OR} + t_{cd,AND} = 1 \text{ ns} + 2 \text{ ns} + 2 \text{ ns} = 5 \text{ ns} & C \rightarrow Y \\
 t_{cd,3} &= t_{cd,AND} = 2 \text{ ns} & D \rightarrow Y \\
 t_{cd,Y} &= \min(t_{cd,1}, t_{cd,2}, t_{cd,3}) = 2 \text{ ns}
 \end{aligned}$$

Die Schaltung repräsentiert den dreistufigen Ausdruck  $Y = (A B + \overline{C}) D$ . Durch Ausmultiplizieren erhält man den Ausdruck  $Y = A B D + \overline{C} D$ . Dieser ist zwar immer noch dreistufig, erzeugt wegen einer besseren Ausbalancierung der ersten beiden Stufen aber einen kürzeren kritischen Pfad:

$$\begin{aligned}
 t_{pd,1} &= t_{pd,AND3} + t_{pd,OR} = 3 \text{ ns} + 2 \text{ ns} = 5 \text{ ns} & A, B, D \rightarrow Y \\
 t_{pd,2} &= t_{pd,NOT} + t_{pd,AND} + t_{pd,OR} = 1 \text{ ns} + 2 \text{ ns} + 2 \text{ ns} = 5 \text{ ns} & C \rightarrow Y \\
 t_{pd,3} &= t_{pd,AND} + t_{pd,OR} = 2 \text{ ns} + 2 \text{ ns} = 4 \text{ ns} & D \rightarrow Y \\
 t_{pd,Y} &= \max(t_{pd,1}, t_{pd,2}, t_{pd,3}) = 5 \text{ ns}
 \end{aligned}$$



- b) Ergänzen Sie den Zeitverlauf aller Knoten des Schaltnetzes in folgenden Diagrammen. Verwenden Sie dazu die zu Beginn dieser Aufgabe spezifizierten Gatterverzögerungszeiten. Treten Störimpulse auf?



- c) Geben Sie nun einen funktional äquivalenten Ausdruck an, der keine Störimpulse enthält.  
Zusätzlicher Implikant  $A B \bar{C}$  überdeckt kritischen Übergang im Karnaugh-Diagramm:

$$Y = \bar{C} \bar{D} + A B D + A C D + A B \bar{C}$$