



Master Thesis

**Design and Implementation of a Model CPU with
Basic Logic Chips and related Development
Environment for Educational Purposes**

created by
Niklas Schelten
Matrikel: 376314

First examiner: Prof. Dr.-Ing. Benno Stabernack,
Fraunhofer HHI Berlin, Universität Potsdam

Second examiner: Prof. Dr.-Ing. Reinhold Orglmeister,
Technische Universität Berlin

11.03.2022

Eidesstattliche Erklärung

Hiermit erkläre ich, dass ich die vorliegende Arbeit selbstständig und eigenhändig sowie ohne unerlaubte fremde Hilfe und ausschließlich unter Verwendung der aufgeführten Quellen und Hilfsmittel angefertigt habe.

Berlin, den 11.03.2022

Unterschrift

Contents

1	Introduction	1
	List of Figures	3
	List of Tables	5

Abstract

This thesis covers stuff.

Kurzfassung

Diese Arbeit umfasst Zeugs.

1 Introduction

Intro

List of Figures

List of Tables