

## Henry Westphal

Von: Henry Westphal  
Gesendet: Freitag, 30. Juli 2021 16:41  
An: 'nik.schelten@gmail.com'  
Betreff: Bestätigung / Planung unseres Termins am kommenden Sonntag, den 1.8 um 10h15 bei TIGRIS

Lieber Niklas,

ich will Dir unseren Termin noch einmal bestätigen.

Aus meiner Sicht sollten wir folgendes besprechen:

- Du erklärst mir die Funktionsweise Deiner CPU
- Wie realisieren wir das Projekt?
  - o Entscheidung 8 Bit / 16 Bit
  - o Welche Anwendung / Peripherie sehen wir vor?
  - o Service-Zugriff (mein Vorschlag: NI-USB wie ES24 plus Parallelbus, wie SPACE AGE 2)
  - o Aufbau (mein Vorschlag: Übernahme Steckerbelegung / Platinenformat von SPACE AGE 2, dann können (teure) Prüfmittel und I/O-Karten weiterverwendet werden)
  - o Simulation im Xilinx, wie machen wir das genau?
  - o Zeitrahmen (aus meiner Sicht realistisch: Fertigstellung bis Anfang /Mitte 2023)
  - o Team-Aufstellung, wie viele Personen für welche Aufgaben (weder zu wenig, noch zu viele)
  - o Ermöglichung einer frühzeitigen-Bauteil-Beschaffung durch Vorab-Grobplanung

o Name?

Auch Du wirst noch weitere Punkte auf der Agenda haben.

Ich freue mich darauf, alle Themen am Sonntag mit Dir zu besprechen.

Viele Grüße  
Henry

Henry Westphal | Geschäftsführung

TIGRIS Elektronik GmbH  
Teltowkanalstraße 2  
D-12247 Berlin

Tel: +49 (30) 7688083-0  
Fax: +49 (30) 7688083-99  
Mail: [hw@tigris.de](mailto:hw@tigris.de)  
Web: <https://www.tigris.de>

Geschäftsführer:  
Guido Kuhlmann, Henry Westphal,  
Markus Haag, Maximilian von Schwerin

Sitz der Gesellschaft: Berlin  
Registergericht: Amtsgericht Berlin-Charlottenburg  
Registernummer: HRB 71737

Prinzele (bis 256?) ist hier Zahlen  
UT 100

1 PCB Testet kleinen  
Kreischwester

24F-Fassung  
Testbericht?

Lasst mit Weg

Bus-Stecker / Versorgungs-Stecker

Maßstab ist der Wille  
NOV - (Mail)

Wir brauchen

(12 Stück)

AT 28C156 PU - NO

o beschl.

RAM AS6C 4008-SSPCN

o beschl.

(1 Chip = 3 Stk)

Team → Beispiele:  
im Service Kunden  
Lage - Team als Versuch

Seiner → Röhren - SP3

Tx 0