

• Clock / Reset MUX

- NP: step/run auf run → 2 mal haken

- step: - clk: 2 mal haken
↳ stop drücken 2 mal haken

- inst. 2 mal haken

↳ inst finished low + stop drücken → 2 mal haken

halt magnet anbrechen

↳ BP enable → wenn ST7 (eingelockt) und alle auf FF

→ Breakpoint Konformator bis für halt testen

↳ address also IC ist aber high → einstecken auf low ziehen
mit switch ~~entriegeln~~ ~~entriegeln~~ und an den pins überprüfen

0999 → 7
1011 → B
1101 → D
1110 → E

→ ILS einstecken mit (577 + 540)

→ halt + prog. chr. LEDs angründen

HAL Counter → Flag + inst von Register ohne IC überprüfen

→ reg + ledst logik anschauen (483, 84, 90, 59, 81)

↳ inst sind noch bei 164 registriert

Microcode
EIERDM mit 01, 02, 04, 08, 10, 20, 40, 80 gecheckt

↳ 3 MEMs durchgegangen

PC → Counter anschauen und enable + load testen + carry

→ inst. inst. register anschauen + LEDs → led überprüfen
+ Plus halter von inst. inst.

Lehler MInst. Inst.
ist falsch benannt

Mem select → MARK we über Plus testen + LEDs

→ 345 testen → 1133/34

+ Comparatoren ST7 für decode → stat. io/rom ce

RAM Address buffer angeschlossen

Stack Pointer LEDs, Buffer + Reg Counter testen + up/down/reset

RAM ACT Buffer von Plus/Kon. 2 Daten testen in beide Richtungen

RAM 2: inst. Inst. (17:8) → PL in → PL load → PC RAM → RAM Data
↳ 2 mal haken

RAM ACT macht signale U204 testen

RAM testen:

2 Parallelschaltung: 1. Adressbus durchgehen und Daten in

addr 1 2 3 4 5 6 7 8

data 1 2 3 4 5 6 7 8

2. Parallelschaltung: defensib. testen

1 2 3 4 5 6 7 8

1 2 4 8 16 32 64 128

Für RAM2 1198 entnehmen

ID: address testen

Register: anschauen Daten schreiben → LEDs + 17:0 sel setzen

2. schreiben und auf Bus zurücklegen

Alle

act: 119111117 reg write LEDs

Flags: reg/zero von akt out

carry durch find Karussell von U3243 und U10245

~~U10245~~ ~~U10245~~ durch U10245 und 2

Tabl: 0321 Bld scope 0 mit 11232 OR

Mild Quelle

1 100L
2 33,20L
3 ---

4 U83 Referenz on Pin 1183/1183 + U10418

5 U204 Referenz

6 U93 E00m (Latenz)

7 U204 E00m (Latenz)

8 beide an Quelle → iden. höher Masspunkt