



Master Thesis

**Design and Implementation of a Model CPU with  
Basic Logic Chips and related Development  
Environment for Educational Purposes**

created by  
Niklas Schelten  
Matrikel: 376314

First examiner: Prof. Dr.-Ing. Reinhold Orglmeister,  
Chair of Electronics and Medical Signal Processing,  
Technische Universität Berlin

Second examiner: Prof. Dr.-Ing. Clemens Gühmann,  
Chair of Electronic Measurement and Diagnostic Technology,  
Technische Universität Berlin

Supervisor: Dipl.-Ing. Henry Westphal,  
Tigris Elektronik GmbH

11.03.2022



## **Eidesstattliche Erklärung**

Hiermit erkläre ich, dass ich die vorliegende Arbeit selbstständig und eigenhändig sowie ohne unerlaubte fremde Hilfe und ausschließlich unter Verwendung der aufgeführten Quellen und Hilfsmittel angefertigt habe.

Berlin, den 11.03.2022

---

Unterschrift



# Contents

<b>1</b>	<b>Introduction</b>	<b>1</b>
	<b>List of Figures</b>	<b>3</b>
	<b>List of Tables</b>	<b>5</b>



# **Abstract**

This thesis covers stuff.

# **Kurzfassung**

Diese Arbeit umfasst Zeugs.





# 1 Introduction

Intro



## List of Figures



## List of Tables