# آز سیستم های دیجیتال

دكتر اجلالي

مبینا حیدری، عاطفه قندهاری، نیکا قادری بهار ۱۴۰۳



آزمایش اول

طراحی مدارهای ترکیبی با استفاده از امکانات شماتیک

## ۱. شرح آزمایش

میخواهیم به کمک گیت های پایه، شمای مداری را طراحی کنیم که بخشپذیری یک عدد چهار رقمی بر ۳ و ۱۱ را بررسی می کند.

## ۲. راه حل کلی

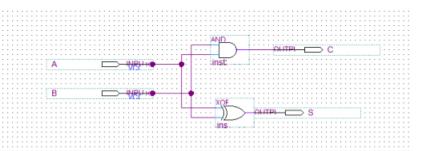
بخش پذیری بر ۳: ارقام عدد را با هم جمع می کنیم و اگر بزرگتر از ۱۰ شد، ارقام حاصل را با هم جمع می کنیم و آنقدر این کار را ادامه می دهیم تا حاصل یک رقمی شود. باقیمانده عدد حاصل را بر ۳ حساب میکنیم. اگر ۰ بود، عدد ابتدایی بر ۳ بخشپذیر است.

بخش پذیری بر ۱۱ : ارقام هزارگان و دهگان را با هم جمع میکنیم و ارقام یکان و صدگان را از آن کم می کنیم. اگر حاصل ۱۱ یا ۰ یا ۱۱ شد، عدد ابتدایی بر ۱۱ بخشپذیر است.

#### ٣. ماژول ها

 • HA: مدار نیم جمع کننده است که دو بیت را با هم جمع می کند. این مدار فقط از گیت های پایه تشکیل شده است.

Inp	uts	Outputs					
Α	В	С	S				
0	0	0	0				
0	1	0	1				
1	0	0	1				
1	1	1	0				

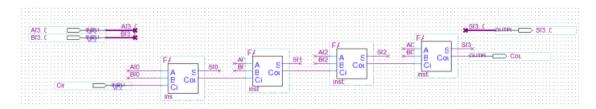


تاریخ گزارش: ۲۱ اسفند ۱۴۰۲

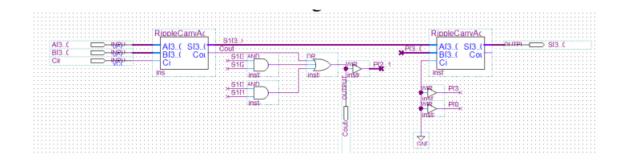
• FA : مدار تمام جمع کننده که دو بیت و Cin را با هم جمع میکند. این مدار به کمک گیت های پایه و دو FA تشکیل شده است .

-1	Inputs		Outputs	
Α	В	$\mathbf{C}_{\text{in}}$	$\mathbf{c}_{\text{out}}$	s
0	0	0	0	0
0	0	1	0	1
0	1	0	0	1
0	1	1	1	0
1	0	0	0	1
1	0	1	1	0
1	1	0	1	0
1	1	1	1	1

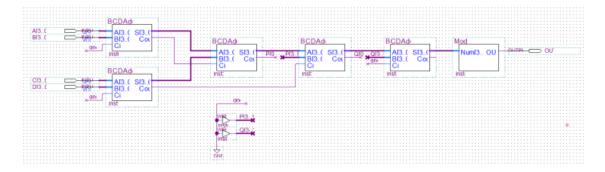
RippleCarryAdder : در این مدار به کمک چهار FA ، مداری برای جمع دو رقم ساخته شده است. هر رقم متشکل از چهار بیت است و هر دو بیت متناظر این ارقام باهم جمع میشوند. ورودی Cin هر FA نیز Cout از FA قبلیست.



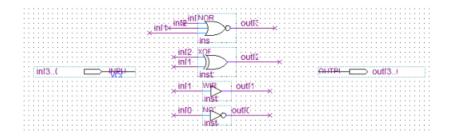
• BCDAdder : در این مدار میخواهیم دو رقم را به شکل دهدهی جمع کنیم. ابتدا توسط BCDAdder یک شود. پس اگر Cout آنها را با هم جمع میزنیم. اگر جواب بیش از ۹ باشد باید Cout ماژول RippleCarryAdder یک بود )یعنی حاصل جمع دو رقم بیش از ۱۵ شده بود( یا اگر بیت دوم و چهارم حاصل RippleCarryAdder یک بودند )یعنی حاصل جمع دو رقم ۱۰ یا ۱۱ یا ۱۴ یا ۱۵ شده بود( یا اگر بیت سوم و چهارم حاصل Tolu یا ۱۴ یا ۱۵ شده بود( یا اگر بیت اسوم و چهارم حاصل AlpleCarryAdder یک بودند )یعنی حاصل جمع دو رقم ۱۲ یا ۱۳ یا ۱۴ یا ۱۵ شده بود(، مقدار Cout ماژول BCDAdder یک می شود .نهایتا از جدول زیر برای تبدیل عدد حاصل به شکل دهدهی کمک میگیریم. یعنی کافیست در صورت نداشتن Cout، مقدار حاصل با صفر و در غیر اینصورت با ۶ جمع شود.



• FourDigitMod3 : طبق آنچه در راه حل کلی گفته شد، در این ماژول ارقام عدد را دو به دو با هم جمع می کنیم .سپس دو حاصل به دست آمده را با هم جمع می کنیم و Cin را برابر با یکی از Cout های پیشین قرار می دهیم. آنقدر ادامه می دهیم تا دیگر رقمی برای جمع کردن نداشته باشیم. )میتوان دید برای بزرگترین عدد ممکن یعنی ۹۹۹۹ این تعداد جمع کافیست. حاصل آخرین BCDAdder حتما یک عدد یک رقمیست. توسط این رقم و ماژول ۳ Mod بررسی میکنیم که عدد بر ۳ بخشپذیر است یا نه .ضمنا از آنجایی که Cout ها یک بیتی هستند، سه بیت صفر به ابتدای آنها اضافه می کنیم.

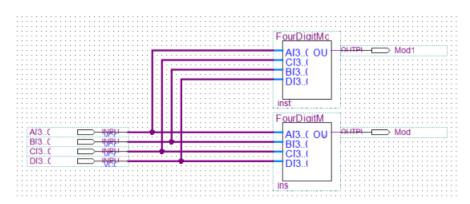


- TwoDigitBCDAdder: در این ماژول دو عدد دو رقمی را می توان با هم جمع کرد. ارقام متناظر با هم جمع میگردند. از این ماژول در بخشپذیری بر ۱۱ استفاده می شود و به دلیل نیاز به جمع اعداد دورقمی با هم طراحی شده است، پس ورودیهای A و B 8 بیتی دارد.
  - BCDInverter : در این ماژول 9′complement s برای یک رقم را محاسبه میکنیم.



### ۴. ماژول اصلی

در این ماژول ( Mod ) یک عدد چهاررقمی به شکل ABCD به عنوان ورودی به دو ماژول  $^{\circ}$  Mod ) یک عدد چهاررقمی به شکل ABCD به عنوان ورودی به دو ماژول  $^{\circ}$  Mod این دو ماژول به ترتیب  $^{\circ}$  Mod این دو صورت بخشپذیری بر هر کدام از این دو عدد، ۱ می شوند.



#### ۵. Waveform

	Nane	Value at 0 ps	0 ps	10.0 ns		20,0 ns	30,0 ns	40.0 ns	50.0 ns	60.0 ns	7	0.0 ms	80.0 ns	90.0 ms	100.0 ns	110.0 ns	120,0 ns	130.0
c		Ups	0		ç	Y s	γ 2	-γ	6 Y	t Y		Υ ε	Υ 4	Ý	2 ) 9	Ý s	Ý	0
,	B	uo		-		X 2	$\rightarrow$	÷	9 X	7 X	2	X +	X .	=>=	2 \ 1	X 0	=>=	1
>	С.	UQ.			0		) 3		7	1	5	X 1	3		8 ( 4	) 5		2
>	D	U1	-1	$=\chi$	.9	2		X_	5	0 (	7	Х в	2	$\equiv$	5 ) 1	X 0		1
Š	Mod3	80										$\overline{}$				$\neg$ _		
3	Modii	B0																

مشاهده می شود که مثال عدد ۸۲۰۲ بر ۳ بخشپذیر بوده و بر ۱۱ بخشپذیر نیست. یا عدد ۲۸۳۸ بر هر دو بخش پذیر است.