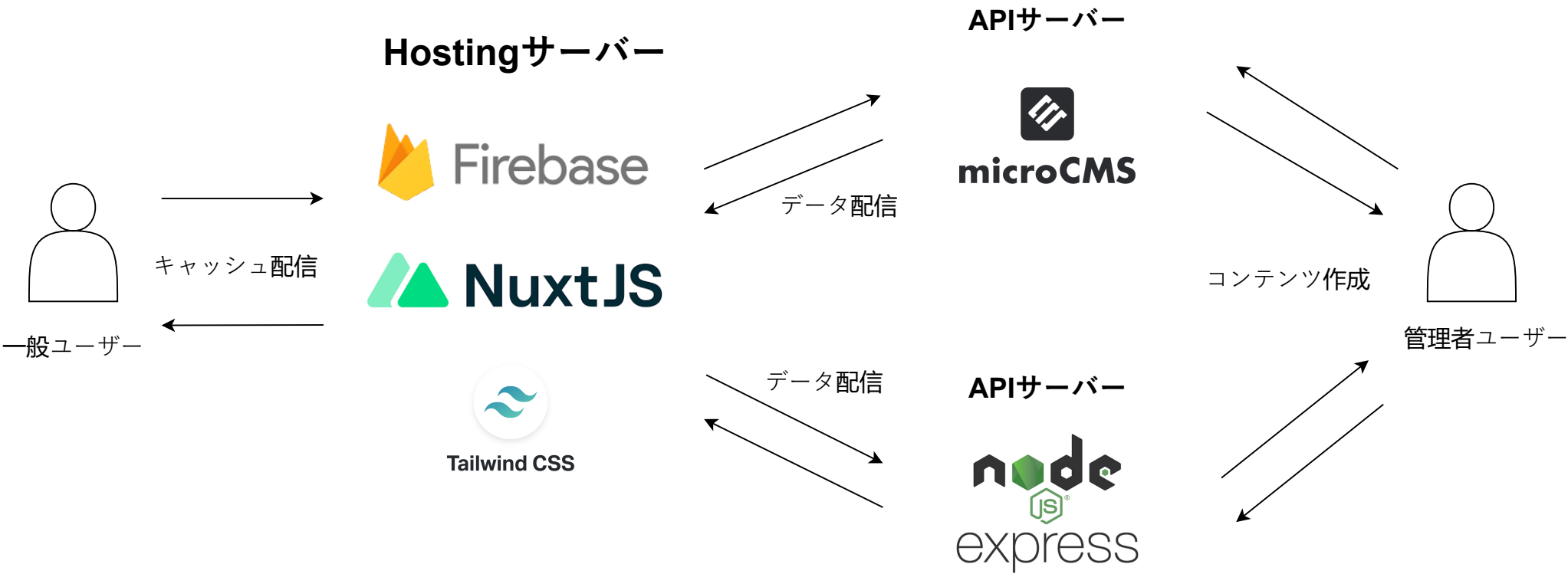


基盤開発構成図



開発フロー

