



POLITECNICO DI TORINO

DIGITAL SYSTEMS ELECTRONICS
A.A. 2018/2019

PROF. G. MASERA

Lab 03

2 Apr 2019

Berchialla Luca	236032
Laurasi Gjergji	238259
Mattei Andrea	233755
Lombardo Domenico Maria	233959

1 4-bit Sequential RCA

2 4-bit Sequential Adder/Subtractor

3 3

punto 3

4 4

punto 4