

Work Package #2

1. Ένα πακέτο περιέχει αρχεία με κώδικα VHDL τα οποία μπορούν να επαναχρησιμοποιηθούν από εμάς, με την κατάλληλη δήλωση πακέτου στην αρχή του κώδικα. Η VHDL μας παρέχει έτοιμα πακέτα αλλά μας δίνει την δυνατότητα να δημιουργήσουμε και δικά μας. Ένα πακέτο μπορεί να περιέχει:
 - Components (Υποκυκλώματα)
 - Functions (Συναρτήσεις)
 - κλπ.

2. Μία μεταβλητή τύπου STD_LOGIC_1164 μπορεί να πάρει 8 δυνατές τιμές ('X', '0', '1', 'Z', 'W', 'L', 'H', '-') ενώ μία μεταβλητή τύπου BIT μπορεί να πάρει 2 δυνατές τιμές ('0', '1').

3. Οι τελεστές SSL, SLA, ROR και ROL είναι τελεστές ολίσθησης ο καθένας κάνει την παρακάτω λειτουργία:
 - SLL (Shift Left Logic)
 - ❖ 01001 SLL 2 = 00010
 - SLA (Shift Left Arithmetic)
 - ❖ 01001 SLA 2 = 00100
 - ROR (Rotate Right Logic)
 - ❖ 01100 ROR 3 = 10001
 - ROL (Rotate Left Logic)
 - ❖ 10001 ROL 1 = 00011