

## Questão 10

\* As instruções da CPU são:

00 0001 1010 0001

00 1001 1010 0001

00 1010 1010 0001

11 1000 0000 0001

Instrução      Argumento

\* Utilizando a tabela presente no datasheet para substituir as instruções, temos:

00 0001 1010 0001  
CLRF      0xA1

00 1001 1010 0001  
COMF      0xA1

00 1010 1010 0001  
INCF      0xA1

11 1000 0000 0001  
IORLW      0x01

\* As instruções utilizadas são CLRF, COMF, INCF e IORLW. Essas instruções afetam a flag Z do registrador STATUS.