



نام و نام خانوادگی: شماره دانشجویی: معماری کامپیوتر پروژه درس معماری موعد تحویل ۱۴۰۲/۴/۱۸

پروژه نهایی درس معماری شامل ۳ بخش است:

۱- با استفاده دلخواه از زبانهای برنامه سازی (C)، Python JAVA و ...)، یک اسمبلر برای پردازنده Toy طراحی کنید. این برنامه باید کد اسمبلی یک برنامه به زبان اسمبلی پردازنده Toy را در قالب یک فایل بگیرد و معادل زبان ماشین آن را تولید کنید. در برنامه اسمبلی، هر دستور در یک خط قرار دارد و امکان استفاده از label برای پرشها وجود دارد. برای تعریف متغیر از عبارت (Data) و برای تعیین موقعیت آدرس از (ORG) استفاده می شود. همه متغیرها در این پردازنده ۲۱ بیتی هستند. مثال:

.ORG 64

.Data A 25

.Data B

متغیر A در آدرس ٦٤ حافظه تعریف و داخل آن مقدار ٢٥ قرار میگیرد. معمورا رمتنجیر متغیر B در آدرس ٦٥ تعریف می شود و مقدار آن نامشخص است.

- ۲- با استفاده دلخواه از زبانهای برنامه سازی (Python JAVA ،C و ...)، یک سیمولاتور برای پردازنده Toy طراحی کنید. این سیمولاتور یا شبیه ساز، یک فایل برنامه به زبان اسمبلی پردازنده Toy را دریافت و امکان اجرای آن و مشاهده نتایج را فراهم می کند. امکانات این شبیه ساز شامل موارد ذیل می شود:
 - امکان بارگذاری و اجرای یک برنامه
 - امکان اجرای یک باره و یا خط به خط برنامه
 - امكان قراردادن breakpoint و اجرا با توجه به آنها
 - امكان مشاهده مقدار ثباتها، مقادير داخل حافظه و مقدار متغيرهاي كاربر
 - امكان تنظيم فرمت مشاهده مقادير (عدد صحيح، كاراكتر و ...)
 - امكان تغيير مقدار متغير در ميانه اجرا و ادامه اجرا با اين مقدار جديد
 - گرافیک مناسب برای مشاهده نتایج
 - سایر امکانات به سلیقه و پیشنهاد شما
- ۳- با استفاده از زبان توصیف سخت افزاری Verilog، پردازنده Toy را به صورت Single Cycle طراحی کنید. پردازنده را در دو بخش Program Counter ،Data Memory ،Instruction Memory ،ALU شامل ثباتها، Datapath شامل ثباتها، Datapath شامل ثباتها، Datapath شامل شابتها، Datapath شامل شابتها، سخت فزارهای موردنیاز می باشد. با توجه به Single Cycle بودن پردازنده، واحد کنترل باید به صورت ترکیبی (combinational) طراحی گردد. برای تست پردازنده، باید با استفاده از اسمبلر ابتدا باید برنامه موردنظر را به زبان ماشین تبدیل و پس از بارگذاری اطلاعات مناسب در Instruction Memory و نامه را اجرا و خروجی های آن (مقدار ثباتها و خانههای حافظه) را با خروجی های سیمولاتور مقایسه کنید. برای تست حداقل باید سه برنامه اجرا گردد: ۱- برنامه محاسبه حاصل جمع اعداد ۱ تا n که مقدار n توسط کاربر در دو محل و با استفاده از Data . در یک خانه حافظه قرارداده می شود. ۲- برنامه محاسبه حاصل ضرب دو عدد مثبت که توسط کاربر در دو محل حافظه قرار داده می شود. ۳- مرتب سازی یک آرایه n عضوی به روش حبابی.
 - ۴- قسمت اختیاری با نمره اضافه: طراحی یردازنده Toy به صورت Multi-Cycle.

موفق باشيد