Name: Vorname:		Ostfalia Hochschule für angewandte Wissenschaften
Matrikelnr.:		Fakultät für Fahrzeugtechnik Konz
Unterschrift:		
	Übungsklausur <i>Digitaltechnik</i> Bachelor SS 20	
Zugelassene Hil	fsmittel:	••••••

Z

Keine

90 Minuten Zeit:

Wichtig:

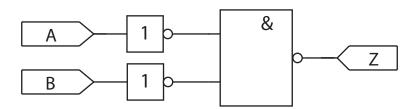
- Schreiben Sie nur auf den Klausurblättern/Rückseiten. Extrazettel werden nicht bewertet.
- Ergebnisse sind doppelt zu unterstreichen.
- Das Auseinanderheften dieses Dokumentes ist nicht gestattet.

AUFGABE	1	2	3	4	5	SUMME
max. Punktzahl	7	7	6	12	-	32
erreichte Punkte						

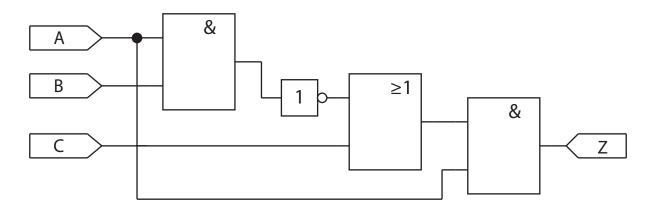
Note:		
Note:		

- Stellen Sie zu den gegebenen Schaltungen jeweils die Gleichung auf.
- Vereinfachen Sie jeweils die Gleichung mittels Boolscher Algebra auf eine minimale Gatteranzahl (erlaubte Verknüpfungen: AND, OR, NAND, NOR, NOT, XOR, XNOR; die Anzahl der Eingänge ist beliebig; ein negierter Eingang ist eine NOT-Verknüpfung)
- Zeichnen Sie jeweils die vereinfachte Schaltung

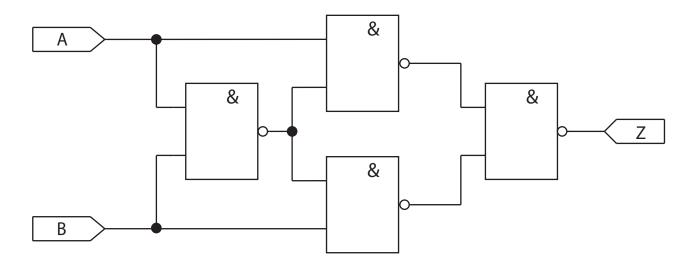
a)



b)



c)



- a) Zeichnen Sie den Schaltplan für einen Halbaddierer.
- b) Realisieren Sie den Halbaddierer ausschließlich mit NAND-Glieder und minieren Sie die Schaltung.

Bit A und Bit B sollen miteinander verglichen werden. Nur wenn A größer als B ist, soll der Ausgang X gleich "1" sein. Nur wenn A gleich B ist, soll der Ausgang Y gleich "1" sein. Nur wenn A kleiner als B ist, soll Ausgang Z gleich "1" sein.

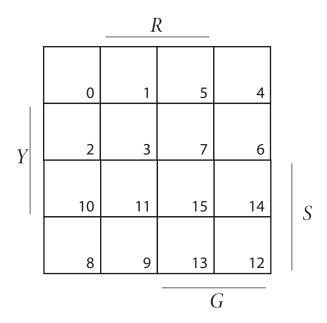
- a) Stellen Sie für die Aufgabe die Wahrheitstabelle auf.
- b) Stellen Sie für die Ausgänge X, Y und Z die Gleichungen auf.
- c) Entwerfen Sie für diese Aufgabe eine Schaltung mit möglichst geringer Anzahl an Logikgattern (ausschließlich AND, OR, NAND, NOR, NOT)

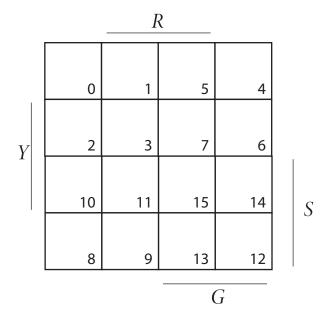
Für einen Fußgängerüberweg soll eine Verkehrsampel gesteuert werden. Der Autoverkehr soll solange grün haben, bis ein Fußgänger den Taster S betätigt. Dann sollen die Ampelphasen wie in Deutschland üblich (gelb, rot, rot/gelb, grün) sequentiell geschaltet werden.

Es wird nur die Ampelschaltung für den Autoverkehr betrachtet. Verwenden Sie zur Realisierung der Schaltung JK-FlipFlops, die synchron angesteuert werden. (Benennung der Ausgänge: G = grün; Y = gelb; R = rot)

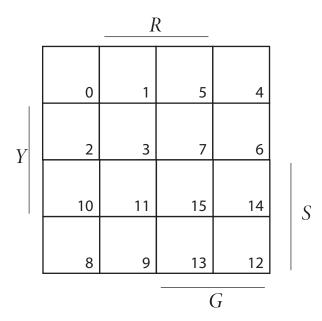
- a) Erstellen Sie zunächst ein Zustandsdiagramm für die Funktion (Zustände der FlipFlops und Übergangsbedingungen).
- b) Stellen Sie die Wahrheitstabelle für die Schaltung auf.
- c) Entwickeln Sie die Funktionsgleichungen der FlipFlops mittels Karnaugh-Diagrammen.
- d) Zeichnen Sie den Schaltplan für die Schaltung

Index	S	G	Υ	R			
0	0	0	0	0			
1	0	0	0	1			
2	0	0	1	0			
3	0	0	1	1			
4	0	1	0	0			
5	0	1	0	1			
6	0	1	1	0			
7	0	1	1	1			
8	1	0	0	0			
9	1	0	0	1			
10	1	0	1	0			
11	1	0	1	1			
12	1	1	0	0			
13	1	1	0	1			
14	1	1	1	0			
15	1	1	1	1			





			?		
	0	1	5	4	
Y	2	3	7	6	
	10	11	15	14	
	8	9	13	12	
				\overline{G}	



S

		1	?					1	?		
	0	1	5	4			0	1	5	4	
Y	2	3	7	6		Y	2	3	7	6	
	10	11	15	14	$\left \begin{array}{c} \\ \\ \\ \\ \end{array} \right _{S}$		10	11	15	14	$\left \begin{array}{c} \\ S \end{array} \right $
	8	9	13	12			8	9	13	12	
				\overline{G}	-					\overline{G}	-