

# 마이크로 프로세서의 종류와 AVR의 특징

## (마이크로 프로세서의 종류)

### (1) CISC

#### (설명)

CISC는 명령어의 길이가 가변적으로 구성되어 있습니다. 한 명령어의 길이를 줄여 디코딩 속도를 높이고 최소크기의 메모리 구조를 가집니다 대표적으로는 X86을 들 수 있습니다. 하드웨어의 비중이 큼니다.

#### (장점)

컴파일러 작성이 쉽다.

복잡한 명령도 마이크로코드(microcode)이므로 실행 효율이 좋다.

호환성이 좋다

#### (단점)

하나의 명령어가 복잡하여 해석(디코딩)에 시간이 오래 걸리며, 해석에 필요한 회로가 복잡하다.

적은 수의 일부 명령어만 주로 쓰인다.

명령어의 길이가 달라서 동시의 여러 개의 명령 처리는 어렵다.

.

### (2) RISC

#### (설명)

CPU 에서 수행하는 동작 대부분이 몇개의 명령어 만으로 가능하다는 사실에 기반하여 구현함.

고정된 길이의 명령어를 사용한다.

적은수의 명령어로 명령어 집합을 구성하며 기존의 복잡한 명령은 보유한 명령어를 조합해서 사용한다.

보통 많은 수의 범용 레지스터를 가진다.  
대표적으로 ARM.

소프트웨어의 비중이 큼.

(장점)

각 명령어가 한 클럭에 실행되도록 고정되어, 파이프라인 성능에 최적화 됨

고정된 명령어이기 때문에 해석(디코딩)속도가 빠르며, 여러 개의 명령어를 처리할 수 있다.

(단점)

컴파일러의 최적화 과정이 복잡해진다.

명령 길이가 고정되어 있기 때문에 코드 효율이 낮다.

### (3) CISC와 RISC의 차이점

CISC 명령어는 RISC보다 더 많은 사이클을 사용합니다.

CISC는 RISC보다 더 복잡한 지침을 가지고 있습니다.

CISC는 일반적으로 RISC보다 지침이 적습니다.

CISC 구현은 RISC 구현보다 느린 경향이 있습니다.

## (AVR의 특징)

(정의)

- Advanced Virtual RISC의 약자이며 RISC 구조의 마이크로컨트롤러 • 성능, 저전력 8 비트 또는 32비트 마이크로컨트롤러 • 명령어가 간단하고 동작 속도가 빠르다
- 하바드 구조(Havard Architecture Architecture)에 의한 1클럭 1명령(Assembly Assembly-language) language) 처리 – 1MHz 의 클럭 주파수에서 1MIPS의 처리 속

## 도로 동작

- 다양한 명령과 쉬운 구조를 띄고 있어 마이크로컨트롤러를 이해하는데 쉽게 접근할 수 있음.
- 가격이 저렴하고 응용하기 쉬워 산업시장에서도 산업 시장에서도 많이 사용되어 짐
- 32개의 범용 레지스터와 RISC 구조의 디자인은 C 언어를 이용한 개발에 적합 • 내부에 플래시 프로그램 메모리와 SRAM 데이터 메모리를 제공함으로써 새로 개발되는 제품의 크기를 줄일 수 있고, 제품의 크기가 줄면서 원가 절감에도 도움이 됨.
- ISP(In-System Programming) 다운로드 기능 지원 • JTAG 을 이용한 디버깅 용이