计算机组成原理

王志春 人工智能学院 zcwang@bnu.edu.cn

课程基本信息

学分: 3

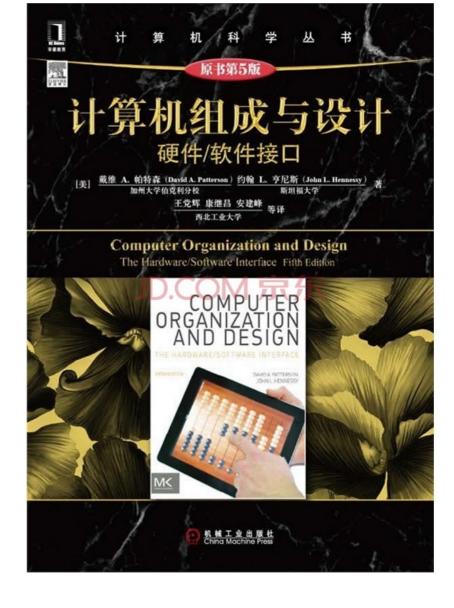
■学时: 48 (课堂教学) +30 (上机实验)

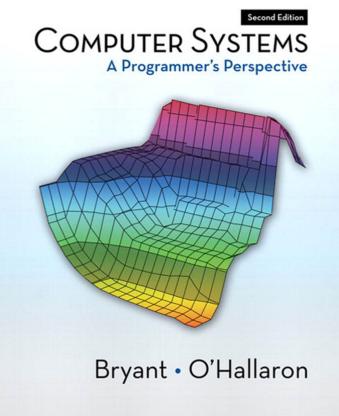
■授课时间: 1~16周

■考核: 平时作业15%+实验35%+期末考试50%

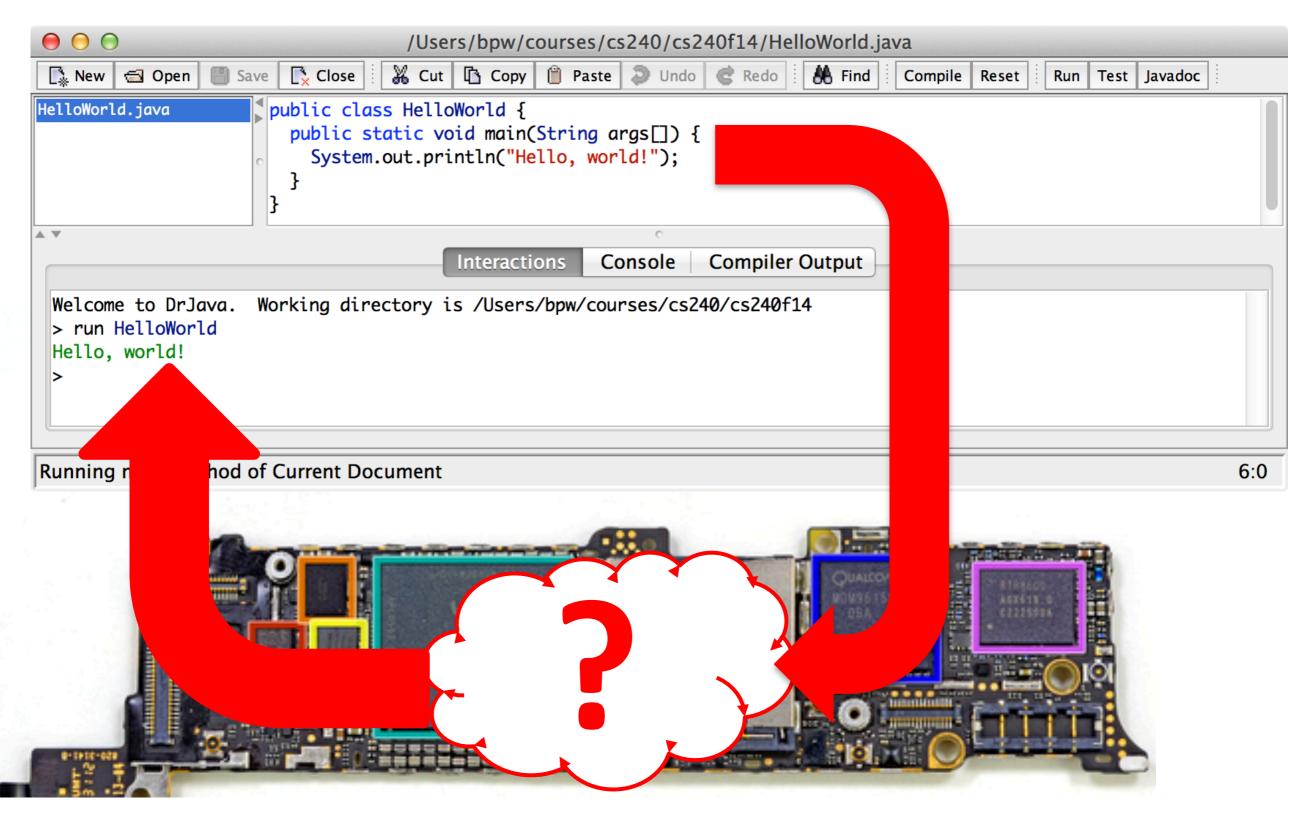
教材和参考书

- ■教材
 - 计算机组成与设计: 硬件/软件接口
 - 第五版
 - 机械工业出版社
- ■参考书目
 - Computer Systems: A Programmer's Perspective
 - Computer Architecture: A Quantitative Approach





计算机是如何工作的?



学习目的

- ■了解计算机的硬件组成
 - 五大组成部件
- ■掌握计算机的运行原理
 - 计算机如何执行机器语言程序
- ■理解现代计算机中的一些核心技术
 - 流水、并行、Cache
- ■提高程序设计能力
- ■培养计算机设计能力

int ≠ integer float ≠ real

```
x*x >= 0?
 40000 * 40000 == 1600000000
 50000 * 50000 == -1794967296
float a=..., b=..., c=...;
(a + b) + c == a + (b + c) ?
  (-2.7e23 + 2.7e23) + 1.0 == 1.0
  -2.7e23 + (2.7e23 + 1.0) == 0.0
```

int x=...;

Memory Performance

several times faster due to hardware caches

课程主要内容

- ■计算机的层次结构
- ■计算机如何执行程序
- ■运算器的功能、组成和运行原理
- ■控制器的功能、组成和运行原理
- ■存储器及层次存储器
- ■输入/输出设备和总线

Algorithm, Data Structure, Application

Programming Language

软件

Compiler/Interpreter

Operating System

接口

Instruction Set Architecture

Microarchitecture

Digital Logic

硬件

Devices (transistors, etc.)

Solid-State Physics

Desired computation represented as instructions.

Hardware/Software Interface

Physical implementation of instructions and resources.

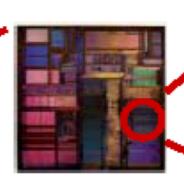
计算机系统的层次结构



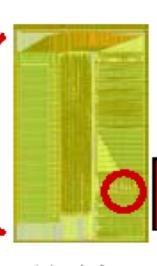
个人计算机由主 机和外设组成



Circuit Board: 主机中包含 多个电路板

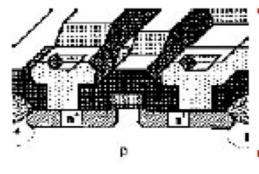


Integrated Circuit: 每个电路板中有 十几个集成电路



Module:
每个集成电路中有十几个模块

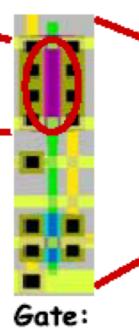
MOSFET 每个门电路实现基本的逻辑运算



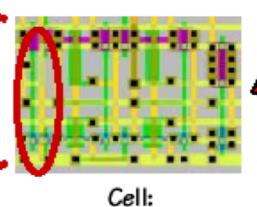
+

所有信息都用二 进制编码表示





每个单元中有十 几个门电路



每个模块中有 上千万个单元

逻辑运算

■三种基本逻辑运算

- 与运算

$$Y = A \cdot B$$

■或运算

$$Y = A + B$$

■非运算

$$Y = \overline{A}$$

表2.2.1 与逻辑真值表

输入		输出
Α	В	Υ
0	0	0
0	1	0 0
1	0	0
1	1	1

表2.2.2 或逻辑真值表

输入		输出
Α	В	Y
0	0	0
0	1	1
1	0	1
1	1	1

表2.2.3 非逻辑真值表

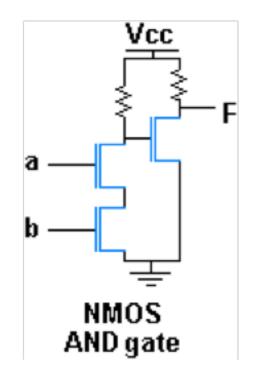
Α	Υ
0	1
1	0

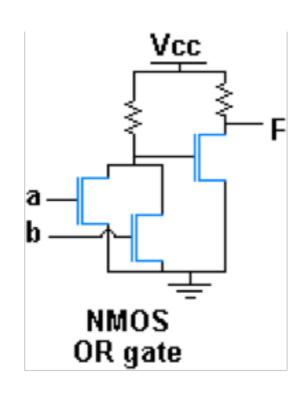
逻辑运算的实现——逻辑门

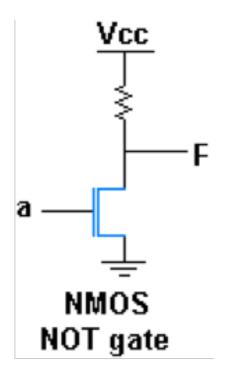


晶体管

NMOS

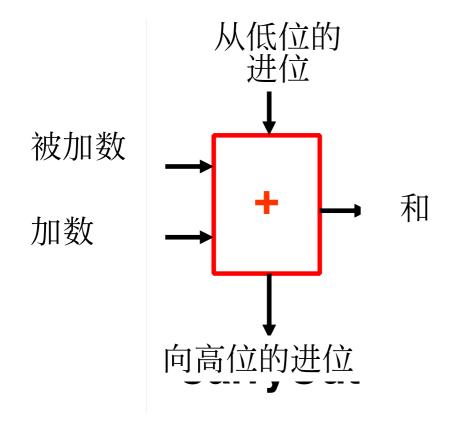


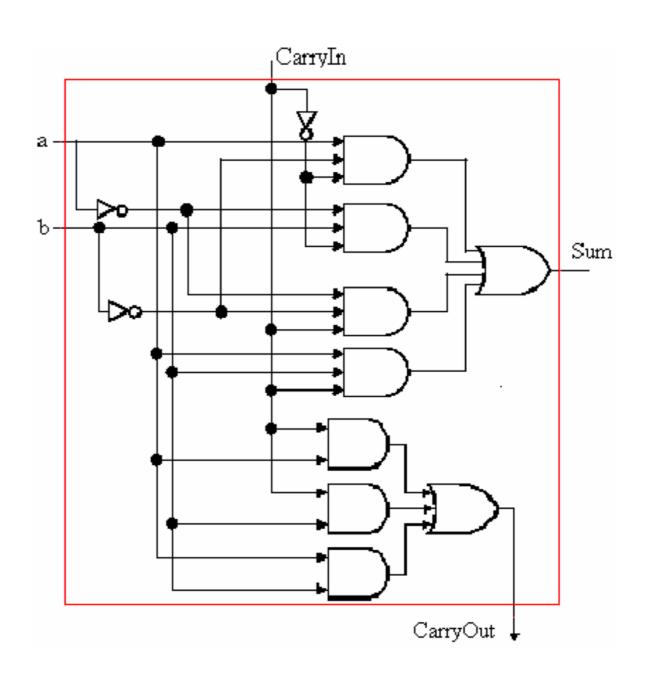




使用逻辑门实现运算

■一位加法器





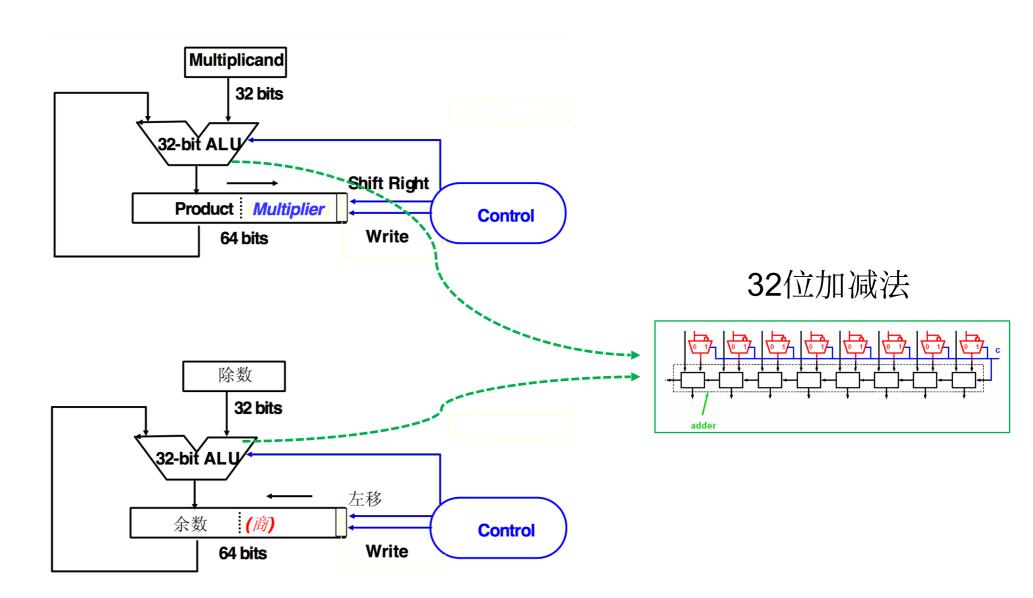
更复杂的运算 1位加法器 n位加减法

adder

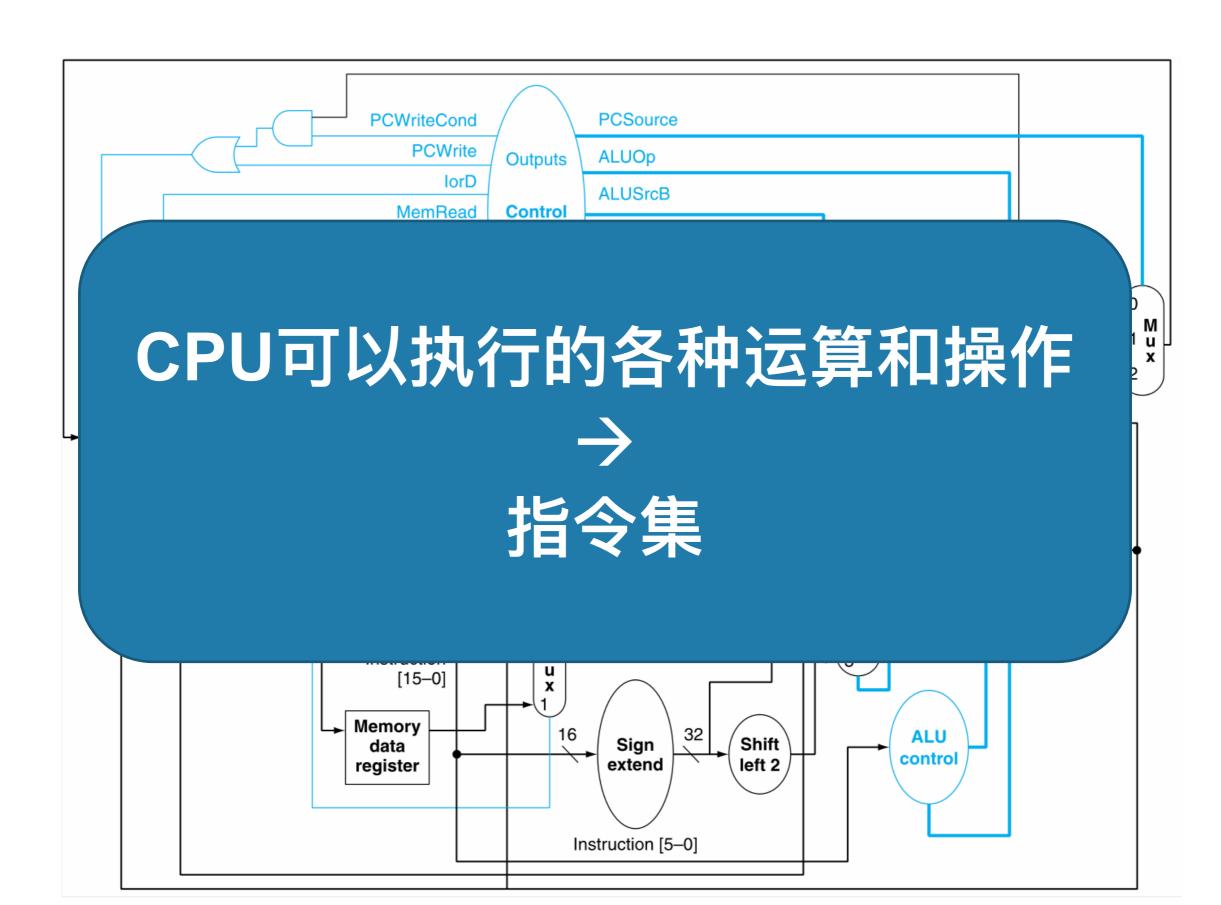
更复杂...

乘法器

除法器



CPU



计算机系统的层次结构

软件

指令系统层: 指令集

计算机组成原理

硬件

微体系结构层:指令的执行与实现

逻辑层:逻辑运算、门电路

离散数学

数字逻辑

操作计算机

高级语言

```
swap(int v[], int k)
High-level
                         {int temp;
language
                             temp = v[k];
program
                             v[k] = v[k+1];
(in C)
                             v[k+1] = temp;
```

编译器

```
Assembly
                      swap:
                            muli $2, $5,4
language
                                 $2, $4,$2
                            add
program
                            lw $15, 0($2)
(for MIPS)
                               $16, 4($2)
                            sw $16,0($2) 汇编语言
                                 $15, 4($2)
                            jr
                                 $31
```

```
Binary machine
language
program
(for MIPS)
```

汇编器

000000010100001000000000011000 0000000000110000001100000100001 10001100111100100000000000000100 101011000110001000000000000000100

计算机系统的层次结构

应用层

数据库系统原理

算法层

数据结构

算法设计与分析

软件

高级语言层

程序设计基础

C++程序设计

操作系统层

编译原理

操作系统

指令系统层: 指令集

计算机组成原理

硬件

微体系结构层: 指令的执行与实现

逻辑层:逻辑运算、门电路

离散数学

数字逻辑