

电子技术与系统 – 实验累积报告

Noflowerzzk

2025.5

1 电路基础

1.1 基尔霍夫电路定律

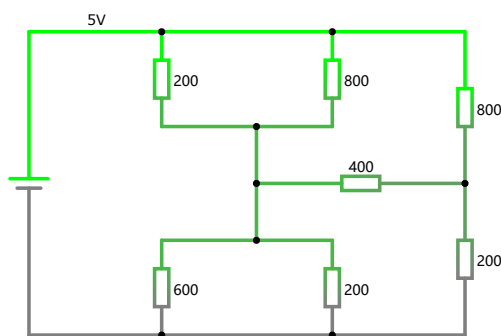


图 1: KCL/KVL 验证

2 晶体管输入输出特性

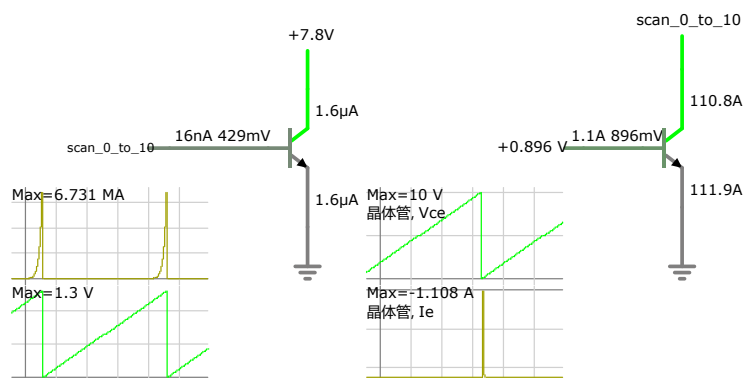


图 2: 晶体管输入输出特性

最大电压 0.149V

3 基本放大电路

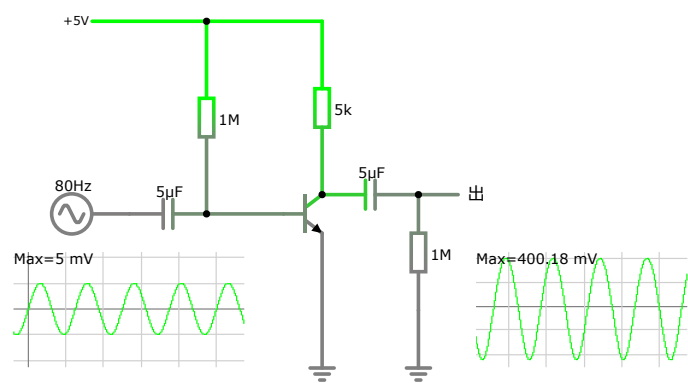


图 3: 基本放大电路

更改输入为频率 80Hz、幅值 50mV 的交流源时，波形出现明显失真，

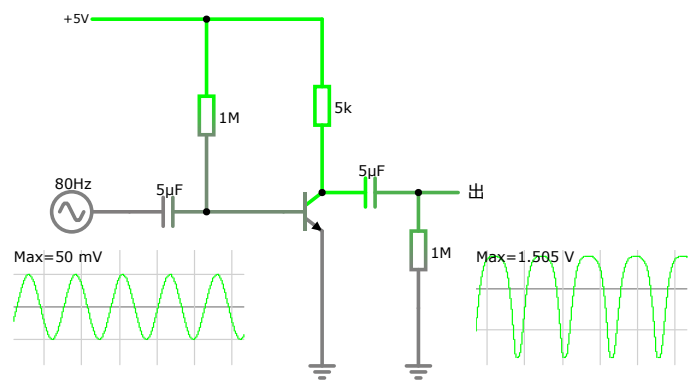


图 4: 基本放大电路 – 失真

4 CMOS 与非门电路

$t_{HL} = 0.45\text{ms}, t_{LH} = 0.10\text{ms}$

5 半加器与全加器

$(((((1))))))$

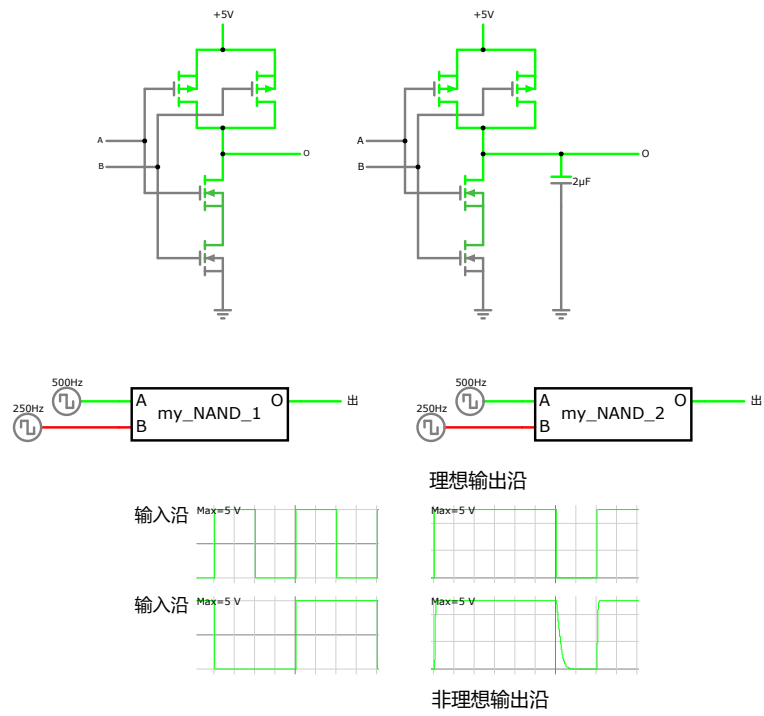


图 5: CMOS 与非门电路

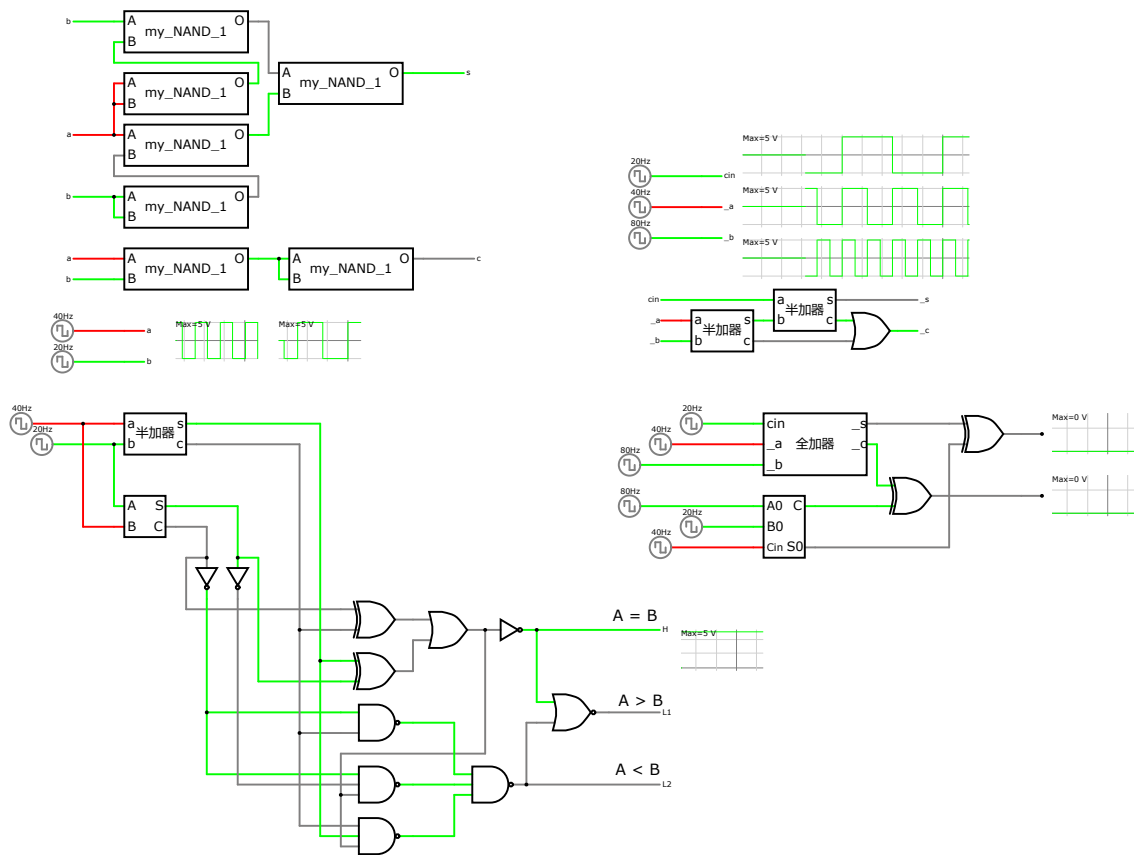


图 6: 半加器与全加器构建