

GPIO	IO Name	XR806A	XR806B	IO Type	Func0	Func1	Func2	Func3	Func4	Func5	Func6	Func7	Func8	Func9
GPIOA	PA00	-	•	I/O	I	O	FEM_CTRL1	AUDIO_PWMP	TWI1_SCL	IR_RX	EINTA0	Z	KEY_Y0	PWM5/ECT5
	PA01	-	•	I/O	I	O	FEM_CTRL2	AUDIO_PWMN	TWI1_SDA	FLASH_CS1	EINTA1	Z	KEY_Y1	PWM6/ECT6
	PA10/WUPIO0	-	•	I/O	I	O	ADC_CH0	SPI0_MOSI	/	UART1_RX	EINTA10	Z	KEY_Y2	IR_TX
	PA11/WUPIO1	•	•	I/O	I	O	ADC_CH1	SPI0_MISO	I2S_MCLK	UART1_TX	EINTA11	Z	KEY_Y3	IR_RX
	PA12/WUPIO2	•	•	I/O	I	O	ADC_CH2	PWM4/ECT4	I2S_BCLK	IR_TX	EINTA12	Z	KEY_Y4	TWI0_SCL
	PA13/WUPIO3	•	•	I/O	I	O	ADC_CH3	PWM5/ECT5	I2S_DI	UART2_TX	EINTA13	Z	KEY_Y5	TWI0_SDA
	PA14/WUPIO4	-	•	I/O	I	O	ADC_CH4	PWM6/ECT6	I2S_DO	UART2_RX	EINTA14	Z	KEY_Y6	/
	PA15/WUPIO5	-	•	I/O	I	O	ADC_CH5	SPI0_CS0	I2S_LRCLK	UART2_CTS	EINTA15	Z	KEY_Y7	TWI1_SCL
	PA16/WUPIO6	-	•	I/O	I	O	ADC_CH6	SPI0_CLK	/	UART2_RTS	EINTA16	Z	KEY_X0	TWI1_SDA
	PA17/WUPIO7	-	•	I/O	I	O	TWI0_SCL	AUDIO_PWMP	32KOSCO	IR_TX	EINTA17	Z	KEY_X1	/
	PA18/WUPIO8	-	•	I/O	I	O	TWI0_SDA	AUDIO_PWMN	FEM_CTRL2	FLASH_CS1	EINTA18	Z	KEY_X2	/
	PA19/WUPIO9	•	•	I/O	I	O	UART2_RTS	CARD_DATA	PWM0/ECT0	SPI0_MOSI	EINTA19	Z	KEY_X3	AUDIO_PWMP
	PA20/WUPIO10	•	•	I/O	I	O	UART2_CTS	CARD_CLK	PWM1/ECT1	SPI0_MISO	EINTA20	Z	KEY_X4	AUDIO_PWMN
	PA21/WUPIO11	•	•	I/O	I	O	UART2_RX	CARD_RST	PWM2/ECT2	SPI0_CS0	EINTA21	Z	KEY_X5	I2S_DO
	PA22/WUPIO12	•	•	I/O	I	O	UART2_TX	CARD_DETECT	PWM3/ECT3	SPI0_CLK	EINTA22	Z	KEY_X6	I2S_LRCLK
	PA23/WUPIO13/TEST	•	•	I/O	I	O	DCXO_PUP_OUT	IR_RX	FEM_CTRL1	FEM_CTRL2	EINTA23	Z	KEY_X7	I2S_MCLK
GPIOB	<b>PB00</b>	•	•	I/O	I	O	UART0_TX	JTAG_TMS	PWM4/ECT4	SWD_TMS	EINTB0	Z	KEY_Y8	/
	<b>PB01</b>	•	•	I/O	I	O	UART0_RX	JTAG_TCK	PWM5/ECT5	SWD_TCK	EINTB1	Z	KEY_Y9	/
	PB02	•	•	I/O	I	O	UART0_CTS	JTAG_TD0	PWM6/ECT6	FLASH_WP/IO2	EINTB2	Z	KEY_Y10	SWD_TMS
	PB03	•	•	I/O	I	O	UART0_RTS	JTAG_TDI	PWM7/ECT7	FLASH_HOLD/IO3	EINTB3	Z	KEY_Y11	SWD_TCK
	PB04	•	•	I/O	I	O	SPI0_MOSI	PWM0/ECT0	UART1_RTS	FLASH_MOSI/IO0	EINTB4	Z	KEY_Y12	I2S_BCLK
	PB05	•	•	I/O	I	O	SPI0_MISO	PWM1/ECT1	UART1_CTS	FLASH_MISO/IO1	EINTB5	Z	KEY_Y13	I2S_DI
	PB06	•	•	I/O	I	O	SPI0_CS0	PWM2/ECT2	UART1_RX	FLASH_CS0	EINTB6	Z	KEY_Y14	I2S_DO
	PB07	•	•	I/O	I	O	SPI0_CLK	PWM3/ECT3	UART1_TX	FLASH_CLK	EINTB7	Z	KEY_Y15	I2S_LRCLK
	<b>PB14</b>	•	•	I/O	I	O	UART1_TX	UART2_TX	TWI1_SCL	UART0_CTS	EINTB14	Z	KEY_Y0	PWM5/ECT5
	<b>PB15</b>	•	•	I/O	I	O	UART1_RX	UART2_RX	TWI1_SDA	UART0_RTS	EINTB15	Z	KEY_Y1	PWM6/ECT6

## **著作权声明**

版权所有©2020深圳芯之联科技有限公司。保留一切权利。

本文档及内容受著作权法保护，其著作权由深圳芯之联科技有限公司（“芯之联”）拥有并保留一切权利。

本文档是芯之联的原创作品和版权财产，未经芯之联书面许可，任何单位和个人不得擅自摘抄、复制、修改、发表或传播本文档内容的部分或全部，且不得以任何形式传播。

## **商标声明**

  （不完全列举）均为深圳芯之联科技有限公司的商标或者注册商标。

在本文档描述的产品中出现的其它商标，产品名称，和服务名称，均由其各自所有人拥有。

## **免责声明**

您购买的产品、服务或特性应受您与深圳芯之联科技有限公司（“芯之联”）之间签署的商业合同和条款的约束。本文档中描述的全部或部分产品、服务或特性可能不在您所购买或使用的范围内。使用前请认真阅读合同条款和相关说明，并严格遵循本文档的使用说明。您将自行承担任何不当使用行为（包括但不限于如超压，超频，超温使用）造成的不利后果，芯之联概不负责。

本文档作为使用指导仅供参考。由于产品版本升级或其他原因，本文档内容有可能修改，如有变更，恕不另行通知。芯之联尽全力在本文档中提供准确的信息，但并不确保内容完全没有错误，因使用本文档而发生损害（包括但不限于间接的、偶然的、特殊的损失）或发生侵犯第三方权利事件，芯之联概不负责。本文档中的所有陈述、信息和建议并不构成任何明示或暗示的保证或承诺。

本文档未以明示或暗示或其他方式授予芯之联的任何专利或知识产权。在您实施方案或使用产品的过程中，可能需要获得第三方的权利许可。请您自行向第三方权利人获取相关的许可。芯之联不承担也不代为支付任何关于获取第三方许可的许可费或版税（专利税）。芯之联不对您所使用的第三方许可技术做出任何保证、赔偿或承担其他义务。