

Como los operacionales estan en laz abierto se comportan como comparadores esto es, su salida sera Vcc + si V. > V- y Vcc - si V. < V., de este modo podernos obtener cualquier entrada para el biestable R-S. Por no ser la alimentación de este circuito simetrica: Vcc - = OU Se pueden establecer las salidas de los comparadores como se sigue:

TH	Α	51		$\overline{}$
Vcc	2/3/20	Vcc	S _J =TH	
0	2/3 Vc	0		
				}
8	TR	SL		
B V3ke	0	Vcc	s - TD	
1/3/4	Ucc	Ó	Sz=TB	١

Entonces tenemos que el circuito integrado NE555 puede utilizarse como un flip-flop R-S de manera transparente si añadimos un inversor a la entrada de trigger.





