

ELECTRONIQUE

Pour l'ensemble des questions, vous expliquerez clairement et détaillerez les étapes de calcul. Vos réponses comporteront une expression littérale et, le cas échéant, une application numérique comportant l'unité adéquate.

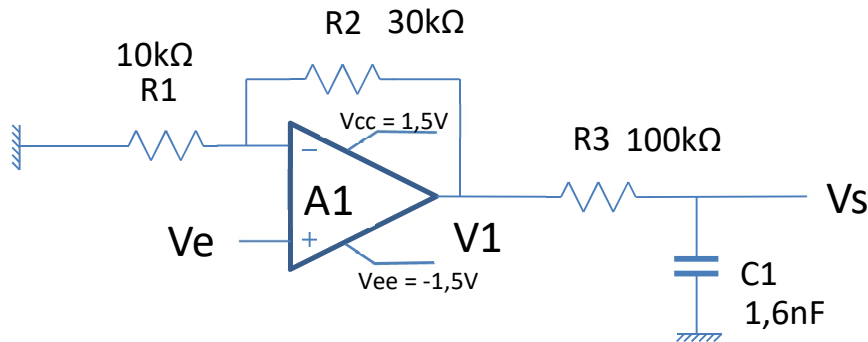


Figure 1a

Soit le circuit de la figure 1a pour lequel les caractéristiques de l'amplificateur opérationnel A1 sont données par les figures 1b à 1e.

1.0 Stabilité

a/ Déterminez la marge de phase du circuit pour une sortie au nœud V1 (i.e. en considérant que le filtre R3-C1 n'est pas connecté). Vous détaillerez les différentes étapes ci-dessous :

- Détermination des paramètres utiles de l'amplificateur opérationnel,
- Détermination du réseau F (schéma) et de ses caractéristiques (gain G_F , pôle p_F),
- Représentation graphique de $|A|$ et $|1/F|$. Pour partir sur de bonnes bases, il est conseillé de déterminer à quelle fréquence $|A| = G_F$...
- Détermination de la phase de $A(s)$ et de $F(s)$.

b/ Concluez sur la stabilité du circuit. Donnez de façon qualitative la réponse de ce circuit à un échelon appliqué en V_e .

2.0 Bruit

Les questions suivantes seront traitées pour le bruit thermique uniquement.

a/ Déterminez la densité spectrale de bruit en V1 (Vous remplirez le tableau en page 8). Rappel : $4kT = 1.6 \cdot 10^{-20}\text{J}$.

b/ Déterminez la puissance de bruit en V_s .

c/ Le signal appliqué en V_e est de la forme $V_e = A \sin(\omega t)$ avec $10 \text{ mVpk} \leq A \leq 50 \text{ mVpk}$, de fréquence comprise entre 0 et 100Hz. Déterminez la puissance de bruit et le rapport signal sur bruit au nœud V_s dans le cas le plus défavorable.

d/ La tension V_s est ensuite appliquée à un convertisseur analogique-numérique 8bits. Le rapport signal/bruit d'un tel convertisseur, exprimé en dB, est donné par la formule $\text{SNR} = 6N + 1,8$ où N est le nombre de bits. Ce convertisseur dispose-t-il d'un nombre de bits suffisants pour cette application ?

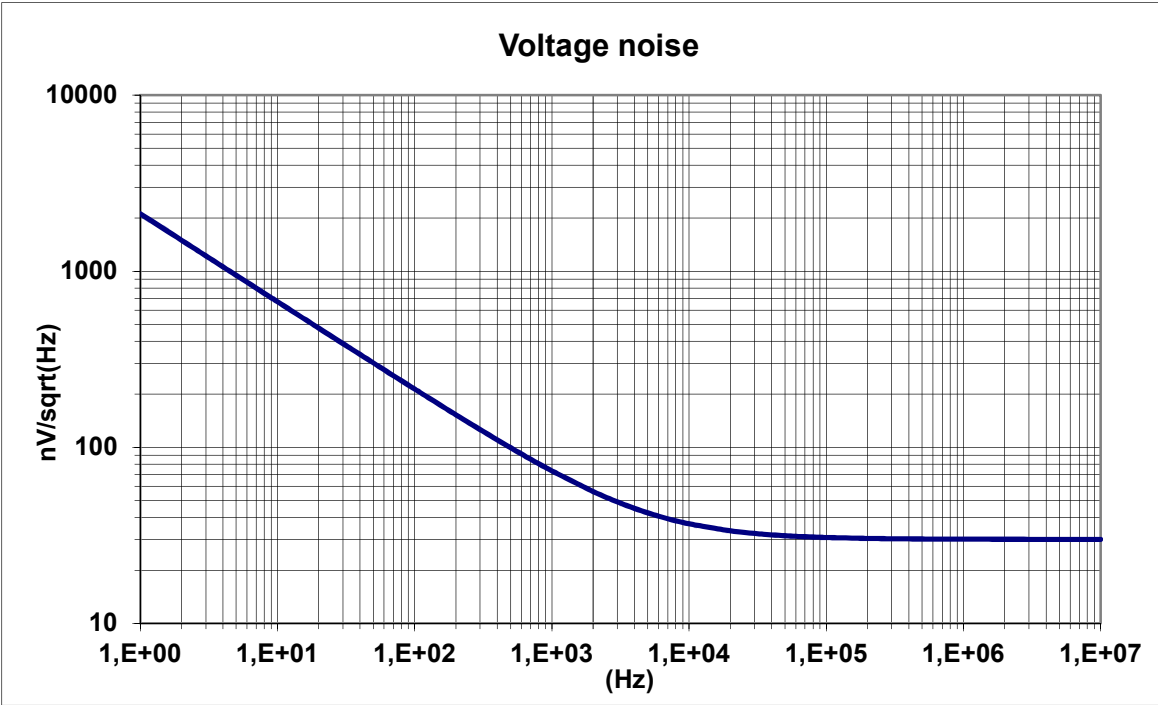


figure 1b

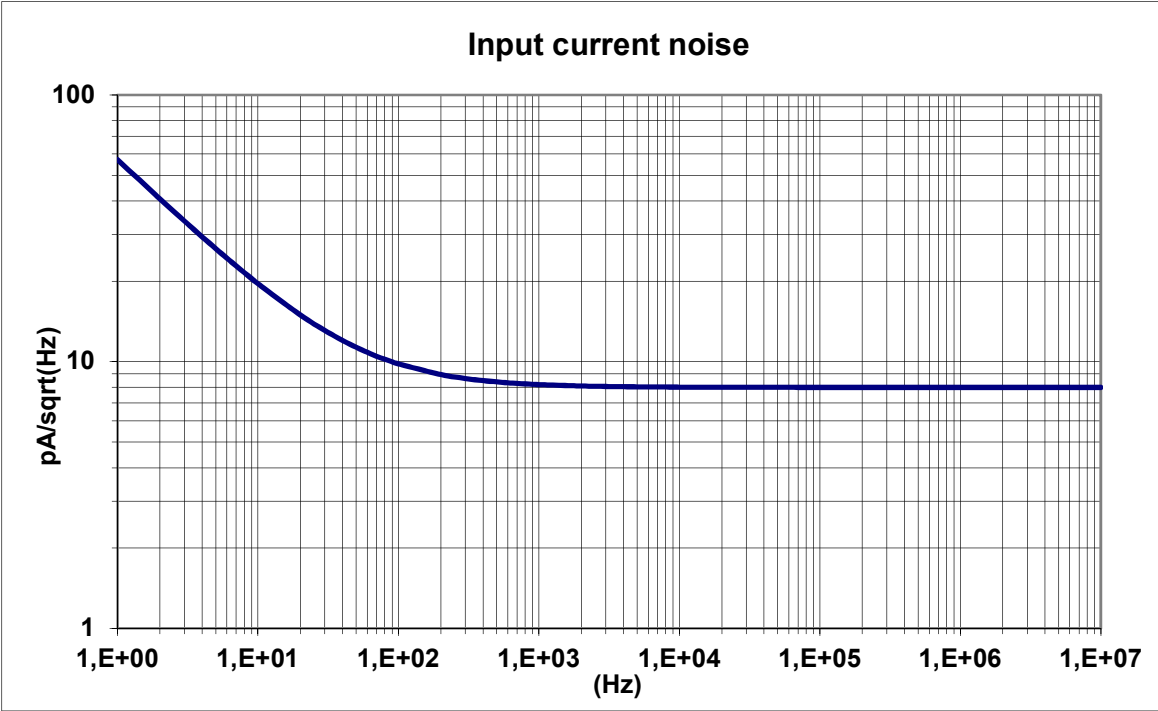


Figure 1c

Paramètre	Valeur	unité
Impédance de sortie	50	Ω
Impédance d'entrée différentielle	10 // 2	$\text{M}\Omega$ // pF
Impédance d'entrée mode commun	∞ // 0	$\text{M}\Omega$ // pF
Vos	5	mV
Ios	10	pA
Ib	1	nA
Tension de déchet (par rapport à Vcc ou Vee)	250	mV

Table 1d

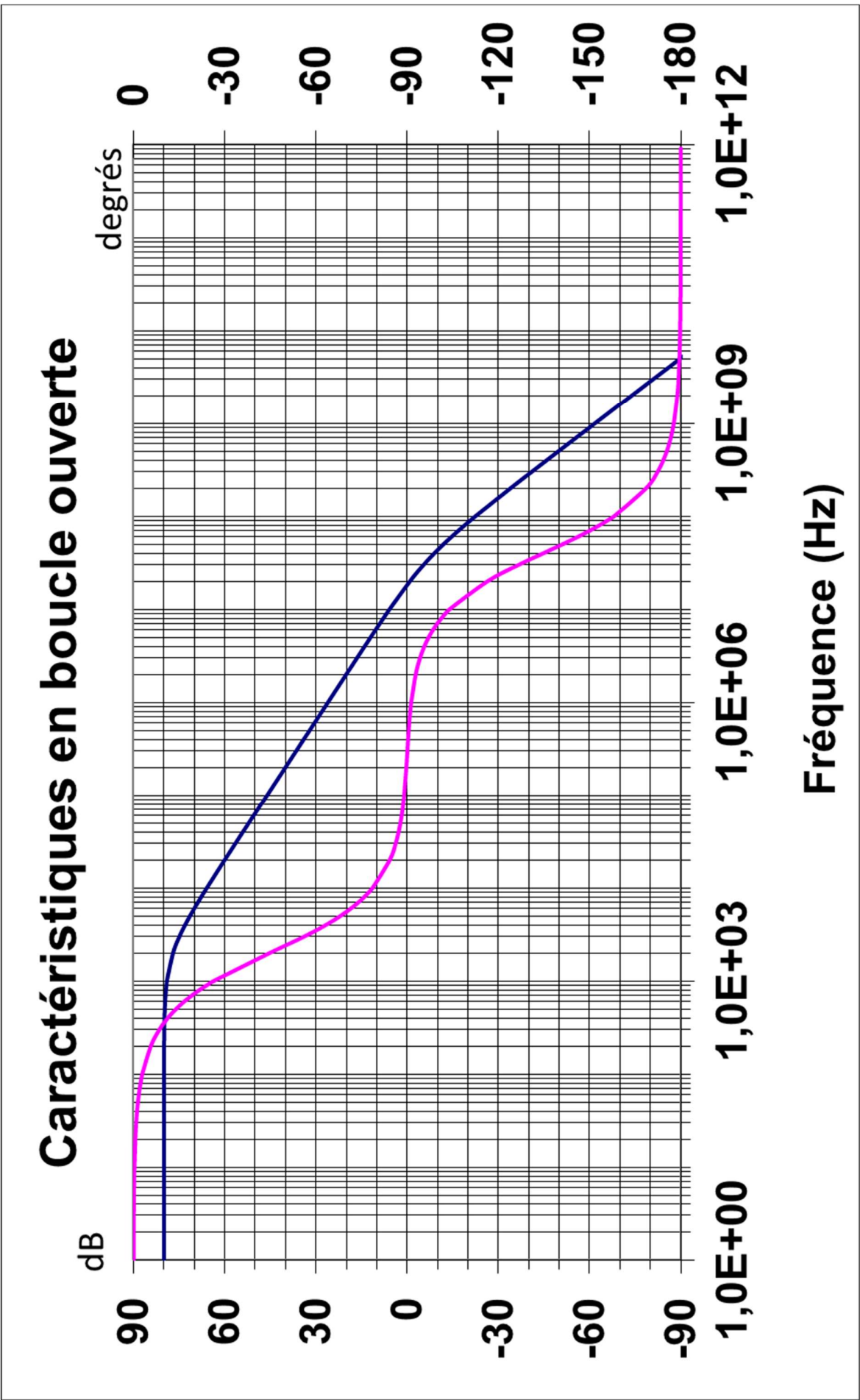
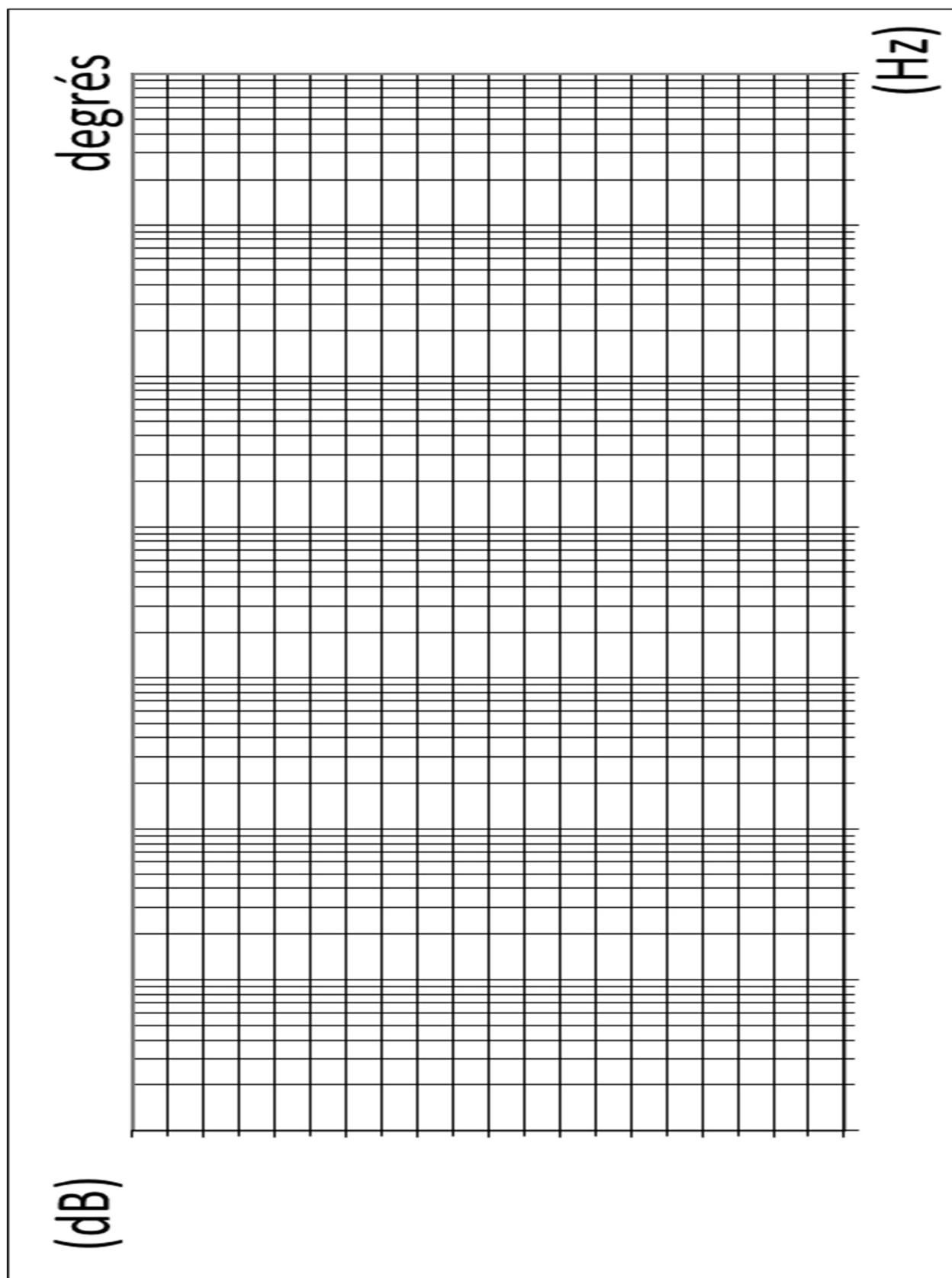


Figure 1e

Nom :



Nom :

Bruit en V1

Source de bruit	Expression littérale	Application numérique