Haute école d'ingénierie et de gestion du Canton de Vaud Département d'électricité et informatique

Programmation concurrente 1 (PCO1-B) Contrôle continu

Mardi 5 juin 2012 de 13h50 à 14h35

Remarques:

- Le contrôle comprend 3 questions.
- Aucune documentation permise.
- · Vos réponses doivent être brèves, concises et claires.
- Répondez uniquement sur les feuilles distribuées.
- Vous pouvez conserver l'énoncé.

Question 1 (2 points)

Nous avons traité en classe le problème où un ensemble de threads se répartissait en 2 classes selon les contraintes suivantes :

- Les threads appartenant à la même classe peuvent accéder concurremment à la ressource partagée.
- Les threads appartenant à différentes classes ne peuvent pas accéder à la ressource simultanément. Autrement dit, les threads de classes différentes s'excluent mutuellement.

Le code ci-dessous présente une implémentation en utilisant les moniteurs POSIX.

```
pthread mutex t protege = PTHREAD MUTEX INITIALIZER;
pthread cond t attente[2] = {PTHREAD COND INITIALIZER, PTHREAD COND INITIALIZER};
unsigned dedans[2] = \{0,0\};
void EntreeAcces(unsigned classe) // E1
{ // classe = 0 ou 1
while (dedans[1-classe] > 0)
  pthread_cond_wait(&attente[classe],&protege); // E5
                   // E6
dedans[classe] += 1;
// Accès à la ressource // E9
} /* fin de EntreeAcces */
//· s2
{ // classe = 0 ou 1
dedans[classe] -= 1;
if (dedans[classe] == 0)
            // S4
  } /* fin de SortieAcces */
```

Cette solution présente une famine potentielle, car si une classe obtient l'usage de la ressource et réussit à maintenir un flux constant d'accès, les threads de l'autre classe en seront pénalisés. Pour contourner cette situation, le développeur décide de mettre en place une priorité dynamique : dès que l'une des classes a plus de 8 threads en attente, les threads de l'autre classe n'ont plus le droit d'accéder à la ressource.

Donnez les modifications à faire au moniteur pour implémenter cette solution. (Vos modifications ne devront pas faire appel à de l'attente active, et les points sont attribués uniquement au code modifié et pas aux explications.)

Rappel sur les moniteurs Posix :

- pthread_mutex_t m = PTHREAD MUTEX INITIALIZER: déclare et initialise le verrou m;
- pthread mutex init(&m, NULL): permet d'initialiser un verrou et le mettre à l'état déverrouillé.
- pthread mutex lock(&m) : permet d'obtenir l'exclusion mutuelle du moniteur protégé par le verrou m;
- pthread_mutex_unlock(&m): permet de relâcher l'exclusion mutuelle du moniteur protégé par le verrou m;
- pthread_cond_t c = PTHREAD_COND_INITIALIZER ; déclare et initialise une variable condition c;
- pthread_cond_init(&c, NULL): permet d'initialiser dynamiquement la variable condition c;
- pthread_cond_wait(&c,&m): correspond à attendre sur la variable condition c, en relâchant le verrou m;
- pthread_cond_signal(&c): correspond à signaler la variable condition c.

Question 2 (1 point)

Dans cette question, nous avons **un** producteur fournissant des données à **des** consommateurs par l'intermédiaire de 2 tampons de 64 octets chacun. Si les données ont une taille \leq à 64 octets, nous pouvons directement appliquer la solution classique des producteurs et des consommateurs que nous avons vue en classe. Par contre, si ces données ont une taille supérieure à 64 octets mais inférieure à 256, un protocole possible entre le producteur et ses consommateurs serait que le premier octet du message contienne la taille des données déposées et que le producteur remplisse le reste du tampon partagé ainsi que les suivants avec les données à consommer. Un consommateur peut alors allouer un tampon (*malloc*) ayant la taille de la donnée, puis remplir ce tampon avec les données se trouvant dans les tampons partagés.

Une solution incomplète est donnée ci-dessous. Comment faut-il la changer pour que cette solution réponde à la spécification demandée? (Les points sont attribués uniquement au code modifié et pas aux explications.)

```
typedef unsigned char uint8;
int En, Hors;
uint8 Tampon[2][64];
sem_t Vide, Plein;
void IniTampon(void) {
                                                                         // I1
 En = Hors = 0;
                                                                            12
  sem_init(&Vide,0,2);
                                                                            I3
  sem init(&Plein,0,0);
                                                                            I4
} /* fin de IniTampon */
                                                                         // I5
void Depose(uint8 *donnee, uint8 taille) {
                                                                         // D1
  uint8 t;
                                                                         // D2
 sem wait(&Vide);
                                                                         // D3
  Tampon[En][0] = (uint8)taille;
                                                                         // D4
 memcpy(&Tampon[En][1],donnee, taille > 63 ? 63 : taille);
                                                                         // D5
  sem post(&Plein);
                                                                         // D6
  En = (En + 1) % 2;
                                                                         // D7
  for (t = 63; t < taille; t += 64) {
                                                                         // D8
     sem wait(&Vide);
                                                                         // D9
     memcpy(Tampon[En], \&donnee[t], taille-t>64?64:taille-t);
                                                                         // D10
     sem post(&Plein);
     En = (En + 1) % 2;
                                                                         // D12
                                                                         // D13
} /* fin de Depose */
                                                                         // D14
uint8 *Retire(uint8 *taille) {
                                                                         // R1
 uint8 t, *donnee;
                                                                         // R2
 sem_wait(&Plein);
                                                                         // R3
  *taille = Tampon[Hors][0];
                                                                         // R4
                                                                         // R5
 donnee = (uint8 *)malloc(*taille*sizeof(uint8));
 memcpy(&Tampon[Hors][1],donnee, *taille > 63 ? 63 : *taille);
                                                                         // R6
 sem_post(&Vide);
                                                                         // R7
 Hors = (Hors + 1) % 2;
                                                                         // R8
  for (t = 63; t < *taille; t +=64) {</pre>
                                                                         // R9
     sem wait(&Plein);
                                                                         // R10
     memcpy(Tampon[Hors],&donnee[t],*taille-t>64?64:*taille-t);
                                                                         // R11
     sem_post(&Vide);
                                                                         // R12
    Hors = (Hors + 1) % 2;
                                                                         // R13
  }
                                                                         // R14
 return donnee;
                                                                         // R15
} /* fin de Retire */
                                                                         // R16
```

Remarque : Pour une communication USB, certains constructeurs de microcontrôleurs mettent à disposition 2 tampons de 64 octets et ayant un contrôle de flux pour éviter l'écrasement de tampons encore à consommer. Ici, le pilote d'entrée de l'USB s'apparente à un producteur.

Rappel sur les sémaphores Posix :

- sem_t a : déclare un sémaphore
- sem_init(&a,0,n): correspond à initialiser le sémaphore a à n (n doit être ≥ 0);
- sem_wait(&a): correspond à P(a);
 - sem_post(&a): correspond à V(a).

Question 3 (2 points)

Les fonctions données sur la page suivante permettent de résoudre le problème d'**un** producteur fournissant des items à *N* consommateurs et où chaque consommateur doit consommer l'item produit. Les consommateurs sont numérotés de 0 à N-1 et appellent la fonction *Preleve* en passant leur numéro. Cette solution est cependant fausse.

- (a) En vous servant d'un exemple d'exécution, montrez la faille décelée. (0,8 points)
- (b) Montrez comment corriger ce code. (Les points sont attribués uniquement au code modifié et pas aux explications.) (1,2 points)

Indication: La fonction *memcpy()* copie *n* octets depuis la zone mémoire *src* vers la zone mémoire *dest*.

void *memcpy(void *dest, const void *src, size_t n);

```
#define N 2
#define Vide false
#define Plein true
static ITEM Element;
static ITEM Element;
static sem_t Mutex, AttendreVide, AttendrePlein; // 2
Etat[i] = Vide; // I7
AttenteProd = AttenteCons = 0; // I8
    return true; // I9
        // 110
} /* fin de InitialiseTampon */ // I12
bool TamponVide(void) /
bool TamponVide(void) { // T1
int i; // T2

for (i = 0; i < N; i += 1) // T3

if (Etat[i] == Plein) return false; // T4
void Depose(ITEM item) { // D1
        // D2
sem_wait(&Mutex); // D3
if (!TamponVide()) { // D4
  AttenteProd += 1; // D5
  sem_post(&Mutex); // D6
sem_wait(&AttendreVide); // D7
sem_wait(&Mutex); // D8
       // D9
if (AttenteCons > 0) {
   sem_post(&AttendrePlein); // D15
  AttenteCons = 0; // D16
        // D17
ITEM Preleve(int id) { // id = 0 .. N-1 // P1
ITEM item;
       // P2
AttenteCons += 1; // P5
  sem_wait(&Mutex); // P8
       // P9
item = Element; // P10
sem_post(&AttendreVide); // P14
        // P15
sem_post(&Mutex); // P16
return item; // P17
} /* fin de Preleve */ // P18
```

asestion 2

comme il ya plusieurs consommateurs, il fatmettre en place una exclusion motuelle entre eux.

ligne wount II

sem-init (d motex 10,1);

ontra ligna Riet Rz sam-wait (2 motes);

entra ligne R14 et R15
sem post (2 motex);



