# Haute école d'ingénierie et de gestion du Canton de Vaud Département TIC Programmation concurrente 1 (PCO 1)

# Contrôle continu du mardi 19 avril 2011 de 11h15 à 12h00

#### Remarques:

- Ce contrôle comprend 4 questions.
- Aucune documentation permise.
- Répondez directement sur l'énoncé.
- N'utilisez pas de couleur rouge.

Nom:..

Question	Résultat
1	1,2
2	0-1
3	0.1
4	0.5
Total	1.9
Note	3.1

Question 1 (1,6 points)

Répondez aux questions posées.

(1) Qu'est-ce qu'une action atomique? (0,4 point)

c'est une action qui n'est pas divisible. exemple, plusieurs instructions qui doivent s'exécuter à lasoite sans atre coupé (interrompul

action Indivisible, granalement une instruction

(2) Parmi les états possibles d'une tâche (thread), il y a l'état dit zombie. Pourquoi faut-il cet état? (0,4 point)

c'est quande un thread a fini son execution et c'est avant que l'on lasse une jointure pour passer à l'état terminé utile pour dire que il existe mais qu'il ne fait rien. ox that transitaire permettant de retourner des valeur anrahour... tinfo dans cours.

(3) Dans le concept de la programmation concurrente, qu'est qu'une préemption? De manière générale, est-il possible d'éviter une préemption? Justifiez votre réponse. (0,4

on c'est le passage de l'étatélu à l'état-prêty c'est quand un thread recomme les actions qu'il a à faire (boucle while (true)).

on part l'éviter si la thread ne s'exécuta que une saula fais. non sefaire voler la processeur à son insu. interromp la ta the dans sont exécution. non pas possible d'enleuer les intetruptions donc pas éviter les préempte

c'est Verdannanceur qui gere l'ordre d'exécution.

(4) Pour un problème multi-threadé et ayant une solution par sémaphores, est-il aussi possible de réaliser ce problème uniquement avec des verrous POSIX? Justifiez votre réponse. (0,4 point)

réponse. (0,4 point)

0.2 oui cela est possible c'ost plus dur à réaliser car lesséma phores

pauvent avoir des valeurs entières donc bloquage plusieurs pois alors que verrous ont que true et false donc hloquer que 1/koje on fait les fonctions perso incoda. entitisant les cecine justifie pos votre répos co in justifie pos votre réponse

(CEZ 4/18/11)

## Question 2 (1,4 points)

En s'inspirant de l'algorithme d'exclusion mutuelle de Peterson, nous pouvons concevoir les 2 procédures ci-dessous pour réaliser une exclusion mutuelle entre 3 tâches (threads). La procédure Prelude précède une section critique, alors que Postlude libère cette section critique.

```
volatile int tour = 0;
volatile bool intention[3] = {false, false, false};
void Prelude(int id)
{ // id = 0, 1, ou 2 }
                                                                            //1
  intention[id] = true;
                                                                            1/2
  tour = (id + 4) % 3;
  while ((intention[(id+4)%3] || intention[(id+2)%3]) && tour != id) //3
                                                                            1/4
} /* fin de Prelude */
void Postlude(int id)
\{ // \text{ id} = 0, 1 \text{ ou } 2 
                                                                            //5
  intention[id] = false;
} /* fin de Postlude */
```

L'exclusion mutuelle est-elle préservée pour une section critique commune entre les 3 tâches? Justifiez votre réponse.

(Les tâches ont des identificateurs uniques compris entre 0 et 2, et chaque section critique est immédiatement précédée par Prelude et immédiatement suivie par Postlude.)

poor savair on doit essayer de voir si gena 2 003 qui peuvent être en même temps dans la soction scritique. pour cela, les 3 doivent être sortia de la boucle while. et pour en sortir les 2 autres tâches (soit l'une soit l'autre) ne doivent pas vouloir rentrer et que l'id du tour soit différent du notre.

alors ou; l'exclusion mutuelle est yarantie

uestion 2 (suite) donc 3 par exemple, tour part pandre l'une de volents donc 2 tour part pandre l'une de volent soit y en a plusieurs qui veule nt rentrer alors la variablesalundes Question 2 (suite) tour départagera qui va entrer en section critique. pas toujou au début du post lude en vaindiquer notre intention de rentrer 29 S.C. stindiquerque c'est la tour de la tache suivante avant de tester si in peut nous entrer en S. C. donc si o et 1 veuleut entrer tour peut prendiels à la fin quand on fait le postlude onindique que l'en aplus envie d'entrer en S.C. car on vient d'en sortir.

il n'y pas grand chose de juste ici.

il y a d'antes cas de figure que nous n'avez pas considéré.

Principa poursuivi: Quand ily a un conflit pour l'accès (c'està dire plusieurs tàches vevlont entreren s.(.), "tour"indique quiale drait de sortir de saboucle. Ainsi Intache i positionne tour"à

tour

Maissil ya déjà une tache dedans, il faudrait aussi quales 2 autre stackes puisse metre tour à l'indice de calvi qui est de dans.

ce qui n'est pas possible; si la tache o est dedans, les zautres tachespeuvent faire tachez tache 1 intention[] = true intention[] = true tour =0 Four = 7 -) Sortdu

(CEZ 4/18/11)

## Question 3 (1,4 points)

où est cette procedure?

Nous souhaitons réaliser une procédure qui met en couple des tâches (threads). Les tâches sont initialement réparties en 2 groupes et chaque groupe est composé d'un nombre quelconque de tâches. L'objectif poursuivi par la procédure

void MettreEnCouple(bool groupe)

est de coupler une tâche appartenant à un groupe avec une autre tâche de l'autre groupe. Quand une tâche appelle cette procédure, s'il n'y a pas de tâche appartenant au groupe inverse, cette tâche attend; sinon, la tâche réveille l'une des tâches du groupe inverse et les 2 tâches poursuivent leur exécution.

En utilisant uniquement des sémaphores Posix, proposez une implémentation de la procédure demandée. <u>Votre implémentation doit aussi fournir une procédure permettant d'initialiser vos variables partagées.</u>

Pour cette question, il n'est pas nécessaire de traiter les erreurs retournées par les fonctions sem init, sem wait, et sem post.

Rappel sur les sémaphores Posix :

- sem\_init(&s,0,n): correspond à initialiser le sémaphore s de type sem\_t à n (n doit être ≥ 0);
- sem\_wait(&s):correspond à P(s); +1
- sem post(&s): correspond à V(s). -)

#### Votre implémentation:

11 tache x (du groupe 0)

void \* tachex (void \* arg)

sem -wait (&s): Mattent Whe tache
mettre En (ouple (1);

sem -post &s);

void init (void).

§ int n = 6: 0 6 poor l'example
sem\_t \$;

som\_init (Rs, ofn);

s'il y

Vaid + tacke X (void + arg)

som\_wait (& s); //altentane tache
mittre En (oople (o);
sem-post (& s);

s'il y a attente dans Mettre En Couph () comme c'est indiqué dans l'énouce il y a interblocage

engros c'est commo cela.

s'il y a n taches à quoi sert le semanhore car toutes le taches persont appeller Methre En Couple.

0.1

3

Question 3 (suite)

pthread\_mutex\_unlock(v->mutex);

## Question 4 (0,6 point)

Les verrous POSIX comprennent une fonction appelée pthread\_mutex\_trylock qui permet de verrouiller un verrou si et seulement si le verrou n'est pas encore verrouillé.

Pour cette question, *nous supposons que cette fonction pthread\_mutex\_trylock n'existe pas*, et l'objectif est de réaliser une telle fonction opérant sur un verrou.

L'implémentation proposée ci-dessous comporte un certain nombre d'erreurs <u>et qu'il faut</u> <u>corriger</u> afin d'obtenir le verrou ayant la fonctionnalité souhaitée.

```
Rappel sur les verrous Posix:
   pthread mutex t m = PTHREAD MUTEX INITIALIZER: déclare et initialise le verrou m;
   pthread mutex init(&m): initialise le verrou m à l'état déverrouillé;
   pthread mutex lock(&m): permet d'obtenir l'accès au verrou m;
   pthread mutex unlock(&m): permet de relâcher le verrou m.
typedef struct VERROU {
                                                             rna oublie purtoit de
  pthread mutex t mutex;
                                                               passer par pointeur
quand on fait desinit
  pthread mutex t verrou;
  int pris;
} VERROU;
void Verrou Init(VERROU *v) {
  // Initialise un enregistrement VERROU
                                                              // 1
  pthread mutex init(v->mutex);
                                                              // 2
  pthread mutex init(v->verrou);
                                                              // 3
  pris = 0;
  /* fin de VerrouInit */
bool Verrou Essaie(VERROU *v) {
  // Verrouille VERROU seulement s'il est disponible et
  // le laisse tel quel autrement (correspond à trylock).
  pthread mutex lock(v->mutex);
  if (pris > 0) {
     pthread_mutex_unlock(v->mutex);
     return false; // indique que VERROU n'est pas obtenu //
  else { pos car pos =0 => pamage à 1.
                                                                9
     pthread_mutex_unlock(v->mutex);
     pthread_mutex_lock(v->verrou);
     return true; // indique que VERROU est obtenu
void Verrou Verrouille(VERROU *v) {
  // Verrouille inconditionnellement VERROU (correspond à lock).
  pthread mutex_lock(v->mutex);
                                                             // 14
V⇒pris += 1;
  pthread mutex lock(v->verrou); \
  pthread_mutex_unlock(v->mutex);
void Verrou Deverrouille(VERROU *v) {
  // Déverrouille VERROU (correspond à unlock).
                                                             // 18
  pthread mutex lock(v->mutex);
                                                             // 19
V-)pris -= 1;
                                                             // 20
  pthread_mutex_unlock(v->verrou);
```

// 21

- 1) échanger ligna met az pour que le pris += 1 at le lock du verrou soit atomiqus.
- 1) 1.10 += 1 pour dire que yena 1 de plus
- 3) à chaque fois que l'en viilise lavariable pris"
  on duit mettre V-> pris car c'est un champs de la struct.
  et pas just e une variable globale.

0.5

## Haute école d'ingénierie et de gestion du Canton de Vaud Département TIC Programmation concurrente 1 (PCO 1)

## Solutions possibles de la question 3 du contrôle continu du mardi 19 avril 2011

```
Solution 1
     sem_t attente[2], mutex;
     int nbAttente[2];
     void Initialise1(void) {
       int i;
       for (i = 0; i < 2; i += 1) {
          nbAttente[i] = 0;
          sem init(&attente[i],0,0);
       sem init(&mutex,0,1);
     void MettreEnCouple1(bool groupe) {
       int i = !groupe; // Groupe inverse
       sem wait(&mutex);
       if (nbAttente[i] > 0) { // Membre autre groupe présent?
                               // OUI: le réveiller
          nbAttente[i] -= 1;
          sem post(&mutex);
          sem post(&attente[i]);
       else {
          nbAttente[1-i] += 1; // NON: attendre
          sem post(&mutex);
          sem wait(&attente[1-i]);
     }
```

### Solution 2

```
sem_t attente[2]; // Compteur de présence et attente
void Initialise2(void) {
   sem_init(&attente[0],0,0);
   sem_init(&attente[1],0,0);
}

void MettreEnCouple2(bool groupe) {
   int i = !groupe; // groupe inverse
   sem_post(&attente[!i]);
   sem_wait(&attente[i]);
}
```

#### **Solution 3**

```
sem t attente, mutex;
int nbAttente;
bool groupeEnAttente;
void Initialise3(void) {
  nbAttente = 0;
  sem init(&attente,0,0);
  sem init(&mutex,0,1);
void MettreEnCouple3(bool groupe) {
  bool g = !groupe;
                     // Groupe inverse
  sem wait(&mutex);
  if (nbAttente > 0 && g == groupeEnAttente) {
     nbAttente -= 1; // 1 membre du groupe inverse est présent
     sem post(&mutex);
     sem post(&attente);
  else { // Attendre sur un membre du groupe inverse
     nbAttente += 1;
     groupeEnAttente = !g; // Indique le groupe si nbAttente=1
     sem post(&mutex);
     sem wait(&attente);
}
```

# **Exercice supplémentaire**

Nous souhaitons reprendre le même problème, mais cette fois-ci, l'appelant de la fonction MettreEnCouple devrait connaître l'identifiant de la tâche avec laquelle il forme un couple: pthread\_t MettreEnCouple(bool groupe);
L'identifiant d'un thread s'obtient par la fonction pthread t pthread self(void).