

硬件综合课程设计附件 1

姓名		班级		学号	
项目名称					
<p>一、你在项目开发过程中采用的是什么集成环境，有没有使用仿真过程？你所使用环境的仿真工具有什么优缺点与局限性？（不少于 300 字）</p>					
<p>二、你的项目设计采用什么方式（集成电路/芯片、HDL）？它在成本、经济方面有什么优势？你认为硬件描述语言相比传统的电路设计方式在成本上有什么优势？（不得少于 300 字）</p>					

三、与传统设计方式相比较，EDA 技术有什么特点？对于环境、能源、可持续性发展等有什么优缺点？（不少于 300 字）