

寄存器定义

MCU 控制寄存器- MCUCR

MCUCR – MCU 控制寄存器								
MCUCR: 0x35(0x55)				默认值: 0x00				
MCUCR	FWKEN	FPDEN	EXRFD	PUD	IRLD	IFAIL	IVSEL	WCE
R/W	R/W	R/W	R/W	R/W	W/O	R/O	R/W	R/W
位定义								
[0]	WCE	MCUCR 更新使能位, 在更新 MCUCR 之前, 需要首先设置此位, 然后在 6 个周期内完成对 MCUCR 寄存器的更新						
[1]	IVSEL	中断向量选择位, 此位置 1 后, 中断向量地址将根据 IVBASE 寄存器的值映射到新的地址						
[2]	IFAIL	系统配置位加载失败标志位, 0 = 配置信息校验通过 1 = 配置信息加载失败						
[3]	IRLD	写 1 将重新加载系统配置信息						
[4]	PUD	全局上拉禁止位 0 = 使能全局上拉控制 1 = 关闭所有 IO 的上拉电阻						
[5]	EXRFD	外部复位滤波禁止位 0 = 使能外部复位的(190us)数字滤波器 1 = 禁用外部复位的数字滤波电路						
[6]	FPDEN	Flash Power/down 使能控制 0: 系统 SLEEP 后 FLASH 保持上电状态 1: 系统 SLEEP 后 FLASH 断电						
[7]	FWKEN	快速唤醒模式使能控制, 仅对 Power/Off 模式有效 0: 260us 滤波延时 1: 32us 滤波延时						

中断向量基地址寄存器 - IVBASE

IVBASE – 中断向量基地址寄存器		
IVBASE: 0x75		默认值: 0x00
IVBASE	IVBASE[7:0]	
R/W	R/W	
位定义		
[7:0]	IVBASE	如果 IVSEL 为 1, 中断向量(复位向量除外)将以 IVBASE 为基地址在 512 字节的页面上重新映射。 映射后的中断向量基地址为: $(IVBASE \ll 8) +$ 表 1 中对应的向量地址