

端口 D 复用功能

引脚	复用功能描述
PD7	ACXN (模拟比较器 0/1 公用负端输入) PCINT23 (引脚电平变化中断 23)
PD6	ACOP (QFP32: 模拟比较器 0 正端输入) OC0A (定时/计数器 0 比较匹配输出 A) OC3A (QFP32: 定时/计数器 3 比较匹配输出 A) PCINT22 (引脚电平变化中断 22)
PD5	T1 (定时/计数器 1 外部计数时钟输入) OC0B (定时/计数器 0 比较匹配输出 B) PCINT21 (引脚电平变化中断 21)
PD4	XCK (USART 外部时钟输入/输出) DAO(内部 8bit DAC 模拟输出) T0 (定时/计数器 0 外部计数时钟输入) PCINT20 (引脚电平变化中断 20)
PD3	INT1 (外部中断输入 1) OC2B (定时/计数器 2 比较匹配输出 B) PCINT19 (引脚电平变化中断 19)
PD2	INT0 (外部中断输入 0) AC00 (比较器 0 输出) OC3B (QFP32: 定时/计数器 3 比较匹配输出 B) PCINT18 (引脚电平变化中断 18)
PD1	TXD (USART 数据输出) OC3A (QFP32: 定时/计数器 3 比较匹配输出 A) PCINT17 (引脚电平变化中断 17)
PD0	RXD (USART 数据输入) PCINT16 (引脚电平变化中断 16)

ACXN/OC2B/PCINT23- 端口 D 引脚 7

ACXN: 模拟比较器 0/1 公用负端输入

OC2B: 定时/计数器 2 的 B 组比较匹配输出。PD7 可以作为定时/计数器 2 比较匹配的外部输出。此时必须通过 DDD7 将引脚设置为输出。同时，OC2B 也是定时器 2 的 PWM 模式输出引脚；

PCINT23: 引脚电平变化中断 23

ACOP/OC0A/PCINT22- 端口 D 引脚 6

ACOP: 模拟比较器 0 正端输入。

OC0A: 定时/计数器 0 的 A 组比较匹配输出。PD6 可以作为定时/计数器 0 比较匹配的外部输出。此时必须通过 DDD6 将引脚设置为输出。同时，OC0A 也是定时器 0 的 PWM 模式输出引脚

PCINT22: 引脚电平变化中断 22