		COM3C 的 1 位或者 2 位都置位,输出比较波形占据着 OC3C 引脚,不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下,COM3C 对输出比较波形的控制也不同,具体见比较输出模式控制表格描述。
1	WGM31	波形产生模式控制次低位。 WGM31 和 WGM33,WGM32,WGM30 一起组成波形产生模式控制 WGM3[3:0],控制计数器的计数方式和波形产生方式,具体见波形产生模式表格描述。
0	WGM30	波形产生模式控制最低位。 WGM30 和 WGM33,WGM32,WGM31 一起组成波形产生模式控制 WGM3[3:0],控制计数器的计数方式和波形产生方式,具体见波形产生模式表格描述。

下表为非 PWM 模式 (即普通模式和 CTC 模式)下,比较输出模式对输出比较波形的控制。 非 PWM 模式下比较输出模式控制

COM3x[1:0]	描述	
0	0C3x 断开, 通用 IO □操作	
1	比较匹配时翻转 OC3x 信号	
2	比较匹配时清零 OC3x 信号	
3	比较匹配时置位 OC3x 信号	

下表为快速 PWM 模式下比较输出模式对输出比较波形的控制。

快速 PWM 模式下比较输出模式控制

COM3x[1:0]	描述
0	OC3x 断开, 通用 IO □操作
1	WGM3 为 15 时:比较匹配时翻转 0C3A 信号, 0C3B 断开
1	WGM3 为其它值时: OC3x 断开, 通用 IO □操作
2	比较匹配时清零 0C3x 信号,最大值匹配时置位 0C3x 信号
3	比较匹配时置位 0C3x 信号,最大值匹配时清零 0C3x 信号

下表为相位修正模式下比较输出模式对输出比较波形的控制。

相位修正和相位频率修正 PWM 模式下比较输出模式控制

COM3x[1:0]	描述
0	<b>0C3x</b> 断开,通用 <b>IO</b> □操作
1	WGM3 为 9 或 11 时: 比较匹配时翻转 0C3A 信号, 0C3B 断开 WGM3 为其它值时: 0C3x 断开, 通用 IO □操作
2	升序计数下比较匹配清零 0C3x 信号,降序计数下比较匹配置位 0C3x 信号
3	升序计数下比较匹配置位 0C3x 信号,降序计数下比较匹配清零 0C3x 信号