

## TC0 中断屏蔽寄存器- TIMSK0

TIMSK0 – TC0 中断屏蔽寄存器								
地址: 0x6E					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	-	-	-	-	-	OCIE0B	OCIE0A	TOIE0
R/W	-	-	-	-	-	R/W	R/W	R/W
Bit	Name	描述						
7:3		保留。						
2	OCIE0B	TC0 输出比较 B 匹配中断使能位。 当 OCIE0B 位为“1”，且全局中断置位，TC0 输出比较 B 匹配中断使能。当比较匹配发生时，即 TIFR0 中 OCF0B 位被置位时，中断产生。 当 OCIE0B 位为“0”时，TC0 输出比较 B 匹配中断被禁止。						
1	OCIE0A	TC0 输出比较 A 匹配中断使能位。 当 OCIE0A 位为“1”，且全局中断置位，TC0 输出比较 A 匹配中断使能。当比较匹配发生时，即 TIFR0 中 OCF0A 位被置位时，中断产生。 当 OCIE0A 位为“0”时，TC0 输出比较 A 匹配中断被禁止。						
0	TOIE0	TC0 溢出中断使能位。 当 TOIE0 位为“1”，且全局中断置位，TC0 溢出中断使能。当 TC0 发生溢出，即 TIFR 中的 TOV0 位被置位时，中断产生。 当 TOIE0 位为“0”时，TC0 溢出中断被禁止。						

## TC0 中断标志寄存器- TIFR0

TIFR0 – TC0 中断标志寄存器								
地址: 0x35					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OC0A	OC0B	-	-	-	OCF0B	OCF0A	TOV0
R/W	R/O	R/O	-	-	-	R/W	R/W	R/W
Bit	Name	描述						
7	OC0A	输出比较波形信号 OC0A。 输出比较波形信号 OC0A，软件可读但不可写。软件可在未使能 OC0A 信号输出至其相应 IO 引脚上之前，可先读取 OC0A 位的值来获取将要输出比较波形信号的极性，并可通过配置 COM0A 位和置位 FOC0A 位来改变其极性，避免在使能 OC0A 信号输出至其相应 IO 引脚上之后产生多余的干扰脉冲。						
6	OC0B	输出比较波形信号 OC0B。 输出比较波形信号 OC0B，软件可读但不可写。软件可在未使能 OC0B 信号输出至其相应 IO 引脚上之前，可先读取 OC0B 位的						