

		当设置 <b>WDIE</b> 位为“0”时， <b>WDT</b> 中断被禁止。 <b>WDIE</b> 位和 <b>WDE</b> 位一起决定看门狗的工作模式，如下表所示。																				
		<table><tr><th><b>WDE</b></th><th><b>WDIE</b></th><th>模式</th><th>溢出后动作</th></tr><tr><td><b>0</b></td><td><b>0</b></td><td>停止</td><td>无</td></tr><tr><td><b>0</b></td><td><b>1</b></td><td>中断模式</td><td>中断</td></tr><tr><td><b>1</b></td><td><b>0</b></td><td>复位模式</td><td>复位</td></tr><tr><td><b>1</b></td><td><b>1</b></td><td>中断复位模式</td><td>中断后复位</td></tr></table>	<b>WDE</b>	<b>WDIE</b>	模式	溢出后动作	<b>0</b>	<b>0</b>	停止	无	<b>0</b>	<b>1</b>	中断模式	中断	<b>1</b>	<b>0</b>	复位模式	复位	<b>1</b>	<b>1</b>	中断复位模式	中断后复位
<b>WDE</b>	<b>WDIE</b>	模式	溢出后动作																			
<b>0</b>	<b>0</b>	停止	无																			
<b>0</b>	<b>1</b>	中断模式	中断																			
<b>1</b>	<b>0</b>	复位模式	复位																			
<b>1</b>	<b>1</b>	中断复位模式	中断后复位																			
[5]	<b>WDP3</b>	<b>WDT</b> 预分频因子选择控制第 3 位。 <b>WDP[3]</b> 和 <b>WDP[2:0]</b> 组成 <b>WDT</b> 预分频因子选择位 <b>WDP[3:0]</b> ，用来设置 <b>WDT</b> 的溢出周期。																				
[4]	<b>WDTOE</b>	<b>WDT</b> 关闭使能控制位。 当要把 <b>WDE</b> 位清零时， <b>WDTOE</b> 位须置位，否则 <b>WDT</b> 不会被关闭。 当 <b>WDTOE</b> 位被置位后，硬件会在 4 个时钟周期后清零 <b>WDTOE</b> 位。																				
[3]	<b>WDE</b>	<b>WDT</b> 使能控制位。 当设置 <b>WDE</b> 位为“1”时， <b>WDT</b> 被使能。当设置 <b>WDE</b> 位为“0”时， <b>WDT</b> 被禁止。 只有在 <b>WDTOE</b> 位置位时 <b>WDE</b> 才能被清零。要关闭已经使能了的 <b>WDT</b> ，必须按照下列时序操作： 1. 同时置位 <b>WDTOE</b> 和 <b>WDE</b> 位，即使 <b>WDE</b> 已经被置位，在关闭操作开始之前也必须对 <b>WDE</b> 位写入“1”； 2. 在接下来的 4 个时钟周期内，对 <b>WDE</b> 位写入“0”。这将关闭 <b>WDT</b> 。 当 <b>WDE</b> 位为“1”且 <b>WDT</b> 溢出复位系统后会置位 <b>WDT</b> 复位系统标志 <b>WDRF</b> （位于 <b>MCUSR</b> 寄存器）。当 <b>WDRF</b> 位处于置位状态时会置位 <b>WDE</b> 位。因此要清零 <b>WDE</b> 位，必须先清零 <b>WDRF</b> 位。																				
[2:0]	<b>WDP</b>	<b>WDT</b> 预分频因子选择控制。 用来设置 <b>WDT</b> 的溢出周期。建议在 <b>WDT</b> 未计数时改变 <b>WDP</b> 的值，在计数过程中改变 <b>WDP</b> 的值就会产生不可预期的 <b>WDT</b> 溢出。																				

看门狗预分频选择列表：

<b>WDP3</b>	<b>WDP2</b>	<b>WDP1</b>	<b>WDP0</b>	看门狗定时器 溢出周期数	32KHz 时钟	2MHz 时钟
0	0	0	0	2K cycles	64ms	1ms
0	0	0	1	4K cycles	128ms	2ms
0	0	1	0	8K cycles	256ms	4ms
0	0	1	1	16K cycles	512ms	8ms
0	1	0	0	32K cycles	1s	16ms
0	1	0	1	64K cycles	2s	32ms
0	1	1	0	128K cycles	4s	64ms
0	1	1	1	256K cycles	8s	128ms
1	0	0	0	512K cycles	16s	256ms
1	0	0	1	1024K cycles	32s	512ms