

		<p>当设置 <b>PCINT18</b> 位为“1”时，PD2 引脚电平改变中断被使能。PD2 引脚上的电平改变将置位 <b>PCIF2</b>，若 <b>PCIE2</b> 位和全局中断置位，将会产生 <b>PCI2</b> 中断。</p> <p>当设置 <b>PCINT18</b> 位为“0”时，PD2 引脚电平改变中断被禁止。</p>
1	PCINT17	<p>引脚改变使能屏蔽位 17。</p> <p>当设置 <b>PCINT17</b> 位为“1”时，PD1 引脚电平改变中断被使能。PD1 引脚上的电平改变将置位 <b>PCIF2</b>，若 <b>PCIE2</b> 位和全局中断置位，将会产生 <b>PCI2</b> 中断。</p> <p>当设置 <b>PCINT17</b> 位为“0”时，PD1 引脚电平改变中断被禁止。</p>
0	PCINT16	<p>引脚改变使能屏蔽位 16。</p> <p>当设置 <b>PCINT16</b> 位为“1”时，PD0 引脚电平改变中断被使能。PD0 引脚上的电平改变将置位 <b>PCIF2</b>，若 <b>PCIE2</b> 位和全局中断置位，将会产生 <b>PCI2</b> 中断。</p> <p>当设置 <b>PCINT16</b> 位为“0”时，PD0 引脚电平改变中断被禁止。</p>

### PCMSK3 – 引脚改变中断屏蔽寄存器 3

PCMSK3 – 引脚改变屏蔽寄存器 3								
地址: 0x73					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	PCINT31	PCINT30	PCINT29	PCINT28	PCINT27	PCINT26	PCINT25	PCINT24
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	PCINT31	<p>引脚改变使能屏蔽位 31。</p> <p>当设置 <b>PCINT31</b> 位为“1”时，PE7 引脚电平改变中断被使能。PE7 引脚上的电平改变将置位 <b>PCIF3</b>，若 <b>PCIE3</b> 位和全局中断置位，将会产生 <b>PCI3</b> 中断。</p> <p>当设置 <b>PCINT31</b> 位为“0”时，PE7 引脚电平改变中断被禁止。</p>						
6	PCINT30	<p>引脚改变使能屏蔽位 30。</p> <p>当设置 <b>PCINT30</b> 位为“1”时，PE6 引脚电平改变中断被使能。PE6 引脚上的电平改变将置位 <b>PCIF3</b>，若 <b>PCIE3</b> 位和全局中断置位，将会产生 <b>PCI3</b> 中断。</p> <p>当设置 <b>PCINT30</b> 位为“0”时，PE6 引脚电平改变中断被禁止。</p>						
5	PCINT29	<p>引脚改变使能屏蔽位 39。</p> <p>当设置 <b>PCINT29</b> 位为“1”时，PE5 引脚电平改变中断被使能。PE5 引脚上的电平改变将置位 <b>PCIF3</b>，若 <b>PCIE3</b> 位和全局中断置位，将会产生 <b>PCI3</b> 中断。</p> <p>当设置 <b>PCINT29</b> 位为“0”时，PE5 引脚电平改变中断被禁止。</p>						
4	PCINT28	<p>引脚改变使能屏蔽位 28。</p> <p>当设置 <b>PCINT28</b> 位为“1”时，PE4 引脚电平改变中断被使能。PE4 引脚上的电平改变将置位 <b>PCIF3</b>，若 <b>PCIE3</b> 位和全局中断置位，将会产生 <b>PCI3</b> 中断。</p> <p>当设置 <b>PCINT28</b> 位为“0”时，PE4 引脚电平改变中断被禁止。</p>						
3	PCINT27	引脚改变使能屏蔽位 27。						