

		中断。
4	RXEN	接收使能位。 置位后启动 USART 接收器。RxD 引脚的通用 IO 功能被 USART 接收所取代。禁止接收器将刷新接收缓冲器，并使 FE、DOR 及 PE 标志无效。
3	TXEN	发送使能位。 置位后启动 USART 发送器。TxD 引脚的通用 IO 功能被 USART 发送所取代。TXEN 清零后，只有等到所有的数据发送完成后才能够真正禁止 USART 发送。
2	UCSZ2	字符长度控制第 2 位。 UCSZ2 与 UCSRC 寄存器的 UCSZ1:0 结合在一起设置数据帧所包含的数据位数。
1	RXB8	接收数据第 8 位。 当数据帧长度为 9 位时，RXB8 是接收数据的最高位。读取 UDR 所包含的低 8 位数据之前要先读取 RXB8。
0	TXB8	发送数据第 8 位。 当数据帧长度为 9 位时，TXB8 是发送数据的最高位。写入 UDR 所包含的低 8 位数据之前要先写入 TXB8。

UCSRC– USART 控制和状态寄存器 C

UCSRC- USART 控制和状态寄存器 C								
地址: 0xC2					默认值: 0x06			
Bit	7	6	5	4	3	2	1	0
Name	UMSEL1	UMSEL0	UPM1	UPM0	USBS	UCSZ1	UCSZ0	UCPOL
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:6	UMSEL1:0	USART 模式选择位。 UMSEL 选择同步或异步操作模式。						
		UMSEL			模式			
		0			USART 异步操作模式			
		1			USART 同步操作模式			
		2			SPI 从机操作模式			
		3			SPI 主机操作模式			
5:4	UPM1:0	奇偶校验模式选择位。 高位 UPM1 选择使能或禁止奇偶校验，低位 UPM0 选择奇校验或偶校验。						
		UPM1:0			模式			
		0			禁止奇偶校验			
		1			保留			
		2			使能偶校验			
		3			使能奇校验			
3	USBS	停止位选择位。选择停止位的位数。						
		USBS			停止位位数			
		0			1			