

中断处理程序一结束，一个新的中断就会产生。

### 禁止接收器

与发送器相比，禁止接收器即刻起作用。正在接收的数据将丢失。禁止接收器（RXEN 清零）后，接收器将不再占用 RxD 引脚，接收缓冲器也会被刷新。

### 寄存器定义

USART 寄存器列表

寄存器	地址	默认值	描述
UCSRA	0xC0	0x20	USPI 控制和状态寄存器 A
UCSRB	0xC1	0x00	USPI 控制和状态寄存器 B
UCSRC	0xC2	0x06	USPI 控制和状态寄存器 C
UBRRH	0xC4	0x0	USPI 波特率寄存器低字节
UBRRH	0xC5	0x0	USPI 波特率寄存器高字节
UDR	0xC6	0x0	USPI 数据寄存器

#### UCSRA – USPI 控制和状态寄存器 A

UCSRA – USPI 控制和状态寄存器 A								
地址: 0xC0					默认值: 0x20			
Bit	7	6	5	4	3	2	1	0
Name	RXC	TXC	UDRE	-	-	-	-	-
R/W	R	R/W	R	-	-	-	-	-
Bit	Name	描述						
7	RXC	接收结束标志位。 当 RXC 的值为“1”时，表明接收缓冲器中有未读出的数据。当 RXC 的值为“0”时，表明接收缓冲器中没有未读出的数据。接收器禁止时，接收缓冲器被刷新，导致 RXC 被清零。当接收结束中断使能位 RXCIE 为“1”时，RXC 可用来产生接收结束中断。						
6	TXC	发送结束标志位。 发送移位寄存器中的数据被送出，且发送缓冲器为空时 TXC 置位。执行发送结束中断时 TXC 自动清零，也可以通过 TXC 写“1”来进行清零。当发送结束中断使能位 TXCIE 为“1”时，TXC 可用来产生发送结束中断。						
5	UDRE	数据寄存器空标志位。 当 UDRE 为“1”时，表明 USPI 发送数据缓冲器为空，可以写入数据。当 UDRE 为“0”时，表明 USPI 发送数据缓冲器为满，不能写入数据。当数据寄存器空中断使能位 UDRIE 为“1”时，UDRE 可用来产生数据寄存器空中断。						
4:0	-	USPI 下保留。						