

		“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC1A/OC1B 的波形输出。 当设置 DSX14 位为“0”时，外部中断 1 作为为关闭输出比较信号波形 OC1A/OC1B 的触发源被禁止。
3:2	-	保留
1	DSX11	TC1 触发源选择控制使能第 1 位。 当设置 DSX11 位为“1”时，模拟比较器 1 作为为关闭输出比较信号波形 OC1A/OC1B 的触发源被使能。当 DOC1A/DOC1B 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC1A/OC1B 的波形输出。 当设置 DSX11 位为“0”时，模拟比较器 1 作为为关闭输出比较信号波形 OC1A/OC1B 的触发源被禁止。
0	DSX10	TC1 触发源选择控制使能第 0 位。 当设置 DSX10 位为“1”时，模拟比较器 0 作为为关闭输出比较信号波形 OC1A/OC1B 的触发源被使能。当 DOC1A/DOC1B 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC1A/OC1B 的波形输出。 当设置 DSX10 位为“0”时，模拟比较器 0 作为为关闭输出比较信号波形 OC1A/OC1B 的触发源被禁止。

下表为波形输出的触发源的选择控制。

关闭 OC1A/OC1B 波形输出的触发源选择控制

DOC1x	DSX1n=1	触发源	描述
0	-	-	DOC1x 位为“0”，触发源关闭波形输出功能被禁止
1	0	模拟比较器 0	ACIF0 的上升沿将关闭 OC1x 波形输出
1	1	模拟比较器 1	ACIF1 的上升沿将关闭 OC1x 波形输出
1	4	外部中断 1	INTF1 的上升沿将关闭 OC1x 波形输出
1	5	引脚电平变化 1	PCIF1 的上升沿将关闭 OC1x 波形输出
1	6	TC2 溢出	TOV2 的上升沿将关闭 OC1x 波形输出
1	7	TC0 溢出	TOV0 的上升沿将关闭 OC1x 波形输出

【注意】:

DSX1n=1 表示 DSX1 寄存器的第 n 位为 1 时，各寄存器位可同时置位。

TCNT1L –TC1 计数值寄存器低字节

TCNT1L –TC1 计数值寄存器低字节								
地址: 0x84					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	TCNT1L7	TCNT1L6	TCNT1L5	TCNT1L4	TCNT1L3	TCNT1L2	TCNT1L1	TCNT1L0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	TCNT1	TC1 计数值的低字节。						