

TMR0/1/3 预分频器

- 3 个 10 位预分频器
- 复用模式下 TC0、TC1 和 TC3 复用预分频器 CPS310
- 独立模式下 TC0 独用预分频器 CPS310, TC1 独用预分频器 CPS1, TC3 独用预分频器 CPS3
- 支持软件复位

概述

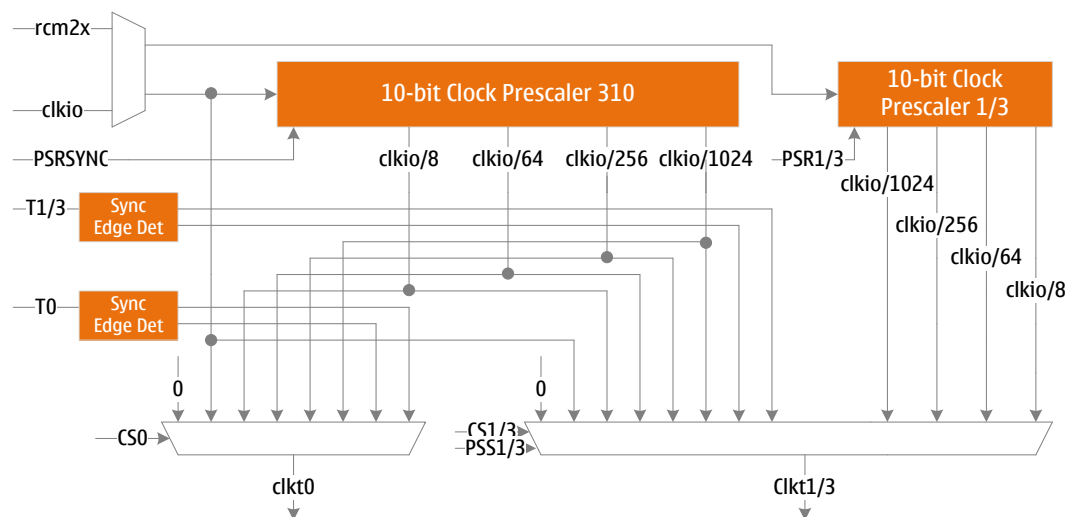
复用模式下 ($PSS1=0$ 且 $PSS3=0$), TC0、TC1 和 TC3 共用一个 10 位的预分频器 CPS310, 但它们有不同的分频设置。

单用模式下 ($PSS1=1$ 且 $PSS3=0$), TC1 独立使用一个 10 位的预分频器 CPS1, TC0 和 TC3 共用一个 10 位的预分频器 CPS310, 但它们有不同的分频设置。

单用模式下 ($PSS1=0$ 且 $PSS3=1$), TC3 独立使用一个 10 位的预分频器 CPS3, TC0 和 TC1 共用一个 10 位的预分频器 CPS310, 但它们有不同的分频设置。

独立模式下 ($PSS1=1$ 且 $PSS3=1$), TC0 独立使用一个 10 位的预分频器 CPS310, TC1 独立使用一个 10 位的预分频器 CPS1, TC3 独立使用预分频器 CPS3。

以下的描述使用于 TC0, TC1 和 TC3, 其中 n 代表 0, 1 或 3。



TC0/TC1 /TC3 Prescaler 结构图

内部时钟源

当设置 $CSn[2:0]=1$ 时, 定时器 3 只可由系统时钟 $clkio$ 驱动, 定时计数器 0 或 1 可直接由系统时钟 $clkio$ 或高速时钟 $rcm2x$ (内部 32M RC 振荡器输出时钟的 2 倍频) 驱动。预分频器可以输出 4 个不同的时钟频率, 分别是 $clkio/8$, $clkio/64$, $clkio/256$ 和 $clkio/1024$ 。