

		<p>当设置 PCINT27 位为“1”时，PE3 引脚电平改变中断被使能。PE3 引脚上的电平改变将置位 PCIF3，若 PCIE3 位和全局中断置位，将会产生 PCIF3 中断。</p> <p>当设置 PCINT27 位为“0”时，PE3 引脚电平改变中断被禁止。</p>
2	PCINT26	<p>引脚改变使能屏蔽位 26。</p> <p>当设置 PCINT26 位为“1”时，PE2 引脚电平改变中断被使能。PE2 引脚上的电平改变将置位 PCIF3，若 PCIE3 位和全局中断置位，将会产生 PCIF3 中断。</p> <p>当设置 PCINT26 位为“0”时，PE2 引脚电平改变中断被禁止。</p>
1	PCINT25	<p>引脚改变使能屏蔽位 25。</p> <p>当设置 PCINT25 位为“1”时，PE1 引脚电平改变中断被使能。PE1 引脚上的电平改变将置位 PCIF3，若 PCIE3 位和全局中断置位，将会产生 PCIF3 中断。</p> <p>当设置 PCINT25 位为“0”时，PE1 引脚电平改变中断被禁止。</p>
0	PCINT24	<p>引脚改变使能屏蔽位 24。</p> <p>当设置 PCINT24 位为“1”时，PE0 引脚电平改变中断被使能。PE0 引脚上的电平改变将置位 PCIF3，若 PCIE3 位和全局中断置位，将会产生 PCIF3 中断。</p> <p>当设置 PCINT24 位为“0”时，PE0 引脚电平改变中断被禁止。</p>

#### PCMSK4 – 引脚改变中断屏蔽寄存器 4

PCMSK4 – 引脚改变屏蔽寄存器 4								
地址: 0x74					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	PCINT39	PCINT38	PCINT37	PCINT36	PCINT35	PCINT34	PCINT33	PCINT32
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	PCINT39	<p>引脚改变使能屏蔽位 39。</p> <p>当设置 PCINT39 位为“1”时，PF7 引脚电平改变中断被使能。PF7 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT39 位为“0”时，PF7 引脚电平改变中断被禁止。</p>						
6	PCINT38	<p>引脚改变使能屏蔽位 38。</p> <p>当设置 PCINT38 位为“1”时，PF6 引脚电平改变中断被使能。PF6 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT38 位为“0”时，PF6 引脚电平改变中断被禁止。</p>						
5	PCINT37	<p>引脚改变使能屏蔽位 37。</p> <p>当设置 PCINT37 位为“1”时，PF5 引脚电平改变中断被使能。PF5 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT37 位为“0”时，PF5 引脚电平改变中断被禁止。</p>						
4	PCINT36	<p>引脚改变使能屏蔽位 36。</p>						