

SREG 寄存器定义

SREG 系统状态寄存器								
地址: 0x3F (0x5F)				默认值: 0x00				
Bit	7	6	5	4	3	2	1	0
Name	I	T	H	S	V	N	Z	C
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
位定义								
[0]	C	进位标志, 表示算术或逻辑操作导致了进位, 具体请参考指令描述						
[1]	Z	零标志, 表示算术或逻辑运算的结果为零, 请参考指令描述部分						
[2]	N	负标志, 表示算术或逻辑运算产生了一个负数, 请参考指令描述部分						
[3]	V	溢出标志, 表示二进制补码运算结果产生溢出, 请参考指令描述部分						
[4]	S	符号位, 等效于 N 与 V 的异或运算结果, 具体请参考指令描述部分						
[5]	H	半进位标志, 在 BCD 运算中有用, 表示字节运算产生的半进位						
[6]	T	临时位, 位复制(BLD)和位存储(BST)指令中使用, T 位将作为一个临时的存储位, 用于临时存放通用寄存器中的某一位的值。具体请参考指令描述部分						
[7]	I	全局中断使能位, 必须设置此位为 1 才能使能内核响应中断事件。不同的中断源是由独立的控制位控制。全局中断使能位是控制中断信号进入内核的最后一道屏障。I 位在内核响应中断向量后由硬件自动清除, 在执行中断返回指令(RETI)后自动置位。I 位也可以使用 SEI 和 CLI 指令改变, 请参考指令描述部分						

通用工作寄存器

通用工作寄存器根据 LGT8XM 指令集构架优化。为了达到内核执行需要的效率和灵活性, LGT8XM 内部的通用工作寄存器支持以下几种访问模式:

- 一个 8 位的读同时一个 8 位的写操作
- 两个 8 位的读同时一个 8 位的写操作
- 两个 8 位的读同时一个 16 位的写操作
- 一个 16 位的读同时一个 16 位的写操作