

4	TWSTO	<p>TWI 停止状态控制位。</p> <p>在主机模式下当 TWSTO 位为“1”时，TWI 将在总线上产生停止状态，然后自动清零 TWSTO 位。在从机模式下，置位 TWSTO 位可以使 TWI 从错误状态恢复过来。这时不会产生停止状态，只会让 TWI 返回到一个定义好的未被寻址的从机模式，同时释放 SCL 和 SDA 信号线至高阻状态。</p>
3	TWWC	<p>TWI 写冲突标志位。</p> <p>当 TWINT 标志位为低时，写 TWDR 寄存器将会置位 TWWC 标志位。当 TWINT 标志位为高时，写 TWDR 寄存器将会清零 TWWC 标志位。</p>
2	TWEN	<p>TWI 使能控制位。</p> <p>TWEN 位使能 TWI 操作并激活 TWI 接口。当设置 TWEN 位为“1”时，TWI 控制 IO 引脚连接到 SCL 和 SDA 引脚。当设置 TWEN 位为“0”时，TWI 接口模块被关闭，所有的传输被终止，包括正在进行的操作。</p>
1	-	保留。
0	TWIE	<p>TWI 中断使能控制位。</p> <p>当设置 TWIE 位为“1”，且全局中断置位时，只要 TWINT 标志位为高，就会激活 TWI 中断请求。</p>

TWAMR – TWI 地址屏蔽寄存器

TWAMR – TWI 地址屏蔽寄存器								
地址: 0xBD					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	TWAR6	TWAR5	TWAR4	TWAR3	TWAR2	TWAR1	TWAR0	TWGCE
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:1	TWAM[6:0]	<p>TWI 地址屏蔽控制位。</p> <p>TWAM 为 7 位 TWI 从机地址屏蔽控制。TWAM 的每一位用来屏蔽（禁止）TWAR 中相应地址位。当屏蔽位置位时，地址匹配逻辑将忽略接收到的地址位与 TWA 相应位的比较结果。下图给出了地址匹配逻辑的详细信息。</p>						
0	-	保留。						

TWI 地址匹配逻辑

下图为 TWI 地址匹配逻辑框图：

