

		当 <b>DOC3B</b> 位为高时，硬件禁止输出比较 <b>B</b> 被使能，在满足禁止输出的条件后， <b>COM3B</b> 位会被清零，输出引脚 <b>OC3B</b> 断开，该引脚变成通用 <b>IO</b> 操作。 当 <b>DOC3B</b> 位为低时，硬件禁止输出比较 <b>B</b> 功能无效。
4	<b>DOC3A</b>	禁止输出比较 <b>A</b> 使能控制位。 当 <b>DOC3A</b> 位为高时，硬件禁止输出比较 <b>A</b> 被使能，在满足禁止输出的条件后， <b>COM3A</b> 位会被清零，输出引脚 <b>OC3A</b> 断开，该引脚变成通用 <b>IO</b> 操作。 当 <b>DOC3A</b> 位为低时，硬件禁止输出比较 <b>A</b> 功能无效。
3	<b>DTEN3</b>	死区时间使能控制位。 当 <b>DTEN3</b> 位为高时，死区时间被使能， <b>OC3A</b> 和 <b>OC3B</b> 变成互补输出，并按 <b>DTR3L</b> 和 <b>DTR3H</b> 所设定的来插入死区时间。 当 <b>DTEN3</b> 位为低时，死区时间被禁止。 <b>OC3A</b> 和 <b>OC3B</b> 均为单路输出。
2	-	
1	<b>DOC3C</b>	禁止输出比较 <b>C</b> 使能控制位。 当 <b>DOC3C</b> 位为高时，硬件禁止输出比较 <b>C</b> 被使能，在满足禁止输出的条件后， <b>COM3C</b> 位会被清零，输出引脚 <b>OC3C</b> 断开，该引脚变成通用 <b>IO</b> 操作。 当 <b>DOC3C</b> 位为低时，硬件禁止输出比较 <b>C</b> 功能无效。
0	<b>FOC3C</b>	强制输出比较 <b>C</b> 。 工作于非 <b>PWM</b> 模式时，可以通过对强制输出比较位 <b>FOC3C</b> 写“1”的方式来产生比较匹配。强制比较匹配不会置位 <b>OCF3C</b> 标志，也不会重载或清零定时器，但是输出引脚 <b>OC3C</b> 将被按照 <b>COM3C</b> 的设置相应的更新，就跟真的发生了比较匹配一样。 工作于 <b>PWM</b> 模式时，写 <b>TCCR3A</b> 寄存器时要对其清零。 读取 <b>FOC3C</b> 的返回值一直为零。

### TCCR3D-TC3 控制寄存器 D

TCCR3D-TC3 控制寄存器 D								
地址: 0x93					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	DSX37	DSX36	DSX35	DSX34	-	-	DSX31	DSX30
R/W	R/W	R/W	R/W	R/W	-	-	R/W	R/W
Bit	Name	描述						
7	DSX37	<b>TC3</b> 触发源选择控制使能第 7 位。 当设置 <b>DSX37</b> 位为“1”时， <b>TC0</b> 溢出作为为关闭输出比较信号波形 <b>OC3x</b> 的触发源被使能。当 <b>DOC3x</b> 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 <b>OC3x</b> 的波形输出。 当设置 <b>DSX37</b> 位为“0”时， <b>TC0</b> 溢出作为为关闭输出比较信号波形 <b>OC3x</b> 的触发源被禁止。						
6	DSX36	<b>TC3</b> 触发源选择控制使能第 6 位。 当设置 <b>DSX36</b> 位为“1”时， <b>TC2</b> 溢出作为为关闭输出比较信号波形 <b>OC3x</b> 的触发源被使能。当 <b>DOC3x</b> 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 <b>OC3x</b> 的波形输出。 当设置 <b>DSX36</b> 位为“0”时， <b>TC2</b> 溢出作为为关闭输出比较信号波形 <b>OC3x</b> 的触发源被禁止。						