

FWKPEN	滤波宽度
0	260us (默认)
1	32us

寄存器描述

休眠模式控制寄存器- SMCR

SMCR – 休眠模式控制寄存器					
SMCR: 0x33(0x53)			默认值: 0x00		
Bits		SM2	SM1	SM0	SE
R/W	-	R/W	R/W	R/W	R/W
位定义					
[0]	SE	休眠模式使能控制位，设置为 1 后，执行 SLEEP 指令，内核将进入休眠模式。 SE 位可以保护系统意外进入休眠模式。唤醒后，建议立刻清除 SE 位。			
[3:1]	SM	休眠模式选择			
		SM2	SM1	SM0	模式说明
		0	0	0	IDLE 模式
		0	0	1	ADC 噪声抑制模式
		0	1	0	Save 模式
		0	1	1	DPS1 模式
		1	1	0	DPS0 模式
		1	1	1	DPS2 模式
		Others		保留不用	
[7:4]	-	保留不用			

省电控制寄存器- PRR

PRR – 省电控制寄存器								
PRR: 0x64					默认值: 0x00			
PRR	PRTWI	PRTIM2	PRTIM0	-	PRTIM1	PRSPI	PRUART0	PRADC
R/W	R/W	R/W	R/W	-	R/W	R/W	R/W	R/W
位定义								
[0]	PRADC	设置为 1，关闭 ADC 控制器时钟						
[1]	PRUART0	设置为 1，关闭 USART0 模块的时钟						
[2]	PRSPI	设置为 1，关闭 SPI 模块的时钟						
[3]	PRTIM1	设置为 1，关闭定时/计数器 1 的时钟						
-	-	保留不用						
[5]	PRTIM0	设置为 1，关闭定时/计数器 0 的时钟						
[6]	PRTIM2	设置为 1，关闭定时/计数器 2 的时钟						
[7]	PRTWI	设置为 1，关闭 TWI 模块的时钟						