

		之后的 6 个时钟周期内，更改 IOCR 其他位的值。四个周期后 WCE 自动清零，对 IOCR 寄存器的更新操作无效。
--	--	--

MCU 状态寄存器- MCUSR

MCUSR – IO 特殊功能控制寄存器								
MCUSR: 0x34(0x54)				默认值: 0x00				
Bits	SWDD	-	PDRF	OCDFR	WDRF	BORF	EXTRF	PORF
R/W	R/W	-	R/W	R/W	R/W	R/W	R/W	R/W
位定义								
[0]	PORF	上电复位标志，写 0 清零						
[1]	EXTRF	外部复位标志，上电复位自动清零，或写 0 清零						
[2]	BORF	低电压检测复位，上电复位自动清零，或写 0 清零						
[3]	WDRF	看门狗复位标志，上电复位自动清零，或写 0 清零						
[4]	OCDFR	OCD 调试器复位标志，上电复位自动清零，或写 0 清零						
[5]	PDRF	从 Power/off 模式唤醒标志，具体描述请参考功耗管理章节。						
[6]	-	保留不用						
[7]	SWDD	SWD 接口禁止位。写 1 将关闭 SWD 接口。 SWD 接口关闭后，将无法进行调试和 ISP 操作。如果用户程序中关闭了 SWD 接口，可以通过上电过程中拉低 RESET 的方式禁止内部程序的运行，然后进行调试和 ISP 操作。SWD 接口关闭后，SWD 占用的两个 I/O 接口可以作为通用 I/O 使用。为避免对 SWDD 的误操作，用户需要在第一次更新 SWDD 位之后的四个周期内再写一次 SWDD 才能生效。						

[使用提示]:

为了更加准确有效的使用复位标志信息，建议用户尽量在程序的初始化前期读取复位标志然后将其清零。

看门狗控制状态寄存器- WDTCSR

WDTCSR – WDT 控制和状态寄存器								
地址: 0x60					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	WDIF	WDIE	WDP3	WDTOE	WDE	WDP2	WDP1	WDPO
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
[7]	WDIF	WDT 中断标志位。 当 WDT 工作在中断模式并发生溢出时会置位 WDIF 位。当 WDT 中断使能位 WDIE 为“1”且全局中断置位时，WDT 中断产生。执行 WDT 中断时会清零 WDIF 位，对 WDIF 位写“1”也可清零该位。						
[6]	WDIE	WDT 中断使能控制位。 当设置 WDIE 位为“1”，且全局中断置位时，WDT 中断被使能。						