

TCCR2B – TC2 控制寄存器 B

TCCR2B – TC2 控制寄存器 B								
地址: 0xB1					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	FOC2A	FOC2B	-	-	WGM22	CS22	CS21	CS20
R/W	W	W	-	-	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	FOC2A	TC2 强制输出比较 A 控制位。 工作于非 PWM 模式时，可以通过对强制输出比较位 FOC2A 写“1”的方式来产生比较匹配。强制比较匹配不会置位 OCF2A 标志，也不会重载或清零定时器，但是输出引脚 OC2A 将被按照 COM2A 的设置相应的更新，就跟真的发生了比较匹配一样。 读取 FOC2A 的返回值一直为零。						
6	FOC2B	TC2 强制输出比较 B 控制位。 工作于非 PWM 模式时，可以通过对强制输出比较位 FOC2B 写“1”的方式来产生比较匹配。强制比较匹配不会置位 OCF2B 标志，也不会重载或清零定时器，但是输出引脚 OC2B 将被按照 COM2B 的设置相应的更新，就跟真的发生了比较匹配一样。 读取 FOC2B 的返回值一直为零。						
5:4	-	保留。						
3	WGM22	TC2 波形产生模式控制高位。 WGM22 和 WGM20, WGM21 一起组成波形产生模式控制 WGM2[2:0]，控制计数器的计数方式和波形产生方式，具体见波形产生模式表格描述。						
2	CS22	TC2 时钟选择控制高位。 用于选择定时计数器 2 的时钟源。						
1	CS21	TC2 时钟选择控制中位。 用于选择定时计数器 2 的时钟源。						
0	CS20	TC2 时钟选择控制低位。 用于选择定时计数器 2 的时钟源。						
		CS2[2:0]		描述				
		0		无时钟源，停止计数				
		1		clk _{t2s}				
		2		clk _{t2s} /8，来自预分频器				
		3		clk _{t2s} /32，来自预分频器				
		4		clk _{t2s} /64，来自预分频器				
		5		clk _{t2s} /128，来自预分频器				
		6		clk _{t2s} /256，来自预分频器				
		7		clk _{t2s} /1024，来自预分频器				

下表为非 PWM 模式（即普通模式和 CTC 模式）下，比较输出模式对输出比较波形的控制。