

[7:6]	-	保留不用
5	HDR5	PF5 输出驱动控制; 1 = 80mA 驱动, 0 = 12mA 驱动
4	HDR4	PF4 输出驱动控制; 1 = 80mA 驱动, 0 = 12mA 驱动
3	HDR3	PF2 输出驱动控制; 1 = 80mA 驱动, 0 = 12mA 驱动
2	HDR2	PF1 输出驱动控制; 1 = 80mA 驱动, 0 = 12mA 驱动
1	HDR1	PD6 输出驱动控制; 1 = 80mA 驱动, 0 = 12mA 驱动
0	HDR0	PD5 输出驱动控制; 1 = 80mA 驱动, 0 = 12mA 驱动

### 端口复用控制寄存器 0- PMX0

PMX0 – 端口复用控制寄存器 0								
PMX0: 0xEE				默认值: 0x00				
Bit	WCE	C1BF4	C1AF5	COBF3	COAC0	SSB1	TXD6	RXD5
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
位定义								
7	WCE	PMX0/1 更新使能控制; 在更新 PMX0/1 寄存器之前, 需要先写 WCE 位为 1, 在之后的 6 个系统周期内完成对 PMX0/1 的更新。						
6	C1BF4	OC1B 辅助输出控制 1 = OC1B 输出到 PF4 0 = OC1B 输出到 PB2						
5	C1AF5	OC1A 辅助输出控制 1 = OC1A 输出到 PF5 0 = OC1A 输出到 PB1						
4	COBF3	OC0B 辅助输出控制 1 = OC0B 输出到 PF3 0 = OC0B 输出到 PD5						
3	COAC0	OC0A 辅助输出控制 OC0A 输出由 COAC0 位与 TCCR0B 寄存器的 COAS 位共同控制: { COAC0, COAS} = 00 = OC0A 输出到 PD6 01 = OC0A 输出到 PE4 10 = OC0A 输出到 PC0 11 = OC0A 同时输出到 PE4 和 PC0						
2	SSB1	SPSS 辅助输出控制 1 = SPSS 输出到 PB1 0 = SPSS 输出到 PB2						
1	TXD6	串口 TXD 辅助输出控制 1 = TXD 输出到 PD6, 0 = TXD 输出到 PD1						
0	RXD5	串口 RXD 辅助输入控制 1 = RXD 输入来自 PD5, 0 = RXD 输入来自 PD0						