			PC4/ADC4/SDA
39	27	19	PC4: 可编程端□ C4
			ADC4: ADC 模拟输入通道 4
			SDA: I2C 控制器数据线
40	28	20	PC5/ADC5/SCL
			PC5: 可编程端□ C5
			ADC5: ADC 模拟输入通道 5
			SCL: I2C 控制器时钟线
41	29	1	PC6/RESETN
			PC6: 可编程端□ C6
			RESETN: 外部复位输入
42	-	-	PC7/ADC8/APN2
			PC7: 可编程端□ C7
			ADC8: ADC 模拟输入通道 8
			APN2: 差分放大器反向输入通道 2
43	-	-	PFO/ADC9/APN3
			PF0: 可编程端□ F0
			ADC9: ADC 模拟输入通道 9
			APN3: 差分放大器反向输入通道 3
44	30	-	PD0/RXD
			PDO: 可编程端□ DO
			RXD: USART 数据接收输入
45	31	-	PD1/TXD
			PD1: 可编程端□ D1
			TXD: USART 数据发送输出
46		1	PF1/0C3A
			PF1: 可编程端□ F1
			OC3A: 定时器 3 比较匹配输出 A
47	32	2	PD2/INTO/ACOO
			PD2: 可编程端□ D2
			INTO: 外部中断输入 0
			AC00: 模拟比较 0 输出
48			PF2/0C3B
			PF2: 可编程端□ F2
			OC3B: 定时器 3 比较匹配输出 B