

		0	采样	设置
		1	设置	采样
1	SPR1	时钟速率选择位 1。 SPR1 和 SPR0 用来选择 SPI 传输的时钟速率。具体控制方式见 SPCK 和系统时钟的关系表格。		
0	SPR0	时钟速率选择位 0。 SPR1 和 SPR0 用来选择 SPI 传输的时钟速率。具体控制方式见 SPCK 和系统时钟的关系表格。		

SPSR – SPI 状态寄存器

SPSR – SPI 状态寄存器								
地址: 0x4D					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	SPIF	WCOL	-	-	-	DUAL	-	SPI2X
R/W	R	R	R	R	R	R/W	R	R/W
Initial	0	0	0	0	0	0	0	0
Bit	Name	描述						
7	SPIF	SPI 中断标志位。 串行传输结束后置位 SPIF 标志, 主机模式下, 配置 SPSS 引脚为输入且被拉低时, SPIF 也将被置位。若此时 SPCR 寄存器的 SPIE 位和全局中断使能位都被置位, SPI 中断产生。进入中断服务程序后 SPIF 位自动清零, 或者通过先读取 SPSR 寄存器再访问 SPDR 寄存器来清零 SPIF 位。						
6	WCOL	写冲突标志位。 在数据传输的过程中写 SPDR 寄存器将置位 WCOL 位。WCOL 位可以通过先读取 SPSR 寄存器再访问 SPDR 寄存器来清零。						
5	-	保留。						
4	-	保留。						
3	-	保留。						
2	DUAL	双线模式控制位。 当设置 DUAL 位为“1”时, 使能 SPI 双线传输模式。 当设置 DUAL 位为“0”时, 禁止 SPI 双线传输模式。 双线传输模式只在 SPI 主机模式下有效, MISO 和 MOSI 均用作主机数据输入, 数据的传输方式见主机双线接收和数据模式章节描述。						
1	-	保留。						
0	SPI2X	SPI 倍速控制位。 当设置 SPI2X 位为“1”时, SPI 的传输速度加倍。 当设置 SPI2X 位为“0”时, SPI 的传输速度不加倍。 具体控制方式见 SPCK 和系统时钟的关系表格。						

下表为 SPCK 和系统时钟的关系。

SPCK 和系统时钟的关系