

32KHz RC 振荡器校准寄存器- RCKCAL

RCKCAL – 32MHz RC 校准寄存器		
RCKCAL: 0x67		默认值: 出厂设置
Bits	RCKCAL[7:0]	
R/W	R/W	
位定义		
[7:0]	RCKCAL	将校准值写入 RCKCAL 寄存器完成对 32KHz RC 振荡器的校准

时钟源管理寄存器- PMCR

PMCR – 时钟源管理寄存器							
PMCR: 0xF2				默认值: 0x03			
Bits	PMCE	CLKFS/CLKSS	WCLKS	OSCKEN	OSCMEN	RCKEN	RCMEN
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
位定义							
[0]	RCMEN	内部 32MHz RC 振荡器使能控制, 1 使能, 0 禁止					
[1]	RCKEN	内部 32KHz RC 振荡器使能控制, 1 使能, 0 禁止					
[2]	OSCMEN	外部高频晶振使能控制, 1 使能, 0 禁止					
[3]	OSCKEN	外部低频晶振使能控制, 1 使能, 0 禁止					
[4]	WCLKS	WDT 时钟源选择, 0 – 选择内部 32MHz HFRC 振荡器的 16 分频 1 – 内部 32KHz LFRC 振荡器					
[5]	CLKSS	主时钟源选择控制, 选择时钟源类型, 请参考时钟源选择部分					
[6]	CLKFS	主时钟源频率控制, 选择时钟频率类型, 请参考时钟源选择部分					
[7]	PMCE	PMCR 寄存器更改使能控制位。 在更改 PMCR 其他位置之前, 必须首先设置此位, 然后在四个周期内设置其他位的值。					

主时钟预分频寄存器- CLKPR

CLKPR – 主时钟预分频寄存器								
CLKPR: 0x61					默认值: 0x03			
Bits	WCE	CKOEN1	CKOEN0	-	PS3	PS2	PS1	PS0
R/W	R/W	R/W	R/W	-	R/W	R/W	R/W	R/W
位定义								
[3:0]	CLKPS	时钟预分频选择位						
		PS3	PS2	PS1	PS0	分频参数		
		0	0	0	0	1		
		0	0	0	1	2		
		0	0	1	0	4		
		0	0	1	1	8(默认配置)		