

		<p>当设置 PCINT36 位为“1”时，PF4 引脚电平改变中断被使能。PF4 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT36 位为“0”时，PF4 引脚电平改变中断被禁止。</p>
3	PCINT35	<p>引脚改变使能屏蔽位 35。</p> <p>当设置 PCINT35 位为“1”时，PF3 引脚电平改变中断被使能。PF3 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT35 位为“0”时，PF3 引脚电平改变中断被禁止。</p>
2	PCINT34	<p>引脚改变使能屏蔽位 34。</p> <p>当设置 PCINT34 位为“1”时，PF2 引脚电平改变中断被使能。PF2 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT34 位为“0”时，PF2 引脚电平改变中断被禁止。</p>
1	PCINT33	<p>引脚改变使能屏蔽位 33。</p> <p>当设置 PCINT33 位为“1”时，PF1 引脚电平改变中断被使能。PF1 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT33 位为“0”时，PF1 引脚电平改变中断被禁止。</p>
0	PCINT32	<p>引脚改变使能屏蔽位 32。</p> <p>当设置 PCINT31 位为“1”时，PF0 引脚电平改变中断被使能。PF0 引脚上的电平改变将置位 PCIF4，若 PCIE4 位和全局中断置位，将会产生 PCIF4 中断。</p> <p>当设置 PCINT32 位为“0”时，PF0 引脚电平改变中断被禁止。</p>