

		当设置 <b>DSX01</b> 位为“0”时，模拟比较器 1 作为为关闭输出比较信号波形 <b>OC0A/OC0B</b> 的触发源被禁止。
0	<b>DSX00</b>	<p><b>TC0</b> 触发源选择控制使能第 0 位。</p> <p>当设置 <b>DSX00</b> 位为“1”时，模拟比较器 0 作为为关闭输出比较信号波形 <b>OC0A/OC0B</b> 的触发源被使能。当 <b>DOC0A/DOC0B</b> 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 <b>OC0A/OC0B</b> 的波形输出。</p> <p>当设置 <b>DSX00</b> 位为“0”时，模拟比较器 0 作为为关闭输出比较信号波形 <b>OC0A/OC0B</b> 的触发源被禁止。</p>

下表为波形输出的触发源的选择控制。

关闭 **OC0A/OC0B** 波形输出的触发源选择控制

<b>DOC0x</b>	<b>DSX0n=1</b>	触发源	描述
0	-	-	<b>DOC0x</b> 位为“0”，触发源关闭波形输出功能被禁止
1	0	模拟比较器 0	<b>ACIF0</b> 的上升沿将关闭 <b>OC0x</b> 波形输出
1	1	模拟比较器 1	<b>ACIF1</b> 的上升沿将关闭 <b>OC0x</b> 波形输出
1	4	外部中断 0	<b>INTF0</b> 的上升沿将关闭 <b>OC0x</b> 波形输出
1	5	引脚电平变化 0	<b>PCIF0</b> 的上升沿将关闭 <b>OC0x</b> 波形输出
1	6	<b>TC2</b> 溢出	<b>TOV2</b> 的上升沿将关闭 <b>OC0x</b> 波形输出
1	7	<b>TC1</b> 溢出	<b>TOV1</b> 的上升沿将关闭 <b>OC0x</b> 波形输出

注意：

1) **DSX0n=1** 表示 **DSX0** 寄存器的第 **n** 位为 1 时，各寄存器位可同时置位。

### TC0 计数值寄存器- **TCNT0**

<b>TCNT0 -TC0 计数值寄存器</b>								
地址: 0x46					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	<b>TCNT07</b>	<b>TCNT06</b>	<b>TCNT05</b>	<b>TCNT04</b>	<b>TCNT03</b>	<b>TCNT02</b>	<b>TCNT01</b>	<b>TCNT00</b>
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	<b>TCNT0</b>	<p><b>TC0</b> 计数值寄存器。</p> <p>通过 <b>TCNT0</b> 寄存器可以直接对计数器的 8 为计数值进行读写访问。<b>CPU</b> 对 <b>TCNT0</b> 寄存器的写操作会在下一个定时器时钟周期阻止比较匹配的发生，即使定时器已经停止。这就允许初始化 <b>TCNT0</b> 寄存器的值与 <b>OCRO</b> 的值一致而不会引发中断。</p> <p>如果写入 <b>TCNT0</b> 的数值等于或绕过 <b>OCRO</b> 值时，比较匹配就会丢失，造成不正确的波形发生结果。</p> <p>没有选择时钟源时定时器停止计数，但 <b>CPU</b> 仍可以访问 <b>TCNT0</b>。<b>CPU</b> 写计数器比清零或加減操作的优先级高。</p>						