

PB3	MOSI (SPI 总线主输出/从输入) OC2A (定时/计数器 2 比较匹配输出 A) PCINT3 (引脚电平变化中断 3)
PB2	SSN (SPI 总线从设备选择输入) OC1B (定时/计数器 1 比较匹配输出 B) PCINT2 (引脚电平变化中断 2)
PB1	OC1A (定时/计数器 1 比较匹配输出 A) PCINT1 (引脚电平变化中断 1)
PB0	ICP1 (定时/计数器 1 俘获输入) CLKO (系统时钟输出) PCINT0 (引脚电平变化中断 0)

XTALI/TOSC2/PCINT7 – 端口 B 引脚 7

XTALI: 外部晶振引脚 XI。当用作晶振的时钟信号时，这个引脚将不能作为 I/O 使用。

TOSC2: 定时器外部晶振引脚 2。当内部 RC 被配置为芯片的主工作时钟，并且使能了异步定时器功能(ASSR 寄存器配置)，此引脚将作为定时器的外部晶振引脚。当 ASSR 寄存器的 AS2 被设置为 1，EXCLK 为设置为 0，便使能了定时/计数器 2 使用外部晶振的异步时钟功能，PB7 将与内部 I/O 端口断开，成为内部振荡放大器的反向输出引脚。这种模式下，外部晶振与引脚相连接。

PCINT7: 引脚电平变化中断 7。PB7 为外部中断源。

如果 PB7 被用于晶振引脚，DDB7,PORTB7 和 PINB7 的值将没有任何意义。

XTALO/TOSC1/PCINT6- 端口 B 引脚 6

XTALO: 外部晶振引脚 X0。

TOSC1: 定时器外部晶振引脚 1。当内部 RC 被配置为芯片的主工作时钟，并且使能了异步定时器功能(ASSR 寄存器配置)，此引脚将作为定时器的外部晶振引脚。当 ASSR 寄存器的 AS2 被设置为 1，EXCLK 为设置为 0，便使能了定时/计数器 2 使用外部晶振的异步时钟功能，PB6 将与内部 I/O 端口端口，成为内部振荡放大器的输入引脚。这种模式下，外部晶振与引脚相连接。

PCINT6: 引脚电平变化中断 6。PB6 为外部中断源。

如果 PB6 被用于晶振引脚，DDB6,PORTB6 和 PINB6 的值将没有任何意义。

SCK/PCINT5- 端口 B 引脚 5

SCK: SPI 控制器主设备时钟输出，从设备时钟输入。当 SPI 控制器被配置为一个从设备，这个引脚将被配置为一个输入引脚，不受 DDB5 的控制。当 SPI 控制器被配置为主设备，这个引脚的方向由 DDB5 控制。当这个引脚被 SPI 强制为输入后，仍然可以通过 PORTB5 位控制上拉电阻。

PCINT5: 引脚电平变化中断。PB5 为外部中断源。

MISO/PCINT4- 端口 B 引脚 4

MISO: SPI 控制主设备数据输入，从设备数据输出。当 SPI 被配置为主设备，这个引脚将会被强制为输入，并不受 DDB4 的控制。当 SPI 作为一个从设备时，这个引脚的数据方