

分对模拟电路的影响。具体请参考 ADC 相关章节。

PCINT13: 引脚电平变化中断 13

SDA/ADC4/PCINT12- 端口 C 引脚 4

SDA: TWI 接口数据信号。TWCR 寄存器中的 TWEN 位置 1 后，使能 TWI 接口，PC4 将被 TWI 控制，成为 TWI 接口的数据信号。

ADC4: ADC 输入通道 4。DIDR 寄存器用于关闭数模复用 I/O 的数字功能，以避免数字部分对模拟电路的影响。具体请参考 ADC 相关章节。

PCINT12: 引脚电平变化中断 12

ADC3/APN1/PCINT11- 端口 C 引脚 3

ADC3: ADC 输入通道 3。DIDR 寄存器用于关闭数模复用 I/O 的数字功能，以避免数字部分对模拟电路的影响。具体请参考 ADC 相关章节。

APN1: 差分放大器反向输入 1

PCINT11: 引脚电平变化中断 11

ADC2/APN0/PCINT10- 端口 C 引脚 2

ADC2: ADC 输入通道 2。DIDR 寄存器用于关闭数模复用 I/O 的数字功能，以避免数字部分对模拟电路的影响。具体请参考 ADC 相关章节。

APN0: 差分放大器反向输入 0

PCINT10: 引脚电平变化中断 10

ADC1/APP1/PCINT9- 端口 C 引脚 1

ADC1: ADC 输入通道 1。DIDR 寄存器用于关闭数模复用 I/O 的数字功能，以避免数字部分对模拟电路的影响。具体请参考 ADC 相关章节。

APP1: 差分放大器正向输入 1

PCINT9: 引脚电平变化中断 9

ADC0/APP0/PCINT8- 端口 C 引脚 0

ADC0: ADC 输入通道 0。DIDR 寄存器用于关闭数模复用 I/O 的数字功能，以避免数字部分对模拟电路的影响。具体请参考 ADC 相关章节。

APP0: 差分放大器正向输入 0

PCINT8: 引脚电平变化中断 8