

寄存器定义

COSR – ACO 控制和状态寄存器

COSR – ACO 控制和状态寄存器								
地址: 0x50					默认值: 0x80			
Bit	7	6	5	4	3	2	1	0
Name	COD	COBG	COO	COI	COIE	COIC	COIS1	COIS0
R/W	R/W	R/W	R	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	COD	模拟比较器禁止位。 当设置 COD 位为“1”时，模拟比较器被关闭。 当设置 COD 位为“0”时，模拟比较器被开启。						
6	COBG	模拟比较器 0 正端输入源选择位。COBG 与 COXR 寄存器的 COPS0 位共同设置 ACO 正端输入源, {COBG, COPS0} = 00 = ACOP 作为正端输入 01 = ACXP 作为正端输入 10 = 内部 DAC 的输出作为正端输入 11 = 关闭 ACO 的正端输入源						
5	COO	模拟比较器的输出状态位。 模拟比较器的输出经过同步之后直接连到 COO 位。软件可读取 COO 位的值来获取模拟比较器的输出值。						
4	COI	模拟比较器的中断标志位。 当模拟比较器的输出事件触发了由 COIS 位定义的中断模式时，COI 位被置位。当中断使能位 COIE 为“1”且全局中断置位时，中断产生。执行模拟比较器中断服务程序时，COI 将自动清零，或对 COI 位写“1”也可清零该位。						
3	COIE	模拟比较器的中断使能位。 当设置 COIE 位为 1，且使能全局中断，ACO 的中断被使能。 当设置 COIE 位为 0，ACO 的中断被禁止。						
2	COIC	模拟比较器输入捕捉使能位 COIC = 1, 定时计数器 1 的输入捕捉源来自模拟比较器的输出。 COIC = 0, 定时计数器 1 的输入捕捉源来自外部引脚 ICP1。						
1	COIS1	模拟比较器中断模式控制高位。						
0	COIS0	模拟比较器中断模式控制低位。COIS0 和 COIS1 一起组成 COIS[1:0], 用来控制模拟比较器的中断触发方式。						
		COIS[1:0]		中断模式				
		00		ACO 的上升沿或下降沿触发				
		01		保留。				
		10		ACO 的下降沿触发				
		11		ACO 的上升沿触发				