

		止。
1	PCINT9	引脚改变使能屏蔽位 1。 当设置 PCINT9 位为“1”时，PC1 引脚电平改变中断被使能。PC1 引脚上的电平改变将置位 PCIF1，若 PCIE1 位和全局中断置位，将会产生 PCI1 中断。当设置 PCINT9 位为“0”时，PC1 引脚电平改变中断被禁止。
0	PCINT8	引脚改变使能屏蔽位 0。 当设置 PCINT8 位为“1”时，PC0 引脚电平改变中断被使能。PC0 引脚上的电平改变将置位 PCIF1，若 PCIE1 位和全局中断置位，将会产生 PCI1 中断。当设置 PCINT8 位为“0”时，PC0 引脚电平改变中断被禁止。

PCMSK2 – 引脚改变中断屏蔽寄存器 2

PCMSK2 – 引脚改变屏蔽寄存器 2								
地址: 0x6D					默认值: 0x00			
Bits	7	6	5	4	3	2	1	0
	PCINT23	PCINT22	PCINT21	PCINT20	PCINT19	PCINT18	PCINT17	PCINT16
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	PCINT23	引脚改变使能屏蔽位 23。 当设置 PCINT23 位为“1”时，PD7 引脚电平改变中断被使能。PD7 引脚上的电平改变将置位 PCIF2，若 PCIE2 位和全局中断置位，将会产生 PCI2 中断。 当设置 PCINT23 位为“0”时，PD7 引脚电平改变中断被禁止。						
6	PCINT22	引脚改变使能屏蔽位 6。 当设置 PCINT22 位为“1”时，PD6 引脚电平改变中断被使能。PD6 引脚上的电平改变将置位 PCIF2，若 PCIE2 位和全局中断置位，将会产生 PCI2 中断。 当设置 PCINT22 位为“0”时，PD6 引脚电平改变中断被禁止。						
5	PCINT21	引脚改变使能屏蔽位 21。 当设置 PCINT21 位为“1”时，PD5 引脚电平改变中断被使能。PD5 引脚上的电平改变将置位 PCIF2，若 PCIE2 位和全局中断置位，将会产生 PCI2 中断。 当设置 PCINT21 位为“0”时，PD5 引脚电平改变中断被禁止。						
4	PCINT20	引脚改变使能屏蔽位 20。 当设置 PCINT20 位为“1”时，PD4 引脚电平改变中断被使能。PD4 引脚上的电平改变将置位 PCIF2，若 PCIE2 位和全局中断置位，将会产生 PCI2 中断。 当设置 PCINT20 位为“0”时，PD4 引脚电平改变中断被禁止。						
3	PCINT19	引脚改变使能屏蔽位 19。 当设置 PCINT19 位为“1”时，PD3 引脚电平改变中断被使能。PD3 引脚上的电平改变将置位 PCIF2，若 PCIE2 位和全局中断置位，将会产生 PCI2 中断。 当设置 PCINT19 位为“0”时，PD3 引脚电平改变中断被禁止。						
2	PCINT18	引脚改变使能屏蔽位 18。						