

UCSRB – USPI 控制和状态寄存器 B

UCSRB – USPI 控制和状态寄存器 B								
地址: 0xC1					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	RXCIE	TXCIE	UDRIE	RXEN	TXEN	-	-	-
R/W	R/W	R/W	R/W	R/W	R/W	-	-	-
Bit	Name	描述						
7	RXCIE	接收结束中断使能位。 置位后使能 RXC 中断，清零后禁止 RXC 中断。当 RXCIE 为“1”，全局中断使能，UCSRA 寄存器的 RXC 为“1”时可以产生 USPI 接收结束中断。						
6	TXCIE	发送结束中断使能位。 置位后使能 TXC 中断，清零后禁止 TXC 中断。当 TXCIE 为“1”，全局中断使能，UCSRA 寄存器的 TXC 为“1”时可以产生 USPI 发送结束中断。						
5	UDRIE	数据寄存器空中断使能位。 置位后使能 UDRE 中断，清零后禁止 UDRE 中断。当 UDRIE 为“1”，全局中断使能，UCSRA 寄存器的 UDRE 为“1”时可以产生 USPI 数据寄存器空中断。						
4	RXEN	接收使能位。 置位后启动 USPI 接收器。RxD 引脚的通用 IO 功能被 USPI 接收所取代。禁止接收器将刷新接收缓冲器。						
3	TXEN	发送使能位。 置位后启动 USPI 发送器。TxD 引脚的通用 IO 功能被 USPI 发送所取代。TXEN 清零后，只有等到所有的数据发送完成后才能够真正禁止 USART 发送。						
2:0	-	USPI 下保留。						

UCSRC– USART 控制和状态寄存器 C

UCSRC– USART 控制和状态寄存器 C								
地址: 0xC2					默认值: 0x86			
Bit	7	6	5	4	3	2	1	0
Name	UMSEL1	UMSEL0	-	-	-	DORD	UCPHA	UCPOL
R/W	R/W	R/W	-	-	-	R/W	R/W	R/W
Bit	Name	描述						
7:6	UMSEL1:0	USART 模式选择位。 UMSEL 选择同步或异步操作模式。						
		UMSEL		模式				
		0		USART 异步操作模式				
		1		USART 同步操作模式				
		2		SPI 从机操作模式				
		3		SPI 主机操作模式				
5:3	-	USPI 下保留。						