

Bit	7	6	5	4	3	2	1	0
Name	DTR3L7	DTR3L6	DTR3L5	DTR3L4	DTR3L3	DTR3L2	DTR3L1	DTR3L0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	DTR3L	死区时间寄存器低字节。 当 DTEN3 位为高时, OC3A 和 OC3B 为互补输出, OC3A 输出上所插入的死区时间由 DTR3L 个计数时钟决定。						

DTR3H-TC3 死区时间寄存器高字节

DTR3H-TC3 死区时间寄存器高字节								
地址: 0x9D					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	DTR3H7	DTR3H6	DTR3H5	DTR3H4	DTR3H3	DTR3H2	DTR3H1	DTR3H0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	DTR3H	死区时间寄存器高字节。 当 DTEN3 位为高时, OC3A 和 OC3B 为互补输出, OC3B 输出上所插入的死区时间由 DTR3H 个计数时钟决定。						

TIMSK3-TC3 中断屏蔽寄存器

TIMSK3-TC3 中断屏蔽寄存器								
地址: 0x71					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	-	-	ICIE3	-	OCIE3C	OCIE3B	OCIE3A	TOIE3
R/W	-	-	R/W	-	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:6	-	保留。						
5	ICIE3	TC3 输入捕捉中断使能控制位。 当 ICIE3 位为“1”时, 且全局中断置位, TC3 输入捕捉中断被使能。当输入捕捉触发时, 即 TIFR3 的 ICF3 标志被置位, 中断发生。 当 ICIE3 位为“0”时, TC3 输入捕捉中断被禁止。						
4	-	保留。						
3	OCIE3C	TC3 输出比较 C 匹配中断使能位。 当 OCIE3C 位为“1”, 且全局中断置位, TC3 输出比较 C 匹配中断使能。当比较匹配发生时, 即 TIFR3 中 OCF3C 位被置位时, 中断产生。 当 OCIE3C 位为“0”时, TC3 输出比较 C 匹配中断被禁止。						
2	OCIE3B	TC3 输出比较 B 匹配中断使能位。 当 OCIE3B 位为“1”, 且全局中断置位, TC3 输出比较 B 匹配中断使能。当比较匹配发生时, 即 TIFR3 中 OCF3B 位被置位时, 中断产生。 当 OCIE3B 位为“0”时, TC3 输出比较 B 匹配中断被禁止。						
1	OCIE3A	TC3 输出比较 A 匹配中断使能位。 当 OCIE3A 位为“1”, 且全局中断置位, TC3 输出比较 A 匹配中断使能。当比较匹配发生时,						