

**PD 组电平变化唤醒控制寄存器- IOCWK**

IOCWK – PD 组电平变化唤醒控制寄存器								
IOCWK: 0xAE					默认值: 0x00			
Bits	IOC7	IOC6	IOC5	IOC4	IOC3	IOC2	IOC1	IOC0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
位定义								
[7:0]	IOCWK	置 1 对应的位, 使能 PD 组 IO 的引脚电平变化唤醒功能						

**DPS2 模式控制寄存器- DPS2R**

DPS2R – DPS2 模式控制寄存器								
DPS2R: 0xAF					默认值: 0x00			
Bits	-	-	-	-	DPS2E	LPRCE	TOS1	TOS0
R/W	-	-	-	-	R/W	R/W	R/W	R/W
位定义								
[1:0]	TOS	LPRC 定时唤醒设置: 00 = 128ms 01 = 256ms 10 = 512ms 11 = 1s						
[2]	LPRCE	LPRC 使能控制 0 = 禁用 LPRC 定时器 1 = 使能 LPRC 定时器						
[3]	DPS2E	DPS2 模式使能控制位 0 = 禁用 DPS2 模式 1 = 使能 DPS2 模式						
[7:4]	-	保留						