

		0_1010	PF0	内部分压电路
		0_1011	PE6	
		0_1100	PE7	
		0_1110	4/5VDO	
		0_1000	1/5VDO	
		0_1101	IVREF	内部参考
		0_1111	AGND	模拟地
		1_XXXX	DAC0	内部 DAC 输出

**ADCSRC – ADC 控制状态寄存器 C**

ADCSRC– ADC 控制状态寄存器 C								
地址: 0x7D					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	OFEN	-	SPN	AMEN	-	SPD	DIFS	ADTM
R/W	R/W	-	R/W	R/W	-	R/W	R/W	R/W
Bit	Name	描述						
7	OFEN	1=使能失调补偿；0=关闭失调补偿						
6	-	Unimplemented						
5	SPN	ADC 转换输入极性控制，仅用于失调校准过程。正常时必须清零						
4	AMEN	通道自动监测使能； 1：使能通道自动监测功能 0：禁止通道自动监测功能						
3	-	Unimplemented						
2	SPD	0=ADC 低速转换模式 1=ADC 高速转换模式，仅用于低阻抗模拟输入						
1	DIFS	0 = ADC 转换来自 ADC 多路复用器 1 = ADC 转换来自内部差分放大器						
0	ADTM	测试模式，从 AVREF 端口上输出内部参考电压						

**DIDR0 – 数字输入禁止控制寄存器 0**

DIDR0– 数字输入禁止控制寄存器 0								
地址: 0x7E					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	PE3D	PE1D	PC5D	PC4D	PC3D	PC2D	PC1D	PC0D
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	PE3D	1=关闭 PE3 数字输入功能						
6	PE1D	1=关闭 PE1 数字输入功能						
5	PC5D	1=关闭 PC5 数字输入功能						
4	PC4D	1=关闭 PC4 数字输入功能						