

## 引脚说明

LGT8FX8P 系列封装中，QFP48L 封装引出全部引脚。其他封装均为在 QFP48 基础上将多个内部 I/O 绑定到一个引脚上产生。配置引脚方向时需特别注意。下表列出各种封装引脚的绑定情况：

QFP48	QFP32	SSOP20	功能说明
01	01	03	PD3/INT1/OC2B*
			PD3: 可编程端□ D3 INT1: 外部中断输入 1 OC2B: 定时器 2 比较匹配输出 B
02	02		PD4/DA0/T0/XCK
			PD4: 可编程端□ D4 DA0: 内部 DAC 输出 T0: Timer0 外部时钟输入 XCK: USART 同步传输时钟
03	03	-	PE4/OC0A*
			PE4: 可编程端□ E4 OC0A: 定时器 0 比较匹配输出 A
04	-	-	PF3/OC3C/OC0B*
			PF3: 可编程端□ F3 OC3C: 定时器 3 比较匹配输出 C OC0B: 定时器 0 比较匹配输出 B
05	03	03	PF4/OC1B*/ICP3
			PF4: 可编程端□ F4 OC1B: 定时器 1 比较匹配输出 B ICP3: 定时器 3 俘获输入
06	04	04	VCC
07	05	05	GND
08	06	-	PE5/AC10/CLK0*
			PE5: 可编程端□ E5 C10: 模拟比较器 AC1 输出 CLK0: 系统时钟输出
09		06	PF5/OC1A*
			PF5: 可编程端□ F5 OC1A: 定时器 1 比较匹配输出 A
10	-	-	PF6/T3/OC2A*
			PF6: 可编程端□ F6 T3: 定时器 3 外部时钟输入 OC2A: 定时器 2 比较匹配输出 A
11	07	06	PB6/XTALO
			PB6: 可编程端□ B6 XTALO: 晶振 IO 输出端□