

TCNT2 –TC2 计数值寄存器

TCNT2–TC2 计数值寄存器								
地址: 0xB2					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	TCNT27	TCNT26	TCNT25	TCNT24	TCNT23	TCNT22	TCNT21	TCNT20
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	TCNT2	<p>TC2 计数值寄存器。</p> <p>通过 TCNT2 寄存器可以直接对计数器的 8 为计数值进行读写访问。</p> <p>CPU 对 TCNT2 寄存器的写操作会在下一个定时器时钟周期阻止比较匹配的发生, 即使定时器已经停止。这就允许初始化 TCNT2 寄存器的值与 OCR2 的值一致而不会引发中断。</p> <p>如果写入 TCNT2 的数值等于或绕过 OCR2 值时, 比较匹配就会丢失, 造成不正确的波形发生结果。</p> <p>没有选择时钟源时定时器停止计数, 但 CPU 仍可以访问 TCNT2。CPU 写计数器比清零或加減操作的优先级高。</p>						

OCR2A – TC2 输出比较寄存器 A

OCR2A – TC2 输出比较寄存器 A								
地址: 0xB3					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR2A7	OCR2A6	OCR2A5	OCR2A4	OCR2A3	OCR2A2	OCR2A1	OCR2A0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR2A	<p>TC2 输出比较寄存器 A。</p> <p>OCR2A 包含一个 8 位的数据, 不间断地与计数器数值 TCNT2 进行比较。比较匹配可以用来产生输出比较中断, 或者用来在 OCR2A 引脚上产生波形。</p> <p>当使用 PWM 模式时, OCR2A 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下, 双缓冲功能是禁止的。双缓冲可以将更新 OCR2A 寄存器与计数最大值或最小值时刻同步起来, 从而防止产生不对称的 PWM 脉冲, 消除了干扰脉冲。</p> <p>使用双缓冲功能时, CPU 访问的是 OCR2A 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR2A 本身。</p>						

OCR2B – TC2 输出比较寄存器 B

OCR2B – TC2 输出比较寄存器 B								
地址: 0xB4					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR2B7	OCR2B6	OCR2B5	OCR2B4	OCR2B3	OCR2B2	OCR2B1	OCR2B0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W