

		<p>OCR3AL 和 OCR3AH 结合到一起组成 16 位的 OCR3A。读写 16 位寄存器需要两次操作。写 16 位 OCR3A 时，应先写入 OCR3AH。读 16 位 OCR3A 时，应先读取 OCR3AL。</p> <p>OCR3A 不间断地与计数器数值 TCNT3 进行比较。比较匹配可以用来产生输出比较中断，或者用来在 OC3A 引脚上产生波形。</p> <p>当使用 PWM 模式时，OCR3A 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下，双缓冲功能是禁止的。双缓冲可以将更新 OCR3A 寄存器与计数最大值或最小值时刻同步起来，从而防止产生不对称的 PWM 脉冲，消除了干扰脉冲。</p> <p>使用双缓冲功能时，CPU 访问的是 OCR3A 缓冲寄存器，禁止双缓冲功能时 CPU 访问的是 OCR3A 本身。</p>
--	--	--

OCR3BL-TC3 输出比较寄存器 B 低字节

OCR3BL-TC3 输出比较寄存器 B 低字节								
地址: 0x9A					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	OCR3BL7	OCR3BL6	OCR3BL5	OCR3BL4	OCR3BL3	OCR3BL2	OCR3BL1	OCR3BL0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR3BL	<p>输出比较寄存器 B 的低字节。</p> <p>OCR3BL 和 OCR3BH 结合到一起组成 16 位的 OCR3B。读写 16 位寄存器需要两次操作。写 16 位 OCR3B 时，应先写入 OCR3BH。读 16 位 OCR3B 时，应先读取 OCR3BL。</p> <p>OCR3B 不间断地与计数器数值 TCNT3 进行比较。比较匹配可以用来产生输出比较中断，或者用来在 OC3B 引脚上产生波形。</p> <p>当使用 PWM 模式时，OCR3B 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下，双缓冲功能是禁止的。双缓冲可以将更新 OCR3B 寄存器与计数最大值或最小值时刻同步起来，从而防止产生不对称的 PWM 脉冲，消除了干扰脉冲。</p> <p>使用双缓冲功能时，CPU 访问的是 OCR3B 缓冲寄存器，禁止双缓冲功能时 CPU 访问的是 OCR3B 本身。</p>						

OCR3BH-TC3 输出比较寄存器 B 高字节

OCR3BH-TC3 输出比较寄存器 B 高字节								
地址: 0x9B					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	OCR3BH7	OCR3BH6	OCR3BH5	OCR3BH4	OCR3BH3	OCR3BH2	OCR3BH1	OCR3BH0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR3BH	<p>输出比较寄存器 B 的高字节。</p> <p>OCR3BL 和 OCR3BH 结合到一起组成 16 位的 OCR3B。读写 16 位寄存器需要两次操作。写 16 位 OCR3B 时，应先写入 OCR3BH。读 16 位 OCR3B 时，应先读取 OCR3BL。</p> <p>OCR3B 不间断地与计数器数值 TCNT3 进行比较。比较匹配可以用来产生输出比较中断，或者用来在 OC3B 引脚上产生波形。</p> <p>当使用 PWM 模式时，OCR3B 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下，双缓冲功能是禁止的。双缓冲可以将更新 OCR3B 寄存器与计数最大值或最小值时刻同步起来，从而防止产生不对称的 PWM 脉冲，消除了干扰脉冲。</p>						