

Bit	Name	描述
7:0	OCR2B	<p>TC2 输出比较 B 寄存器。</p> <p>OCR2B 包含一个 8 位的数据，不间断地与计数器数值 TCNT2 进行比较。比较匹配可以用来产生输出比较中断，或者用来在 OC2B 引脚上产生波形。</p> <p>当使用 PWM 模式时，OCR2B 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下，双缓冲功能是禁止的。双缓冲可以将更新 OCR2B 寄存器与计数最大值或最小值时刻同步起来，从而防止产生不对称的 PWM 脉冲，消除了干扰脉冲。使用双缓冲功能时，CPU 访问的是 OCR2B 缓冲寄存器，禁止双缓冲功能时 CPU 访问的是 OCR2B 本身。</p>

TIMSK2 – TC2 中断屏蔽寄存器

TIMSK2 – TC2 中断屏蔽寄存器								
地址: 0x70					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	-	-	-	-	-	OCIE2B	OCIE2A	TOIE2
R/W	-	-	-	-	-	R/W	R/W	R/W
Bit	Name	描述						
7:3		保留。						
2	OCIE2B	<p>TC2 输出比较 B 匹配中断使能位。</p> <p>当 OCIE2B 位为“1”，且全局中断置位，TC2 输出比较 B 匹配中断使能。当比较匹配发生时，即 TIFR2 中 OCF2B 位被置位时，中断产生。</p> <p>当 OCIE2B 位为“0”时，TC2 输出比较 B 匹配中断被禁止。</p>						
1	OCIE2A	<p>TC2 输出比较 A 匹配中断使能位。</p> <p>当 OCIE2A 位为“1”，且全局中断置位，TC2 输出比较 A 匹配中断使能。当比较匹配发生时，即 TIFR2 中 OCF2A 位被置位时，中断产生。</p> <p>当 OCIE2A 位为“0”时，TC2 输出比较 A 匹配中断被禁止。</p>						
0	TOIE2	<p>TC2 溢出中断使能位。</p> <p>当 TOIE2 位为“1”，且全局中断置位，TC2 溢出中断使能。当 TC2 发生溢出，即 TIFR2 中的 TOV2 位被置位时，中断产生。当 TOIE2 位为“0”时，TC2 溢出中断被禁止。</p>						

TIFR2 – TC2 中断标志寄存器

TIFR2 – TC2 中断标志寄存器								
地址: 0x37					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	-	-	-	-	-	OCF2B	OCF2A	TOV2
R/W	-	-	-	-	-	R/W	R/W	R/W
Bit	Name	描述						
7:3	-	保留。						
2	OCF2B	TC2 输出比较 B 匹配标志位。						