

端口复用控制寄存器 1- PMX1

PMX1 – 端口复用控制寄存器 1								
PMX1: 0xED					默认值: 0x00			
Bit	-	-	-	-	-	C3AC	C2BF7	C2AF6
R/W	-	-	-	-	-	R/W	R/W	R/W
位定义								
[7:3]	-	保留不用						
2	C3AC	OC3A 辅助输出控制 1 = OC3A 输出到 QFP48/AC0P 0 = OC3A 输出到 PF1						
1	C2BF7	OC2B 辅助输出控制 1 = OC2B 输出到 PF7 0 = OC2B 输出到 PD3						
0	C2AF6	OC2A 辅助输出控制 1 = OC2A 输出到 PF6 0 = OC2A 输出到 PB3						
使用说明								
PMX0/1 共享寄存器更新保护控制位 PMX0[7], 更新 PMX1 时, 请参考 PMX0 寄存器对 PMX0[7]的控制说明。								

端口复用控制寄存器 2 – PMX2

PMX2 – 端口复用控制寄存器 2								
PMX2: 0xF0				默认值: 0x00				
Bit	WCE	STSC1	STSC0	-	-	XIEN	E6EN	C6EN
R/W	R/W	R/W	R/W	-	-	R/W	R/W	R/W
位定义								
[7]	WCE	PMX2 更新使能控制; 在更新 PMX2 寄存器之前, 需要先写 WCE 位为 1, 在之后的 6 个系统周期内完成对 PMX2 的更新。						
[6]	STSC1	高速晶振 IO 启动电路控制 通过 PMCR 使能高速晶振后, STSC1 自动使能。当切换系统时钟到外部高速晶振后, STSC1 自动清除。软件也可以在晶振稳定后, 手动清除 STSC1, 已关闭晶振启动电路, 节省功耗。						
[5]	STSC0	低速晶振 IO 启动电路控制 通过 PMCR 使能低速晶振后, STSC0 自动使能。当切换系统时钟到外部低速晶振后, STSC0 自动清除。软件也可以在晶振稳定后, 手动清除 STSC0, 已关闭晶振启动电路, 节省功耗。						
[4:3]	-	保留不用						
[2]	XIEN	使能外部时钟输入, 需要同时使能外部晶振						
[1]	E6EN	使能 PE6 的通用 IO 功能; 默认 PE6 为 AVREF 功能						
[0]	C6EN	使能 PC6 的通用 IO 功能; 默认 PC6 为外部复位输入						