寄存器定义

低压检测(LVD)控制寄存器-VDTCR

VDTCR - LVD 控制寄存器												
VDTCR: 0x62 默认值: 0x00												
Bits	WCE	SWR	-	VDTS2	VDTS1	VDTS0	VDREN	VDTEN				
R/W	R/W	W/R	-	R/W	R/W	R/W	R/W	R/W				
位定义												
[0]	VDTEN	(低	低压检测模块使能控制,1使能,0禁止									
[1]	VDREN 低压复位功能使能控制,1使能,0禁止											
[4:2]		低	低压检测阀值配置位									
		00	000 = 1.8V									
		00	001 = 2.2V									
		01	010 = 2.5V									
	VDTS	01	011 = 2.9V									
		10	0 = 3.2V									
		10	101 = 3.6V									
		11	110 = 4.0V									
		11	111 = 4.4V									
[5]	-	保	保留不用									
[6]	SWR	软	软复位使能位, 此位清零将产生软件复位									
[7]	WCE	VD	VDTCR 值改变使能位									
		用	用户在改变 VDTCR 寄存器的值之前,必须首先将此位写 1,									
		在	在之后的6个时钟周期内,更改VDTCR其他位的值。四个周									
		期	后 WCE 自	动清零,为	전 VDTCR 돌	寄存器的更	 更新操作无	三效。				

IO 功能复用寄存器-PMX2

PMX2 - IO 功能复用寄存器											
PMX2: 0	xF0		默认值: 0x00								
Bits	WCE	STSC	1 STSCO	-	-	XIEN	E6EN	C6EN			
R/W	R/W	R/W	R/W	-	-	R/W	R/W	R/W			
位定义											
0	C6EN		PC6 引脚默认为复位功能,设置此位为 1 将禁止外部复位功								
U			能,复位功能禁止后,PC6 可作为一个普通的 I/0 使用								
1	E6EN		PE6 引脚默认为模拟输入功能,设置此位为 1,将关闭模拟								
	LULIN		输入功能,这个引脚可以作为 GPIO 使用								
2	XIEN		外部时钟输入使能控制								
4:3	-		保留不用								
5	STSCO)	低速晶振启动控制								
6	STSC	L	高速晶振启动控制								
7	WCE		IOCR 值改变使能位								
	VVCE		用户在改变 IOCR 寄存器的值之前,必须首先将此位写 1,					万 1, 在			