

TCO 输出比较寄存器 A- OCR0A

OCR0A – TCO 输出比较寄存器 A								
地址: 0x47					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR0A7	OCR0A6	OCR0A5	OCR0A4	OCR0A3	OCR0A2	OCR0A1	OCR0A0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR0A	<p>TCO 输出比较寄存器。</p> <p>OCR0A 包含一个 8 位的数据，不间断地与计数器数值 TCNT0 进行比较。比较匹配可以用来产生输出比较中断，或者用来在 OCR0A 引脚上产生波形。</p> <p>当使用 PWM 模式时，OCR0A 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下，双缓冲功能是禁止的。双缓冲可以将更新 OCR0A 寄存器与计数最大值或最小值时刻同步起来，从而防止产生不对称的 PWM 脉冲，消除了干扰脉冲。</p> <p>使用双缓冲功能时，CPU 访问的是 OCR0A 缓冲寄存器，禁止双缓冲功能时 CPU 访问的是 OCR0A 本身。</p>						

TCO 输出比较寄存器 B- OCR0B

OCR0B – TCO 输出比较寄存器 B								
地址: 0x48					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	OCR0B7	OCR0B6	OCR0B5	OCR0B4	OCR0B3	OCR0B2	OCR0B1	OCR0B0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Initial	0	0	0	0	0	0	0	0
Bit	Name	描述						
7:0	OCR0B	<p>TCO 输出比较 B 寄存器。</p> <p>OCR0B 包含一个 8 位的数据，不间断地与计数器数值 TCNT0 进行比较。比较匹配可以用来产生输出比较中断，或者用来在 OCR0B 引脚上产生波形。</p> <p>当使用 PWM 模式时，OCR0B 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下，双缓冲功能是禁止的。双缓冲可以将更新 OCR0B 寄存器与计数最大值或最小值时刻同步起来，从而防止产生不对称的 PWM 脉冲，消除了干扰脉冲。</p> <p>使用双缓冲功能时，CPU 访问的是 OCR0B 缓冲寄存器，禁止双缓冲功能时 CPU 访问的是 OCR0B 本身。</p>						