

## 寄存器定义

## GTCCR– 通用定时计数器控制寄存器

GTCCR– 通用定时计数器控制寄存器								
地址: 0x43					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	TSM	-	-	-	-	-	PSRASY	PSRSYNC
R/W	R/W	-	-	-	-	-	W	W
Bit	Name	描述						
7	TSM	定时计数器同步模式控制位。 当设置 TSM 位为“1”时，为定时计数器同步模式。同步模式下，写入 PSRASY 位和 PSRSYNC 位的值会保持，让相应的预分频器一直被复位。这能确保相应的定时计数器中止并配置成相同的值。 当设置 TSM 位为“0”时，PSRASY 位和 PSRSYNC 位的值会被硬件清零，且定时计数器同时开始工作。						
6:2	-	保留。						
1	PSRASY	见定时器 TC2 寄存器描述。						
0	PSRSYNC	预分频器 CPS310 复位控制位。 当设置 PSRSYNC 位为“1”时，预分频器 CPS310 将被复位。当 TSM 位未置位时，复位之后硬件将清零 PSRSYNC 位。 当设置 PSRSYNC 位为“0”时，设置无效。 复用模式下，TC0/TC1/TC3 共用预分频器，复位将会影响这三个定时器。 独立模式下，复位只会影响 TC0。 读取这一位的值将始终为“0”。						

## PSSR– 预分频器选择寄存器

PSSR– 预分频器选择寄存器								
地址: 0xE2					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	PSS1	PSS3	-	-	-	-	PSR3	PSR1
R/W	R/W	R/W	-	-	-	-	R/W	R/W
Bit	Name	描述						
7	PSS1	预分频器选择控制位。 当设置 PSS1 位为“1”时，TC1 单独使用预分频器 CPS1。 当设置 PSS1 位为“0”时，为预分频器复用模式。TC0 和 TC1 共用预分频器 CPS310。预分频器 CPS1 无效，将会一直被复位。若 PSS3 位同时为“0”，TC3 和 TC0、TC1 共用预分频器 CPS310。预分频器 CPS1 和 CPS3 均无效，将会一直被复位。						
6	PSS3	预分频器选择控制位。 当设置 PSS3 位为“1”时，TC3 单独使用预分频器 CPS3。						