| 工作模式 | 波特率计算公式 | | | |
|------|-------------------------------|--|--|--|
| 从机模式 | 波特率由外部主机决定 | | | |
| 主机模式 | $BAUD = f_{sys}/(2*(UBRR+1))$ | | | |

UDR - USPI 数据寄存器

| <i>UDR</i> − USPI 数据寄存器 | | | | | | | | | | |
|-------------------------|------|--|------|------|------|-----------|------|------|--|--|
| 地址: 0xC6 | | | | | 默认值: | 默认值: 0x00 | | | | |
| Bit 7 | | 6 | 5 | 4 | 3 | 2 | 1 | 0 | | |
| Name UDR7 | | 7 UDR6 | UDR5 | UDR4 | UDR3 | UDR2 | UDR1 | UDR0 | | |
| R/W | R/W | R/W | R/W | R/W | R/W | R/W | R/W | R/W | | |
| Bit | Name | 描述 | | | | | | | | |
| 7:0 | UDR | USPI 发送和接收的数据。 USPI 发送数据缓冲器和接收数据缓冲器共享 USPI 数据寄存器 UDR。 将数据写入 UDR 即写入发送数据缓冲器,从 UDR 读取数据即读取接收数据缓冲器。 在5到8位数据帧模式下,未使用的第9位被发送器忽略,而接收器则将它们设置为0。 只有当 UCSRA 寄存器的 UDRE 标志为"1"时才能对发送缓冲器进行写操作,否则发送器的操作会出错。当发送移位寄存器为空时,发送器会把发送缓冲器中的数据加载到发送移位寄存器中,然后数据串行地从 TxD 引脚输出。接收缓冲器包含一个两级 FIFO,一旦接收缓冲器被读取,FIFO 就会改变它的状态。 | | | | | | | | |