

## Register cheat sheet

Addr	Name	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0	
Extended IO Register										
\$ F6	GUID3	GUID Byte 3								
\$ F5	GUID2	GUID Byte 2								
\$ F4	GUID1	GUID Byte 1								
\$ F3	GUID0	GUID Byte 0								
\$ F2	<a href="#">PMCR</a>	PMCE	CLKFS	CLKSS	WCLKS	OSCKEN	OSCMEN	RCKEN	RCMEN	
\$ F0	<a href="#">PMX2</a>	WCE	STOSC1	STOSC0	-	-	XIEN	E6EN	C6EN	
\$ EE	<a href="#">PMX0</a>	PMXCE	C1BF4	C1AF5	C0BF3	C0AC0	SSB1	TXD6	RXD5	
\$ ED	<a href="#">PMX1</a>	-	-	-	-	-	C3AC	C2BF7	C2AF6	
\$ EC	<a href="#">TCKSR</a>	-	F2XEN	TC2XF1	TC2XF0	-	AFCKS	TC2XS1	TC2XS0	
\$ E2	<a href="#">PSSR</a>	PSS1	PSS3	-	-	-	-	PSR3	PSR1	
\$ E1	OCPUE	PUE7	PUE6	PUE5	PUE4	PUE3	PUE2	PUE1	PUE0	
\$ E0	<a href="#">HDR</a>	-	-	HDR5	HDR4	HDR3	HDR2	HDR1	HDR0	
\$ DE	DAPTE	DAPTE	-	-	-	-	-	-	-	
\$ DD	DAPTR	DAPTP	DAP Trimming							
\$ DC	<a href="#">DAPCR</a>	DAPEN	GA1	GA0	DNS2	DNS1	DNS0	DPS1	DPS0	
\$ D8										
\$ D7										
\$ D6										
\$ D5										
\$ D4										
\$ D2										
\$ D1										
\$ D0										
\$ CF	LDOCR	WCE				PDEN	VSEL2	VSEL1	VSEL0	
\$ CE	<a href="#">VCAL2</a>	Calibration value for 2.048V internal reference								
\$ CD	<a href="#">VCAL1</a>	Calibration value for 1.024V internal reference								
\$ CC	<a href="#">VCAL3</a>	Calibration value for 4.096V internal reference								
\$ C8	<a href="#">VCAL</a>	Internal Voltage Reference calibration register								
\$ C6	<a href="#">UDR</a>	USART Data Register								
\$ C5	<a href="#">UBRRH</a>	-	-	-	-	USART Baud Rate Register High				
\$ C4	<a href="#">UBRRL</a>	USART Baud Rate Register Low								
\$ C2	<a href="#">UCSRC</a>	UMSEL1	UMSEL0	UPM1	UPM0	USBS0	UCSZ01	UCSZ00	UCPOL0	
\$ C1	<a href="#">UCSRB</a>	RXCIE0	TXCIE0	UDRIE0	RXEN0	TXEN0	UCSZ02	RXB80	TXB80	
\$ C0	<a href="#">UCSRA</a>	RXC0	TXC0	UDRE0	FE0	DOR0	UPE0	U2X0	MPCM0	
\$ BD	<a href="#">TWAMR</a>	TWI Address Mask								-
\$ BC	<a href="#">TWCRR</a>	TWINT	TWEA	TWSTA	TWSTO	TWWC	TWEN	-	TWIE	
\$ BB	<a href="#">TWDR</a>	TWI Data								
\$ BA	<a href="#">TWAR</a>	TWI Address								TWGC