

		上的电平改变将置位 PCIF0, 若 PCIE0 位和全局中断置位, 将会产生 PCIO 中断。当设置 PCINT1 位为“0”时, PB1 引脚电平改变中断被禁止。
0	PCINT0	引脚改变使能屏蔽位 0。 当设置 PCINT0 位为“1”时, PB0 引脚电平改变中断被使能。PB0 引脚上的电平改变将置位 PCIF0, 若 PCIE0 位和全局中断置位, 将会产生 PCIO 中断。当设置 PCINT0 位为“0”时, PB0 引脚电平改变中断被禁止。

PCMSK1 – 引脚改变中断屏蔽寄存器 1

PCMSK1 – 引脚改变屏蔽寄存器 1								
地址: 0x6C					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	PCINT15	PCINT14	PCINT13	PCINT12	PCINT11	PCINT10	PCINT9	PCINT8
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	PCINT15	引脚改变使能屏蔽位 15。 当设置 PCINT15 位为“1”时, PC7 引脚电平改变中断被使能。PC7 引脚上的电平改变将置位 PCIF1, 若 PCIE1 位和全局中断置位, 将会产生 PC11 中断。当设置 PCINT15 位为“0”时, PC7 引脚电平改变中断被禁止。						
6	PCINT14	引脚改变使能屏蔽位 14。 当设置 PCINT14 位为“1”时, PC6 引脚电平改变中断被使能。PC6 引脚上的电平改变将置位 PCIF1, 若 PCIE1 位和全局中断置位, 将会产生 PC11 中断。当设置 PCINT14 位为“0”时, PC6 引脚电平改变中断被禁止。						
5	PCINT13	引脚改变使能屏蔽位 13。 当设置 PCINT13 位为“1”时, PC5 引脚电平改变中断被使能。PC5 引脚上的电平改变将置位 PCIF1, 若 PCIE1 位和全局中断置位, 将会产生 PC11 中断。当设置 PCINT13 位为“0”时, PC5 引脚电平改变中断被禁止。						
4	PCINT12	引脚改变使能屏蔽位 12。 当设置 PCINT12 位为“1”时, PC4 引脚电平改变中断被使能。PC4 引脚上的电平改变将置位 PCIF1, 若 PCIE1 位和全局中断置位, 将会产生 PC11 中断。当设置 PCINT12 位为“0”时, PC4 引脚电平改变中断被禁止。						
3	PCINT11	引脚改变使能屏蔽位 11。 当设置 PCINT11 位为“1”时, PC3 引脚电平改变中断被使能。PC3 引脚上的电平改变将置位 PCIF1, 若 PCIE1 位和全局中断置位, 将会产生 PC11 中断。当设置 PCINT11 位为“0”时, PC3 引脚电平改变中断被禁止。						
2	PCINT10	引脚改变使能屏蔽位 2。 当设置 PCINT10 位为“1”时, PC2 引脚电平改变中断被使能。PC2 引脚上的电平改变将置位 PCIF1, 若 PCIE1 位和全局中断置位, 将会产生 PC11 中断。当设置 PCINT10 位为“0”时, PC2 引脚电平改变中断被禁						