

DTR1L								
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	DTR1L	死区时间寄存器高字节。 当 DTEN1 位为高时，OC1A 和 OC1B 为互补输出，OC1A 输出上所插入的死区时间由 DTR1L 个计数时钟决定。						

DTR1H –TC1 死区时间寄存器高字节

DTR1H-TC1 死区时间寄存器高字节								
地址: 0x8D					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
DTR1H								
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	DTR1H	死区时间寄存器高字节。 当 DTEN1 位为高时，OC1A 和 OC1B 为互补输出，OC1B 输出上所插入的死区时间由 DTR1H 个计数时钟决定。						

TCKCSR –TC 时钟控制状态寄存器

TCKCSR-TC 时钟控制状态寄存器								
地址: 0xEC					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	-	F2XEN	TC2XF1	TC2XF0	-	AFCKS	TC2XS1	TC2XS0
R/W	-	R/W	R/O	R/O	-	R/W	R/W	R/W
Bit	Name	描述						
7	-	保留						
6	F2XEN	RC 32M 倍频输出使能控制位 当设置 F2XEN 位为“1”时，32M RC 振荡器的倍频输出被使能，输出 64M 的高速时钟 当设置 F2XEN 位为“0”时，32M RC 振荡器的倍频输出被禁止，不能输出 64M 的高速时钟						
5	TC2XF1	TC 高速时钟模式标志位 1 当读到 TC2XF1 位为“1”时，表明定时计数器 1 工作于高速时钟模式，为“0”时，表明定时计数器 1 工作于系统时钟模式						
4	TC2XF0	TC 高速时钟模式标志位 0，参考定时计数器 0 寄存器描述						
3:2	-	保留						
1	TC2XS1	TC 高速时钟模式选择控制位 1 当设置 TC2XS1 位为“1”时，选择定时计数器 1 工作于高速时钟模式 当设置 TC2XS1 位为“0”时，选择定时计数器 1 工作于系统时钟模式						
0	TC2XS0	TC 高速时钟模式选择控制位 0，参考定时计数器 0 寄存器描述						