

LGT8XM 通用工作寄存器

	7	0	Addr.	
	R0		0x00	
	R1		0x01	
	R2		0x02	
	...			
	R13		0x0D	
	R14		0x0E	
	R15		0x0F	
	R16		0x10	
	R17		0x11	
	...			
通用 工作 寄存 器	R26		0x1A	X寄存器低字节
	R27		0x1B	X寄存器高字节
	R28		0x1C	Y寄存器低字节
	R29		0x1D	Y寄存器高字节
	R30		0x1E	Z寄存器低字节
	R31		0x1F	Z寄存器高字节

大部分指令能够直接访问到全部的通用工作寄存器，他们大部分也都是单周期指令。
如上图所示，每一个寄存器都对应一个数据存储空间的地址，这些通用工作寄存器被映射到数据存储空间。尽管他们没有真正存在于 **SRAM** 中，但这种统一映射的存储组织给访问他们带来了很大的灵活性。**X/Y/Z** 寄存器可以作为指针索引到任何通用寄存器。

X/Y/Z 寄存器

寄存器 **R26...R31** 可以两两组合，构成三个 **16** 位寄存器。这三个 **16** 位寄存器主要用于间接寻址访问的地址指针，**X/Y/Z** 寄存器结构如下：

	15	XH	XL	0
X寄存器	7	0	7	0
	R27 (0x1B)		R26 (0x1A)	
	15	YH	YL	0
Y寄存器	7	0	7	0
	R29 (0x1D)		R28 (0x1C)	
	15	ZH	ZL	0
Z寄存器	7	0	7	0
	R31 (0x1F)		R30 (0x1E)	

在不同的寻址模式下，这些寄存器被用作固定偏移，自动递增以及自动递减的地址指针，具体细节请参考指令描述部分。