

DSIR – 运算指令寄存器

<i>DSIR</i> – uDSC 运算指令寄存器								
地址: 0x21 (0x01)						默认值: 0000_0000		
Bit	7	6	5	4	3	2	1	0
Name	DSIR[7:0]							
R/W	R/W							
Bit	Name	描述						
7:0	IR	uDSC 运算指令。请参“运算指令定义”章节的描述						

DSDX - 操作数寄存器 DSDX

DSDX- uDSC 操作数寄存器 DX																
地址: 0x30 (0x10)											默认值: 0000_0000					
Bit	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Name	DSDX[15:0]															
R/W	R/W															
Bit	Name		描述													
15:0	DSDX		16 位操作数寄存器 DSDX													

DSDY - 操作数寄存器 DSDY

DS DY – uDSC 操作数寄存器 DY																
地址: 0x31 (0x11)												默认值: 0000_0000				
Bit	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Name	DS DY[15:0]															
R/W	R/W															
Bit	Name	描述														
15:0	DS DY	16 位操作数寄存器 DS DY														

DSAL - 32 位累加器 DA 的低 16 位

DSAL – uDSC 操作数寄存器 DSA 的低 16 位																
地址: 0x58 (0x38)											默认值: 0000_0000					
Bit	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Name	DSA[15:0]															
R/W	R/W															
Bit	Name	描述														
15:0	DSAL	32 位累加器 DSA 的低 16 位														