

		ICR1 时, 应先读取 ICR1L。当输入捕捉被触发时, 计数值 TCNT1 就会更新复制到 ICR1 寄存器里。ICR1 寄存器也可用来定义计数的 TOP 值。
--	--	--

ICR1H –TC1 输入捕捉寄存器高字节

ICR1H –TC1 输入捕捉寄存器高字节								
地址: 0x87					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	ICR1H7	ICR1H6	ICR1H5	ICR1H4	ICR1H3	ICR1H2	ICR1H1	ICR1H0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	ICR1H	TC1 输入捕捉值的高字节。 ICR1H 和 ICR1L 结合到一起组成 16 位的 ICR1。读写 16 位寄存器需要两次操作。写 16 位 ICR1 时, 应先写入 ICR1H。读 16 位 ICR1 时, 应先读取 ICR1L。当输入捕捉被触发时, 计数值 TCNT1 就会更新复制到 ICR1 寄存器里。ICR1 寄存器也可用来定义计数的 TOP 值。						

OCR1AL –TC1 输出比较寄存器 A 低字节

OCR1AL –TC1 输出比较寄存器 A 低字节								
地址: 0x88					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR1AL7	OCR1AL6	OCR1AL5	OCR1AL4	OCR1AL3	OCR1AL2	OCR1AL1	OCR1AL0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR1AL	输出比较寄存器 A 的低字节。 OCR1AL 和 OCR1AH 结合到一起组成 16 位的 OCR1A。读写 16 位寄存器需要两次操作。写 16 位 OCR1A 时, 应先写入 OCR1AH。读 16 位 OCR1A 时, 应先读取 OCR1AL。 OCR1A 不间断地与计数器数值 TCNT1 进行比较。比较匹配可以用来产生输出比较中断, 或者用来在 OC1A 引脚上产生波形。 当使用 PWM 模式时, OCR1A 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下, 双缓冲功能是禁止的。双缓冲可以将更新 OCR1A 寄存器与计数最大值或最小值时刻同步起来, 从而防止产生不对称的 PWM 脉冲, 消除了干扰脉冲。 使用双缓冲功能时, CPU 访问的是 OCR1A 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR1A 本身。						