Name	TCNT3L7	TCNT3L6	TCNT3L5	TCNT3L4	TCNT3L3	TCNT3L2	TCNT3L1	TCNT3L0		
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W		
Bit	Name	描述								
7:0	TCNT3L	TC3 计数值的TCNT3H和TC 计数值进行该该16位TCNT CPU对TCNT3 器已经停止。如果写入TCN 生结果。 没有选择时知减操作的优先	NT3L 结合到。读写 3 时,应先该 寄存器的写热 这就允许初效 T3 的数值等 3 源时定时器 6 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2 2	16位寄存器 取取TCNT3L。 操作会在下一 给化TCNT3寄 于或绕过OCR	需要两次操作个定时器时钟存器的值与 03x值时,比较	。写 16位TCN 周期阻止比较 CR3x 的值一致 CC 亚配就会丢约	T3时,应先写。 E匹配的发生, 故而不会引发。 E,造成不正码	和使定时中断。 角的波形发		

TCNT3H-TC3 计数器寄存器高字节

TCNT3H− TC3 计数值寄存器高字节									
地址: 0x95					默认值: 0x00				
Bit	7	6	5	4	3	2	1	0	
Name	TCNT3H7	TCNT3H6	TCNT3H5	TCNT3H4	TCNT3H3	TCNT3H2	TCNT3H1	TCNT3H0	
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Bit	Name	描述							
7:0	TCNT3H	TC3 计数值的高字节。 TCNT3H 和 TCNT3L 结合到一起组成 TCNT3,通过 TCNT3 寄存器可以直接对计数器的 16 位计数值进行读写访问。读写 16 位寄存器需要两次操作。写 16 位 TCNT3 时,应先写入 TCNT3H。读 16 位 TCNT3 时,应先读取 TCNT3L。 CPU 对 TCNT3 寄存器的写操作会在下一个定时器时钟周期阻止比较匹配的发生,即使定时器已经停止。这就允许初始化 TCNT3 寄存器的值与 OCR3x 的值一致而不会引发中断。如果写入 TCNT3 的数值等于或绕过 OCR3x 值时,比较匹配就会丢失,造成不正确的波形发生结果。没有选择时钟源时定时器停止计数,但 CPU 仍可以访问 TCNT3。CPU 写计数器比清零或加减操作的优先级高。							

ICR3L-TC3 俘获寄存器低字节

ICR3L - TC3 输入捕捉寄存器低字节									
地址: 0x96				默认值: 0x00					
Bit	7	6	5	4	3	2	1	0	
Name	ICR3L7	ICR3L6	ICR3L5	ICR3L4	ICR3L3	ICR3L2	ICR3L1	ICR3L0	
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	
Bit	Name	描述							
		TC3 输入捕捉值的低字节。							
7:0	ICR3L	ICR3H 和 ICR3L 结合到一起组成 16 位的 ICR3。读写 16 位寄存器需要两次操作。写 16 位							
		ICR3 时,应先写入 ICR3H。读 16 位 ICR3 时,应先读取 ICR3L。							