

TCCR1C – TC1 控制寄存器 C

TCCR1C – TC1 控制寄存器 C								
地址: 0x82					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	FOC1A	FOC1B	DOC1B	DOC1A	DTEN1	-	-	-
R/W	W	W	R/W	R/W	R/W	-	-	-
Bit	Name	描述						
7	FOC1A	<p>强制输出比较 A。</p> <p>工作于非 PWM 模式时, 可以通过对强制输出比较位 FOC1A 写“1”的方式来产生比较匹配。强制比较匹配不会置位 OCF1A 标志, 也不会重载或清零定时器, 但是输出引脚 OC1A 将被按照 COM1A 的设置相应的更新, 就跟真的发生了比较匹配一样。</p> <p>工作于 PWM 模式时, 写 TCCR1A 寄存器时要对其清零。读取 FOC1A 的返回值一直为零。</p>						
6	FOC1B	<p>强制输出比较 B。</p> <p>工作于非 PWM 模式时, 可以通过对强制输出比较位 FOC1B 写“1”的方式来产生比较匹配。强制比较匹配不会置位 OCF1B 标志, 也不会重载或清零定时器, 但是输出引脚 OC1B 将被按照 COM1B 的设置相应的更新, 就跟真的发生了比较匹配一样。工作于 PWM 模式时, 写 TCCR1A 寄存器时要对其清零。读取 FOC1B 的返回值一直为零。</p>						
5	DOC1B	<p>TC1 关闭输出比较使能控制高位。</p> <p>当设置 DOC1B 位为“1”时, 触发源关闭输出比较信号 OC1B 被使能。当发生触发事件时, 硬件自动清零 COM1B 位, 关闭 OC1B 的波形输出。软件可通过设置 COM1B 重新开启 PWM 输出。</p> <p>当设置 DOC1B 位为“0”时, 触发源关闭输出比较信号 OC1B 被禁止。</p>						
4	DOC1A	<p>TC1 关闭输出比较使能控制低位。</p> <p>当设置 DOC1A 位为“1”时, 触发源关闭输出比较信号 OC1A 被使能。当发生触发事件时, 硬件自动清零 COM1A 位, 关闭 OC1A 的波形输出。软件可通过设置 COM1A 重新开启 PWM 输出。</p> <p>当设置 DOC1A 位为“0”时, 触发源关闭输出比较信号 OC1A 被禁止。</p>						
3	DTEN1	<p>TC1 死区时间使能控制位。</p> <p>当设置 DTEN1 位为“1”时, 使能死区时间插入。OC1A 和 OC1B 均在 B 通道比较输出产生的波形基础上插入死区时间, 所插入的死区时间间隔由 DTR1 寄存器所对应的计数时间决定。OC1A 输出波形的极性由 COM1A 和 COM1B 的对应关系决定, 详见 OC1A 插入死区时间后波形极性表格所示。</p> <p>当设置 DTEN1 位为“0”时, 禁止死区时间插入, OC1A 和 OC1B 的波形为各自比较输出所产生的波形。</p>						
2:0	-	保留						

下表为死区时间使能时 OC1A 信号输出波形的极性控制。