

		输出比较波形占据着 <b>OC0B</b> 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下， <b>COM0B</b> 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。
4	COM0B0	TC0 比较匹配 B 输出模式控制低位。 COM0B0 和 COM0B1 一起组成比较输出模式控制 <b>COM0B[1:0]</b> ，用来控制 <b>OC0B</b> 的输出波形。如果 <b>COM0B</b> 的 1 位或者 2 位都置位，输出比较波形占据着 <b>OC0B</b> 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下， <b>COM0B</b> 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。
3	DOC0B	TC0 关闭输出比较使能控制高位。 当 <b>DOC0B</b> 位为“1”时，触发源关闭输出比较信号 <b>OC0B</b> 被使能。当发生触发事件时，硬件自动清零 <b>COM0B</b> 位，关闭 <b>OC0B</b> 的波形输出。软件通过设置 <b>COMB</b> 可重新开启 <b>PWM</b> 输出。 当 <b>DOC0B</b> 位为“0”时，触发源关闭输出比较信号 <b>OC0B</b> 被禁止。
2	DOC0A	TC0 关闭输出比较使能控制低位。 当设置 <b>DOC0A</b> 位为“1”时，触发源关闭输出比较信号 <b>OC0A</b> 被使能。当发生触发事件时，硬件自动关闭 <b>OC0A</b> 的波形输出。 当设置 <b>DOC0A</b> 位为“0”时，触发源关闭输出比较信号 <b>OC0A</b> 被禁止。当发生触发事件时，不会关闭 <b>OC0A</b> 的波形输出。
1	WGM01	TC0 波形产生模式控制中位。 WGM01 和 WGM00，WGM02 一起组成波形产生模式控制 <b>WGM0[2:0]</b> ，控制计数器的计数方式和波形产生方式，具体见波形产生模式表格描述。
0	WGM00	TC0 波形产生模式控制低位。 WGM00 和 WGM01，WGM02 一起组成波形产生模式控制 <b>WGM0[2:0]</b> ，控制计数器的计数方式和波形产生方式，具体见波形产生模式表格描述。

### TC0 控制寄存器 B- TCCR0B

TCCR0B-TC0 控制寄存器 B								
地址: 0x45					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	FOC0A	FOC0B	OC0AS	DTEN0	WGM02	CS02	CS01	CS00
R/W	W	W	W/R	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	FOC0A	TC0 强制输出比较 A 控制位。 工作于非 <b>PWM</b> 模式时，可以通过对强制输出比较位 <b>FOC0A</b> 写“1”的方式来产生比较匹配。强制比较匹配不会置位 <b>OCF0A</b> 标志，也不会重载或清零定时器，但是输出引脚 <b>OC0A</b> 将被按照 <b>COM0A</b> 的设置相应的更新，就跟真的发生了比较匹配一样。 读取 <b>FOC0A</b> 的返回值一直为零。						
6	FOC0B	TC0 强制输出比较 B 控制位。						