

寄存器定义

C1SR – AC1 控制和状态寄存器

C1SR – AC1 控制和状态寄存器								
地址: 0x2F					默认值: 0x80			
Bit	7	6	5	4	3	2	1	0
Name	C1D	C1BG	C1O	C1I	C1IE	C1IC	C1IS1	C1IS0
R/W	R/W	R/W	R	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	C1D	模拟比较器禁止位。 当设置 C1D 位为“1”时，模拟比较器被关闭。 当设置 C1D 位为“0”时，模拟比较器被开启。						
6	C1BG	模拟比较器 1 正端输入源选择位。C1BG 与 C1XR 寄存器的 C1PS0 位共同设置 AC1 正端输入源, {C1BG, C1PS0} = 00 = AC1P 作为正端输入 01 = ACXP 作为正端输入 10 = 内部 DAC 的输出作为正端输入 11 = 关闭 AC1 的正端输入源						
5	C1O	模拟比较器的输出状态位。 模拟比较器的输出经过同步之后直接连到 C1O 位。软件可读取 C1O 位的值来获取模拟比较器的输出值。						
4	C1I	模拟比较器的中断标志位。 当模拟比较器的输出事件触发了由 C1IS 位定义的中断模式时，C1I 位被置位。当中断使能位 C1IE 为“1”且全局中断置位时，中断产生。执行模拟比较器中断服务程序时，C1I 将自动清零，或对 C1I 位写“1”也可清零该位。						
3	C1IE	模拟比较器的中断使能位。 当设置 C1IE 位为 1，且使能全局中断，AC1 的中断被使能。 当设置 C1IE 位为 0，AC1 的中断被禁止。						
2	C1IC	模拟比较器输入捕捉使能位 C1IC = 1, 定时计数器 1 的输入捕捉源来自模拟比较器的输出。 C1IC = 0, 定时计数器 1 的输入捕捉源来自外部引脚 ICP1。						
1	C1IS1	模拟比较器中断模式控制高位。						
0	C1IS0	模拟比较器中断模式控制低位。C1IS0 和 C1IS1 一起组成 C1PS[1:0], 用来控制模拟比较器的中断触发方式。						
		C1IS[1:0]		中断模式				
		00		AC1 的上升沿或下降沿触发				
		01		保留。				
		10		AC1 的下降沿触发				
		11		AC1 的上升沿触发				