

		使用双缓冲功能时, CPU 访问的是 OCR3B 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR3B 本身。
--	--	---

OCR3CL-TC3 输出比较寄存器 C 低字节

OCR3CL-TC3 输出比较寄存器 C 低字节								
地址: 0x9E					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	OCR3CL7	OCR3CL6	OCR3CL5	OCR3CL4	OCR3CL3	OCR3CL2	OCR3CL1	OCR3CL0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR3CL	<p>输出比较寄存器 C 的低字节。</p> <p>OCR3CL 和 OCR3CH 结合到一起组成 16 位的 OCR3C。读写 16 位寄存器需要两次操作。写 16 位 OCR3C 时, 应先写入 OCR3CH。读 16 位 OCR3C 时, 应先读取 OCR3CL。</p> <p>OCR3C 不间断地与计数器数值 TCNT3 进行比较。比较匹配可以用来产生输出比较中断, 或者用来在 OC3C 引脚上产生波形。</p> <p>当使用 PWM 模式时, OCR3C 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下, 双缓冲功能是禁止的。双缓冲可以将更新 OCR3C 寄存器与计数最大值或最小值时刻同步起来, 从而防止产生不对称的 PWM 脉冲, 消除了干扰脉冲。</p> <p>使用双缓冲功能时, CPU 访问的是 OCR3C 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR3C 本身。</p>						

OCR3CH-TC3 输出比较寄存器 C 高字节

OCR3CH-TC3 输出比较寄存器 C 高字节								
地址: 0x9F					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	OCR3CH7	OCR3CH6	OCR3CH5	OCR3CH4	OCR3CH3	OCR3CH2	OCR3CH1	OCR3CH0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR3CH	<p>输出比较寄存器 C 的高字节。</p> <p>OCR3CL 和 OCR3CH 结合到一起组成 16 位的 OCR3C。读写 16 位寄存器需要两次操作。写 16 位 OCR3C 时, 应先写入 OCR3CH。读 16 位 OCR3C 时, 应先读取 OCR3CL。</p> <p>OCR3C 不间断地与计数器数值 TCNT3 进行比较。比较匹配可以用来产生输出比较中断, 或者用来在 OC3C 引脚上产生波形。</p> <p>当使用 PWM 模式时, OCR3C 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下, 双缓冲功能是禁止的。双缓冲可以将更新 OCR3C 寄存器与计数最大值或最小值时刻同步起来, 从而防止产生不对称的 PWM 脉冲, 消除了干扰脉冲。</p> <p>使用双缓冲功能时, CPU 访问的是 OCR3C 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR3C 本身。</p>						

DTR3L-TC3 死区时间寄存器低字节

DTR3L-TC3 死区时间寄存器低字节	
地址: 0x9C	默认值: 0x00