

TC0 控制寄存器 C – TCCR0C

TCCR0C - TC0 控制寄存器 C								
地址: 0x49					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	DSX07	DSX06	DSX05	DSX04	-	-	DSX01	DSX00
R/W	R/W	R/W	R/W	R/W	-	-	R/W	R/W
Bit	Name	描述						
7	DSX07	<p>TC0 触发源选择控制使能第 7 位。</p> <p>当设置 DSX07 位为“1”时，TC1 溢出作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被使能。当 DOC0A/DOC0B 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC0A/OC0B 的波形输出。</p> <p>当设置 DSX07 位为“0”时，TC1 溢出作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被禁止。</p>						
6	DSX06	<p>TC0 触发源选择控制使能第 6 位。</p> <p>当设置 DSX06 位为“1”时，TC2 溢出作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被使能。当 DOC0A/DOC0B 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC0A/OC0B 的波形输出。</p> <p>当设置 DSX06 位为“0”时，TC2 溢出作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被禁止。</p>						
5	DSX05	<p>TC0 触发源选择控制使能第 5 位。</p> <p>当设置 DSX05 位为“1”时，引脚电平变化 0 作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被使能。当 DOC0A/DOC0B 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC0A/OC0B 的波形输出。</p> <p>当设置 DSX05 位为“0”时，引脚电平变化 0 作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被禁止。</p>						
4	DSX04	<p>TC0 触发源选择控制使能第 4 位。</p> <p>当设置 DSX04 位为“1”时，外部中断 0 作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被使能。当 DOC0A/DOC0B 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC0A/OC0B 的波形输出。</p> <p>当设置 DSX04 位为“0”时，外部中断 0 作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被禁止。</p>						
3:2	-	保留不用						
1	DSX01	<p>TC0 触发源选择控制使能第 1 位。</p> <p>当设置 DSX01 位为“1”时，模拟比较器 1 作为为关闭输出比较信号波形 OC0A/OC0B 的触发源被使能。当 DOC0A/DOC0B 位为“1”时，所选触发源的中断标志寄存器位的上升沿就会自动关闭 OC0A/OC0B 的波形输出。</p>						