

		平触发方式，那么低电平必须保持到当前指令执行完成才会触发中断。
1	ISC01	INT0 引脚中断触发方式控制位高位。
0	ISC00	INT0 引脚中断触发方式控制位低位。 当全局中断置位且 GICR 寄存器的相应中断屏蔽控制位被置位时，外部中断 0 由 INT0 引脚激发。中断的触发方式见表格描述。在边沿检测之前 MCU 首先采样 INT0 引脚上的电平。如果选用了边沿触发方式或电平变化触发方式，那么持续时间大于 1 个系统时钟周期的脉冲将触发中断，过短的脉冲则不能保证触发中断。如果选择低电平触发方式，那么低电平必须保持到当前指令执行完成才会触发中断。

外部中断 1 触发方式见下表。

外部中断 1 触发方式控制

ISC1[1:0]	描述
0	外部引脚 INT1 低电平触发
1	外部引脚 INT1 上升沿或下降沿触发
2	外部引脚 INT1 下降沿触发
3	外部引脚 INT1 上升沿触发

外部中断 0 触发方式见下表。

外部中断 0 触发方式控制

ISC0[1:0]	描述
0	外部引脚 INT0 低电平触发
1	外部引脚 INT0 上升沿或下降沿触发
2	外部引脚 INT0 下降沿触发
3	外部引脚 INT0 上升沿触发

### 外部中断屏蔽寄存器- EIMSK

EIMSK- 外部中断屏蔽寄存器								
地址: 0x3D					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	-	-	-	-	-	-	INT1	INT0
R/W	-	-	-	-	-	-	R/W	R/W
Bit	Name	描述						
7:2	-	保留						
1	INT1	外部引脚 1 中断使能控制位。 当设置 INT1 位为“1”时，且全局中断置位，外部引脚 1 中断被使能，唤醒功能被使能。即使 INT1 引脚被配置为输出，只要引脚电平发生了相应的变化，中断将产生。 当设置 INT1 位为“0”时，外部引脚 1 中断被禁止，唤醒功能也被禁止。						