

ADCSRB – ADC 控制和状态寄存器 B

ADCSRB – ADC 控制和状态寄存器 B								
地址: 0x7B		默认值: 0x00						
Bit	7	6	5	4	3	2	1	0
Name	CME01	CME00	CME11	CME10	ACTS	ADTS2	ADTS1	ADTS0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	CME01	AC0 负端输入选择, CME0 = {CME01, CME00} 00: 外部端口 ACXN 作为 AC0 负端输入 01: ADC 多路复用输出作为 AC0 负端输入 10: 差分放大器输出作为 AC0 负端输入 11: 关闭 AC0 的负端输入源						
6	CME00							
5	CME11	AC1 负端输入选择, CME1 = {CME11, CME10} 00: 外部端口 ACXN 作为 AC1 负端输入 01: 外部端口 AC1N 作为 AC1 负端输入 10: ADC 内部 1/5 分压作为 AC1 负端输入 11: 差分运放的输出作为 AC1 负端输入						
4	CME10							
3	ACHS	AC 触发源通道选择 0 – AC0 输出作为 ADC 自动转换触发源 1 – AC1 输出作为 ADC 自动转换触发源						
2:0	ADTS	见 ADC 寄存器描述。						

C1XR – AC1 辅助控制寄存器

C1XR – AC1 辅助控制寄存器								
地址: 0x3A		默认值: 0x00						
Bit	7	6	5	4	3	2	1	0
Name	-	C10E	C1HYSE	C1PS0	C1WKE	C1FEN	C1FS1	C1FS0
R/W	-	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	-	保留						
6	C10E	AC1 比较器输出到外部端口的使能控制 C10E = 1, AC1 的比较器输出到外部端口 PE5 C10E = 0, 禁止比较器输出到外部端口						
5	C1HYSE	AC1 输出迟滞功能使能控制。 1 = 使能输出迟滞 0 = 禁用输出迟滞						
4	C1PS0	AC1 正端输入源选择低位。 C1PS0 与 C1BG 共同控制 AC1 的正端输入源, 请参考 C1SR 寄存器定义						
3	C1WKE	AC1 用于休眠唤醒的使能控制。 1 = 使能比较器输出的唤醒功能						