		"1"的方式来产生比较见志,也不会重载或清零	,可以通过对强制输出比较位 FOCOB 写 E配。强制比较匹配不会置位 OCFOB 标定时器,但是输出引脚 OCOB 将被按照新,就跟真的发生了比较匹配一样。 直为零。	
5	OCOAS	OCOA 输出端□选择控制位。当设置 OCOAS 位为"0"时, OCOA 的 波形从引脚 PD6 输出; 当设置 OCOAS 位为"1"时, OCOA 的波形 从引脚 PE4 输出 (QFP32 封装下有效)。		
4	DTEN0	TCO 死区时间使能控制位。 当设置 DTENO 位为"1"时,使能死区时间插入。OCOA 和 OCOB 均在 B 通道比较输出产生的波形基础上插入死区时间,所插入的死区时间间隔由 DTRO 寄存器所对应的计数时间决定。OCOA 输出波形的极性由 COMO 和 COMOB 的对应关系决定,详见 OCOA 插入死区时间后波形极性表格所示。 当设置 DTENO 位为"0"时,禁止死区时间插入,OCOA 和 OCOB 的波形为各自比较输出所产生的波形。		
3	WGM02	TCO 波形产生模式控制高位。 WGM02 和 WGM00, WGM01 一起组成波形产生模式控制 WGM0[2:0], 控制计数器的计数方式和波形产生方式, 具体见波 形产生模式表格描述。		
2	CS02	TCO 时钟选择控制高位。 用于选择定时计数器 0 的时钟源。		
1	CS01	TCO 时钟选择控制中位。 用于选择定时计数器 O 的时钟源。		
	CS00	TCO 时钟选择控制低位。 用于选择定时计数器 O 的时钟源。		
		CS0[2:0]	描述	
		0	无时钟源,停止计数 clk sys	
0		2	clksys/8,来自预分频器	
		3	clksys/64,来自预分频器	
		4	clk _{sys} /256,来自预分频器	
		5	clk _{sys} /1024,来自预分频器	
		6	外部时钟 70 引脚,下降沿触发	
		7	外部时钟 70 引脚,上升沿触发	

下表为非 PWM 模式 (即普通模式和 CTC 模式)下,比较输出模式对输出比较波形的控制。

COM0x[1:0]	描述
0	0C0x 断开,通用 IO □操作
1	比较匹配时翻转 0C0x 信号
2	比较匹配时清零 000x 信号
3	比较匹配时置位 0C0x 信号