

## TCKCSR - TC 时钟控制与状态寄存器

TCKCSR – TC 时钟控制与状态寄存器								
地址: 0xEC					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	-	F2XEN	TC2XF1	TC2XF0	-	AFCKS	TC2XS1	TC2XS0
R/W	-	R/W	R	R	-	R/W	R/W	R/W
Bit	Name	描述						
7	-	保留						
6	F2XEN	RC 32M 倍频输出使能控制位。 当设置 F2XEN 位为“1”时，32M RC 振荡器的倍频输出被使能，输出 64M 的高速时钟。 当设置 F2XEN 位为“0”时，32M RC 振荡器的倍频输出被禁止，不能输出 64M 的高速时钟。						
5	TC2XF1	TC 高速时钟模式标志位 1。 见定时计数器 1 寄存器描述。						
4	TC2XF0	TC 高速时钟模式标志位 0。 当读到 TC2XF0 位为“1”时，表明定时计数器 0 工作于高速时钟模式，为“0”时，表明定时计数器 0 工作于系统时钟模式。						
3:2	-	保留。						
1	TC2XS1	TC 高速时钟模式选择控制位 1。 见定时计数器 1 寄存器描述。						
0	TC2XS0	TC 高速时钟模式选择控制位 0。 当设置 TC2XS0 位为“1”时，选择定时计数器 0 工作于高速时钟模式。 当设置 TC2XS0 位为“0”时，选择定时计数器 0 工作于系统时钟模式。						