

**OCR1BH – TC1 输出比较寄存器 B 高字节**

<i>OCR1BH – TC1 输出比较寄存器 B 高字节</i>								
地址: 0x8B					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR1BH7	OCR1BH6	OCR1BH5	OCR1BH4	OCR1BH3	OCR1BH2	OCR1BH1	OCR1BH0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR1BH	<p>输出比较寄存器 B 的高字节。</p> <p>OCR1BL 和 OCR1BH 结合到一起组成 16 位的 OCR1B。读写 16 位寄存器需要两次操作。写 16 位 OCR1B 时, 应先写入 OCR1BH。读 16 位 OCR1B 时, 应先读取 OCR1BL。</p> <p>OCR1B 不间断地与计数器数值 TCNT1 进行比较。比较匹配可以用来产生输出比较中断, 或者用来在 OC1B 引脚上产生波形。</p> <p>当使用 PWM 模式时, OCR1B 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下, 双缓冲功能是禁止的。双缓冲可以将更新 OCR1B 寄存器与计数最大值或最小值时刻同步起来, 从而防止产生不对称的 PWM 脉冲, 消除了干扰脉冲。</p> <p>使用双缓冲功能时, CPU 访问的是 OCR1B 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR1B 本身。</p>						

**TIMSK1 – TC1 中断屏蔽寄存器**

<i>TIMSK1 – TC1 中断屏蔽寄存器</i>								
地址: 0x6F					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	-	-	TICIE1	-	-	OCIE1A	OCIE1B	TOIE1
R/W	-	-	R/W	-	-	R/W	R/W	R/W
Bit	Name	描述						
7:6	-	保留。						
5	TICIE1	<p>TC1 输入捕捉中断使能控制位。</p> <p>当 ICIE1 位为“1”时, 且全局中断置位, TC1 输入捕捉中断被使能。当输入捕捉触发时, 即 TIFR1 的 ICF1 标志被置位, 中断发生。</p> <p>当 ICIE1 位为“0”时, TC1 输入捕捉中断被禁止。</p>						
4:3	-	保留。						
2	OCIE1B	<p>TC1 输出比较 B 匹配中断使能位。</p> <p>当 OCIE1B 位为“1”, 且全局中断置位, TC1 输出比较 B 匹配中断使能。当比较匹配发生时, 即 TIFR 中 OCF1B 位被置位时, 中断产生。</p> <p>当 OCIE1B 位为“0”时, TC1 输出比较 B 匹配中断被禁止。</p>						
1	OCIE1A	<p>TC1 输出比较 A 匹配中断使能位。</p> <p>当 OCIE1A 位为“1”, 且全局中断置位, TC1 输出比较 A 匹配中</p>						