

寄存器定义

TC0 寄存器列表

寄存器	地址	默认值	描述
TCCR0A*	0x44	0x00	TC0 控制寄存器 A
TCCR0B*	0x45	0x00	TC0 控制寄存器 B
TCNT0*	0x46	0x00	TC0 计数值寄存器
OCRA*	0x47	0x00	TC0 输出比较寄存器 A
OCRB*	0x48	0x00	TC0 输出比较寄存器 B
DSX0*	0x49	0x00	TC0 触发源控制寄存器
DTR0*	0x4F	0x00	TC0 死区时间寄存器
TIMSK0	0x6E	0x00	定时计数器 0 中断屏蔽寄存器
TIFR0	0x35	0x00	定时计数器 0 中断标志寄存器
TCKCSR	0xEC	0x00	TC 时钟控制和状态寄存器

【注意】

带“*”的寄存器工作于系统时钟和高速时钟域下，未带“*”的寄存器仅工作于系统时钟域下。

TC0 控制寄存器 A- TCCR0A

TCCR0A-TC0 控制寄存器 A								
地址: 0x44						默认值: 0x00		
Bit	7	6	5	4	3	2	1	0
	COM0A1	COM0A0	COM0B1	COM0B0	DOC0B	DOC0A	WGM01	WGM00
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	COM0A1	TC0 比较匹配 A 输出模式控制高位。 COM0A1 和 COM0A0 一起组成比较输出模式控制 COM0A[1:0]，用来控制 OC0A 的输出波形。如果 COM0A 的 1 位或者 2 位都置位，输出比较波形占据着 OC0A 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下，COM0A 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。						
6	COM0A0	TC0 比较匹配 A 输出模式控制低位。 COM0A0 和 COM0A1 一起组成比较输出模式控制 COM0A[1:0]，用来控制 OC0A 的输出波形。如果 COM0A 的 1 位或者 2 位都置位，输出比较波形占据着 OC0A 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下，COM0A 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。						
5	COM0B1	TC0 比较匹配 B 输出模式控制高位。 COM0B1 和 COM0B0 一起组成比较输出模式控制 COM0B[1:0]，用来控制 OC0B 的输出波形。如果 COM0B 的 1 位或者 2 位都置位，						