

		任何一个使能的 PEn 引脚的电平变化都会产生 PCI3 中断。PEn 引脚中断的使能可分别由 PCMSK3 寄存器来控制。 当设置 PCIE3 位为“0”时，引脚改变中断 3 被禁止。
2	PCIE2	引脚改变中断使能控制位 2。 当设置 PCIE2 位为“1”且全局中断使能时，引脚改变中断 2 被使能。 任何一个使能的 PDn 引脚的电平变化都会产生 PCI2 中断。PDn 引脚中断的使能可分别由 PCMSK2 寄存器来控制。 当设置 PCIE2 位为“0”时，引脚改变中断 2 被禁止。
1	PCIE1	引脚改变中断使能控制位 1。 当设置 PCIE1 位为“1”且全局中断使能时，引脚改变中断 1 被使能。 任何一个使能的 PCn 引脚的电平变化都会产生 PCI1 中断。PCn 引脚中断的使能可分别由 PCMSK1 寄存器来控制。 当设置 PCIE1 位为“0”时，引脚改变中断 1 被禁止。
0	PCIE0	引脚改变中断使能控制位 0。 当设置 PCIE0 位为“1”且全局中断使能时，引脚改变中断 0 被使能。 任何一个使能的 PBn 引脚的电平变化都会产生 PCI0 中断。PBn 引脚中断的使能可分别由 PCMSK0 寄存器来控制。 当设置 PCIE0 位为“0”时，引脚改变中断 0 被禁止。

PCIFR – 引脚改变中断标志寄存器

PCIFR – 引脚改变中断标志寄存器								
地址: 0x3B					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	-	-	-	PCIF4	PCIF3	PCIF2	PCIF1	PCIF0
R/W	-	-	-	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:5	-	保留。						
4	PCIF4	引脚改变中断标志位 4。 任何一个使能的 PFn 引脚的电平变化都会置位 PCIF4。当 PCIE4 和全局中断均置位时，MCU 将会跳转至 PCI4 中断入口地址。PFn 引脚中断的使能可分别由 PCMSK4 寄存器来控制。 执行中断服务程序或往 PCIF4 位写“1”都会清零 PCIF4 位。						
3	PCIF3	引脚改变中断标志位 3。 任何一个使能的 PEn 引脚的电平变化都会置位 PCIF3。当 PCIE3 和全局中断均置位时，MCU 将会跳转至 PCI3 中断入口地址。PEn 引脚中断的使能可分别由 PCMSK3 寄存器来控制。 执行中断服务程序或往 PCIF3 位写“1”都会清零 PCIF3 位。						
2	PCIF2	引脚改变中断标志位 2。 任何一个使能的 PDn 引脚的电平变化都会置位 PCIF2。当 PCIE2 和全局中断均置位时，MCU 将会跳转至 PCI2 中断入口地址。PDn 引脚中断的使能可分别由 PCMSK2 寄存器来控制。 执行中断服务程序或往 PCIF2 位写“1”都会清零 PCIF2 位。						
1	PCIF1	引脚改变中断标志位 1。						