

向由 DDB4 控制。当这个引脚被 SPI 控制器强制为输入后，它的上拉电阻仍然可以通过 PROTB4 控制。

PCINT4: 引脚电平变化中断。PB4 为外部中断源。

MOSI/OC2A/PCINT3- 端口 B 引脚 3

MOSI: SPI 控制器主设备数据输出，从设备数据输入。当 SPI 被配置为从设备，这个引脚将会被强制为输入，并不受 DDB3 的控制。当 SPI 控制器被配置为主设备，这个引脚的方法由 DDB3 控制。当这个引脚被 SPI 控制强制为输入，仍然可以通过 PORTB3 控制它的上拉电阻。

OC2A: 定时/计数器 2 的 A 组比较匹配输出。PB3 可以作为定时/计数器 2 比较匹配的外部输出。此时必须通过 DDB3 将引脚设置为输出。同时，OC2A 也是定时器 2 的 PWM 模式输出引脚。

PCINT3: 引脚电平变化中断。PB3 为外部中断源。

SSN/OC1B/PCINT2- 端口 B 引脚 2

SSN: SPI 从设备片选输入。当 SPI 控制器配置为从设备，这个引脚将会被强制为输入，并不受 DDB2 的控制。作为一个从设备，SPI 控制器在 SSN 被驱动为低是有效。当 SPI 控制器配置为主设备，这个引脚的方向由 DDB2 控制。当这个引脚被 SPI 控制器强制为输入后，仍然可以通过 PORTB2 控制上拉电阻。

OC1B: 定时/计数器 1 的 B 组比较匹配输出。PB2 可以作为定时/计数器 1 比较匹配的外部输出。此时必须通过 DDB2 将引脚设置为输出。同时，OC1B 也是定时器 1 的 PWM 模式输出引脚。

PCINT2: 引脚电平变化中断。PB2 为外部中断源。

OC1A/PCINT1- 端口 B 引脚 1

OC1A: 定时/计数器 1 的 A 组比较匹配输出。PB1 可以作为定时/计数器 1 比较匹配的外部输出。此时必须通过 DDB1 将引脚设置为输出。同时，OC1A 也是定时器 1 的 PWM 模式输出引脚。

PCINT1: 引脚电平变化中断。PB1 为外部中断源。

ICP1/CLK0/PCINT0- 端口 B 引脚 0

ICP1: 定时/计数器 1 的俘获输入引脚

CLK0: 系统工作时钟输出，当 CLKPR 寄存器中的 CLKOE 位为 1，这个引脚将会被强制为输出，不受 DDB0 的控制。输出频率为当前系统的工作时钟频率。

PCINT0: 引脚电平变化中断。PB0 为外部中断源。