

		值来获取将要输出比较波形信号的极性，并可通过配置 COM0B 位和置位 FOC0B 位来改变其极性，避免在使能 OC0B 信号输出至其相应 IO 引脚上之后产生多余的干扰脉冲。
5:3		保留
2	OCF0B	TC0 输出比较 B 匹配标志位。 当 TCNT0 等于 OCR0B 时，比较单元就给出匹配信号，并置位比较标志 OCF0B 。若此时输出比较 B 中断使能 OCIE0B 为“1”且全局中断标志置位，则会产生输出比较 B 中断。执行此中断服务程序时 OCF0B 将自动清零，或对 OCF0B 位写“1”也可清零该位。
1	OCF0A	TC0 输出比较 A 匹配标志位。 当 TCNT0 等于 OCR0A 时，比较单元就给出匹配信号，并置位比较标志 OCF0A 。若此时输出比较 A 中断使能 OCIE0A 为“1”且全局中断标志置位，则会产生输出比较 A 中断。执行此中断服务程序时 OCF0A 将自动清零，或对 OCF0A 位写“1”也可清零该位。
0	TOV0	TC0 溢出标志位。 当计数器发生溢出时，置位溢出标志 TOV0 。若此时溢出中断使能 TOIE0 为“1”且全局中断标志置位，则会产生溢出中断。执行此中断服务程序时 TOV0 将自动清零，或对 TOV0 位写“1”也可清零该位。

DTR0 - TC0 死区时间控制寄存器

DTR0 – TC0 死区时间控制寄存器								
地址: 0x4F					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	DTR07	DTR06	DTR05	DTR04	DTR03	DTR02	DTR01	DTR00
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
[7:4]	DTR0H	TC0 死区时间寄存器高位。 当 TCCR0B 寄存器的 DTEN0 位为“1”时， OC0A 和 OC0B 组成互补输出，插入死区时间控制被使能， OC0B 通道上所插入的死区时间由 DTR0H 决定，时间的长度为 DTR0H 个计数时钟所对应的时间。						
[3:0]	DTR0L	TC0 死区时间寄存器低位。 当 TCCR0B 寄存器的 DTEN0 位为“1”时， OC0A 和 OC0B 组成互补输出，插入死区时间控制被使能， OC0A 通道上所插入的死区时间由 DTR0L 决定，时间的长度为 DTR0H 个计数时钟所对应的时间。						