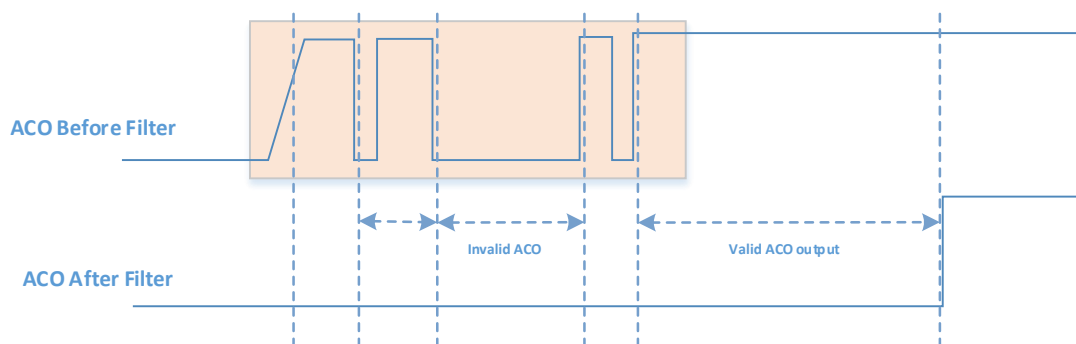


尽管迟滞电路对于抑制接近比较器阈值的电压纹波非常有效，但实际应用环境中，输入信号会受到不同强度的干扰。较强的干扰可能会导致输入电平瞬间抬高，超出迟滞电路的阈值范围，无法被有效抑制。LGT8FX8P 在比较器输出端集成了一个可编程的数字滤波器，可以滤除瞬时干扰对比较器输出产生的影响。数字滤波器可以根据应用需求，选择合适的滤波时间宽度，只有当比较器的输出稳定持续满足滤波时间限制，滤波电路才更新比较器的输出。从而达到一个更加稳定的输出结果。



比较器输出滤波时序

AC1 的数字滤波通过 C1XR 寄存器的 C0FEN 以及 C1FS 位控制，具体设置方式请参考本章寄存器定义部分。

比较器输出与 PWM 控制

LGT8FX8P 支持多通道 PWM 输出，PWM 信号可以与比较器模块配合使用。比较器的输出，可用于直接关断 PWM 信号，从而实现比较灵活的 PWM 保护方案。

与 PWM 输出相关的控制，请参考定时器章节的相关部分。