

TCCR3B-TC3 控制寄存器 B

TCCR3B-TC3 控制寄存器 B								
地址: 0x91					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	ICNC3	ICES3	-	WGM33	WGM32	CS32	CS31	CS30
R/W	R/W	R/W	-	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	ICNC3	输入捕捉噪声抑制器使能控制位。 当设置 ICNC3 位为“1”时，使能输入捕捉噪声抑制器，此时外部引脚 ICP3 的输入被滤波，连续 4 个采样值相等时输入信号才有效，该功能使得输入捕捉被延迟了 4 个时钟周期。 当设置 ICNC3 位为“0”时，禁止输入捕捉噪声抑制器，此时外部引脚 ICP3 的输入直接有效。						
6	ICES3	输入捕捉触发沿选择控制位。 当设置 ICES3 位为“1”时，选择电平的上升沿触发输入捕捉；当设置 ICES3 位为“0”时，选择电平的下降沿触发输入捕捉。 当捕获到一个事件后，计数器的数值被复制到 ICR3 寄存器，同时置位输入捕捉标志 ICF3。如果中断使能，产生输入捕捉中断。						
5	-	保留。						
4	WGM33	波形产生模式控制高位。 WGM33 和 WGM32,WGM31,WGM30 一起组成波形产生模式控制 WGM3[3:0]，控制计数器的计数方式和波形产生方式，具体见波形产生模式表格描述。						
3	WGM32	波形产生模式控制次高位。 WGM32 和 WGM33,WGM31,WGM30 一起组成波形产生模式控制 WGM3[3:0]，控制计数器的计数方式和波形产生方式，具体见波形产生模式表格描述。						
2	CS32	时钟选择控制高位。 用于选择定时计数器 3 的时钟源。						
1	CS31	时钟选择控制中位。 用于选择定时计数器 3 的时钟源。						
0	CS30	时钟选择控制低位。 用于选择定时计数器 3 的时钟源。						
		CS3[2:0]	描述					
		0	无时钟源，停止计数					
		1	clk _{sys}					
		2	clk _{sys} /8，来自预分频器					
		3	clk _{sys} /64，来自预分频器					
		4	clk _{sys} /256，来自预分频器					
		5	clk _{sys} /1024，来自预分频器					
		6	外部时钟 T3 引脚，下降沿触发					
		7	外部时钟 T3 引脚，上升沿触发					