

## TCCR1A –TC1 控制寄存器 A

TCCR1A –TC1 控制寄存器 A								
地址: 0x80					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	COM1A1	COM1A0	COM1B1	COM1B0	-	-	WGM11	WGM10
R/W	R/W	R/W	R/W	R/W	-	-	R/W	R/W
Bit	Name	描述						
7	COM1A1	比较匹配输出 A 模式控制高位。 COM1A1 和 COM1A0 组成 COM1A[1:0]来控制输出比较波形 OC1A。如果 COM1A 的 1 位或者 2 位都置位，输出比较波形占据着 OC1A 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下，COM1A 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。						
6	COM1A0	比较匹配输出 A 模式控制低位。 COM1A1 和 COM1A0 组成 COM1A[1:0]来控制输出比较波形 OC1A。如果 COM1A 的 1 位或者 2 位都置位，输出比较波形占据着 OC1A 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下，COM1A 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。						
5	COM1B1	比较匹配输出 B 模式控制高位。 COM1B1 和 COM1B0 组成 COM1B[1:0]来控制输出比较波形 OC1B。如果 COM1B 的 1 位或者 2 位都置位，输出比较波形占据着 OC1B 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下，COM1B 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。						
4	COM1B0	比较匹配输出 B 模式控制低位。 COM1B1 和 COM1B0 组成 COM1B[1:0]来控制输出比较波形 OC1B。如果 COM1B 的 1 位或者 2 位都置位，输出比较波形占据着 OC1B 引脚，不过该引脚的数据方向寄存器必须置高才能输出此波形。在不同工作模式下，COM1B 对输出比较波形的控制也不同，具体见比较输出模式控制表格描述。						
3:2	-	保留不变						
1	WGM11	波形产生模式控制次低位。 WGM11 和 WGM13,WGM12,WGM10 一起组成波形产生模式控制 WGM1[3:0]，控制计数器的计数方式和波形产生方式，具体见波形产生模式表格描述。						
0	WGM10	波形产生模式控制最低位。 WGM10 和 WGM13,WGM12,WGM11 一起组成波形产生模式控制 WGM1[3:0]，控制计数器的计数方式和波形产生方式，具体见波形产生模式表格描述。						

下表为非 PWM 模式（即普通模式和 CTC 模式）下，比较输出模式对输出比较波形的控制。