

端口 C 复用功能

引脚	复用功能描述
PC7	ADC8(ADC 输入通道 8) APN2(DAP 反向输入 2) PCINT15(引脚电平变化输入 15)
PC6	RESETN (外部复位输入) PCINT14 (引脚电平变化输入 14)
PC5	ADC5 (ADC 输入通道 5) SCL (TWI 时钟线) PCINT13 (引脚电平变化输入 13)
PC4	ADC4 (ADC 输入通道 4) SDA (TWI 数据线) PCINT12 (引脚电平变化输入 12)
PC3	ADC3 (ADC 输入通道 3) PCINT11 (引脚电平变化输入 11)
PC2	ADC2 (ADC 输入通道 2) PCINT10 (引脚电平变化输入 10)
PC1	ADC1 (ADC 输入通道 1) PCINT9 (引脚电平变化输入 9)
PC0	ADC0 (ADC 输入通道 0) PCINT8 (引脚电平变化输入 8)

ADC8/APN2/PCINT15- 端口 C 引脚 6

ADC8: ADC 外部输入通道 8

APN2: 差分放大器的反向输入端口 2

PCINT15: 引脚电平变化中断。关闭这个引脚的外部复位输入功能后，PC7 可以做为外部中断源。

RESETN/PCINT14- 端口 C 引脚 6

RESETN: 外部复位输入引脚。上电复位后，这个引脚默认为外部复位功能。可以通过 IOCR 寄存器关闭外部复位功能。关闭外部复位功能后，这个引脚可作为通用 I/O 使用。但需要注意的是，在上电和其他复位过程中，这个引脚默认为复位输入，所以如果用户需要用到这个引脚的通用 I/O 功能，外部电路不能影响到芯片的上电和复位过程，建议将这个引脚配置为输出功能的 I/O，并在外部加一个适当的上拉电阻。

PCINT14: 引脚电平变化中断。关闭这个引脚的外部复位输入功能后，PC6 可以做为外部中断源。

SCL/ADC5/PCINT13- 端口 C 引脚 5

SCL: TWI 接口时钟信号。TWCR 寄存器中的 TWEN 位置 1 后，使能 TWI 接口，PC5 将被 TWI 控制，成为 TWI 接口的时钟信号。

ADC5: ADC 输入通道 5。DIDR 寄存器用于关闭数模复用 I/O 的数字功能，以避免数字部