

		当输入捕捉被触发时，计数值 TCNT3 就会更新复制到 ICR3 寄存器里。ICR3 寄存器也可用来定义计数的 TOP 值。
--	--	--

### ICR3H-TC3 俘获寄存器高字节

ICR3H-TC3 输入捕捉寄存器高字节								
地址: 0x97					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	ICR3H7	ICR3H6	ICR3H5	ICR3H4	ICR3H3	ICR3H2	ICR3H1	ICR3H0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	ICR3H	<p>TC3 输入捕捉值的高字节。</p> <p>ICR3H 和 ICR3L 结合到一起组成 16 位的 ICR3。读写 16 位寄存器需要两次操作。写 16 位 ICR3 时，应先写入 ICR3H。读 16 位 ICR3 时，应先读取 ICR3L。</p> <p>当输入捕捉被触发时，计数值 TCNT3 就会更新复制到 ICR3 寄存器里。ICR3 寄存器也可用来定义计数的 TOP 值。</p>						

### OCR3AL-TC3 输出比较寄存器 A 低字节

OCR3AL-TC3 输出比较寄存器 A 低字节								
地址: 0x98					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	OCR3AL7	OCR3AL6	OCR3AL5	OCR3AL4	OCR3AL3	OCR3AL2	OCR3AL1	OCR3AL0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR3AL	<p>输出比较寄存器 A 的低字节。</p> <p>OCR3AL 和 OCR3AH 结合到一起组成 16 位的 OCR3A。读写 16 位寄存器需要两次操作。写 16 位 OCR3A 时，应先写入 OCR3AH。读 16 位 OCR3A 时，应先读取 OCR3AL。</p> <p>OCR3A 不间断地与计数器数值 TCNT3 进行比较。比较匹配可以用来产生输出比较中断，或者用来在 OC3A 引脚上产生波形。</p> <p>当使用 PWM 模式时，OCR3A 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下，双缓冲功能是禁止的。双缓冲可以将更新 OCR3A 寄存器与计数最大值或最小值时刻同步起来，从而防止产生不对称的 PWM 脉冲，消除了干扰脉冲。</p> <p>使用双缓冲功能时，CPU 访问的是 OCR3A 缓冲寄存器，禁止双缓冲功能时 CPU 访问的是 OCR3A 本身。</p>						

### OCR3AH-TC3 输出比较寄存器 A 高字节

OCR3AH-TC3 输出比较寄存器 A 高字节								
地址: 0x99					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR3AH7	OCR3AH6	OCR3AH5	OCR3AH4	OCR3AH3	OCR3AH2	OCR3AH1	OCR3AH0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR3AH	输出比较寄存器 A 的高字节。						