

**OCR1AH –TC1 输出比较寄存器 A 高字节**

<b>OCR1AH –TC1 输出比较寄存器 A 高字节</b>								
地址: 0x89					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR1AH7	OCR1AH6	OCR1AH5	OCR1AH4	OCR1AH3	OCR1AH2	OCR1AH1	OCR1AH0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR1AH	<p>输出比较寄存器 A 的高字节。</p> <p>OCR1AL 和 OCR1AH 结合到一起组成 16 位的 OCR1A。读写 16 位寄存器需要两次操作。写 16 位 OCR1A 时, 应先写入 OCR1AH。读 16 位 OCR1A 时, 应先读取 OCR1AL。</p> <p>OCR1A 不间断地与计数器数值 TCNT1 进行比较。比较匹配可以用来产生输出比较中断, 或者用来在 OC1A 引脚上产生波形。</p> <p>当使用 PWM 模式时, OCR1A 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下, 双缓冲功能是禁止的。双缓冲可以将更新 OCR1A 寄存器与计数最大值或最小值时刻同步起来, 从而防止产生不对称的 PWM 脉冲, 消除了干扰脉冲。</p> <p>使用双缓冲功能时, CPU 访问的是 OCR1A 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR1A 本身。</p>						

**OCR1BL –TC1 输出比较寄存器 B 低字节**

<b>OCR1BL –TC1 输出比较寄存器 B 低字节</b>								
地址: 0x8A					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
	OCR1BL7	OCR1BL6	OCR1BL5	OCR1BL4	OCR1BL3	OCR1BL2	OCR1BL1	OCR1BL0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7:0	OCR1BL	<p>输出比较寄存器 B 的低字节。</p> <p>OCR1BL 和 OCR1BH 结合到一起组成 16 位的 OCR1B。读写 16 位寄存器需要两次操作。写 16 位 OCR1B 时, 应先写入 OCR1BH。读 16 位 OCR1B 时, 应先读取 OCR1BL。</p> <p>OCR1B 不间断地与计数器数值 TCNT1 进行比较。比较匹配可以用来产生输出比较中断, 或者用来在 OC1B 引脚上产生波形。</p> <p>当使用 PWM 模式时, OCR1B 寄存器使用双缓冲寄存器。而普通工作模式和匹配清零模式下, 双缓冲功能是禁止的。双缓冲可以将更新 OCR1B 寄存器与计数最大值或最小值时刻同步起来, 从而防止产生不对称的 PWM 脉冲, 消除了干扰脉冲。</p> <p>使用双缓冲功能时, CPU 访问的是 OCR1B 缓冲寄存器, 禁止双缓冲功能时 CPU 访问的是 OCR1B 本身。</p>						