

定时/计数器 0 (TMR0)

- 8 位计数器
- 两个独立的比较单元
- 比较匹配发生时自动清零计数器并自动加载
- 无干扰脉冲的相位修正的 PWM 输出
- 频率发生器
- 外部事件计数器
- 10 位的时钟预分频器
- 溢出和比较匹配中断
- 带死区时间控制
- 6 个可选触发源自动关闭 PWM 输出
- 高速时钟模式下产生高速高分辨率 (500KHz@7Bit) PWM

概述

TC0 是一个通用 8 位定时计数器模块，支持 PWM 输出，可以精确地产生波形。TC0 包含 1 个计数时钟产生单元，1 个 8 位计数器，波形产生模式控制单元和 2 个输出比较单元。同时，TC0 可与 TC1 共用 10 位的预分频器，也可以独立使用 10 位的预分频器。预分频器对系统时钟 *clkio* 或高速时钟 *rcm2x*（内部 32M RC 振荡器输出时钟 *rc32m* 的 2 倍频）进行分频来产生计数时钟 *Clkt0*。波形产生模式控制单元控制着计数器的工作模式和比较输出波形的产生。根据不同的工作模式，计数器对每一个计数时钟 *Clkt0* 实现清零、加一或减一操作。*Clkt0* 可以由内部时钟源或外部时钟源产生。当计数器的计数值 *TCNT0* 到达极大值（等于极大值 *0xFF* 或输出比较寄存器 *OCR0A*，定义为 *TOP*，定义极大值为 *MAX* 以示区别）时，计数器会进行清零或减一操作。当计数器的计数值 *TCNT0* 到达最小值（等于 *0x00*，定义为 *BOTTOM*）时，计数器会进行加一操作。当计数器的计数值 *TCNT0* 到达 *OCR0A/OCR0B* 时，也被称为发生比较匹配时，会清零或置位输出比较信号 *OC0A/OC0B*，来产生 PWM 波形。当使能插入死区时间时，设定的死区时间（*DTR0* 寄存器所对应的计数时钟数）将会插入到已产生的 PWM 波形中。软件可通过清除 *COM0A/COM0B* 位为零来关闭 *OC0A/OC0B* 的波形输出，或者设置相应的触发源，当触发事件发生时硬件自动清零 *COM0A/COM0B* 位来关闭 *OC0A/OC0B* 的波形输出。

计数时钟可由内部或外部时钟源来产生，时钟源的选择及分频选择由位于 *TCCR0B* 寄存器的 *CS0* 位来控制，详细描述见 *TC0* 和 *TC1* 预分频器章节。

计数器的长度为 8 位，支持双向计数。波形产生模式即计数器的工作模式由位于 *TCCR0A* 和 *TCCR0B* 寄存器的 *WGM0* 位来控制。根据不同的工作模式，计数器对每一个计数时钟 *Clkt0* 实现清零、加一或减一操作。当计数发生溢出时，位于 *TIFR0* 寄存器的计数溢出标志 *TOV0* 位会被置位。当中断使能时可产生 *TC0* 计数溢出中断。

输出比较单元对计数值 *TCNT0* 和输出比较寄存器 *OCR0A* 和 *OCR0B* 的值进行比较，当 *TCNT0* 等于 *OCR0A* 或 *OCR0B* 时称为发生比较匹配，位于 *TIFR0* 寄存器的输出比较标志 *OCF0A* 或 *OCF0B* 位会被置位。当中断使能时可产生 *TC0* 输出比较匹配中断。

需注意的是，在 PWM 工作模式下，*OCR0A* 和 *OCR0B* 寄存器为双缓冲寄存器。在普通模式和