

		任何一个使能的 PCn 引脚的电平变化都会置位 PCIF1。当 PCIE1 和全局中断均置位时，MCU 将会跳转至 PCIE1 中断入口地址。PCn 引脚中断的使能可分别由 PCMSK1 寄存器来控制。 执行中断服务程序或往 PCIF1 位写“1”都会清零 PCIF1 位。
0	PCIF0	引脚改变中断标志位 0。 任何一个使能的 PBn 引脚的电平变化都会置位 PCIF0。当 PCIE0 和全局中断均置位时，MCU 将会跳转至 PCIE0 中断入口地址。PBn 引脚中断的使能可分别由 PCMSK0 寄存器来控制。 执行中断服务程序或往 PCIF0 位写“1”都会清零 PCIF0 位。

PCMSK0 – 引脚改变中断屏蔽寄存器 0

PCMSK0 – 引脚改变屏蔽寄存器 0								
地址: 0x6B					默认值: 0x00			
Bit	7	6	5	4	3	2	1	0
Name	PCINT7	PCINT6	PCINT5	PCINT4	PCINT3	PCINT2	PCINT1	PCINT0
R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Bit	Name	描述						
7	PCINT7	引脚改变使能屏蔽位 7。 当设置 PCINT7 位为“1”时，PB7 引脚电平改变中断被使能。PB7 引脚上的电平改变将置位 PCIF0，若 PCIE0 位和全局中断置位，将会产生 PCIE0 中断。当设置 PCINT7 位为“0”时，PB7 引脚电平改变中断被禁止。						
6	PCINT6	引脚改变使能屏蔽位 6。 当设置 PCINT6 位为“1”时，PB6 引脚电平改变中断被使能。PB6 引脚上的电平改变将置位 PCIF0，若 PCIE0 位和全局中断置位，将会产生 PCIE0 中断。当设置 PCINT6 位为“0”时，PB6 引脚电平改变中断被禁止。						
5	PCINT5	引脚改变使能屏蔽位 5。 当设置 PCINT5 位为“1”时，PB5 引脚电平改变中断被使能。PB5 引脚上的电平改变将置位 PCIF0，若 PCIE0 位和全局中断置位，将会产生 PCIE0 中断。当设置 PCINT5 位为“0”时，PB5 引脚电平改变中断被禁止。						
4	PCINT4	引脚改变使能屏蔽位 4。 当设置 PCINT4 位为“1”时，PB4 引脚电平改变中断被使能。PB4 引脚上的电平改变将置位 PCIF0，若 PCIE0 位和全局中断置位，将会产生 PCIE0 中断。当设置 PCINT4 位为“0”时，PB4 引脚电平改变中断被禁止。						
3	PCINT3	引脚改变使能屏蔽位 3。 当设置 PCINT3 位为“1”时，PB3 引脚电平改变中断被使能。PB3 引脚上的电平改变将置位 PCIF0，若 PCIE0 位和全局中断置位，将会产生 PCIE0 中断。当设置 PCINT3 位为“0”时，PB3 引脚电平改变中断被禁止。						
2	PCINT2	引脚改变使能屏蔽位 2。 当设置 PCINT2 位为“1”时，PB2 引脚电平改变中断被使能。PB2 引脚上的电平改变将置位 PCIF0，若 PCIE0 位和全局中断置位，将会产生 PCIE0 中断。当设置 PCINT2 位为“0”时，PB2 引脚电平改变中断被禁止。						
1	PCINT1	引脚改变使能屏蔽位 1。 当设置 PCINT1 位为“1”时，PB1 引脚电平改变中断被使能。PB1 引脚						