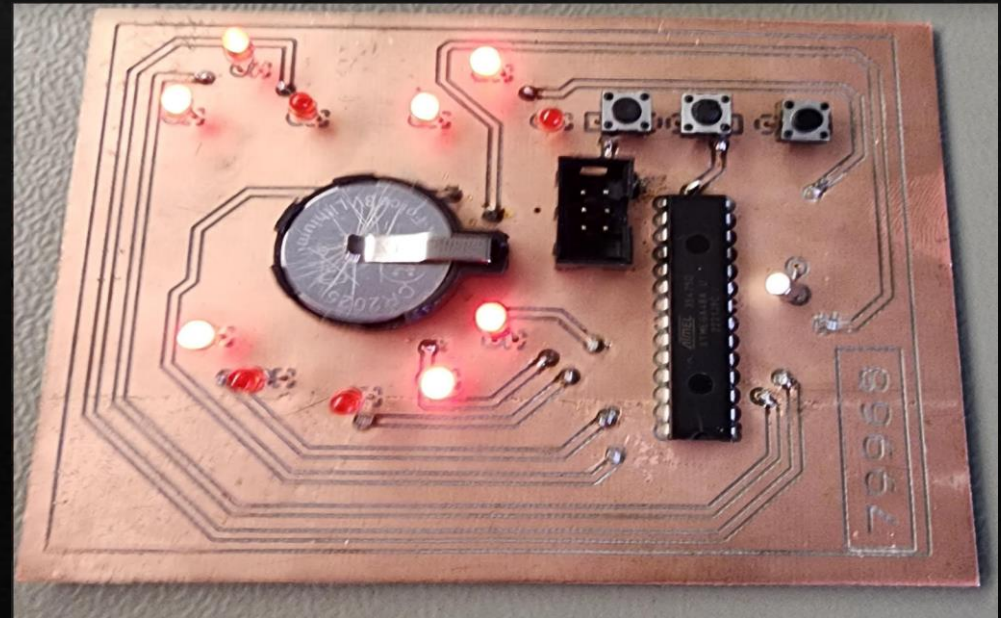
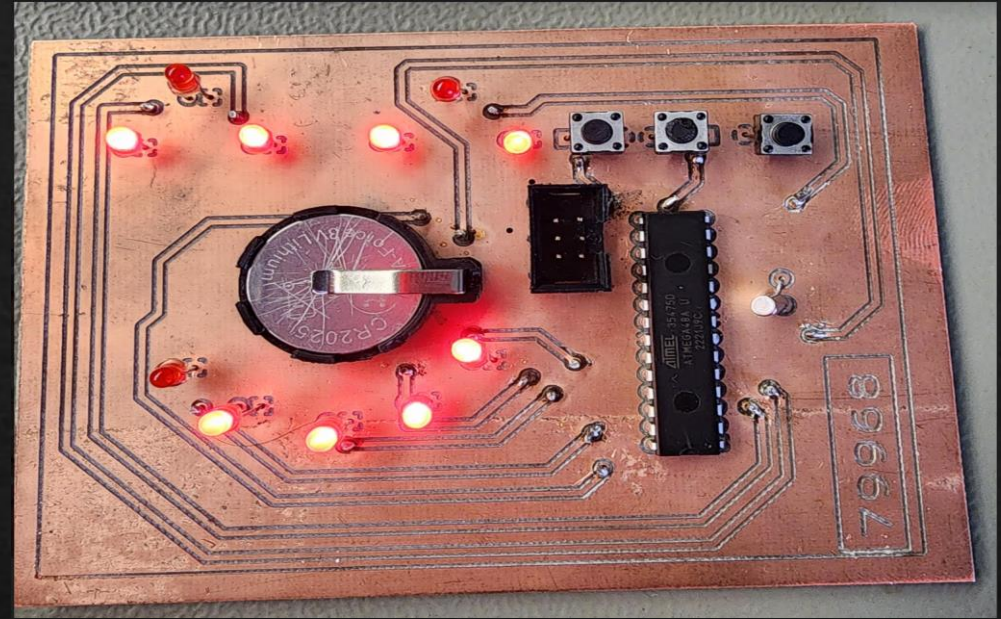
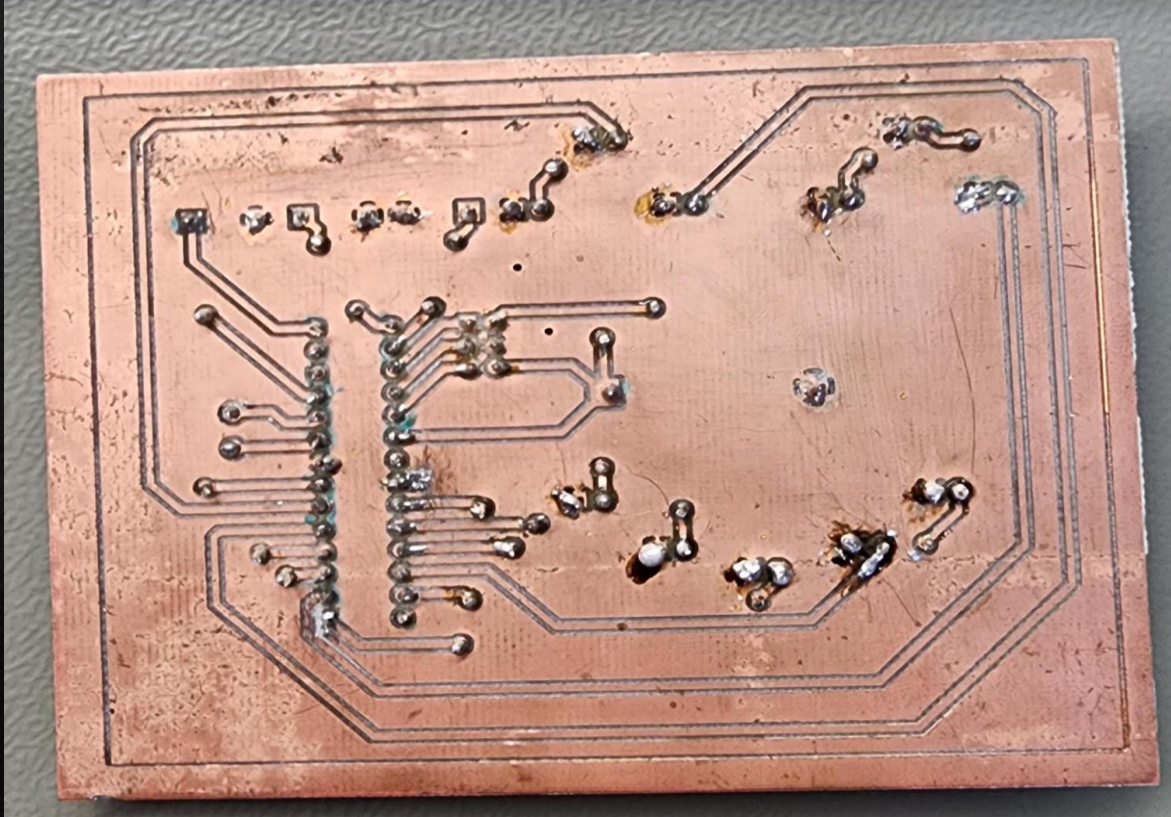


V5  
Hussain,  
Nouralrahman  
Matrikel 79968





# Fotos der fertigen Platine:






# „DRC“ Design Rule Check

- ◇ **min. Leiterbahnenbreite:** 0,8mm
- ◇ **min. Abstand zweier Leiterbahnen:** 0,6mm
- ◇ **Via Durchmesser:** 1,5mm/0,8mm
- ◇ **Beschriftung:** Strichbreite 0,5mm
- ◇ Die Breite der Platine ist 99mm
- ◇ Länge der Platine ist 60mm

	Mindestfreiraum:	<input type="text" value="0,6"/>	mm
	Mindestleiterbahnbreite:	<input type="text" value="0,8"/>	mm

Vordefinierte Größen:	<input type="text" value="1,5 / 0,8"/>	mm
Via-Durchmesser:	<input type="text" value="1,5"/>	mm
Via-Loch:	<input type="text" value="0,8"/>	mm

	Minimale Verbindungsbreite:	<input type="text" value="0,5"/>	mm
---	-----------------------------	----------------------------------	----

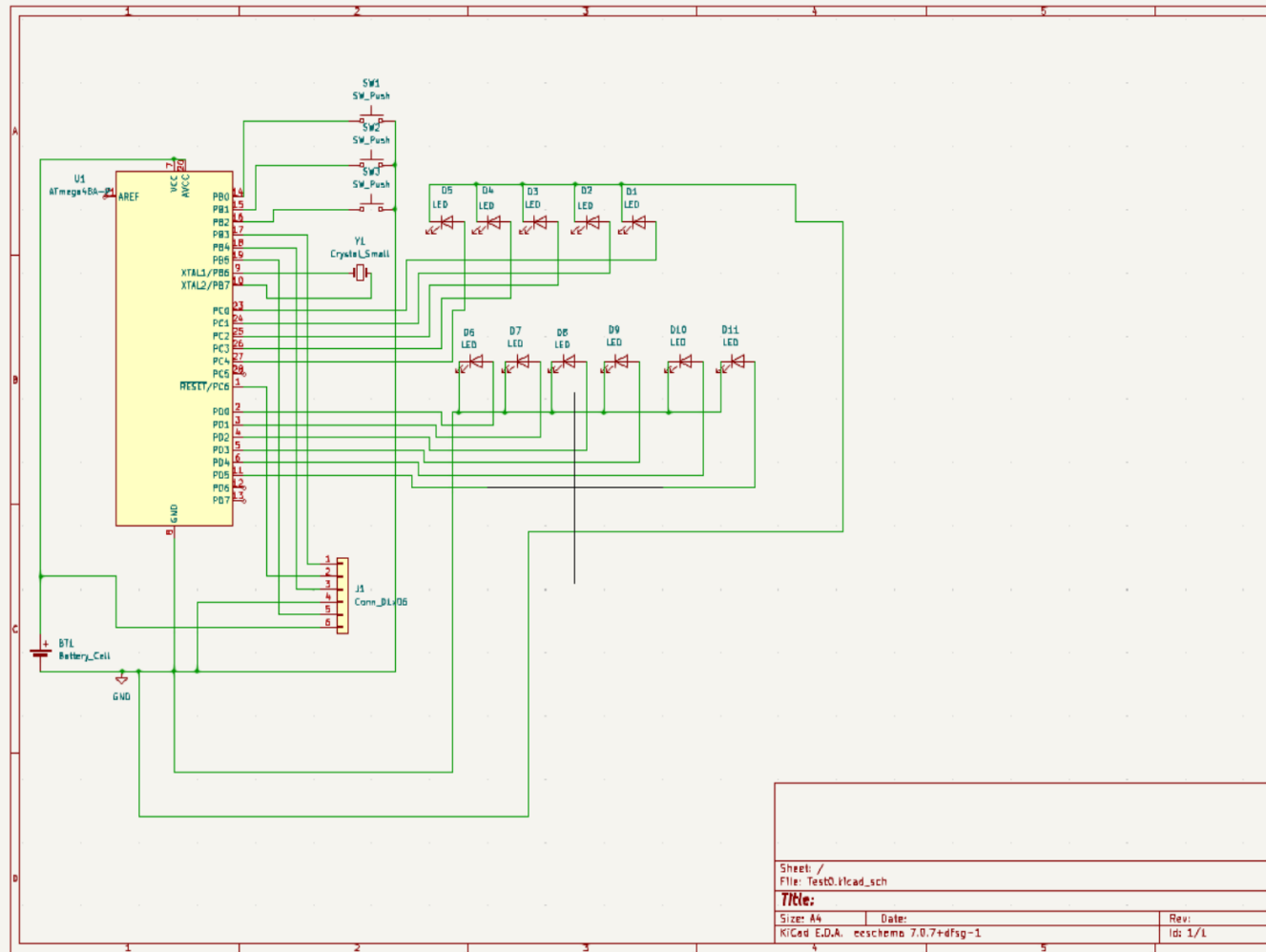
Ich habe das ganze zuerst auf dem  
Steckbrett programmiert und getestet

Und es hat sehr gut geklappt!

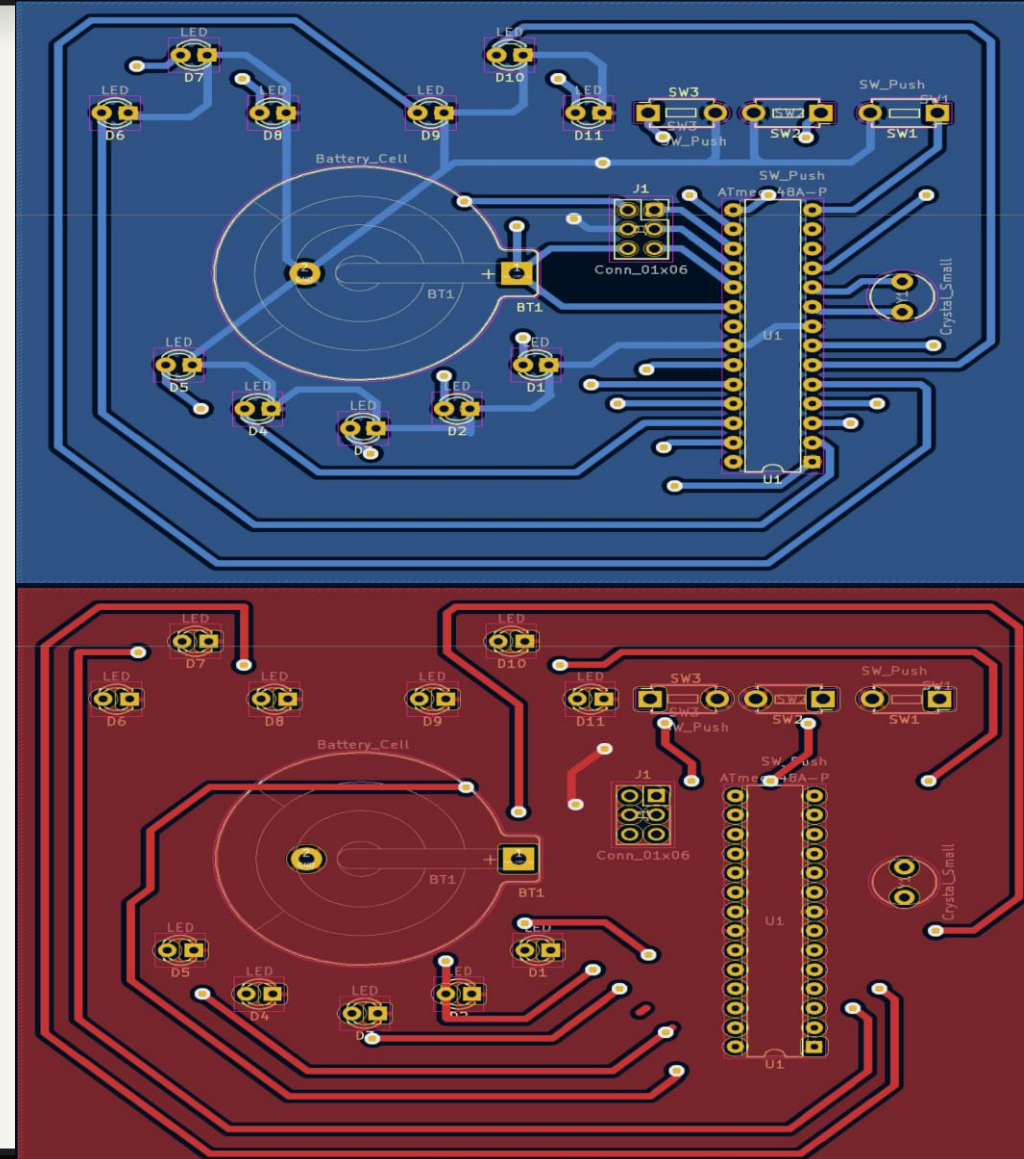
Also Ich habe mein Programm schon  
getestet und nach dem Löten war auch  
alles in Ordnung :)



# Schaltplan:



# Layout:





# Verwendeter Fräser und Bohrer:

Ich habe die normalen Fräser und Bohrer benutzt und die Studentische Hilfskräfte waren sehr nett, freundlich und Hilfsbereit:)

Ich habe das ganze zuerst auf dem  
Steckbrett programmiert und getestet

Und es hat sehr gut geklappt!

Also Ich habe mein Programm schon  
getestet und nach dem Löten war auch  
alles in Ordnung :)





# Probleme:

- ◆ Es hat bei mir Lange gedauert bis die Spitze des Gerät heiß wird.
- ◆ Manchmal wird das Kupfer entfernt, wenn ich nicht richtig sauber mache!
- ◆ Es gab bei mir eine Stelle wo nicht richtig gebohrt würde, da musste ich selbst mit Messer bohren um den Kurzschluss zu lösen!

