# Домашнее задание №2 по курсу «Введение в архитектуру вычислительных систем»

ФИО: <u>Новикова Полина</u> Номер группы: <u>Б01-304</u>

Вариант: 5

Email: novikova.pp@phystech.edu

## Пункт 1. Документация

#### Функциональное описание

Mодуль cnt\_en\_clr представляет собой счетчик с сигналами разрешения счета и очистки. Основные функции:

- Счетчик увеличивает свое значение на 1 каждый такт, когда активен сигнал cnt\_en\_i
- При активации сигнала cnt\_clr\_i счетчик сбрасывается в 0
- При достижении максимального значения счетчик переполняется (сигнал  $ovf_o$ ), и значение сбрасывается в 0
- Асинхронный сброс по отрицательному фронту arstn\_i

#### Структурная схема

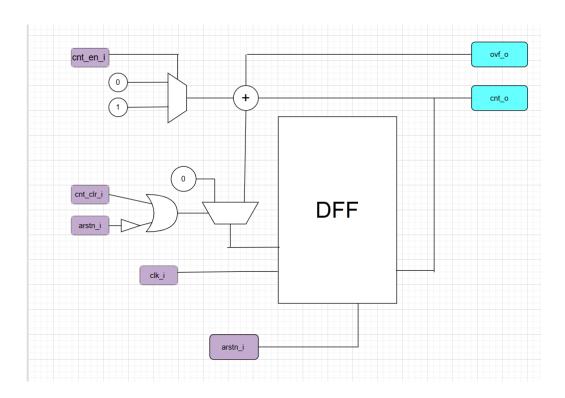


Рис. 1: Структурная схема модуля cnt\_en\_clr

#### Параметры

• CNT\_WIDTH - ширина счетчика в битах (положительное целое число)

#### Порты

Название	Ширина	Направление	Описание
clk_i	1	Input	Тактовый сигнал
arstn_i	1	Input	Асинхронный сброс (активный 0)
cnt_en_i	1	Input	Разрешение счета
cnt_clr_i	1	Input	Сигнал очистки
cnt_o	CNT_WIDTH	Output	Значение счетчика
ovf_o	1	Output	Сигнал переполнения

Таблица 1: Описание портов модуля

#### Тактирование и сброс

- Тактирование: по положительному фронту clk\_i
- Сброс: асинхронный, по отрицательному фронту arstn\_i
- При сбросе:  $cnt_o = 0$ ,  $ovf_o = 0$

#### Тестирование

Тестбенч проверяет:

- 1. Асинхронный сброс
- 2. Очистку счетчика
- 3. Нормальный режим счета
- 4. Переполнение счетчика
- 5. Комбинации сигналов разрешения и очистки

### Пункт 2. Имплементация

Код модуля с учетов всех необходимых требований:

```
2 module cnt_en_clr #(
     parameter CNT_WIDTH = 8
4)(
     input clk_i,
5
     input arstn_i,
     input cnt_en_i,
     input cnt_clr_i,
     output reg [CNT_WIDTH-1:0] cnt_o,
9
     output reg ovf_o
10
11);
12
always @(posedge clk_i or negedge arstn_i) begin
if (!arstn_i) begin
cnt_o <= {CNT_WIDTH{1'b0}};</pre>
```

```
ovf_o <= 1'b0;
16
       end
17
       else if (cnt_clr_i) begin
18
           cnt_o <= {CNT_WIDTH{1'b0}};</pre>
19
           ovf_o <= 1'b0;
20
       end
21
       else if (cnt_en_i) begin
22
           if (cnt_o == {CNT_WIDTH{1'b1}}) begin
23
                cnt_o <= {CNT_WIDTH{1'b0}};</pre>
24
                ovf_o <= 1,b1;
           end
26
           else begin
27
                cnt_o <= cnt_o + 1;
29
       end
30
       else begin
31
          ovf_o <= ovf_o;
33
34 end
35
36 endmodule
```

Листинг 1: Модуль счетчика

# Пункт 3. Тестирование

Напишем testbench, который будет проверять возможные сценарии работы модуля и посмотрим на временных диаграммах результаты. Сначала проследим за тем, в какой моент начинает менятся выходной сигнал. Затем протестируем работу модуля с активным спеп-і, то есть с разрешенным счетом и дойдем до переполнения. После этого посмотрим, как реагирует модуль на неактивный сигнал управления счетом. Затем очистим счетчик с помощью cnt-clr-i. И проверим, как работает асинхронный сброс.

Код для тестирования:

```
'timescale 1ns/1ps
3 module cnt_en_clr_tb();
5 localparam CNT_WIDTH = 4;
7 reg clk_i;
8 reg arstn_i;
9 reg cnt_en_i;
reg cnt_clr_i;
vire [CNT_WIDTH-1:0] cnt_o;
12 wire ovf_o;
13
14
15 cnt_en_clr #(
  .CNT_WIDTH(CNT_WIDTH)
17 ) dut (
    .clk_i(clk_i),
18
      .arstn_i(arstn_i),
19
      .cnt_en_i(cnt_en_i),
      .cnt_clr_i(cnt_clr_i),
21
22
     .cnt_o(cnt_o),
      .ovf_o(ovf_o)
23
24);
```

```
27 initial begin
   clk_i = 0;
      forever #5 clk_i = ~clk_i;
30 end
31
32 initial begin
      $dumpvars;
33
      arstn_i = 1;
      cnt_en_i = 0;
35
      cnt_clr_i = 0;
36
37
      #10 arstn_i = 0;
38
      #10 arstn_i = 1;
39
40
      cnt_en_i = 1;
41
      #100;
42
43
       cnt_clr_i = 0;
44
      cnt_en_i = 1;
46
       #100;
47
48
       cnt_en_i = 0;
49
       #20;
50
      cnt_en_i = 1;
51
      #30;
52
      cnt_clr_i = 1;
      #10
54
      cnt_clr_i = 0;
55
      #35
56
       arstn_i = 0;
57
      #20
58
      arstn_i = 1;
59
      #30
60
       $finish;
62
63 end
64
65 endmodule
```

Листинг 2: Testbench

## Временные диаграммы

На временных диаграммах хорошо видны изменения выходных сигналов в задависимости от входных. Работа модуля соответствует функциональному описанию

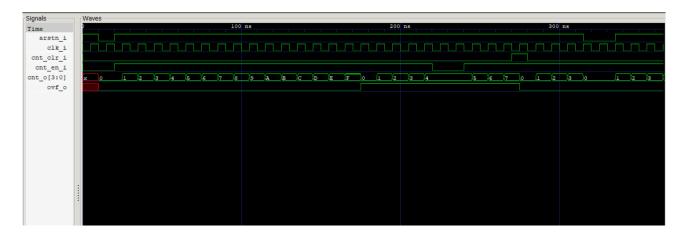


Рис. 2: Временные диаграммы работы модуля

Отметим особые места на схеме:

- 1. Начало счета
- 2. Переполнение
- 3. Неактивный сигнал управления счетом счет приостанавливается.
- 4. Очистка счетчика
- 5. Асинхронный сброс, по отрицательному фронту сигнала arstn-i