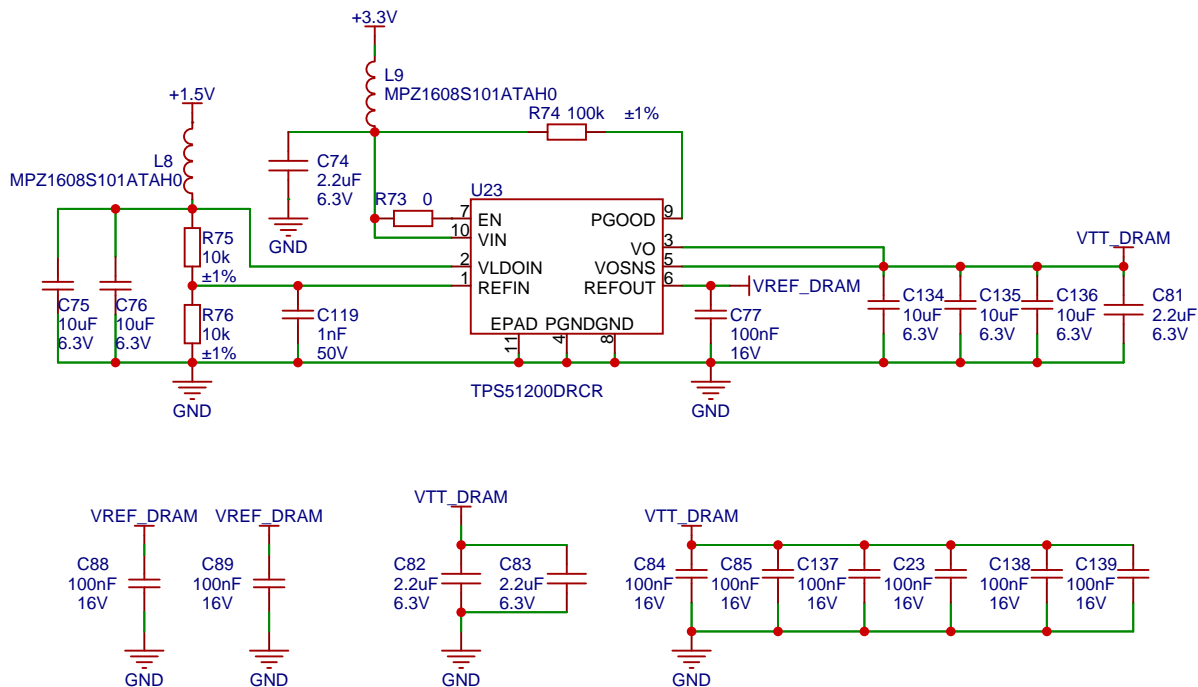


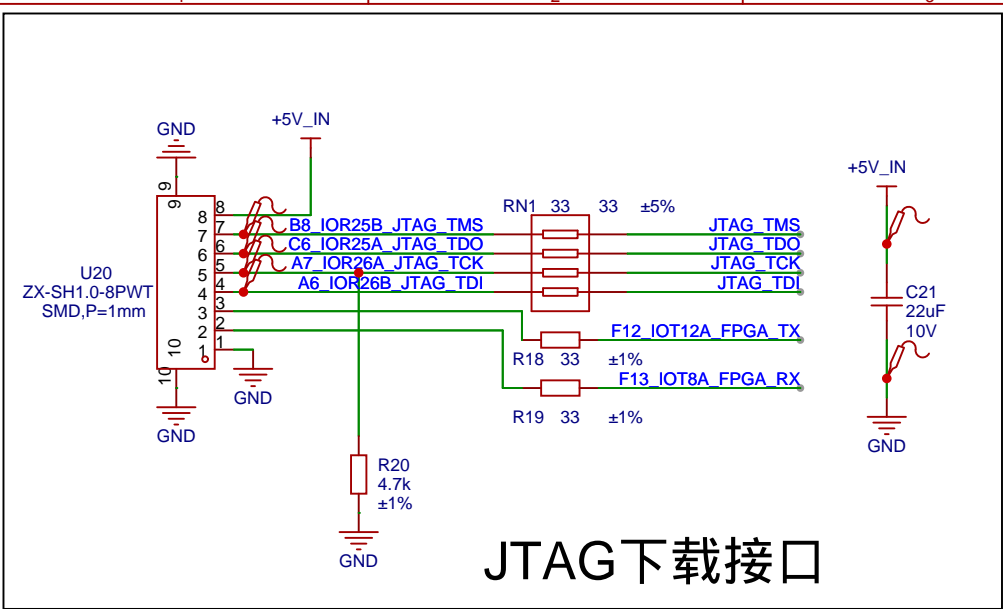
DDR3

原理图	SCH_12			更新日期	2024-10-25
				创建日期	2024-10-25
图页	FPGA_ DDR3			物料编码	
绘制		逻辑派扩展			
审阅					
		版本	尺寸	页	2 共 10
		V1.0	A4	嘉立创EDA	

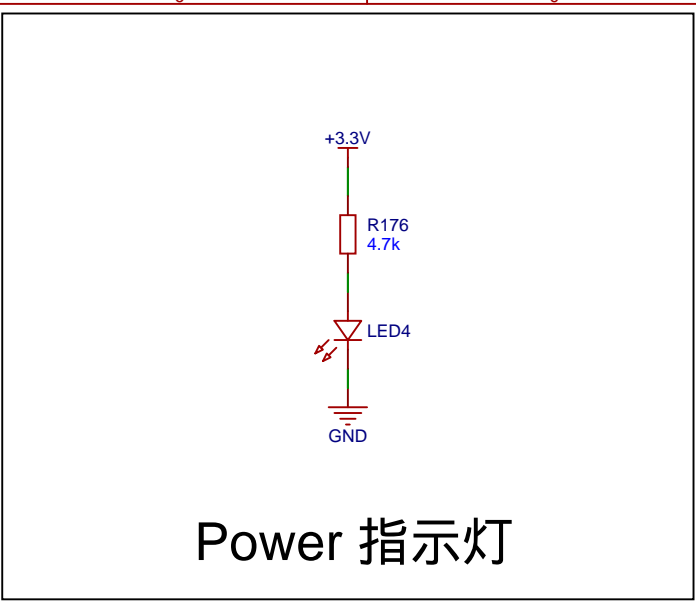


线性终端稳压器

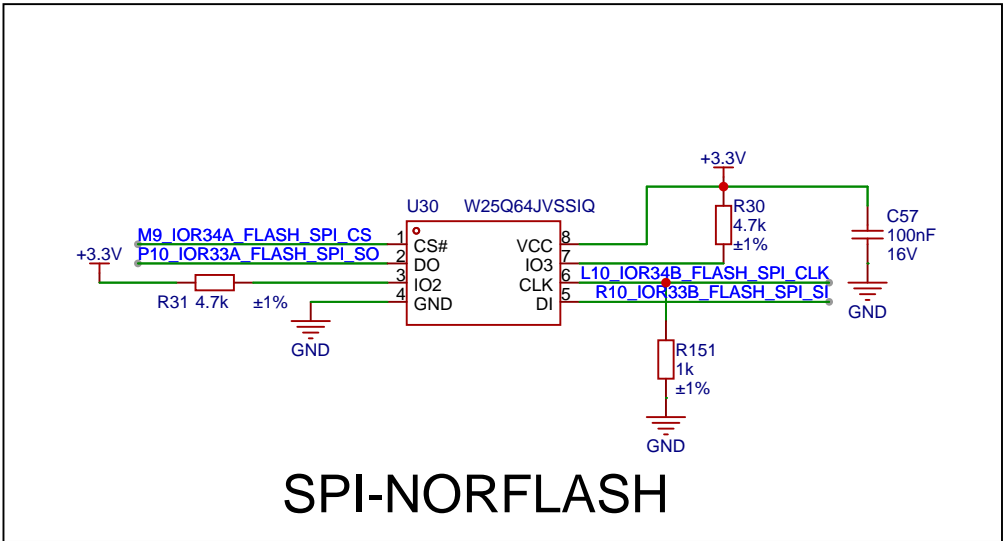
原理图	SCH_12		更新日期	2024-10-25
			创建日期	2024-10-25
图页	FPGA_DDR3_Power		物料编码	
绘制	逻辑派扩展			
审阅				
		版本	尺寸	页 3 共 10
嘉立创EDA		V1.0	A4	嘉立创EDA



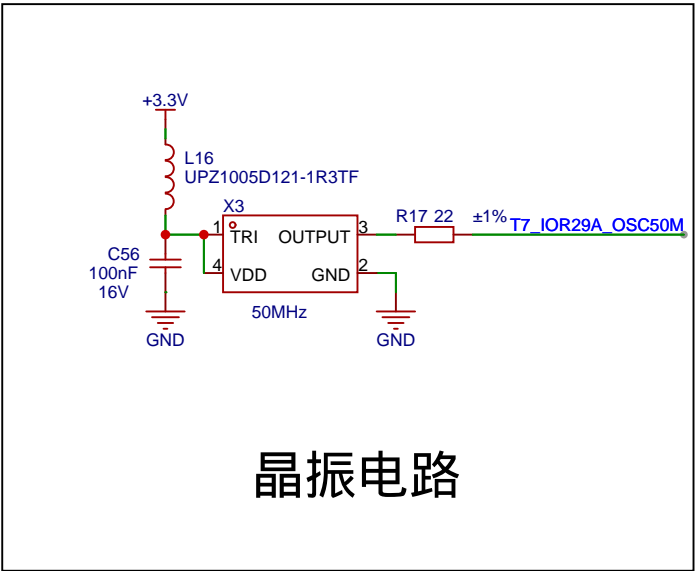
JTAG下载接口



Power 指示灯

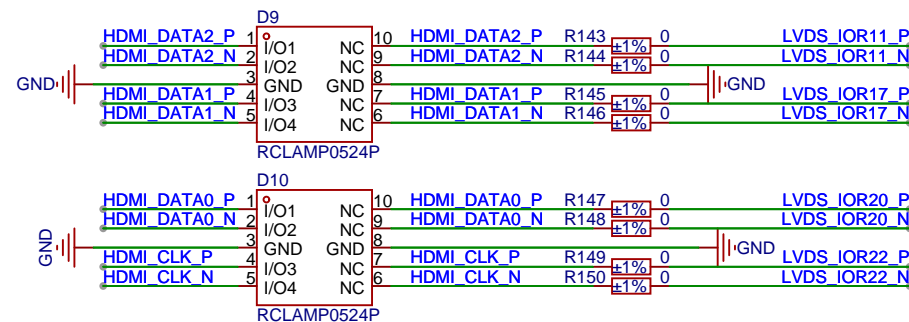
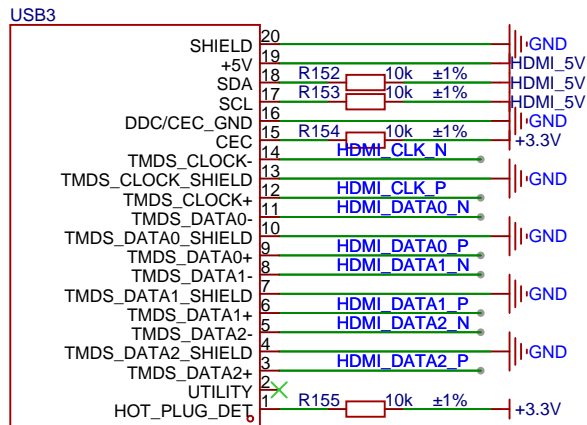
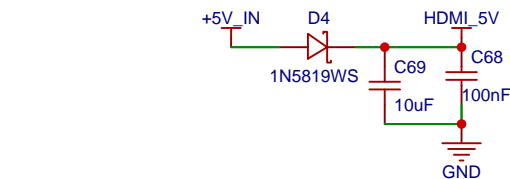


SPI-NORFLASH

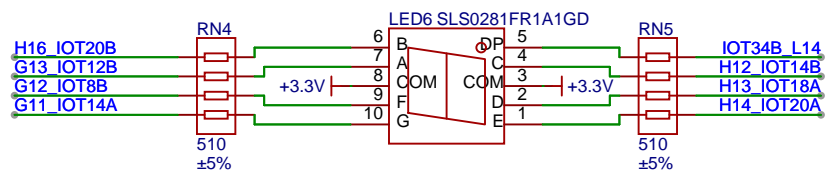
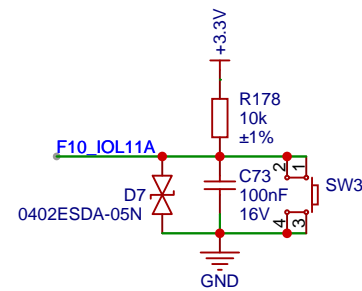
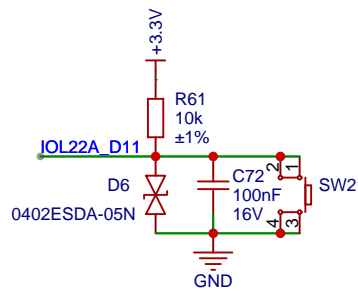
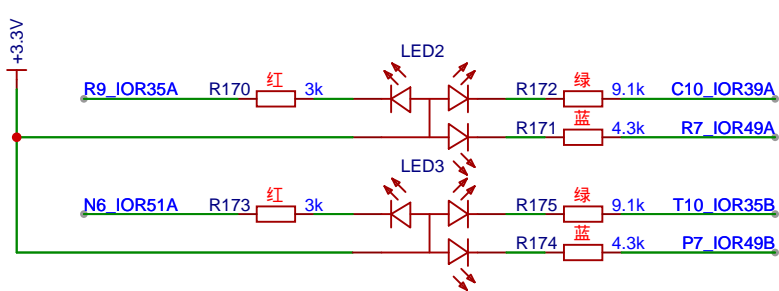


晶振电路

原理图	SCH_12		更新日期	2024-10-25
			创建日期	2024-10-25
图页	FPGA_JTAG		物料编码	
绘制		逻辑派扩展		
审阅				
		版本	尺寸	页 4 共 10
嘉立创EDA		V1.0	A4	嘉立创EDA

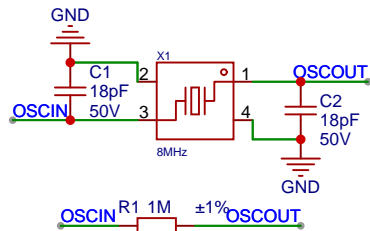


原理图	SCH_12		更新日期	2024-10-25
			创建日期	2024-10-25
图页	FPGA_HDMI		物料编码	
绘制		逻辑派扩展		
审阅				
		版本	尺寸	页 5 共 10
嘉立创EDA		V1.0	A4	嘉立创EDA

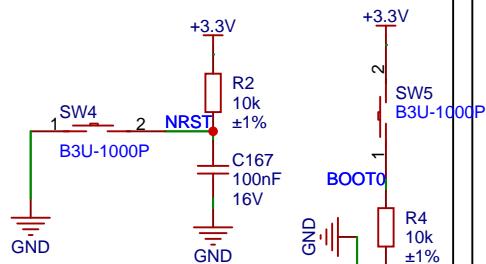


LED&&按键&&数码管

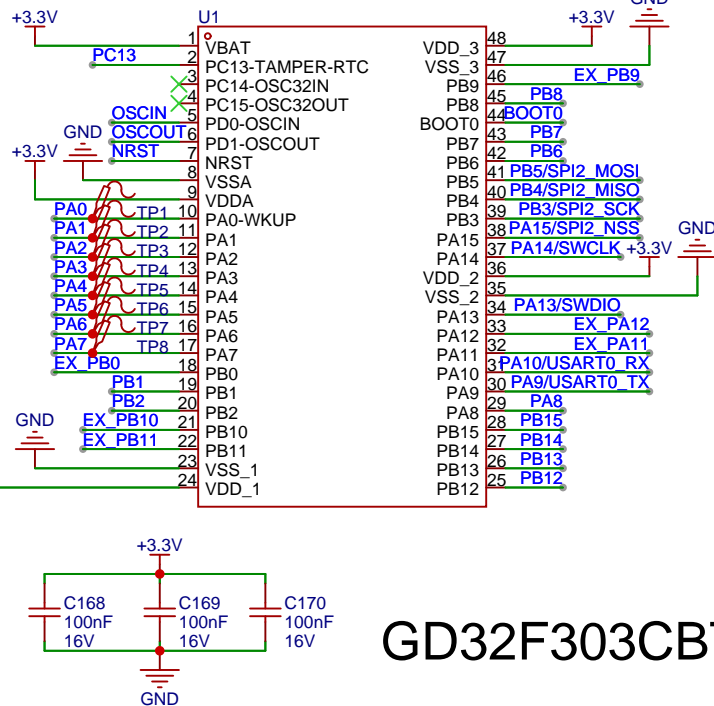
原理图	SCH_12		更新日期	2024-10-25
			创建日期	2024-10-25
图页	FPGA_Peripheral		物料编码	
绘制	逻辑派扩展			
审阅				
	版本	尺寸	页 6 共 10	
嘉立创EDA		V1.0	A4	嘉立创EDA



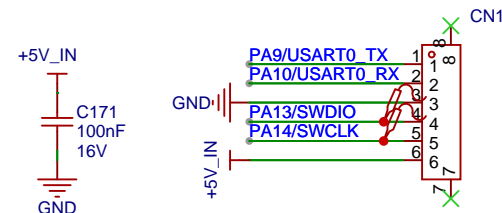
晶振电路



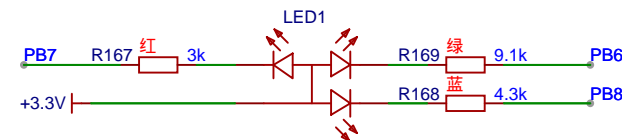
复位&启动电路



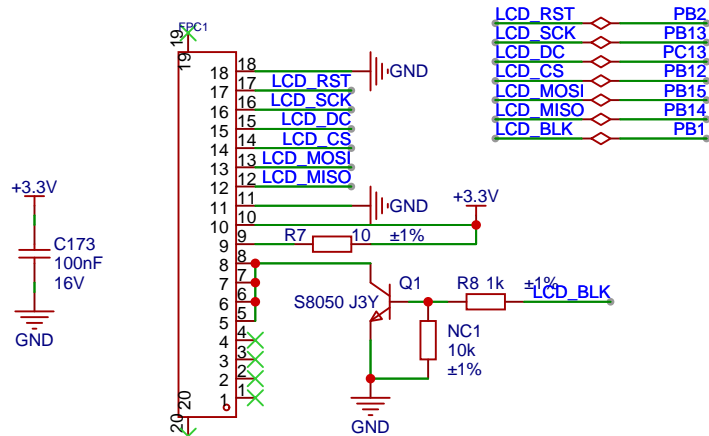
GD32F303CBT6



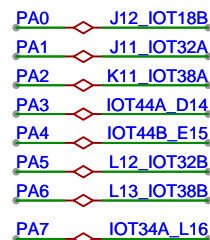
DAPLINK



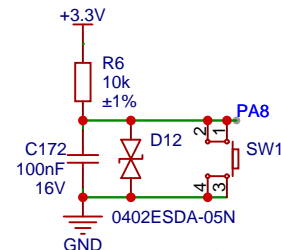
RGB灯



2.4寸TFT-SPI



与FPGA交互引脚



功能按键

原理图

SCH_12

更新日期

2024-10-25

图页

GD32F303CBT6

创建日期

2024-10-25

绘制

物料编码

审阅

逻辑派扩展

版本

尺寸

页

7

共

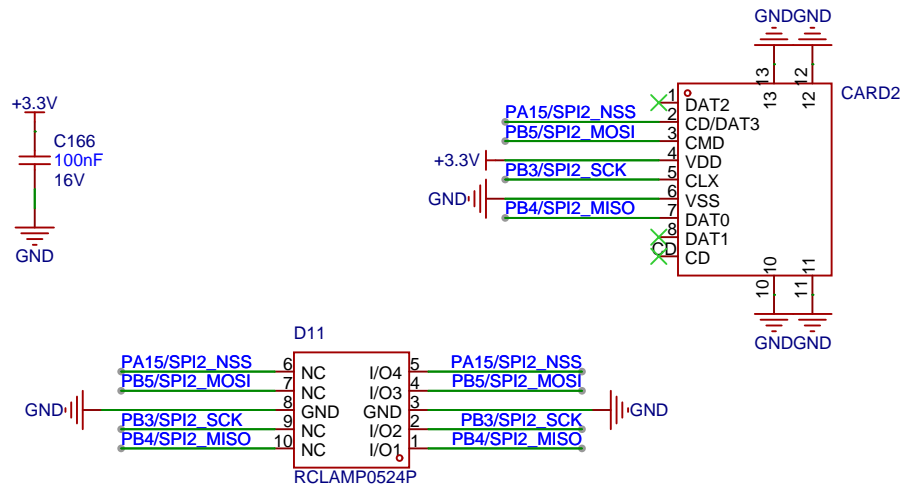
10

嘉立创EDA

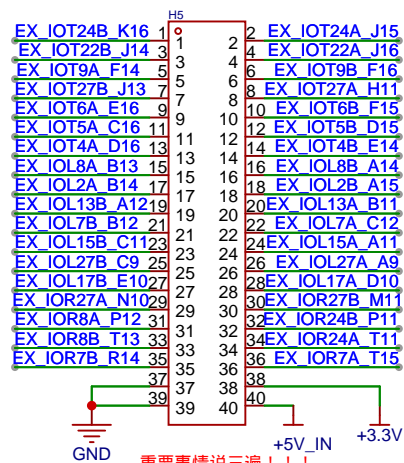
V1.0

A4

嘉立创EDA

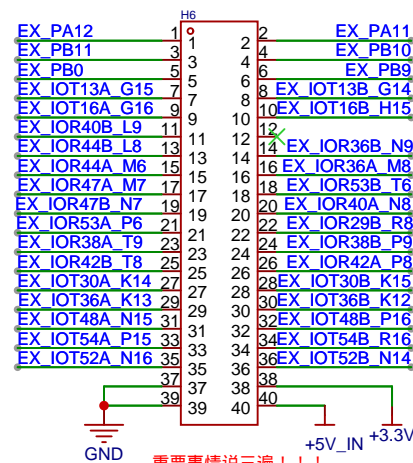


原理图	SCH_12		更新日期	2024-10-25
			创建日期	2024-10-25
图页	GD32_MicroSD		物料编码	
绘制		逻辑派扩展		
审阅				
		版本	尺寸	页 8 共 10
嘉立创EDA		V1.0	A4	嘉立创EDA



重要的事情说三遍!!!

只允许5V输入 3V3输出
只允许5V输入 3V3输出
只允许5V输入 3V3输出

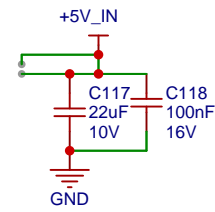


重要的事情说三遍!!!

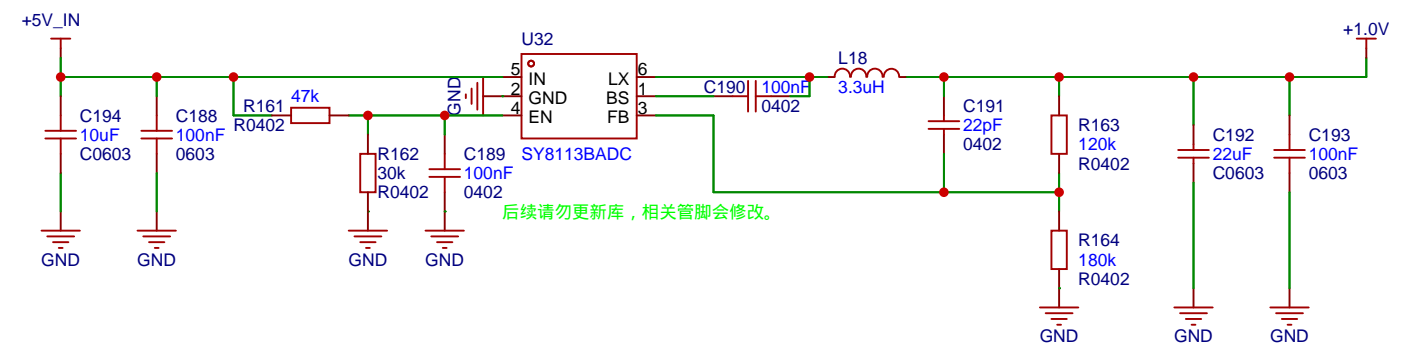
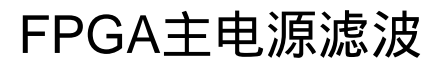
只允许5V输入 3V3输出
只允许5V输入 3V3输出
只允许5V输入 3V3输出

拓展排针接口

原理图	SCH_12			更新日期	2024-10-25
				创建日期	2024-10-25
图页	Expand			物料编码	
绘制		逻辑派扩展			
审阅					
		版本	尺寸	页 9 共 10	
嘉立创EDA		V1.0	A4	嘉立创EDA	



FPGA主电源滤波



主控电源部分

