

北 京 邮 电 大 学

实 验 报 告

课程名称_____计算机组成原理_____

实验名称_____微程序控制器实验_____

_____计算机_学院_2020211304_____班 姓名_倪玮昊_____

教师____张杰_____

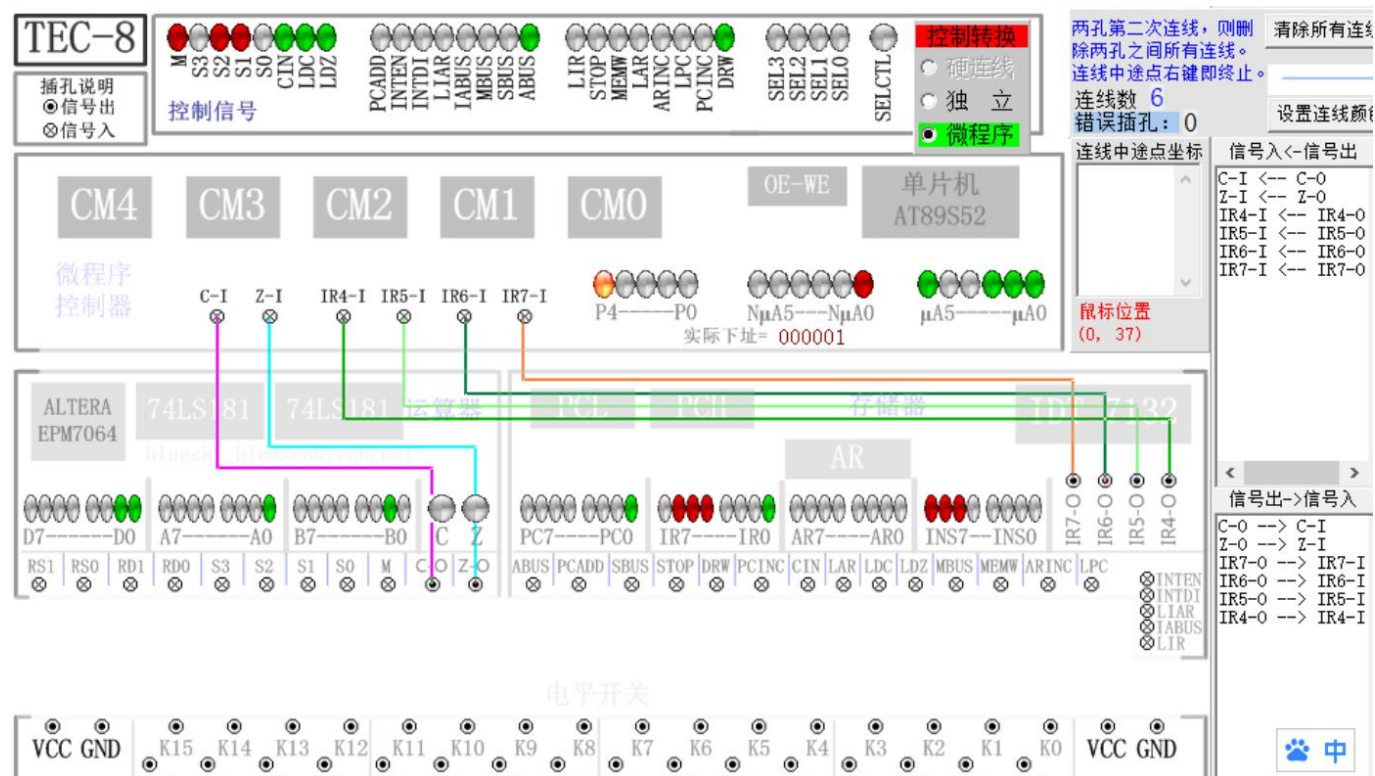
成绩_____

__2022__年__6__月__3__日

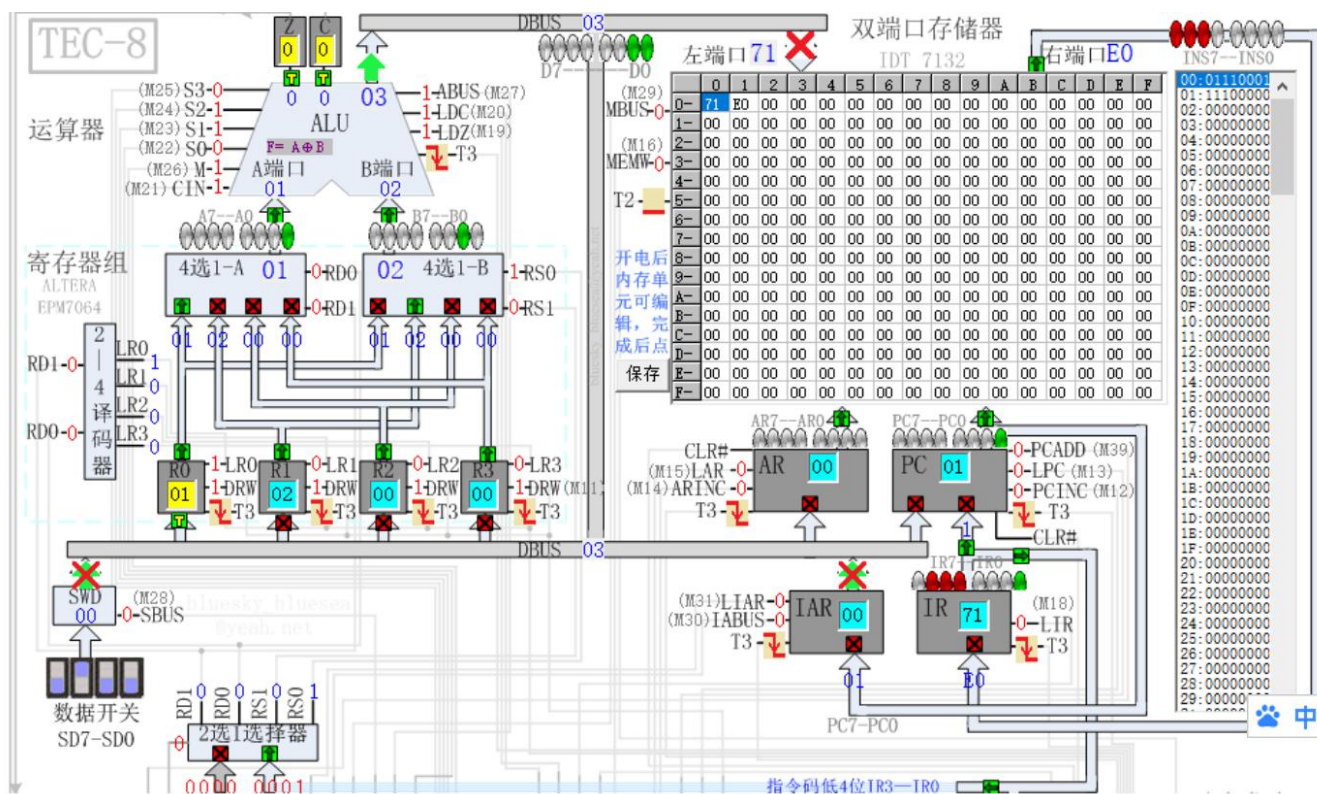
实验一：

实验截图如下：

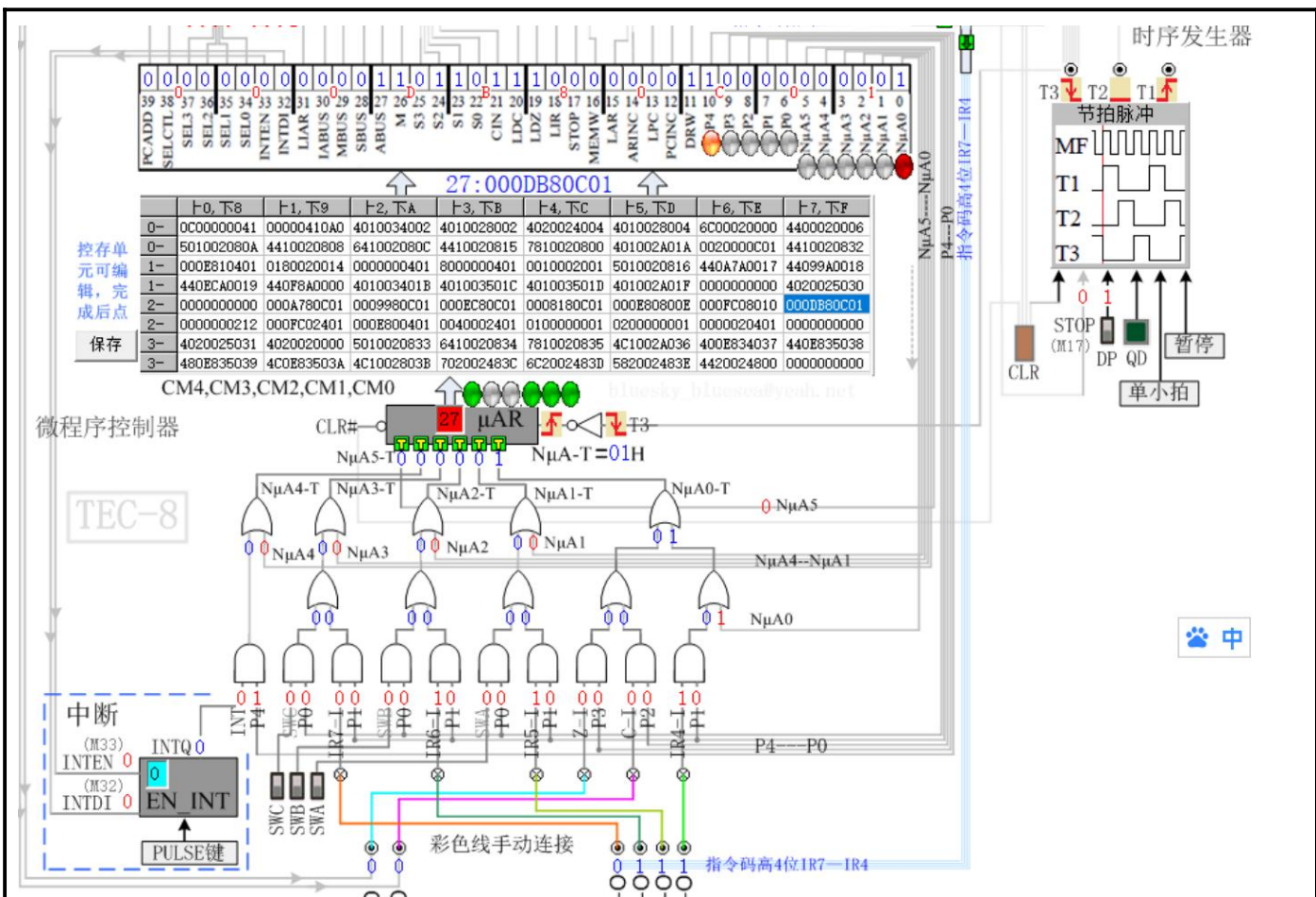
实验台面板：



数据通路截图：



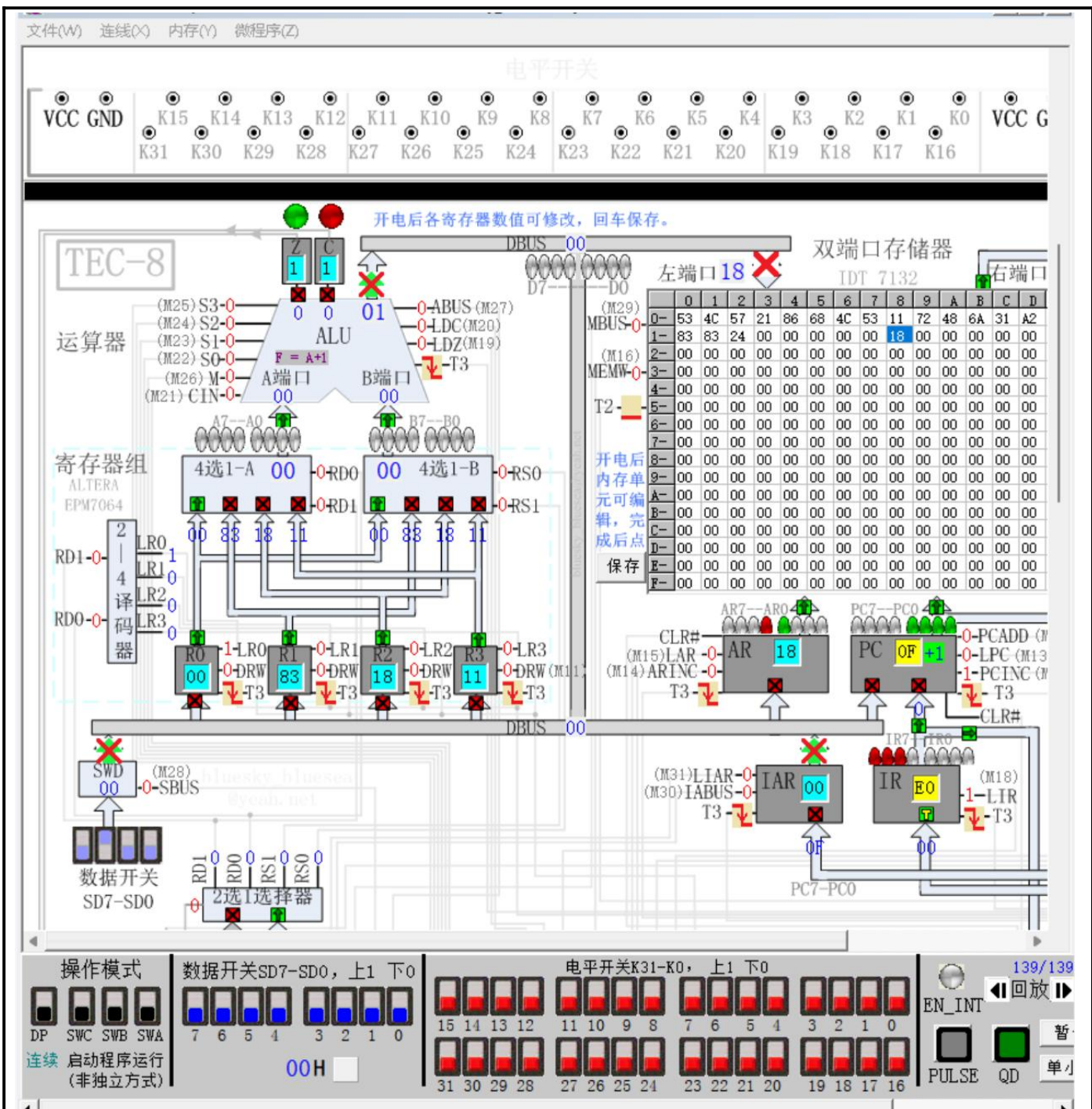
内存:



我们选择异或指令，并将其在内存中的内容修改为异或运算指令，即将 2,上 7 下 F 的位置的内容修改为 000DB80C01。然后选择单拍运行方式，通过 QD 来运行实现 74LS181 的算术逻辑运算。

实验台面板:



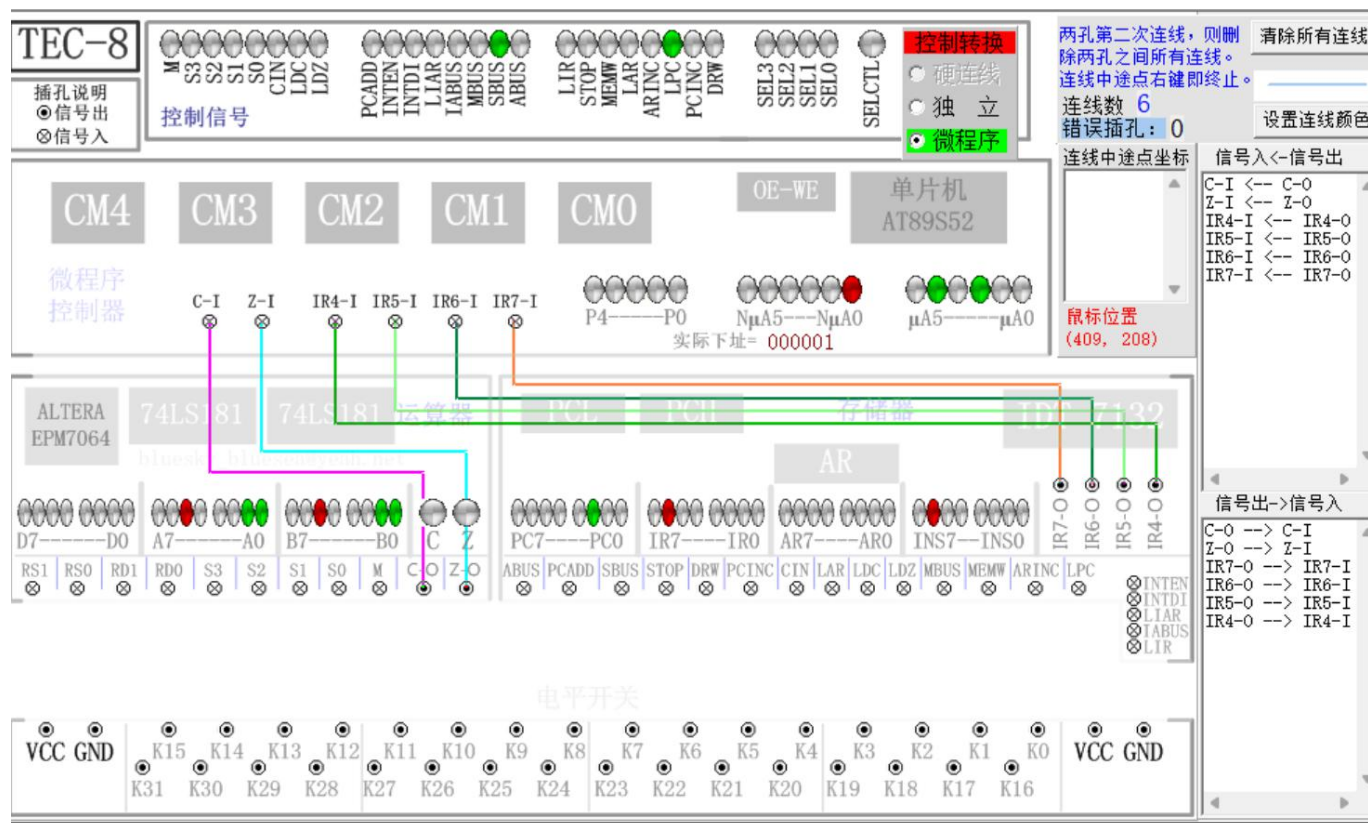


先读取内存文件，将 83,83,24 分别写入 0,1,2。然后后修改 R1,R2,R3 的数据，选择连续运行方式至程序自动停止。

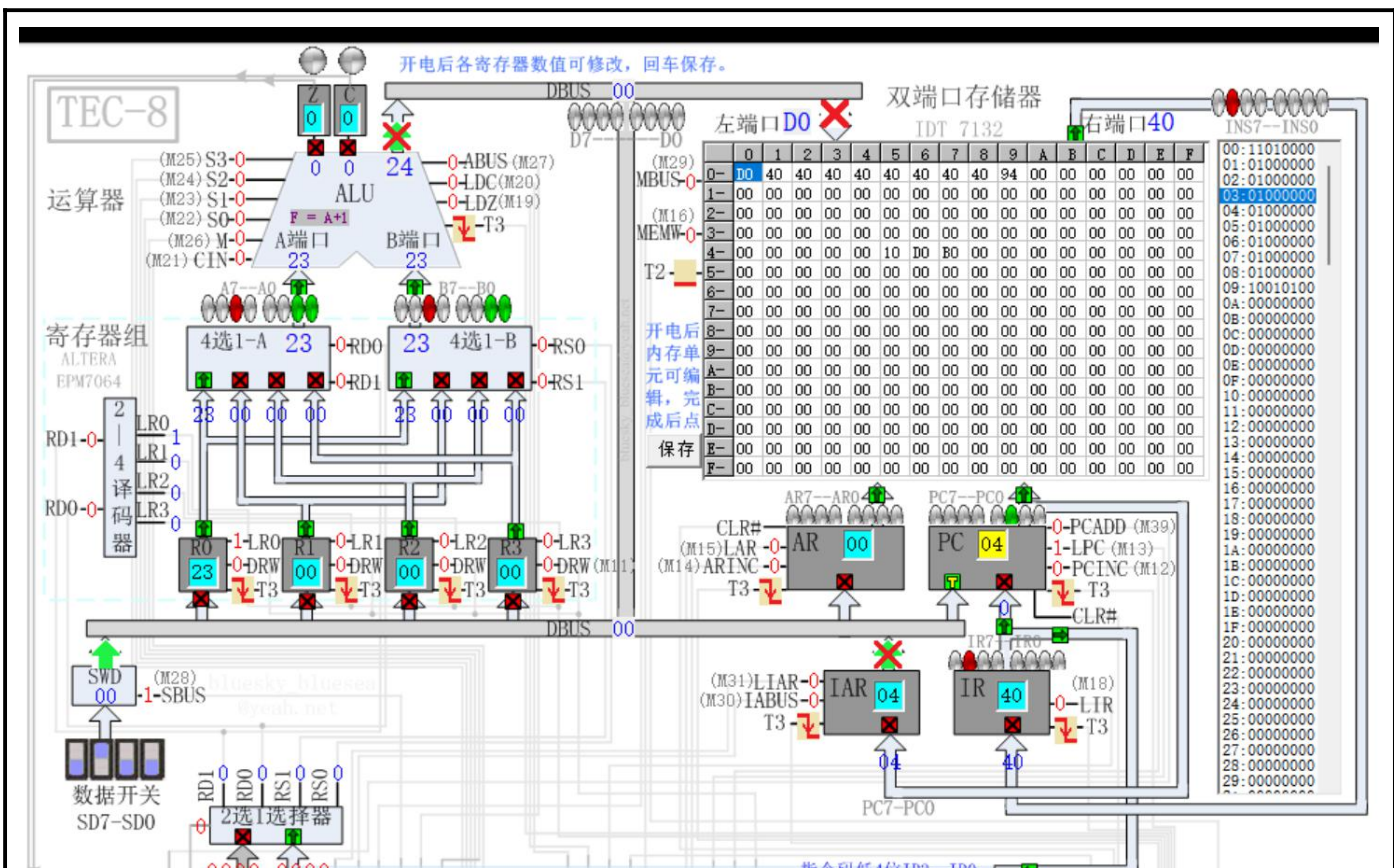
实验三：

进入中断：

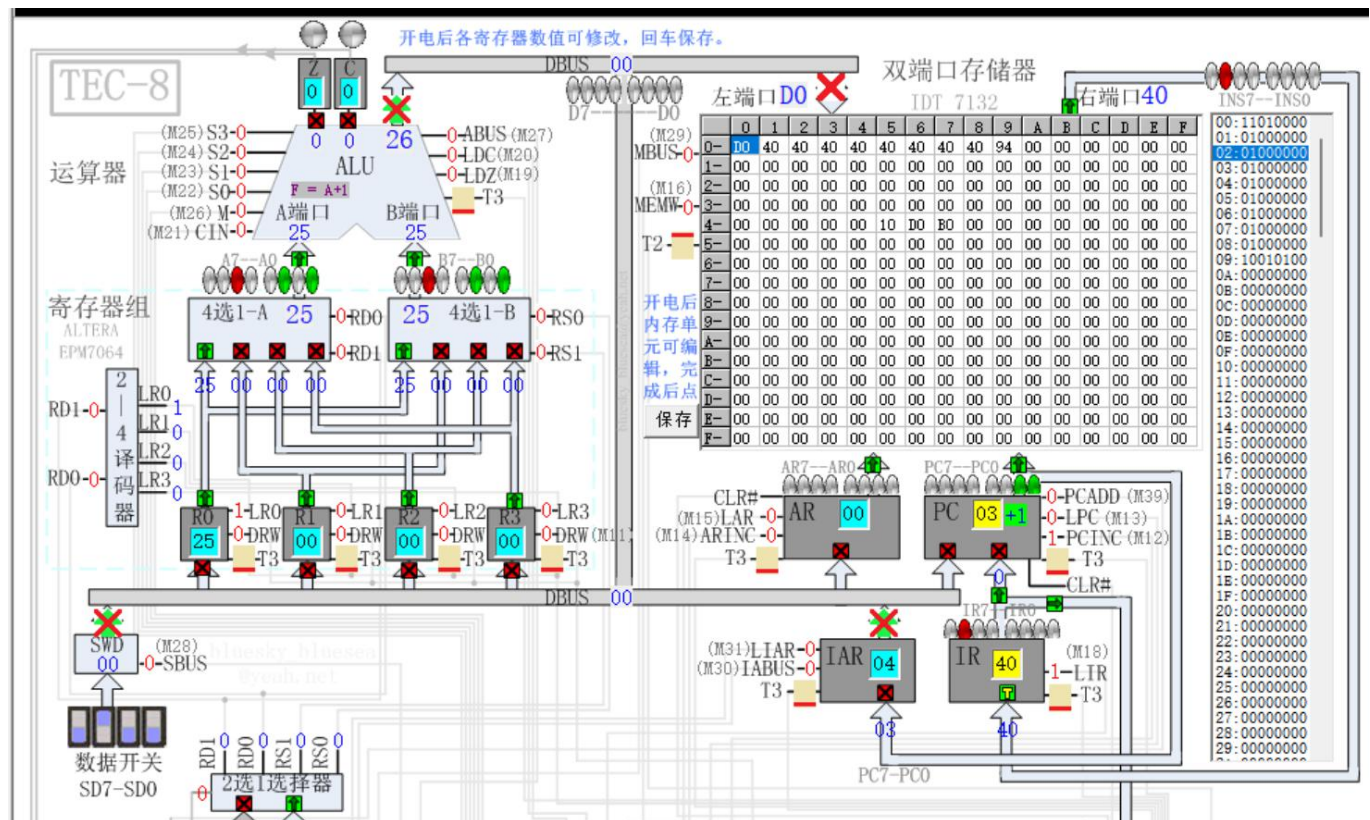
实验台面板：



数据通路：



数据通路：



读取内存,连线,微程序文件,运行程序。在随机的位置按下 pulse 进入中断程序。将运行方式改为单拍。直至 PC7-PC0 变成我们进入中断程序之前的 PC7-PC0，意味着中断程序结束,然后退回之前的界面,再进行截图。

总结：

这次实验让我深入了解了计算机组成原理,通过该实验,我对寄存器,端口处理器,数据通路在计算机中的运用更加了解,并体验了对

数据的读取和中断的操作,有利于我更好的学习计算机组成原理.

