|  |
| --- |
| **北 京 邮 电 大 学**  **实 验 报 告**  **课程名称\_\_\_\_\_\_\_\_\_\_\_计算机组成原理实验\_\_\_\_\_\_\_\_\_\_\_\_\_**  **实验名称\_\_\_\_\_\_数据通路实验\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_**  **\_\_计算机\_\_\_\_学院\_\_2020211304\_\_\_\_班 姓名倪玮昊\_\_\_\_\_**  **教师\_张杰\_\_\_\_\_\_\_ 成绩\_\_\_\_\_\_**  **\_\_2022\_\_年\_\_5\_\_月\_\_6\_\_日** |

|  |
| --- |
| **实验一：**  **实验截图：**  **e94951e8868ab411360f3a059f9dbd6**  **80cb85e2d0ab63dfa8bbac89e83d564**  **55ef33c79335abb6036b6f951e0b8d7**  **设计方案：**  **通过SBUS将数据写入器存期R0,R1,R2,R3中存储,再通过单拍脉冲将数据经DBUS写入双端口寄存器存储.**  **此时状态分析（以截图为例）：**  **此时R3寄存器的09数据通过单拍脉冲经DBUS写入到了双端口寄存器的09H位置,可以继续输入A和B,之后通过复位按钮清空AR和PC的内容.输入数据到R0,R1,R2,R3,按照相同的操作就可以达到每一个存储的单元存储的值和他的地址相同的条件.**  **实验二：**  **需要执行的指令如下：**    **实验截图：**  **fec65af88a8e7caad4ac0a124e5ad1a**  **6de053cf782ba62ffc7ec54b647fdef**  **474354e76ea4b078f4eeb438a0cf01f**  **状态分析：**  **此时通过AR里面的83地址,利用MUBS通路将之前运算的结果A7存入到83H,实现了R0的输出.输出之后将AUBS,DUBS关闭,实验结束.R2,R3存储的是我们要取数据而使用的地址,R1存储的是61H的数据,R0存储的是R0+R1之后的结果.** |
| **实验总结：**  **遇到的问题：无,该实验比较简单**  **总结：通过该实验,我对寄存器,端口处理器,数据通路在计算机中的运用更加了解,有利于我更好的学习计算机组成原理.** |
|  |

|  |
| --- |
|  |

|  |
| --- |
|  |

|  |
| --- |
|  |

|  |
| --- |
|  |

|  |
| --- |
|  |

|  |
| --- |
|  |