

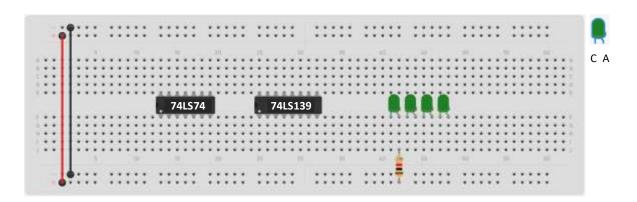
Práctica 2: Plantilla de resultados del estudio teórico

Apellidos y Nombre: Grupo y día:	
2.	Explique qué es un demultiplexor. Dibuje la tabla de funcionamiento de un demultiplexor 2:4 con entrada de habilitación activa en baja.
3.	Teniendo en cuenta la figura y suponiendo el estado inicial indicado en el cronograma dibuje el cronograma de las salidas Q de los biestables.
	CLK



4. Considerando el circuito de la figura anterior, ¿qué ocurre si la señal C# pasa a valer 0? ¿qué ocurre si la señal P# pasa a valer 0? ¿qué ocurre si C# y P# pasan a valer 0 simultáneamente?

5. Dibuje las conexiones a realizar sobre la regleta de conexión cuando se utiliza el integrado 74LS74. Utilice la plantilla que aparece en la plantilla de resultados.





Práctica 2: Plantilla de resultados del estudio experimental

Apellidos y Nombre: Grupo y día:	
2.	Compruebe experimentalmente el resultado de poner la señal P# a 0. ¿Ocurre realmente lo que respondió en el apartado 4 del estudio teórico?
3.	Compruebe experimentalmente el resultado de poner la señal C# a 0. ¿Ocurre realmente lo que respondió en el apartado 4 del estudio teórico? Nota: No active simultáneamente las señales P# y C#.
4.	Haga las modificaciones necesarias para que únicamente se enciendan los LEDs laterales de forma intermitente uno tras otro. Describa el proceso seguido.