

## Laborplan 3AHELS 2020/2021

3AHELS		Bochdansky		Crha		Tillich	
Tag	Datum	G	Übung	G	Übung	G	Übung
Di	8. Sep.		1. Schulwoche				
Di	15. Sep.		Vorbespr.				
Di	22. Sep.	1	R Netzwerk	2	komb. Logik		
Di	29. Sep.			1	komb. Logik	2	Microcap
Di	6. Okt.	2	R Netzwerk			1	Microcap
Di	13. Okt.	1	RC	2	stat. IC Kenngr.		
Di	20. Okt.			1	stat. IC Kenngr.	2	Bode Plot
Di	27. Okt.		Herbstferien				
Di	3. Nov.	2	RC	1	dyn. IC Kenngr.		
Di	10. Nov.			2	dyn. IC Kenngr.	1	Bode Plot
Di	17. Nov.	1	RL			2	Res. Circuit
Di	24. Nov.	2	RL	1	Flip Flop		
Di	1. Dez.			2	Flip Flop	1	Res. Circuit
Di	8. Dez.		Mariä Empfängnis				
Di	15. Dez.	1	RLC	2	Schieberegister		
Di	22. Dez.			1	Schieberegister	2	passiv Network
Di	29. Dez.		Weihnachtsferien				
Di	5. Jän.		Weihnachtsferien				
Di	12. Jän.			2	Zähler	1	passiv Network
Di	19. Jän.	2	RLC			1	Diode Char.
Di	26. Jän.	2	OPV 1	1	Zähler		
Di	2. Feb.		Semesterferien				
Di	9. Feb.	1	OPV 1			2	Diode Char
Di	16. Feb.	1	OPV 2	2	µC Ports		
Di	23. Feb.			1	µC Ports	2	Rectifiers
Di	2. Mär.	2	OPV 2			1	Rectifiers
Di	9. Mär.	1	f abh. OPV	2	µC 7-Seg.		
Di	16. Mär.			1	µC 7-Seg.	2	MOSFET Char.
Di	23. Mär.	2	BOCH 7			1	MOSFET Char.
Di	30. Mär.		f abh. OPV				
Di	6. Apr.			2	µC Matrix tastatur	1	MOSFET as Switch
Di	13. Apr.	1	aktiver TP			2	MOSFET as Switch
Di	20. Apr.	2	aktiver TP	1	µC Matrix tastatur		
Di	27. Apr.			2	NWT 1	1	BJT Char.
Di	4. Mai.	1	PI Regler			2	BJT Char.
Di	11. Mai.	2	PI Regler	1	NWT 1		
Di	18. Mai.			2	NWT 2	1	BJT as Switch
Di	25. Mai.		SGA frei				
Di	1. Jun.	2	Schmitttrigger	1	NWT 2		
Di	8. Jun.			1	NWT 3	2	BJT as Switch
Di	15. Jun.	1	Schmitttrigger			2	BJT as Amplifier
Di	22. Jun.	1	Wdhg.	2	NWT 3		
Di	29. Jun.			2	NWT 4	1	BJT as Amplifier

Räume: Gruppe 1 V121  
Gruppe 2 V122

Version: 4.1