[Checkout de Presença] Módulo 2 – Operações Lógicas e Hardware

A álgebra booleana é a base fundamental das operações lógicas em todos os sistemas digitais modernos. Ela utiliza sentenças com valores de Verdadeiro (representado por 1) ou Falso (representado por 0) para manipular informações. Nesta apresentação, exploraremos as principais operações lógicas: NOT, AND, OR, NAND, NOR e XOR, detalhando como cada uma funciona e sua representação.

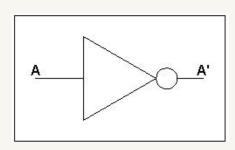


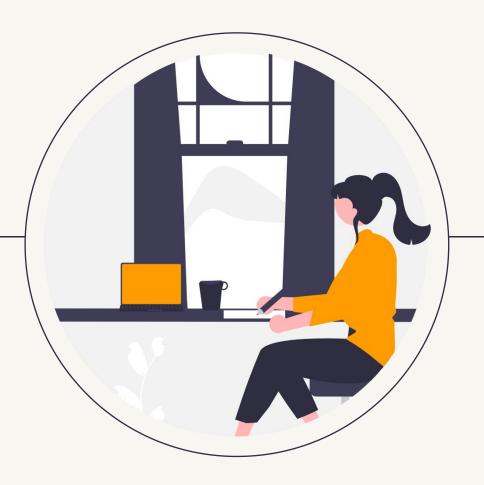
# NOT ("NÃO" lógico)

#### Funcionamento

A operação NOT inverte o valor lógico de uma única variável. Se a entrada for 1 (verdadeiro), a saída será 0 (falso), e viceversa.

#### Símbolo





# Expressão Lógica

$$f(A) = A' = \bar{A}$$

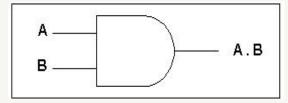
А	Ā
0	1
1	0

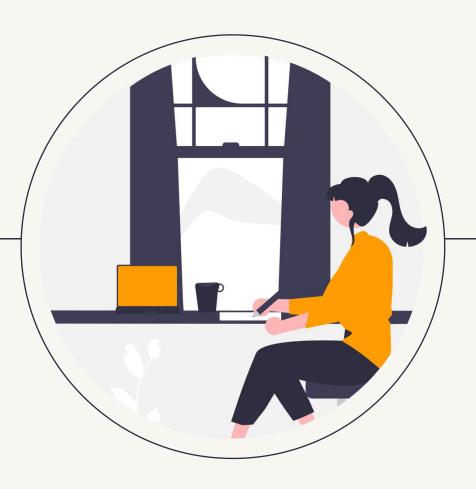
# AND ("E" lógico)

#### Funcionamento

A saída da operação AND será 1 apenas se todas as entradas forem 1. Caso contrário, a saída será 0.

#### Símbolo





# Expressão Lógica

f(A) = A.B

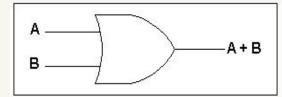
Α	В	A.B
0	0	0
0	1	0
1	0	0
1	1	1

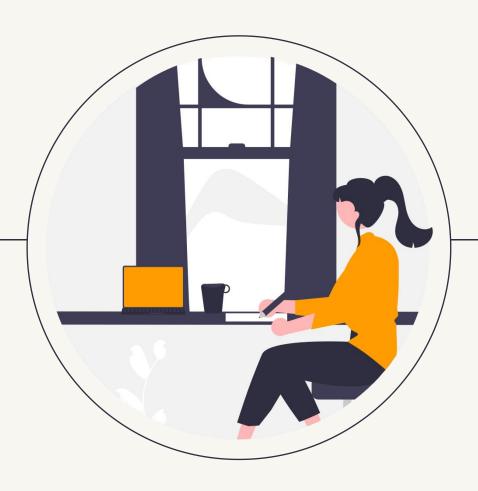
# OR ("OU lógico)

#### Funcionamento

A saída ser**á** 1 se pelo menos uma das entradas for 1.

# Símbolo





# Expressão Lógica

$$f(A) = A + B$$

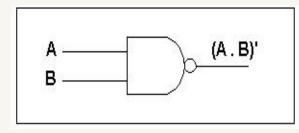
Α	В	A.B
0	0	0
0	1	1
1	0	1
1	1	1

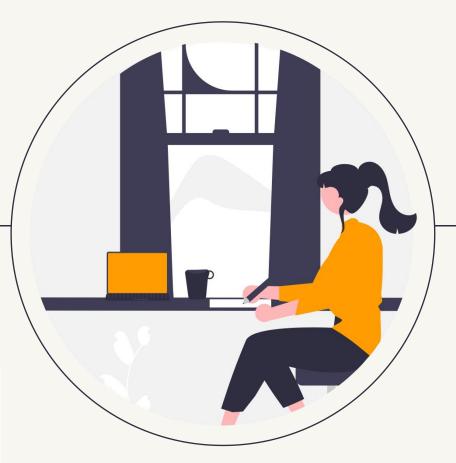
# NAND

#### Funcionamento

É a negação da operação AND. A saída será 0 apenas se todas as entradas forem 1.

# Símbolo





# Expressão Lógica

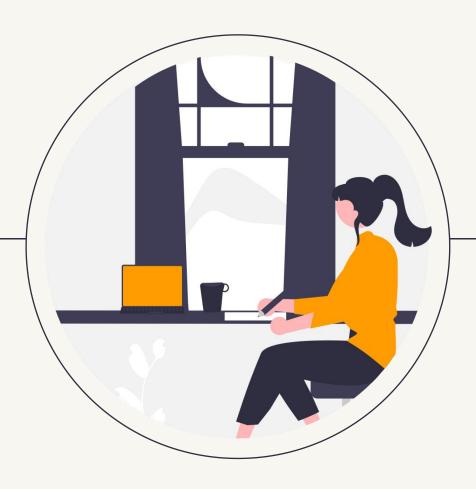
$$f(A) = \overline{A.B} = (A.B)$$

Α	В	A.B
0	0	1
0	1	1
1	0	1
1	1	0

# NOR

#### Funcionamento

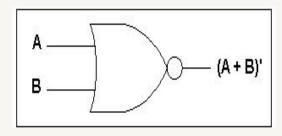
É a negação da operação OR. A saída será 1 apenas se todas as entradas forem 0.



# Expressão Lógica

$$f(A) = \overline{A+B} = (A+B)'$$

# Símbolo



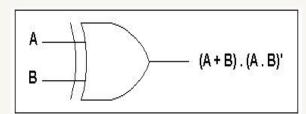
Α	В	A+B
0	0	1
0	1	0
1	0	0
1	1	0

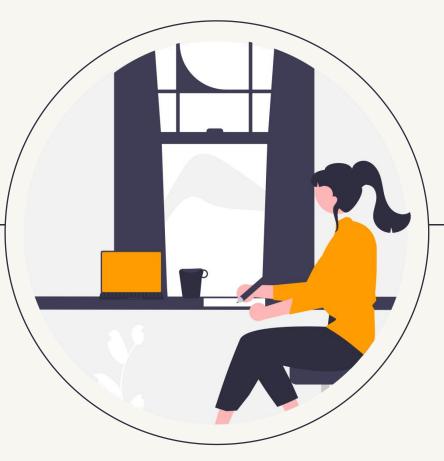
# XOR

#### Funcionamento

A saída ser**á** 1 somente se uma das entradas for diferente da outra.

# Símbolo





# Expressão Lógica

f(A) = A ⊕ B

А	В	A <b>⊕</b> B
0	0	0
0	1	1
1	0	1
1	1	0