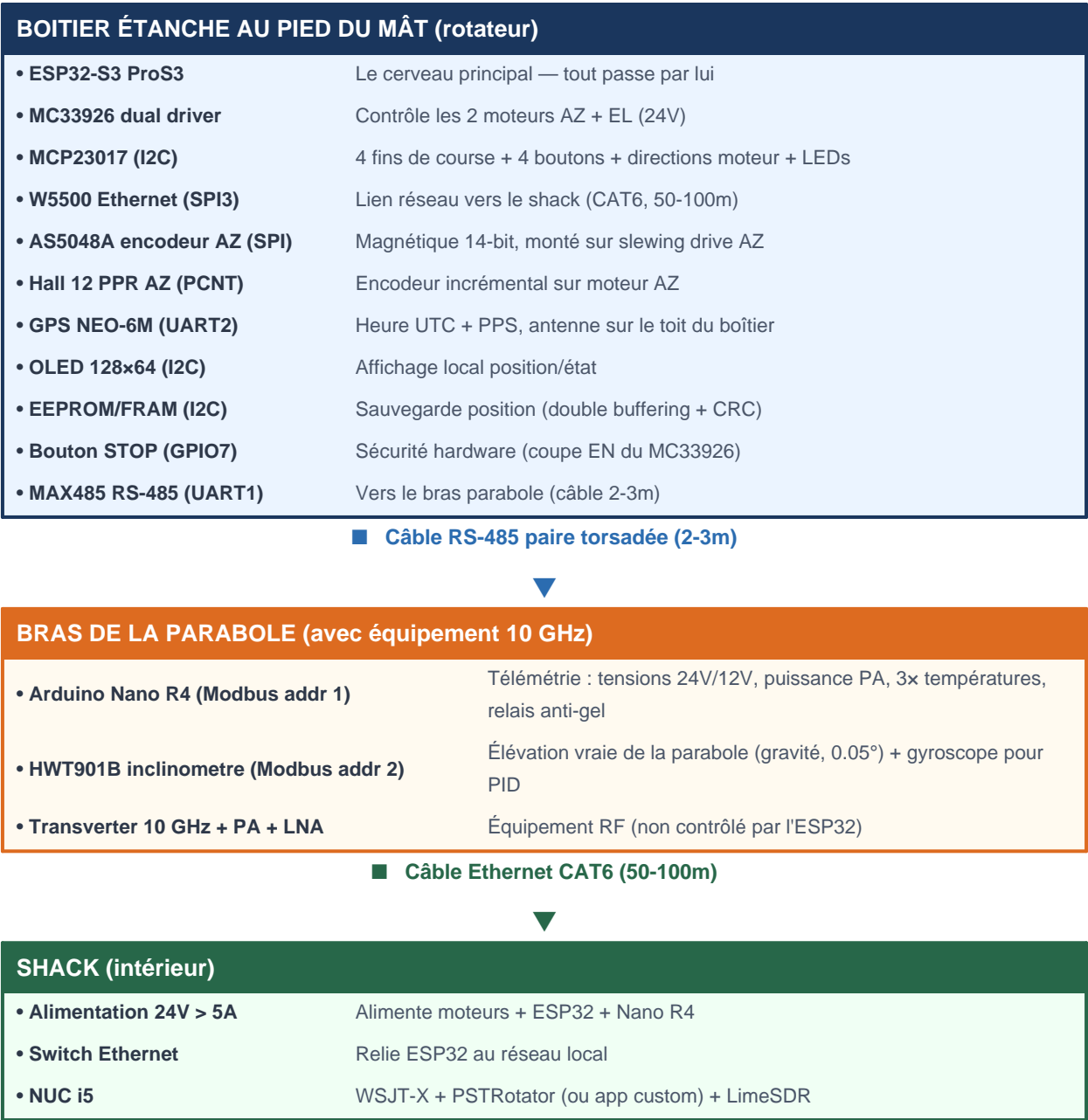


EME Rotator Controller

Architecture Dual-Core ESP32-S3 ProS3 — Station ON7KGK — v7.4

1. Vue physique — Où va quoi

Le système est réparti sur **trois emplacements physiques** reliés par des câbles dédiés.



2. Récapitulatif des connexions

Composant	Connecté à	Où physiquement
MCP23017	ESP32 (I2C)	Boîtier rotateur
GPS NEO-6M	ESP32 (UART2)	Boîtier rotateur
OLED 128x64	ESP32 (I2C)	Boîtier rotateur
EEPROM/FRAM	ESP32 (I2C)	Boîtier rotateur
W5500 Ethernet	ESP32 (SPI3)	Boîtier rotateur
AS5048A enc. AZ	ESP32 (SPI bit-bang)	Sur slewing drive AZ
Hall AZ	ESP32 (PCNT)	Sur moteur AZ
MC33926 drivers	ESP32 (MCPWM+MCP)	Boîtier rotateur
Bouton STOP	ESP32 (GPIO7) + MC33926	Boîtier rotateur
4 fins de course	MCP23017 (via optos)	Structure rotateur
4 boutons manuels	MCP23017	Boîtier rotateur
Nano R4	ESP32 (RS-485, addr 1)	Bras parabole (2-3m)
HWT901B élévation	ESP32 (RS-485, addr 2)	Bras parabole (2-3m)

Tout passe par l'ESP32. Le Nano R4 est un esclave de télémétrie au bout d'un câble RS-485 (2-3m).

3. Core 1 — Temps réel (critique)

Le Core 1 est dédié exclusivement au **contrôle moteur et aux capteurs**. Pas de réseau, pas d'affichage, pas de parsing. La boucle PID à 100 Hz doit être **garantie** — si elle rate un cycle, le moteur peut osciller ou dépasser la cible.

Tâche	Priorité	Période	Fonction
task_pid_loop	MAX-1	10 ms	PID + PWM moteurs + ADC courant + direction MCP23017 + anomalies
task_enc_read	MAX-2	1000 ms	Lecture AS5048A (ou HH-12) + recalib PCNT + sauvegarde EEPROM
ISR_stop_btn	ISR	Event	Bouton STOP (GPIO7)
ISR_mcp_int	ISR	Event	MCP23017 interrupt (fins de course, boutons, SF)
ISR_gps_pps	ISR	Event	GPS PPS (1 pulse/seconde)

4. Core 0 — Communication (tolérant à la latence)

Le Core 0 gère tout ce qui est **communication**. Si l'OLED met 5 ms de plus à se rafraîchir ou si un paquet TCP arrive avec 10 ms de retard, aucune conséquence. Les priorités assurent que TCP (PSTRotator / app) est traité avant l'OLED.

Tâche	Priorité	Période	Fonction
task_tcp_gs232	5	Event	Serveur TCP PSTRotator (port 4533)
task_tcp_app	5	Event	Serveur TCP app Windows JSON (port 4534)
task_modbus	4	1000 ms	Polling RS-485 : Nano R4 (addr 1) + HWT901B (addr 2)
task_gps	4	100 ms	Parsing NMEA GPS (UART2)
task_oled	2	500 ms	Mise à jour affichage OLED

5. Flux de données entre les deux cores

Les données partagées entre cores passent par des **variables atomiques** ou des **queues FreeRTOS** — pas de mutex lourd qui bloquerait le PID.

Donnée	Direction	Écrit par	Lu par	Mécanisme
target_az, target_el	Core 0 → Core 1	TCP (GS-232 / App)	PID loop	atomic float
current_az, current_el	Core 1 → Core 0	PID loop	TCP servers	atomic float
state (machine état)	Core 1 → Core 0	PID loop	TCP + OLED	atomic uint8
hwt901b_el, gyro	Core 0 → Core 1	Modbus task	PID loop (EL)	atomic float
nano_telemetry	Core 0 → Core 0	Modbus task	TCP app	struct copie
utc_time	Core 0 → tous	GPS task + PPS ISR	Solar cal, OLED	atomic uint64

6. Principe fondamental

Core 1 ne bloque JAMAIS.

Il lit et écrit des valeurs atomiques, c'est tout. Core 0 peut bloquer sur TCP accept, Modbus timeout, etc. — ça n'affecte pas le PID.

C'est le gros avantage du dual-core par rapport à un Arduino classique : le réseau ne peut pas perturber le contrôle moteur, même si un client TCP se déconnecte brutalement ou si le Modbus timeout.

7. Diagramme de communication inter-cores

