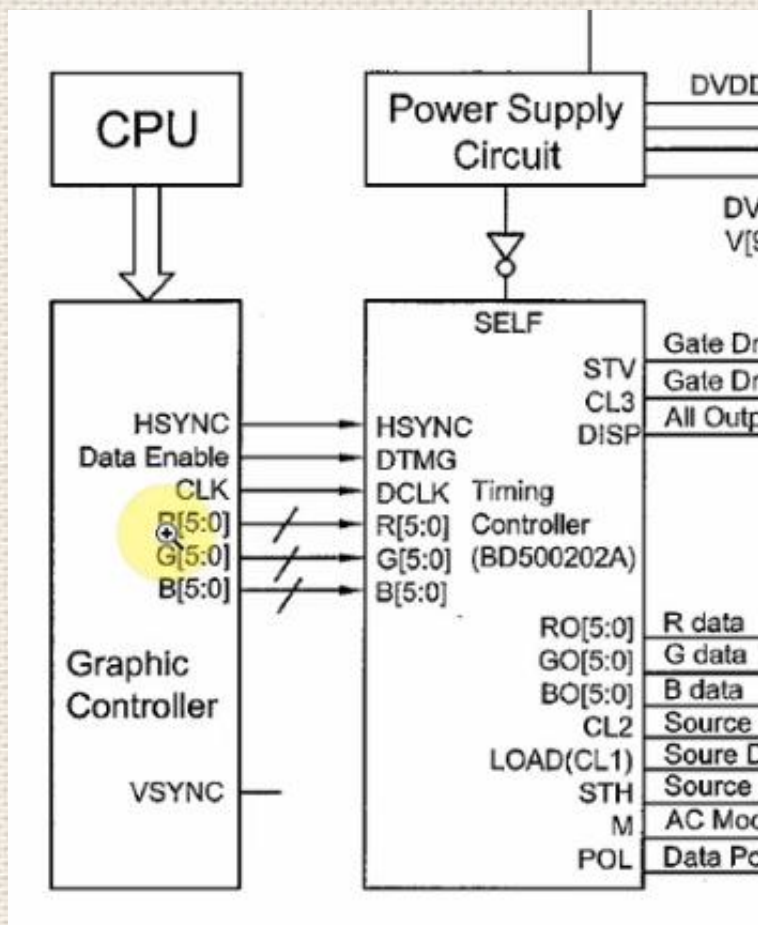


② 协议类

1. 你说的,别人能听懂: 双方约定信号的协议
2. 你的话题,要让人听懂: 双方满足时序要求



VCLK: 时钟

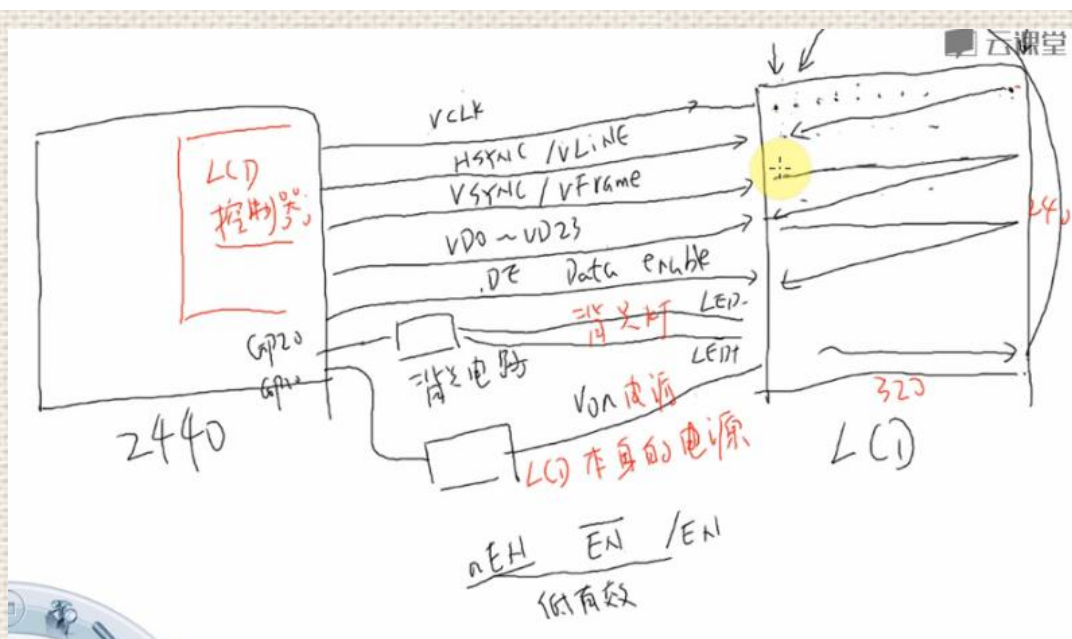
HSYNC/VLINE: 行同步, 一行结束到下一行开始

VSYNC/VFRAME: 列同步, 最后一行结束返回最开始

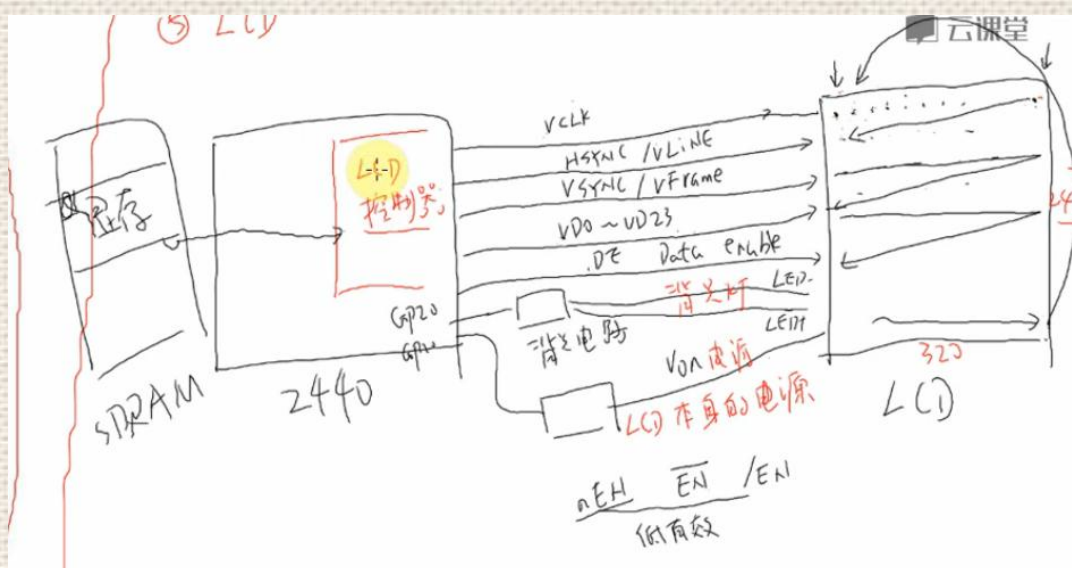
VD0-VD23: 颜色信号

DE: 高电平时 LCD取数据, 否则只移动电子枪

所有信号都是LCD控制器, 对于软件来说, 要配置LCD控制器



数据从显存里读取，这个是通过告诉lcd控制器来完成的



- 原理图接线：引脚对接
- 协议：各设备间同时遵守
- 时序：设置时序相关的寄存器时，需求参考对端频率的上下限

