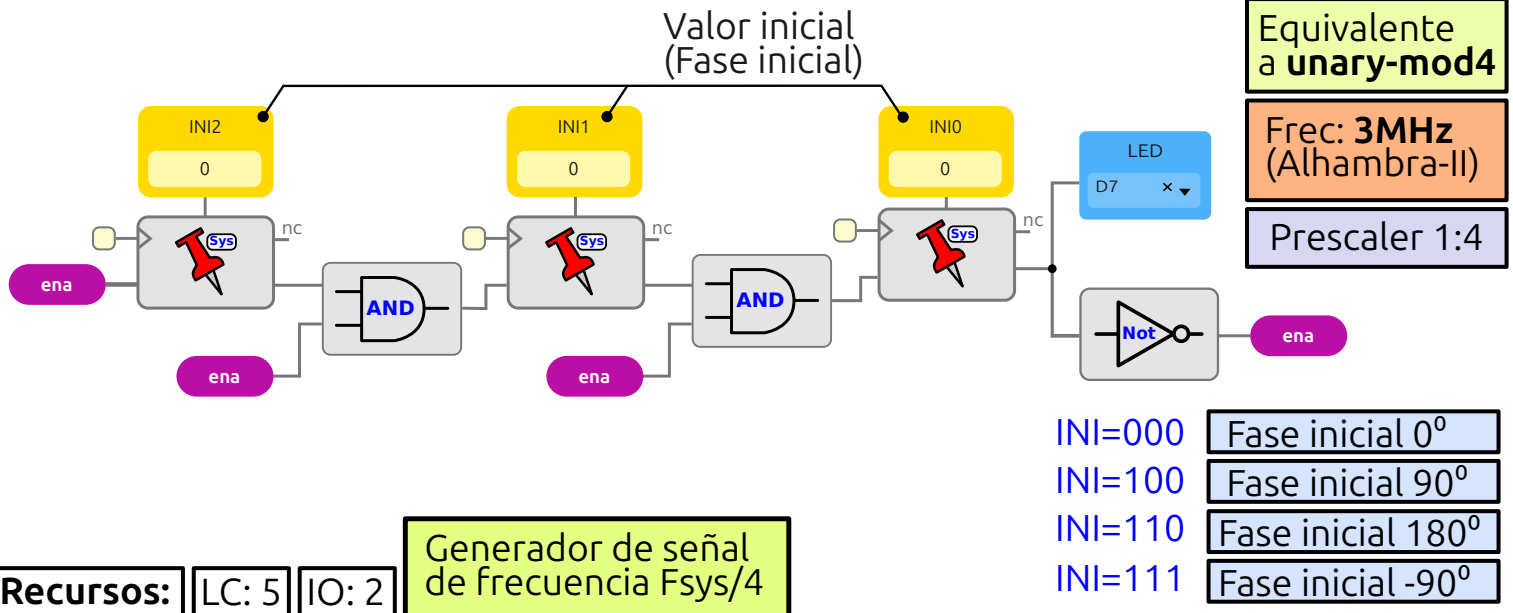
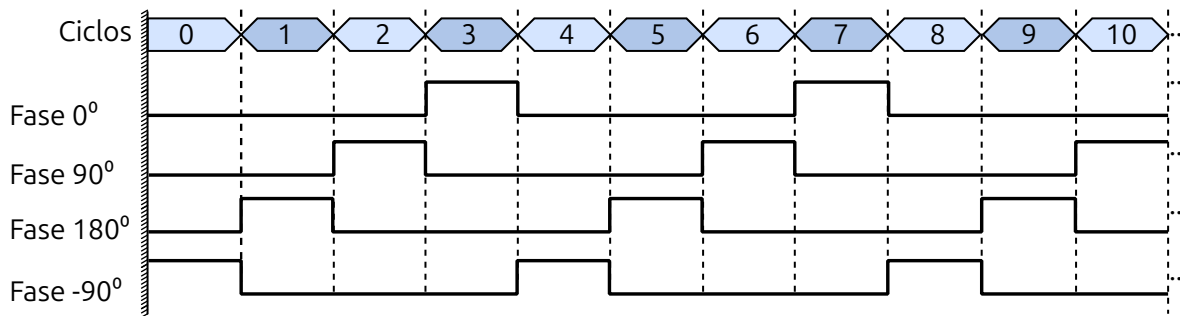


Circuito en Icestudio



Cronograma



Estado

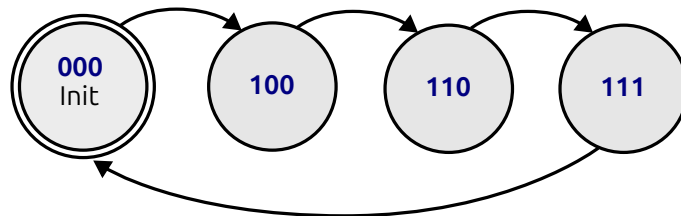
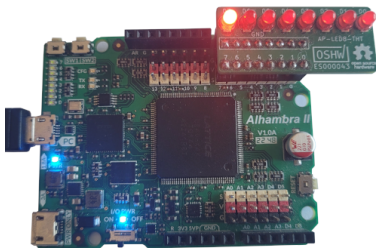
Ciclo	Estado
0	0 0 0
1	1 0 0
2	1 1 0
3	1 1 1
4	0 0 0
5	1 0 0
6	1 1 0
7	1 1 1
8	0 0 0
...	...

3 bits de almacenamiento

Resultado

Diagrama de estado

Efecto óptico:
Un LED encendido



069

unary-prescaler1:4

Divisor del reloj del sistema entre 4

TUTORIAL (Obijuan)