

Circuito en Icestudio

Fragmento de circuito

Regla de construcción

Registro de desplazamiento de 2 bit

Serial-in

Serial-out

¡CONSTRUCCIÓN!

Serial-in

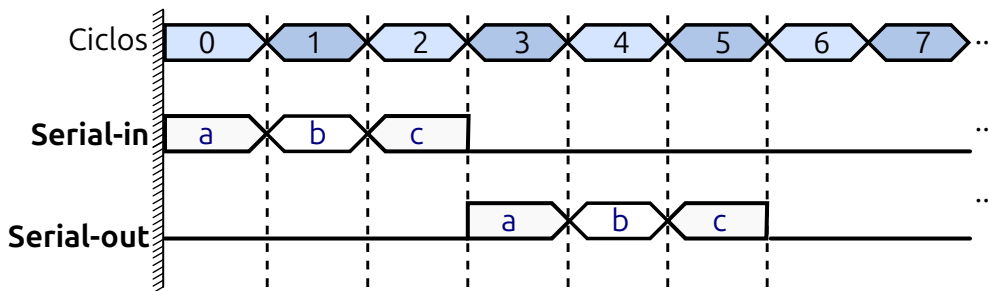
Serial-out

Biestable añadido por la izquierda

Nuevo registro de desplazamiento de 3 bits

Cronograma

Registro de desplazamiento de 3 bits



Entrada de los bits genéricos a, b y c

3 bits de almacenamiento

Estado

Ciclo

Estado

Ciclo	Estado	Estado	Estado
0	0	0	0
1	a	0	0
2	b	a	0
3	c	b	a
4	0	c	b
5	0	0	c
≥6	0	0	0

Resultado

Señales retrasadas 3 ciclos

Serial-in

Serial-out



040

sreg-concat-left

Construcción de registros de desplazamiento por la izquierda

TUTORIAL (Obijuan)