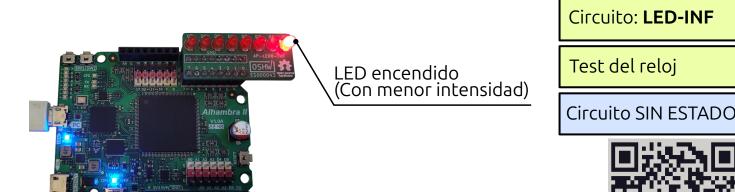
Circuito en Icestudio Acceso al reloj del sistema Nombre del Etiqueta de acceso al reloj pin de reloj CĽK clk Señal de reloj Entrada de reloi **LED** clk D₀ Circuito equivalente a input Recursos: LC: 1 IO: 2 Cronograma Placa Alhambra-II RESET: Arranque del reloj Frecuencia: 12MHZ Periodo: 83.3ns Ciclos clk Flanco de subida del reloj

Resultado



025 clk Reloj del sistema Definición de reloj

TUTORIAL (Obijuan)









