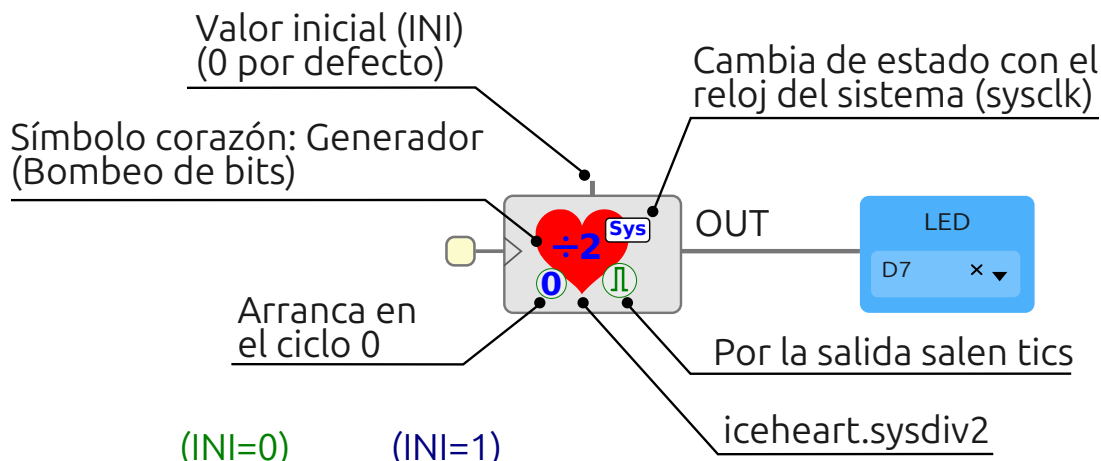


Circuito en Icestudio



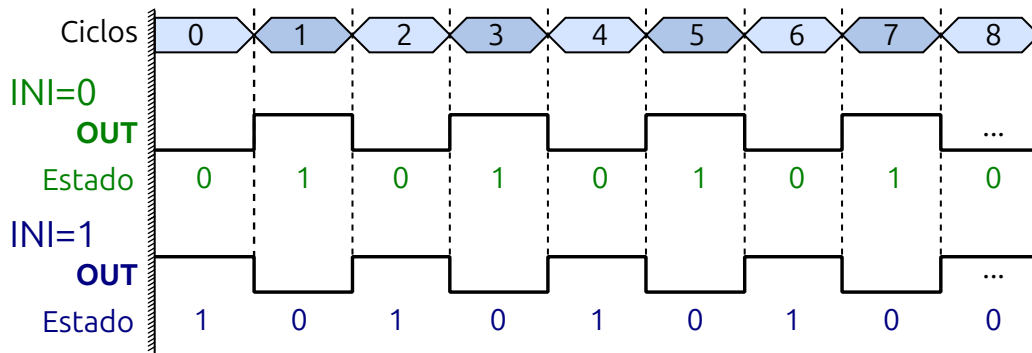
Equivalente a **sysdiv2-ini**

Frec: **6MHz**
(Alhambra-II)

Recursos: LC: 3 IO: 2 LC: 4 IO: 2

Principio de encapsulación

Cronograma



Estado

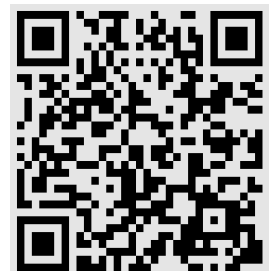
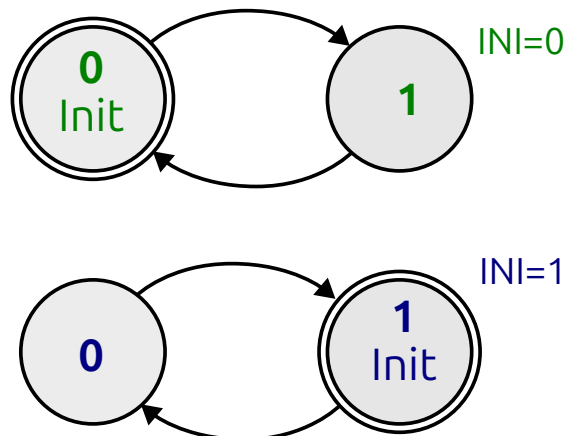
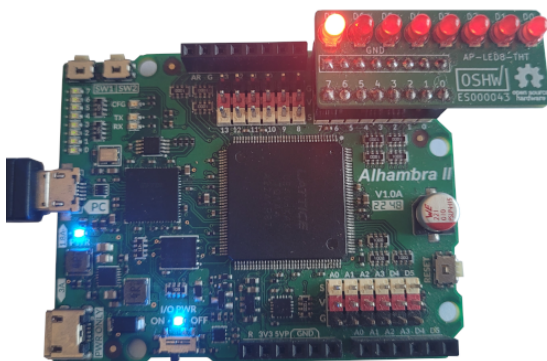
	(INI=0)	(INI=1)
Ciclo	Estado	Estado
0	0	1
1	1	0
2	0	1
3	1	0
	⋮	⋮

1 bit de almacenamiento

Resultado

Diagrama de estado

Efecto óptico:
Un LED encendido



051 heart-sysdiv2

Encapsulación de sysdiv2-ini

TUTORIAL (Obijuan)