Circuito en Icestudio TIME0 CLK × 🖵 clk D₀ Señal time0: Origen del tiempo (t=0) **CLK** clk D₁ ...y el tiempo comenzó Recursos: LC: 2 IO: 3 Cronograma Ciclos XXX 0 time0 (d0) **clk** (d1) 1 **Bit-Bang**: Arranque del tiempo (t=0) Resultado Circuito: MEASURE2 **ANALIZADOR LÓGICO GND** time0 (D0) time0 clk (D1) clk 028 time0 Principio time0 Bit-Bang Medición desde t=0 TUTORIAL (Obijuan) **ELECTRÓNICA**