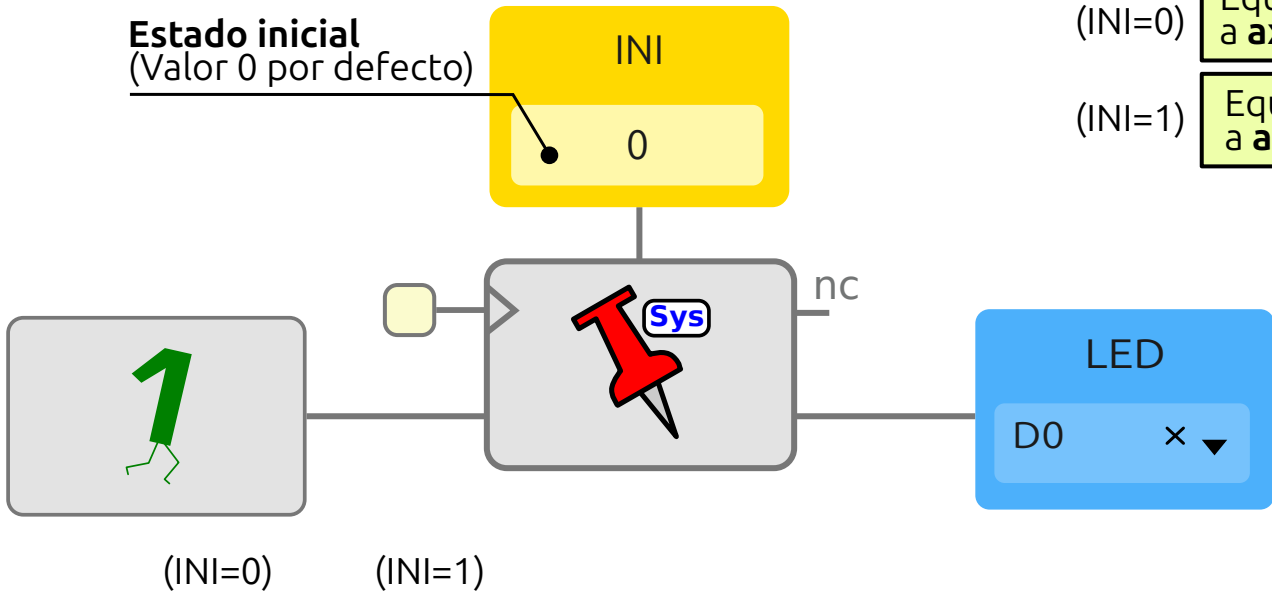


# Circuito en Icestudio

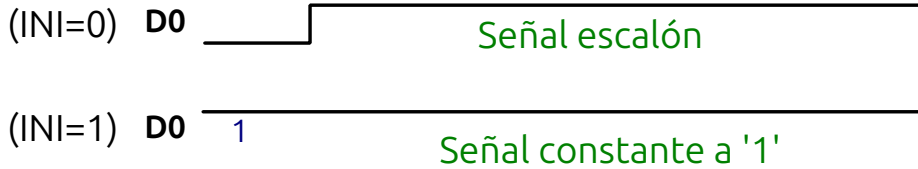
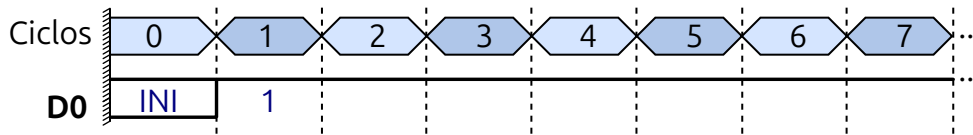
Estado inicial  
(Valor 0 por defecto)

(INI=0) Equivalente a **ax-sysdff**  
(INI=1) Equivalente a **ax-bit1**



Recursos: LC: 2 IO: 2 LC: 1 IO: 2

## Cronograma



## Estado

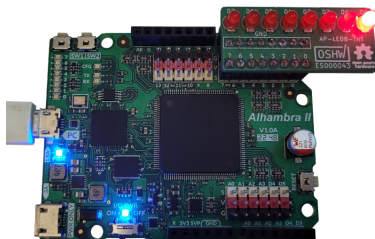
Ciclo Estado  
0 INI  
≥1 1

1 bit de almacenamiento

## Resultado

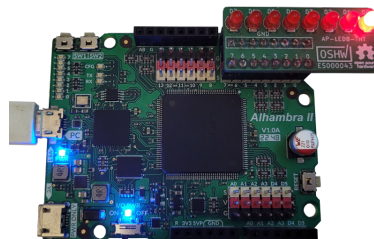
INI=0

Circuito: **STEP1**



INI=1

Circuito: **LEDON-INF**



031

**sysdff-ini**

Principio del estado inicial

Establecimiento del estado inicial

**TUTORIAL (Obijuan)**