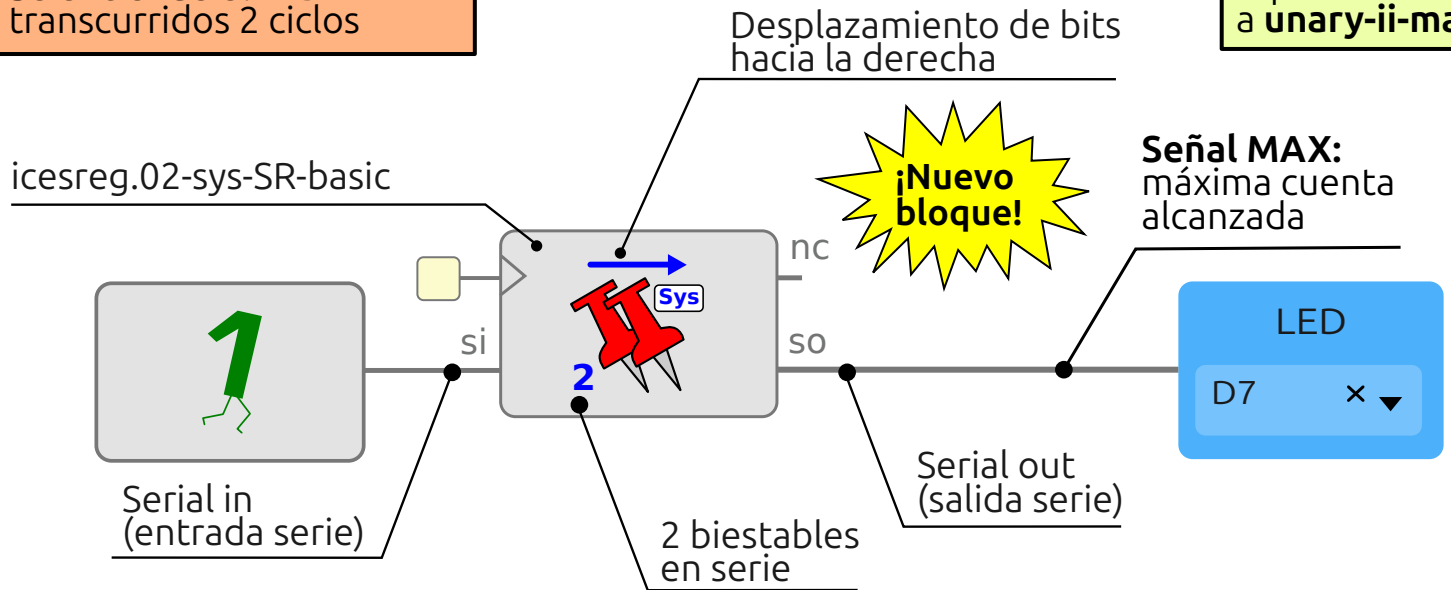


Circuito en Icestudio

Se enciende el LED transcurridos 2 ciclos

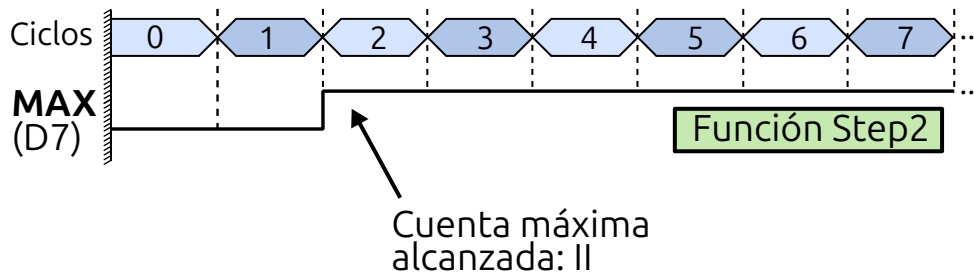
Equivalente a **unary-ii-max**



Recursos: LC: 3 IO: 2

Principio de encapsulación

Cronograma

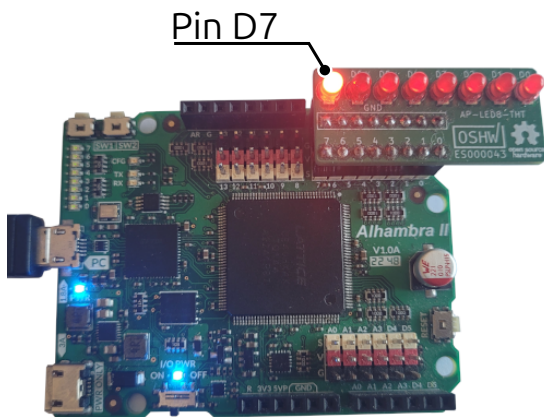


Estado

Ciclo	Estado		MAX
0	0	0	0
1	1	0	0
≥ 2	1	1	1

2 bits de almacenamiento

Resultado



LED D7 encendido a partir del ciclo 2



040 sreg-unary-ii-max

Registro de desplazamiento de 2 bits

TUTORIAL (Obijuan)