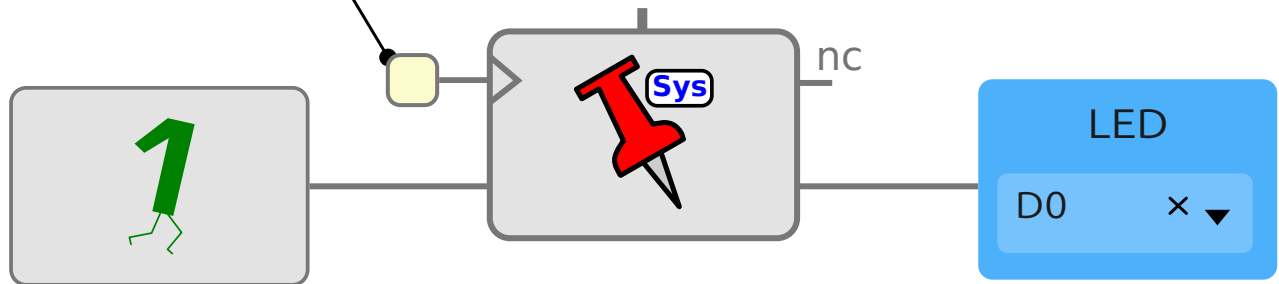


# Circuito en Icestudio

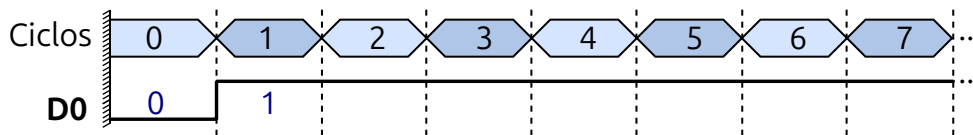
Circuito equivalente a **ax-sysdff**

Reloj del sistema  
(Conexión automática)



Recursos: LC: 2 IO: 2

## Cronograma



Función escalón

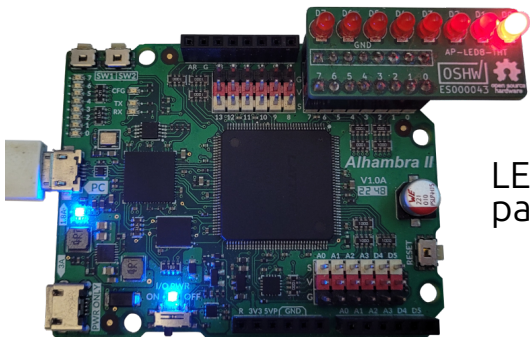
Primer circuito que genera una señal de salida NO constante

## Estado

Ciclo	Estado
0	0
$\geq 1$	1

1 bit de almacenamiento

## Resultado



LED encendido indefinidamente a partir del ciclo 1

Circuito: **STEP1**  
Escalón en ciclo 1



030 sysclk-conn

Principio del reloj único

Conexión automática al reloj del sistema

TUTORIAL (Obijuan)