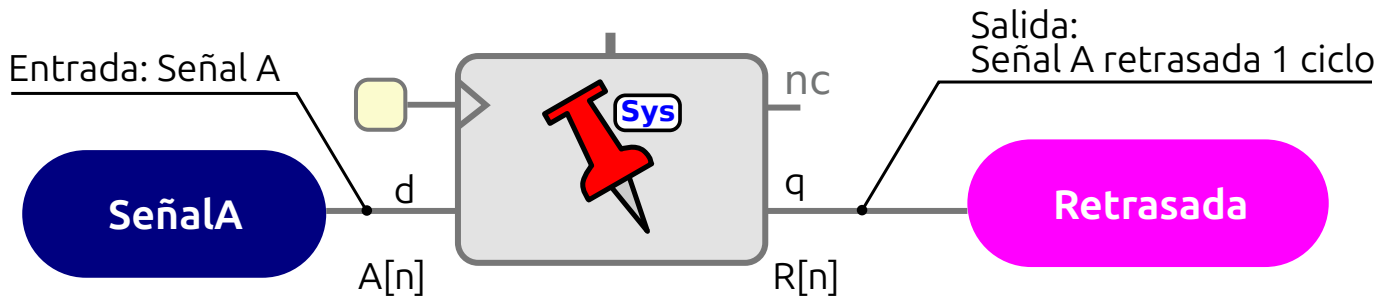


# Circuito en Icestudio

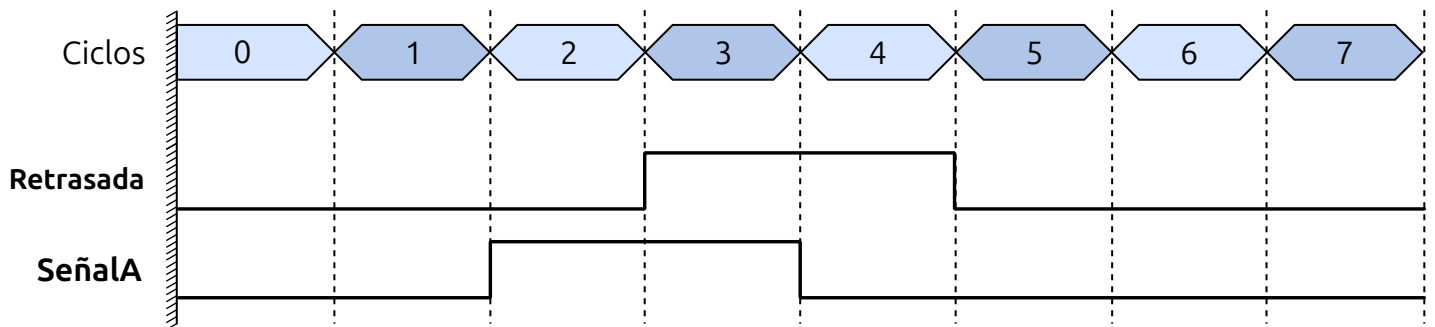
$$R[n]=A[n-1]$$



Fragmento de circuito

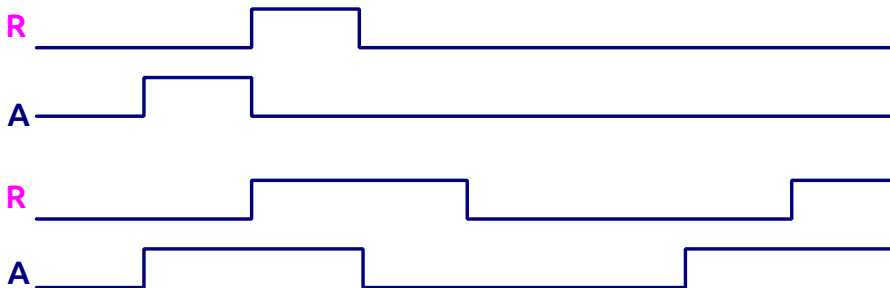
Caso de uso del biestable D del sistema

## Cronograma



## Funcionamiento

Señales retrasadas 1 ciclo



036

delay1

Principio de delay

Retraso de 1 ciclo

TUTORIAL (Obijuan)