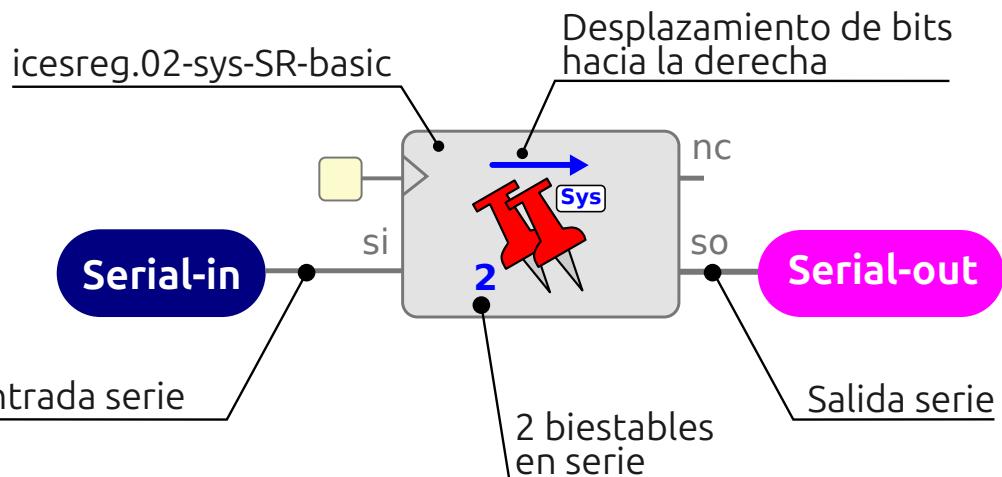


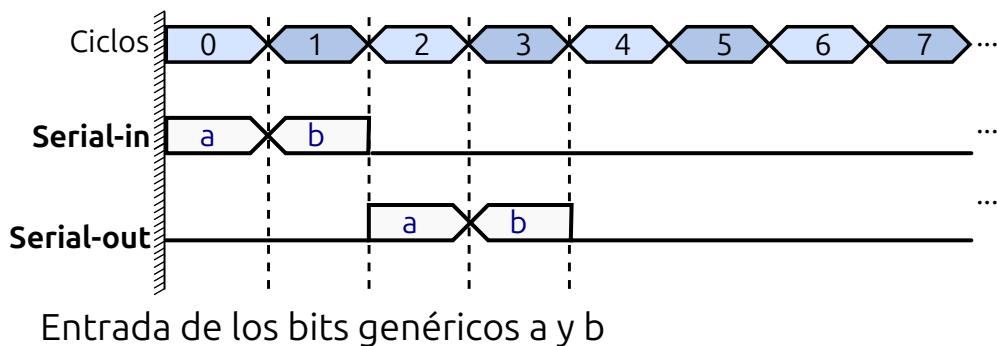
# Círculo en Icestudio



Fragmento de circuito

Principio de encapsulación

## Cronograma

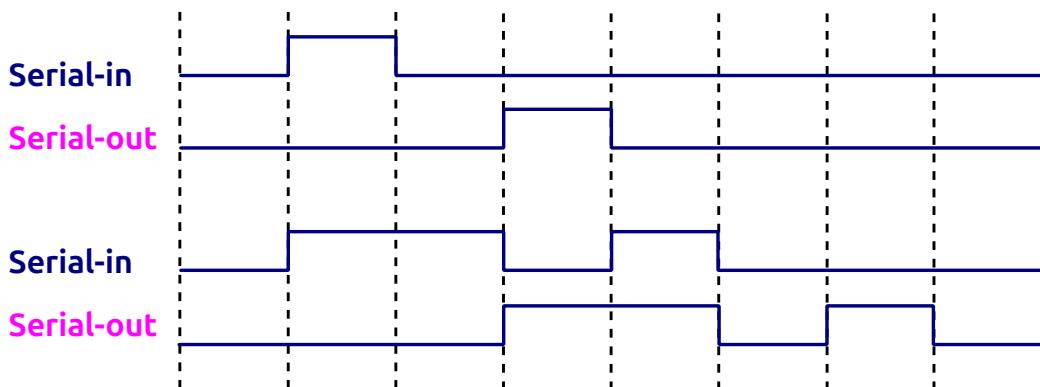


2 bits de almacenamiento

| Ciclo | Estado |
|-------|--------|
| 0     | 0 0    |
| 1     | a 0    |
| 2     | b a    |
| 3     | 0 b    |
| ≥4    | 0 0    |

## Resultado

### Señales retrasadas 2 ciclos



039

sreg-02-sys-sr-basic

Encapsulación del Registro de desplazamiento de 2 bits

## TUTORIAL (Obijuan)