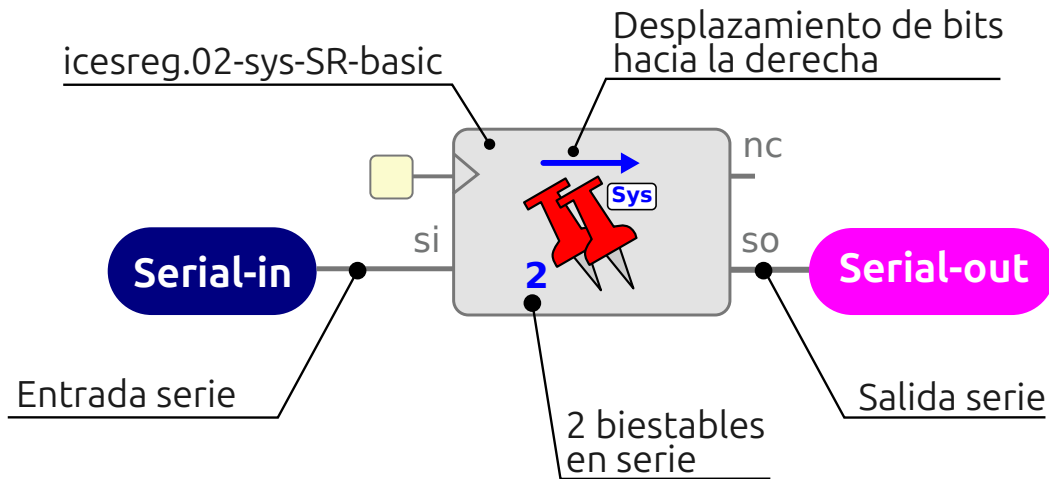


Circuito en Icestudio

Equivalente a **shift-reg2**

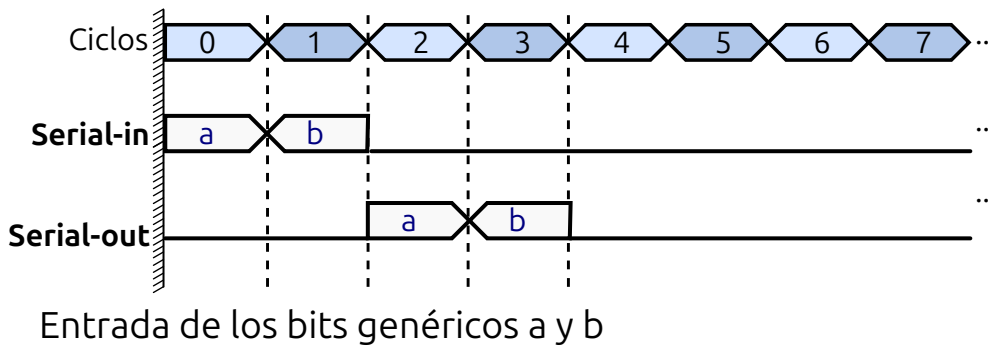
¡Nuevo bloque!



Fragmento de circuito

Principio de encapsulación

Cronograma



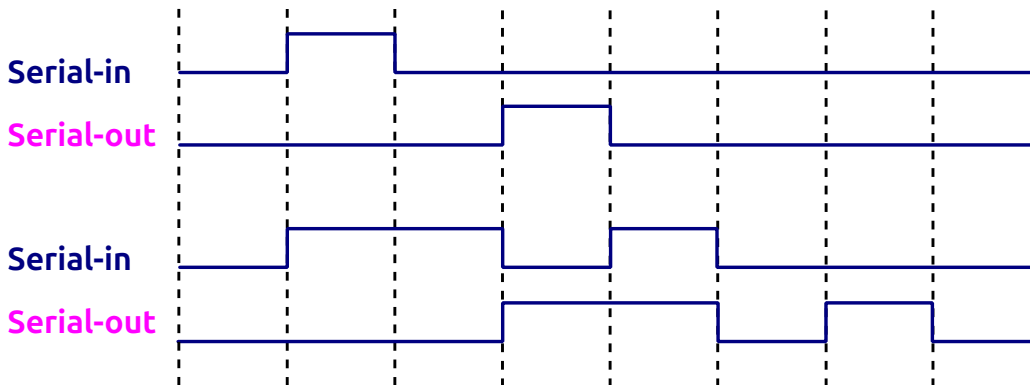
Estado

| Ciclo | Estado | |
|-------|--------|---|
| 0 | 0 | 0 |
| 1 | a | 0 |
| 2 | b | a |
| 3 | 0 | b |
| ≥4 | 0 | 0 |

2 bits de almacenamiento

Resultado

Señales retrasadas 2 ciclos



039 sreg-02-sys-sr-basic

Encapsulación del Registro de desplazamiento de 2 bits



TUTORIAL (Obijuan)



ELECTRÓNICA

