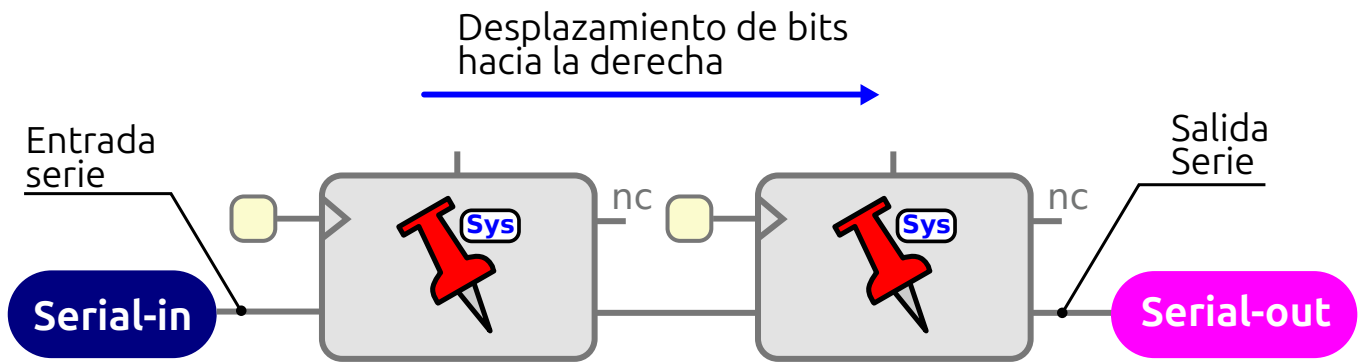


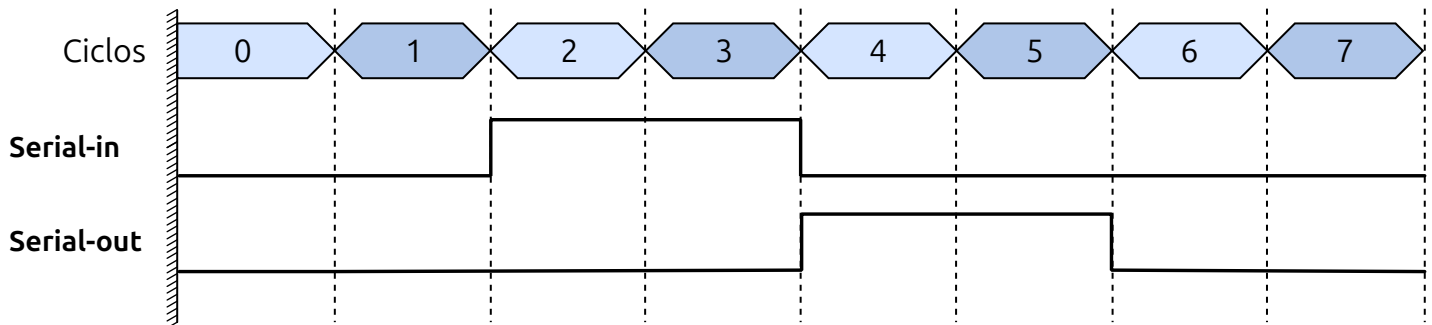
Circuito en Icestudio



Fragmento de circuito

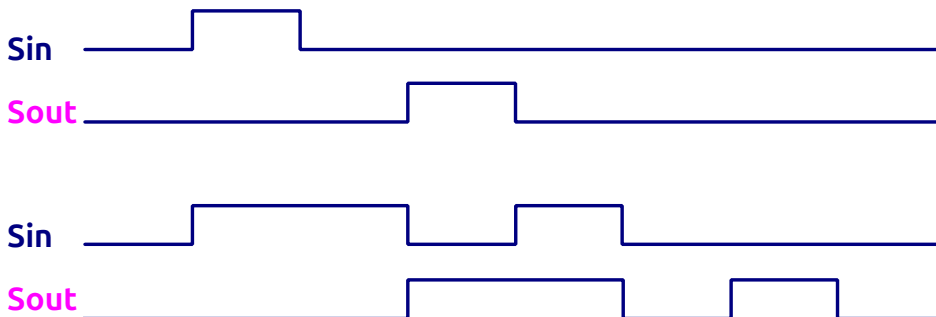
Cronograma

Estado



Resultado

Señales retrasadas 2 ciclos



038

shift-reg2

Registro de desplazamiento de 2 bits



TUTORIAL (Obijuan)