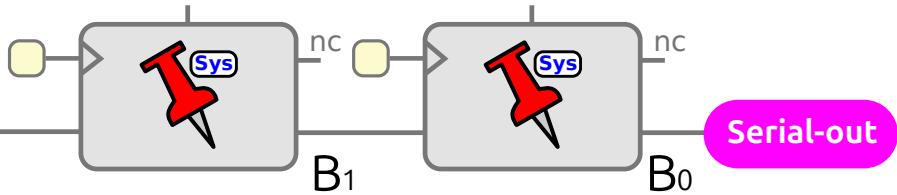


Círculo en Icestudio

Registro de desplazamiento de 2 bit

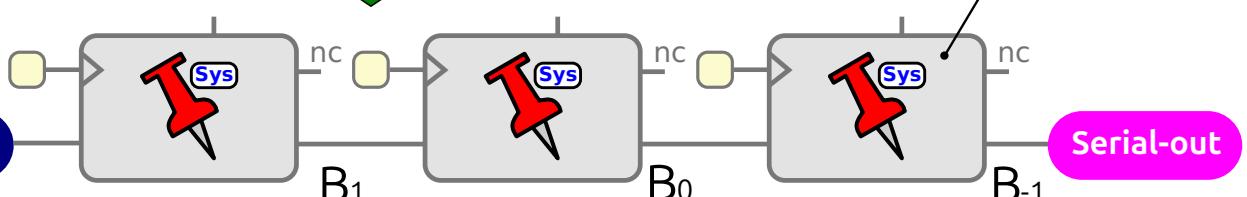
Serial-in



Fragmento de circuito

¡CONSTRUCCIÓN!

Serial-in



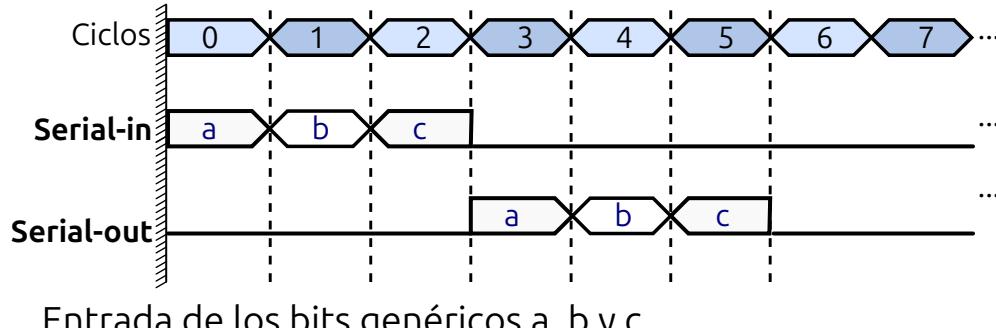
Regla de construcción

Nuevo registro de desplazamiento de 3 bits

Cronograma

Estado

Registro de desplazamiento de 3 bits



3 bits de almacenamiento

Ciclo	Estado		
0	0	0	0
1	a	0	0
2	b	a	0
3	c	b	a
4	0	c	b
5	0	0	c
≥6	0	0	0

Resultado

Señales retrasadas 3 ciclos

Serial-in

Serial-out



041

sreg-concat-right

Construcción de registros de desplazamiento por la derecha

TUTORIAL (Obijuan)