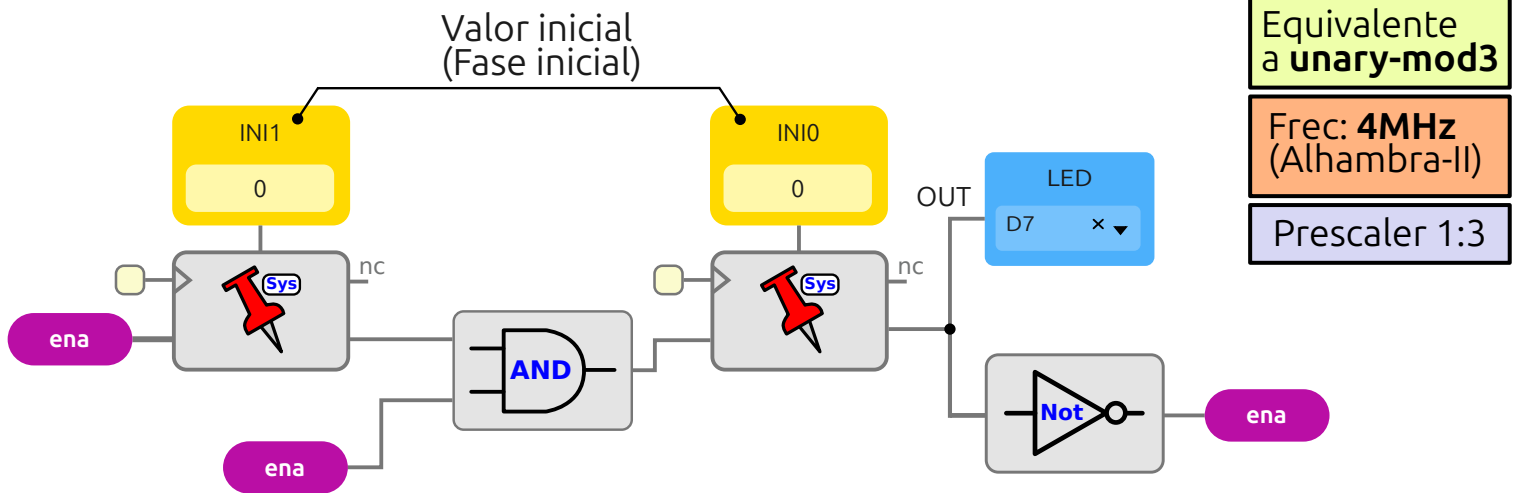


Circuito en Icestudio

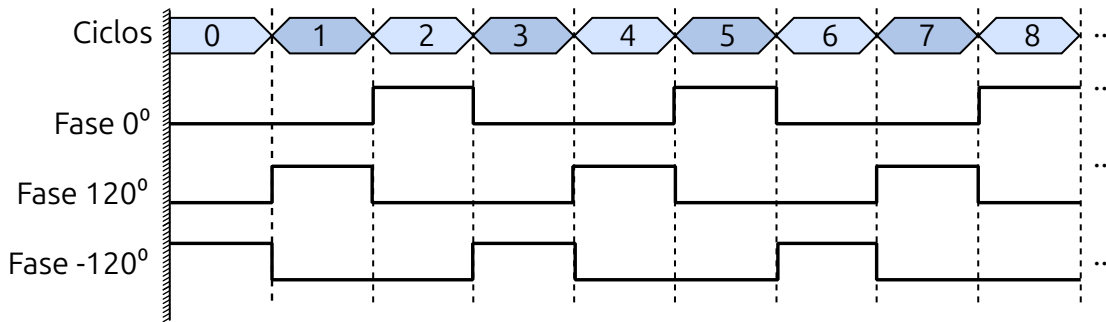


Recursos: LC: 4 IO: 2

Generador de señal de frecuencia $F_{sys}/3$

INI=00 Fase inicial 0°
 INI=10 Fase inicial 120°
 INI=11 Fase inicial -120°

Cronograma



Estado

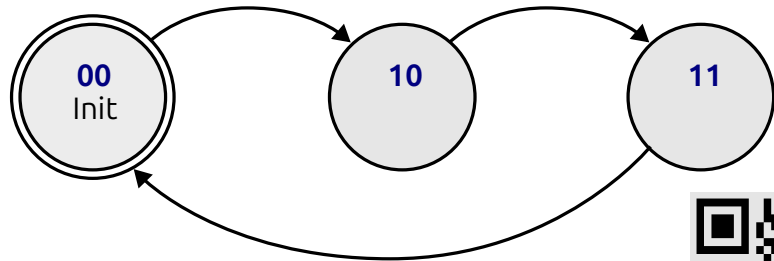
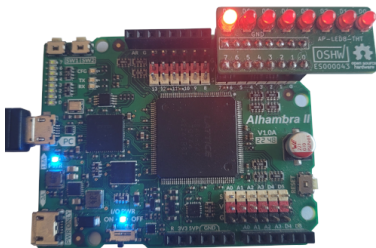
Ciclo	Estado	
0	0	0
1	1	0
2	1	1
3	0	0
4	1	0
5	1	1
...

2 bits de almacenamiento

Resultado

Diagrama de estado

Efecto óptico:
Un LED encendido



068 unary-prescaler1:3

Divisor del reloj del sistema entre 3

TUTORIAL (Obijuan)