Relatório - Atividade 2, SCC0902

Marco Antônio Ribeiro de Toledo, RA: 11796419 Vítor Beneti Martins, RA: 11877635 Jayro Boy V. Neto, RA: 9762880 Lucas Massao Fukusawa Dagnone, RA: 11295810

Junho de 2021

Contents

1	Testes de entrada binária														
2	Testes de entrada decimal														
3	Test	tes de entrada hexadecimal			10										
4	Tratamento de erro de entrada														
$\mathbf{L}^{ ext{i}}$	List of Figures														
	1	Entrada: 1010, saída decimal			2										
	2	Entrada: 1012, saída decimal			3										
	3	Entrada: 1010, saída hexadecimal			3										
	4	Entrada: 1111, saída hexadecimal			4										
	5	Entrada: 10000, saída hexadecimal			4										
	6	Entrada: 99, saída decimal			5										
	7	Entrada: 10, saída binária			5										
	8	Entrada: 1011, saída decimal			6										
	9	Entrada: 15, saída hexadecimal			6										
	10	Entrada: 10, saída binária			7										
	11	Entrada: 2, saída binária			7										
	12	Entrada: 5, saída binária			8										
	13	Entrada: 17, saída hexadecimal			8										
	14	Entrada: 25, saída binária			9										
	15	Entrada: 25, saída hexadecimal			9										
	16	Entrada: 10, saída decimal			10										
	17	Entrada: 10, saída decimal			10										
	18	Entrada: 11, saída decimal			11										
	19	Entrada: 5, saída decimal			11										

20	Entrada:	10,	saíd	a	bir	ıár	ia													1.
21	Entrada:	11,	saíd	a	bir	ıár	ia													12
22	Entrada:	5, sa	aída	b	iná	íria	a													12
23	Entrada:	10,	saíd	a l	he:	kac	lec	cir	na	ıl										13
24	Entrada:	'efg'	٠.																	13
25	Base 4 .																			14
26	Base 5 .																			14

1 Testes de entrada binária

Figure 1: Entrada: 1010, saída decimal

Figure 2: Entrada: 1012, saída decimal

Figure 3: Entrada: 1010, saída hexadecimal

Figure 4: Entrada: 1111, saída hexadecimal

Figure 5: Entrada: 10000, saída hexadecimal

Figure 6: Entrada: 99, saída decimal

Figure 7: Entrada: 10, saída binária

Figure 8: Entrada: 1011, saída decimal

2 Testes de entrada decimal

Figure 9: Entrada: 15, saída hexadecimal

Figure 10: Entrada: 10, saída binária

Figure 11: Entrada: 2, saída binária

Figure 12: Entrada: 5, saída binária

Figure 13: Entrada: 17, saída hexadecimal

Figure 14: Entrada: 25, saída binária

Figure 15: Entrada: 25, saída hexadecimal

Figure 16: Entrada: 10, saída decimal

3 Testes de entrada hexadecimal

Figure 17: Entrada: 10, saída decimal

Figure 18: Entrada: 11, saída decimal

Figure 19: Entrada: 5, saída decimal

Figure 20: Entrada: 10, saída binária

Figure 21: Entrada: 11, saída binária

Figure 22: Entrada: 5, saída binária

Figure 23: Entrada: 10, saída hexadecimal

Figure 24: Entrada: 'efg'

4 Tratamento de erro de entrada

Figure 25: Base 4

Figure 26: Base 5