Ανάλυση και σχεδιασμός σύγχρονων ακολουθιακών κυκλωμάτων

November 24, 2018

Βασικές έννοιες

Μεθοδολογία

Παρακάτω παρουσιάζεται η βασική μεθοδολογία ανάλυσης και σχεδιασμού, ενός τυπικού παραδείγματος σύγχρονου ακολουθιακού κυκλώματος. Στις εξετάσεις, συχνά μας δίνεται η λεκτική περιγραφή του προβλήματος, και απαιτείται από εμάς να ακολουθήσουμε τα βήματα της μεθοδολογίας, για να σχεδιάσουμε τελικά το λογικό διαγράμμα του κυκλώματος (παραλλαγές, για έρευνα και περαιτέρω εξάσκηση, δίνονται άλυτες στο τέλος του κεφαλαίου της Μεθοδολογίας).

1 Λεκτική περιγραφή

Δίνεται η εκφώνηση:

Να σχεδιαστεί σύγχρονο ακολουθιακό κύκλωμα με JK flip-flop, το οποίο για είσοδο 0, να μεταβαίνει διαδοχικά στις καταστάσεις 5, 6, 4, 2, 0, 3, 1, 5, 6... και για είσοδο 1, στις καταστάσεις 4, 1, 3, 6, 5, 0, 2, 4, 1.... Η απλοποίηση των χαρακτηριστικών εξισώσεων να γίνει με 2 μεθόδους (χάρτης Karnaugh, άλγεβρα Boole).

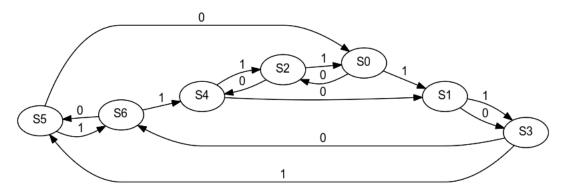
Πρώτο μας βήμα, είναι να δώσουμε όνομα στις εισόδους και στις καταστάσεις του κυκλώματος. Το κείμενο λύσης της άσκησης θα δίνεται σε διακριτές παραγράφους, σε πλάγια γραφή:

Ονομάζουμ ϵ x την ϵ ίσοδο, και S_0 , S_1 , S_2 , S_3 , S_4 , S_5 , S_6 τις καταστάσεις 0, 1, 2, 3, 4, 5, 6 αντίστοιχα.

2 Σχεδιασμός διαγράμματος καταστάσεων

Στο διάγραμμα καταστάσεων, οι καταστάσεις S αναπαρίστανται ως κύκλοι, και οι μεταβάσεις, για $x{=}1$ ή $x{=}0$, ως κατευθυνόμενα βέλη που συνδέουν τις διάδοχες καταστάσεις (αφήστε λίγο κενό χώρο εντός των κύκλων, για να συμπληρώσετε αργότερα τις δυαδικές αναπαραστάσεις των καταστάσεων):

Σχεδιάζουμε το διάγραμμα καταστάσεων:



3 Κωδικοποίηση καταστάσεων κυκλώματος σε συνδυασμούς καταστάσεων flip-flop

Σε αυτό το σημείο, επιδιώχουμε να αναπαραστήσουμε κάθε κατάσταση S ως αλληλουχία δυαδικών ψηφίων. Καθώς έχουμε 7 καταστάσεις, χρειαζόμαστε τουλάχιστον 3 bit για να τις αναπαραστήσουμε. Αυτό, προφανώς επειδή $2^2=4$ δεν φτάνουν οι συνδυασμοί, ενώ $2^3=8$ ένας συνδυασμός περισσεύει. Αυτό όμως δε μας πειράζει. Κάθε δυαδικό ψηφίο, στο χύχλωμα μας θα αντιπροσωπεύει ένα flip-flop. Έτσι, λέμε:

Κωδικοποιούμ ϵ τις καταστάσ ϵ ις μας S_0 - S_6 ως συνδυασμούς δυαδικών ψηφίων.

Έχουμε 7 καταστάσεις, επομένως θα χρειαστούμε 3bit για να έχουμε διακριτούς συνδυασμούς για όλες τις καταστάσεις, Aυτό επειδή $2^3 = 8 \ge 7$. Aντιστοιχίζουμε:

| S_0 | 000 |
|-------|-----|
| S_1 | 001 |
| S_2 | 010 |
| S_3 | 011 |
| S_4 | 100 |
| S_5 | 101 |
| S_6 | 110 |
| - | 111 |

4 Σχεδιασμός πίνακα καταστάσεων

Τώρα που έχουμε κωδικοποιήσει δυαδικά τις καταστάσεις μας, αναθέτουμε την αποθήκευση κάθε δυαδικού ψηφίου (bit) σε ένα flip flop. Έτσι, για το παράδειγμα μας, θα χρειαστούμε 3 flip-flop, που θα τα ονομάσουμε A, B, C:

Επιλέγουμε 3 JK flip-flops για την αποθήκευση των bit καταστάσεων μας, και τα ονομάζουμε A, B και C.

Στη συνέχεια, σχεδιάζουμε τον πίνακα καταστάσεων. Ο πίνακας αυτός αποτελείται από τις πιθανές καταστάσεις σε μια δεδομένη χρονική στιγμή t, και από τις δυνατές καταστάσεις τους στον επόμενο χτύπο του ρολογιού, $t\!+\!1$.

Προφανώς, κάθε παρούσα κατάσταση μπορεί να μεταβεί μόνο σε 2 διάδοχες, ανάλογα με το αν η είσοδος x είναι ένα ή μηδέν, όταν το flip-flop ενεργοποιείται στο χτύπο του ρολογιού.

Σχεδιάζουμε τον πίνακα καταστάσεων του κυκλώματος:

| Παρούσα Κατάσταση (t) | | | - | Επόμενη Κατάσταση (t+1) | | | | |
|-----------------------|---|---|---|-------------------------|----|---|---|---|
| S_n | A | В | С | X | Sn | A | В | С |
| 0 | 0 | 0 | 0 | 0 | 3 | 0 | 1 | 1 |
| | 0 | 0 | 0 | 1 | 2 | 0 | 1 | 0 |
| 1 | 0 | 0 | 1 | 0 | 5 | 1 | 0 | 1 |
| | 0 | 0 | 1 | 1 | 3 | 0 | 1 | 1 |
| 2 | 0 | 1 | 0 | 0 | 0 | 0 | 0 | 0 |
| | 0 | 1 | 0 | 1 | 4 | 1 | 0 | 0 |
| 3 | 0 | 1 | 1 | 0 | 1 | 0 | 0 | 1 |
| | 0 | 1 | 1 | 1 | 6 | 1 | 1 | 0 |
| 4 | 1 | 0 | 0 | 0 | 2 | 0 | 1 | 0 |
| | 1 | 0 | 0 | 1 | 1 | 0 | 0 | 1 |
| 5 | 1 | 0 | 1 | 0 | 6 | 1 | 1 | 0 |
| | 1 | 0 | 1 | 1 | 0 | 0 | 0 | 0 |
| 6 | 1 | 1 | 0 | 0 | 4 | 1 | 0 | 0 |
| | 1 | 1 | 0 | 1 | 1 | 0 | 0 | 1 |

5 Εξαγωγή εξίσωσης εξόδου και εξισώσεων εισόδων

5.1 Με χρήση πίνακα Karnaugh

5.2 Με άλγεβρα Boole

Η ακόλουθη μέθοδος είναι προαιρετική. Εάν δεν έχετε χρόνο, προσπεράστε την.

Οι εξισώσεις εξόδου και εισόδων μπορούν να εξαχθούν κατευθείαν από τον πίνακα καταστάσεων. Αυτό γίνεται ως εξής:

- 1. Επιλέγουμε τον όρο για τον οποίο θα βγάλουμε τη χαρακτηριστική εξίσωση (π.χ. έξοδος y, είσοδος D_A ενός D flip-flop).
- 2. Βρίσκουμε τις γραμμές του πίνακα καταστάσεων στις οποίες ο επιλεγμένος όρος είναι ίσος με 1.
- 3. Γράφουμε την εξίσωση ως εξής:

Κάθε μια εκ των γραμμών αντιστοιχεί σε ένα μονώνυμο (δλδ ένα γινόμενο παραγόντων) του δεξιού μέρους της εξίσωσης. Το άθροισμα αυτών των μονωνύμων αποτελεί το δεξί μέρος της εξίσωσης.

Κάθε όρος που στη συγκεκριμένη γραμμή ισούται με 1, εισάγεται ως παράγοντας του αντίστοιχου μονωνύμου. Κάθε όρος που στη συγκεκριμένη γραμμη ισούται με 0, εισάγεται ως το συμπλήρωμα $(\pi.\chi.\ A')$ του εαυτού του.

Π.χ. Έχουμε ένα κύκλωμα με 2 D flip-flop, που ονομάζουμε A,B, για το οποίο έ

6 Σχεδιασμός λογικού διαγράμματος

ι. ΣΧΕΔΙΑΣΜΟΣ ΚΥΚΛΩΜΑΤΟΣ ΜΕ ΕΞΟΔΟ

Σημαντικές επεκτάσεις αυτής της μεθοδολογίας, οι οποίες δεν αναφέρονται εδώ, αφορούν προβλήματα με πολλαπλές εισόδους (X_1,X_2,X_n) , και προβλήματα όπου το output y(t) επηρεάζει τις καταστάσεις των flip-flop σε χρόνο (t+1). Κυκλώματα με τέτοια χαρακτηριστικά, συνήθως, σχεδιάζονται με τη βοήθεια υπολογιστή, με τη χρήση της γλώσσας HDL. Δεν αποκλείεται ωστόσο σε μια βατή εξέταση να συναντήσετε, ως δευτερεύον θέμα, κύκλωμα πολλαπλών εισόδων.