# Laboratorio de Arquitectura de Ordenadores con el procesador RISC-V, en abierto





Juan González Gómez @Obijuan\_cube https://github.com/Obijuan











## **Estudiantes**

#### • Grados:

- Ingeniería de Sistemas Audiovisuales y Multimedia. 4º curso
- Ingeniería en Tecnologías de la Telecomunicación. 3er curso
- Ingeniería en Sistemas de Telecomunicación
- Ingeniería Telemática. 3er curso
- Ingeniería de Robótica Software. 1er curso

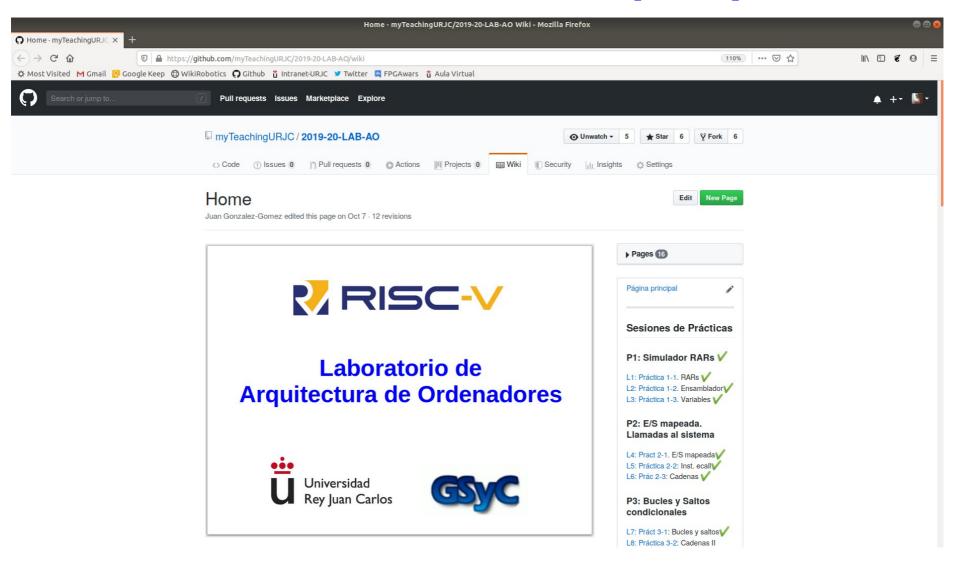
### Doble grados:

- Ingeniería de Telecomunicación + Administración y Dirección de Empresas. 4º curso
- Ingeniería en Tecnologías de la Telecomunicación + Ingeniería Aeroespacial en Aeronavegación



• ETS Ingeniería de Telecomunicación (Campus de Fuenlabrada)

# **Plataforma: Github (wiki)**





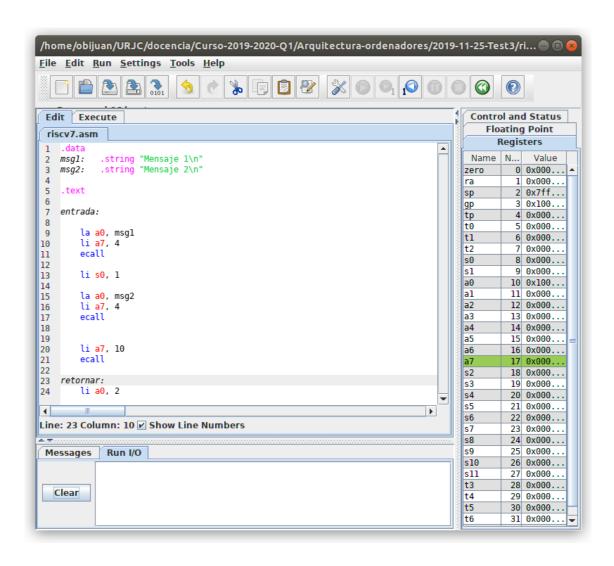
https://github.com/myTeachingURJC/2019-20-LAB-AO/wiki

## Vídeos: Youtube





## Sólo herramientas libres





# **Análisis**

**Aspectos POSITIVOS** 



**Aspectos NEGATIVOS** 



FUTURO



# Laboratorio de Arquitectura de Ordenadores con el procesador RISC-V, en abierto





Juan González Gómez @Obijuan\_cube https://github.com/Obijuan









