### บรรณานุกรม

### <u>ตัวอย่างรูปแบบหนังสือ</u>

- [1] เสถียร วิชัยลักษณ์, สีบวงศ์ วิชัยลักษณ์. พระราชบัญญัติลิขสิทธิ์ พ.ศ. 2537 กรุงเทพมหานคร : โรงพิมพ์นีติเวช. 2538.
- [2] Richard E. Blahut. **Theory and Practice of Error Control Codes.** Reading : Addition-Wesley Publishing Company, Inc.1984.
- [3] Judith S. Van ALSTYNE. **Professional and Technical Writing Strategies**International Edition. New Jersey: Prentice-Hall, Inc. 1986.
- [4] Jose E. Franca, Yannis Tsividis, Editors. **Design of Analog-Digital VLSI Circuits for Telecommunication and Signal Processing.** 2nd Ed. New Jersey: Prentice-Hall, Inc. 1994.
- [5] Microsoft. Hardware Design Guide for Window 95; A Practical Guide for Developing Plug and Play PCs and Peripherals. Washington D.C.: Microsoft Press. 1994.
- [6] Microelectronics Group, Lucent Technology. **Field-Programmable Gate Arrays** [Data Book]. Lucent Technology. October 1996. pp. 2-36-2-40.

# <u>ตัวอย่างรูปแบบบทความจากวารสารหรือรายงานการประชุม</u>

- [7] Choomchuay S. "On the Implementation of Finite Field Operations." Ladkrabang Engineering Journal, vol. II, no. I, June 1984. pp.7-17.
- [8] โอฬาร วงศ์วิวัฒน์. "ระบบการเรียนการสอนทางไกลแบบสื่อประสมผ่านดาวเทียม" **สารสนเทศ ลาดกระบัง,** ปีที่3, ฉบับที่ 1, มกราคม 2541. หน้า 31-41.
- [9] พงศธร หมายดี, สมศักดิ์ ชุมช่วย. "วิธีการตัวประกอบปฐมเพื่อเพิ่มความเร็วของการแปลงใน สนามจำกัด" **วิศวสารลาดกระบัง,** ปีที่ 13, ฉบับที่ 1, กรกฎาคม 2539.หน้า 62-71.
- [10] Shao M., Reed S. "On the VLSI Design of a Pipeline Reed-Solomon Decoder Using Systolic Arrays." **IEEE Trans. on Comput.,** vol. C-37, no. 10, Oct. 1988. pp. 1273-1280.
- [11] Sukiyama Y., Kasahara M., Hirasawa S. and Namekawa T. "A Method for Solving key Equation for Decoding Coppa Codes.", Inf. and Cont., vol.27, 1975. pp. 87-99.

[12] Choomchuay S., Arambepola B. "An Algorithm and a VLSI Architecture for Reed – Solomon Decoding." **Proc. IEEE-ISCAS**, San Diego, USA, May, 1992. pp.2120-2123.

#### ตัวอย่างรูปแบบวิทยานิพนธ์

- [13] ทรงพล ใหม่สาลี. **"การปรับปรุงประสิทธิภาพการจัดวางและการเชื่อมโยงของเซลเบส"** วิทยานิพนธ์วิทยาศาสตรมหาบัณฑิต สาขาวิชาวิทยาการคอมพิวเตอร์และเทคโนโลยีสารสนเทศ บัณฑิตวิทยาลัย สถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง. 2540.
- [14] Choomchuay S. "Algorithm and Architecture for Reed-Solomon Decoding." Ph.D. Thesis of University of London and the Diploma of Membership of the Imperial College. 1993.

#### <u>ตัวอย่างรูปแบบสิทธิบัตร</u>

[15] Kandar A. D. "Method and Apparatus for Constraining the Compaction of Components of a Circuit Layout." US patent no. 5636132, June 1997.

# <u>ตัวอย่างรูปแบบโสตวัสดุและสื่อต่างๆ</u>

- [16] RCA Records. "Test Compact Disc; Extensive Test Audio Equipment." [Compact Disc]. Germany: RCA Ltd. 1984.
- [17] Alan W. B. Compiler. "Using the Oscilloscope." [Slide]. London: The Slide Center, 1984.

## ตัวอย่างรูปแบบสื่ออิเล็กทรอนิกส์ต่างๆ

- [18] Danial H., Anghileri. "Secondary Mathematics and Special Education Needs." [CD-ROM]. New York: Cassel. 1995.
- [19] Noam E.M. "Telecommunication Policy Issue for the Next Century." [Online]. Available: gopher://198.80.36.20/global/telcom.txt. 1994.
- [20] Texas Instruments. "Speech Synthesis Processors." [Online]. Available: http://www.ti.com/sc/does/msp/speech/index.htm. 1998.