

Εθνικό Μετσόβιο Πολυτεχνείο

Σχολή Ηλεκτρολόγων Μηχανικών και Μηχανικών Υπολογιστών Εργαστήριο Μικροϋπολογιστών, ακ. έτος 2024 - 2025

Λύσεις στην 4η Εργαστηριακή Άσκηση

Όνομα: Ειρήνη	Όνομα: Γεώργιος			
Επώνυμο: Σιμιτζή	Επώνυμο: Οικονόμου			
AM: 03121063	AM: 03121103			
Εργαστηριακή Ομάδα: 30				

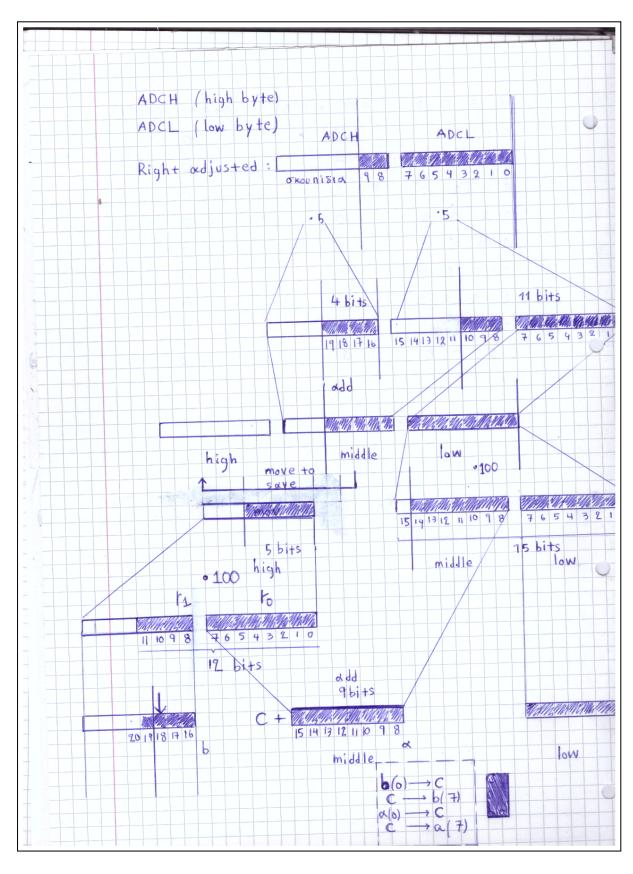
Ζήτημα 4.1

Στο ζήτημα αυτό υλοποιούμε κώδικα Assembly ο οποίος μετατρέπει κάθε 1Sec την τάση που υπάρχει κάθε φορά στην είσοδο A1 του ADC. Η ρουτίνα στην διεύθυνση 0x02A παρουσιάζεται παρακάτω.

```
routine:
60
          ; ADC value in high ADC:low ADC (10 bits)
61
          ; Vin (ADC*500) value in high reg:mid reg:low reg (19 bits)
62
          ; Max(low_ADC) * 5 = 1275 = 10011111011 (11 bits)
          ldi Vref, 5
63
                         ; Vref = 5V * 100
          lds low_ADC, ADCL
64
65
          mul low ADC, Vref
66
          mov low reg, r0
67
          mov mid_reg, rl
68
          ; Max(high ADC) * 5 = 15 = 1111 (4 bits)
69
70
          lds high ADC, ADCH
71
          andi high ADC, 0x03; Bit mask to keep two bits of ADCH (right-justified)
72
          mul high ADC, Vref
                             ; 5 bits
73
          add mid reg, r0
74
75
          ; ADC * 5 value in mid_ADC:low_ADC (13 bits)
76
          ; Max(low reg) * 100 = 25500 = 110001110011100 (15 bits)
77
          ldi temp, 100
                           ; 100 to scale up
78
                              ; Two decimal places
79
          mul low_reg, temp
80
          mov low reg, r0
81
          mov high reg, mid reg; Save previous mi reg to high reg
82
          mov mid reg, rl
83
          ; Max(high reg) * 100 = 12 bits
84
85
          mul high reg, temp
86
          add mid reg, r0
87
          mov high reg, rl
88
          ; If there is a carry, the carry flag (C) will be set
89
          clr temp ; Rc = 0x00
90
          adc high_reg, temp ; Rd = Rd + Rr + C
91
92
           clc
                              ; Make sure flag C is not affected for the following
93
                              ; shift routine
```

Στην ρουτίνα φροντίζουμε να υπολογίσουμε την τάση από τον δοσμένο τύπο, δηλαδή, να πολλαπλασιάζουμε τον ADC με 5, έπειτα, με 100 για να κρατήσουμε ακρίβεια δύο δεκαδικών ψηφίων.

Οι 8-bit καταχωρητές επηρεάζονται με τον τρόπο που φαίνεται παρακάτω.



Όπως φαίνεται, το να διαιρούμε με $1024 = 2^10$ ισοδυναμεί με ένα logical shift right κατά 10 της τριπλέτας high:middle:low. Ωστόσο, αυτό οδηγεί πρακτικά στο clear του

καταχωρητή low, οπότε, κρατάμε ως ισοδύναμο το logical shift right κατά 2 στο ζεύγος high:middle. Για να βρούμε το πλήθος των εκατοντάδων, δεκάδων και μονάδων σε έναν αριθμό, αρκεί να διαιρέσουμε τον αριθμό διαδοχικά με 100, 10 και 1, στον δεκαδικό σύστημα. Επειδή η εντολή διαίρεσης δεν υποστηρίζεται στην Assembly του AVR, θα χρησιμοποιήσουμε διαδοχικές αφαιρέσεις για να υπολογίσουμε τα αποτελέσματα της διαίρεσης.

```
140
       ; This subroutine divides the two 16-bit numbers
141
       ; "dd8uH:dd8uL" (dividend) and "dv16uH:dv16uL" (divisor).
142
       ; The result is placed in "dresl6uH:dresl6uL" and the remainder in
       ; "drem16uH:drem16uL".
143
144
145
       div16u:
146
           clr dreml6uL
                                      ; clear remainder Low byte
           sub drem16uH, drem16uH ; clear remainder High byte and carry
147
148
           ldi dent16u,17
                                      ; init loop counter
149
150
       d16u 1:
151
          rol ddl6uL
                                      ; shift left dividend
           rol ddl6uH
152
153
           dec dcnt16u
                                      ; decrement counter
           brne dl6u_2
                                       ; if done
154
155
           ret
                                           return
156
157
       d16u 2:
158
          rol dreml6uL
                                      ; shift dividend into remainder
159
          rol dreml6uH
160
          sub dreml6uL, dv16uL
                                      ; remainder = remainder - divisor
161
          sbc dreml6uH, dv16uH
162
           brcc dl6u 3
                                      ; if result negative
163
           add dreml6uL, dv16uL
                                      ; restore remainder
164
           adc dreml6uH, dvl6uH
165
           clc
                                       ; clear carry to be shifted into result
166
           rjmp dl6u l
                                      ; else
167
168
       d16u 3:
169
                                      ; set carry to be shifted into result
           sec
170
           rjmp dl6u l
```

Ζήτημα 4.2

Στο ζήτημα αυτό υλοποιούμε κώδικα C παρόμοιο με τον προηγούμενο, που θα εκτυπώνει την τάση στην LCD οθόνη με ακρίβεια δύο δεκαδικών ψηφίων. Τροποποιούμε κατάλληλα τις συναρτήσεις της LCD οθόνης με τα καίρια σημεία παρακάτω.

```
void write_2_nibbles(uint8 t input) {
6
7
          uint8 t temp= input;
8
          PORTD = (PIND & 0x0f) + (temp & 0xf0); //LCD Data High Bytes
9
10
          PORTD|=0x08; //enable pulse
11
          delay_us(2);
12
          PORTD&=~ (0x08);
13
14
          input=(input<<4) | (input>>4);
          PORTD = (PIND & 0x0f) + (input & 0xf0); //LCD Data Low Bytes
15
16
17
         PORTD|=0x08; //enable pulse
18
          _delay_us(2);
19
          PORTD&=~ (0x08);
```

```
lcd init();
73
          uint32 t adc value;
74
         int output;
75
          while (1) {
76
             ADCSRA|= (1<<ADSC);
                                    //Start ADC
             while((ADCSRA & 0x40)==0x40){} //Wait until ADC is finished
78
             adc value=ADC;
             output=(adc value*500)>>10; //VOLTAGE to V - maximum value is 500mV and shift 10 and divide with 1024
79
80
             lcd clear display();
81
          //break down output to digits
82
         int digits[3];
83
         digits[2]=output%10;
         output/=10;
85
         digits[1]=output%10;
86
         output/=10;
87
         digits[0]=output%10;
         lcd data(digits[0] + 0x30); //convert digits to ascii characters
88
89
         lcd data('.');
90
         lcd_data(digits[1] + 0x30);
91
         lcd data(digits[2] + 0x30);
92
         lcd data('V');
              delay ms(1000);}
```

Ζήτημα 4.3

Στο ζήτημα αυτό υλοποιούμε κώδικα C για την επιτήρηση ενός χώρου όπου υπάρχει αυξημένος κίνδυνος ύπαρξης μονοξειδίου του άνθρακα (CO). Συγκεκριμένα, αν οποιαδήποτε στιγμή η συγκέντρωση του CO ξεπεράσει τα 70ppm ανιχνεύεται το αέριο (GAS DETECTED).

Για να υπολογίσουμε την τάση στην έξοδο του αισθητήρα ULPSM-CO 968-001, χρησιμοποιούμε τον δοσμένο τύπο. Σύμφωνα με τον τύπο αυτό, για να ανιχνεύσουμε τιμές μεγαλύτερες των 70 ppm, αρκεί να ελέγχουμε αν το αποτέλεσμα του ADC είναι μεγαλύτερο από την τιμή 205. Παρακάτω παρουσιάζονται τα καίρια κομμάτια του κώδικα.

```
132
           while (1)
133
134
               _delay_ms(100);
135
               if (gas detected)
136
137
                  PORTB = 63;
138
                 lcd_clear_display();
139
                 char signal[] = "GAS DETECTED";
140
                  for (int i=0; signal[i]!=0; i++)
141
142
                      lcd data(signal[i]);
143
                  }
144
                  while (gas_detected)
145
146
                      led_data(gas_value);
147
                      _delay_ms(100);
148
                      ADCSRA |= (1<<ADSC);
                  }
149
150
               }
151
               else
152
153
                 PORTB = 0;
154
                  lcd_clear_display();
155
                  char signal[] = "CLEAR";
                  for (int i=0; signal[i]!=0; i++)
156
157
158
                      lcd_data(signal[i]);
159
160
                  while (!gas_detected)
161
162
                      led data(gas value);
                      _delay_ms(100);
163
164
                      ADCSRA |= (1<<ADSC);
165
                  }
166
```