	0 ps	32.0 ns
		32.0 ns

Signal	Values
A	0111
A0	
A1	
A2	
A3	
B	1101
BYTE	0110
CF	
IP	0001 0010 0011 0100 0101 0110 0111 1111 1000 1001 1010 1011 1111 1100 1101 0000
SF	
ZF	
address	1111
address_val	0101
clk	
memA	0100 1010 1101 0111 1100 1010 0101 0000
memB	0000 0111 1100 1111 1101 0000
stack	0000 1101 0000 1100 0000
temp	0000 1100
outA[0]	
outA[1]	
outA[2]	
outA[3]	