北工大《计算机系统结构》期末试卷

学号	姓名	成绩		
一. 单项选择	题(在下列每小题的四个	个备选答案中, 只有一	个答案是正确的,	请把你认为
是正确的	答案填入题后的()内,	每小题1分,共10分	·)	
✓ 计算机系统	充多级层次中,从下层到 _.	上层,各级相对顺序正	确的应当是:()
A . 汇编记	吾言机器级操作系统机	器级高级语言机器级		
B. 微程月	序机器级传统机器语言	机器汇编语言机器级		
C. 传统标	几器语言机器级高级机	器 <u>语言机</u> 器级 <u>-汇编</u> 语	言机器级	
	吾言机器级应用语言机	器级高级语言机器级		
2. 对系统程序	序员不透明的是: (↓)		
A. Cache 存储	器 B. 系列机名	各档不同的数据通路宽	度	
C. 指令缓冲寄	存器 D. 虚拟存储	诸器		
3. Pentium 的	一个很重要的特点是它具	上有在硬件上分开的 ()条整数执行	行流水线。
A. 1	B. 2 C. 3	D. 4		
4. 系列机软件	F应做到: (/ /)			
A.	向前兼容,并向上兼容			\searrow ,
В.	句后兼容,力争向上兼容			۷ ک
C.	向前兼容,并向下兼容			
D.	<u></u>	:		
/ 5. 不属于堆村	是型替换算法的是().		
A. i	立期最少使用法			
B. 以	丘期最久未使用法			
C. 🕏	心进先出替换算法		-	
D. 🗓	页面失效法		<u></u>	1
6. 最能确保损	是高虚拟存储器访问主存的	的命中率的改进途径是	().	\vdash
A. ‡	曾大辅存容量			7
В. Э	そ用 FIFO 替换算法并增力	大页面	-	AL / EXE PWD
C. ট	女用 LRU 替换算法并增大	二 页面		
D. 🖟	女用 LRU 替换算法并增力	て页面数		
7. 在 IEEE754	1标准中,浮点数的表示	采用双精度格式是()位。	·
A. 64	B. 32 C. 1	D. 128		
8. 静态流水线	是指 ()。			
A. 5	只有一种功能的流水线			
В. Д	力能不能改变的流水线			
C.	同时只能完成一种功能的	多功能流水线		
D. F	可同时执行多种功能的流	水线		
9. ILLIAC IV 🕏	是一种: ()			
A. 流水线处理	l机 B. 指令重叠	叠处理机		()
C. 阵列处理机	D. 多处理相	 几		100

10. 互连网络中网络规模的概念是()。

- A. 与结点相连接的边数
- B. 网络中结点的个数
- C. 两结点之间相连的最少边数
- D. 两结点间线的长度

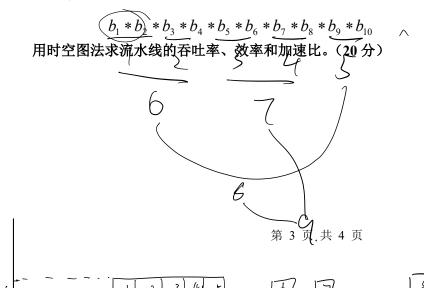
二. 填空题 (每空 1 分, 共 10 分) 1. 计算机组成是计算机系统结构的, 计算机实现是计算机组成
的。
2. 弗林分类法中多倍性指的是在
据的最大可能个数。
3. Cache 存储器写操作时,只写入 Cache,仅当需要块替换时,才将其写回主存,称这种修
改主存块内容的方法为法。
4. 自定义数据表示又分带标识符数据表示和
5. 流水线消除速度瓶颈的方法有和瓶颈子过程多套并联两种。
6. 开发并行性是为了并行处理,并行性又包括和并发性二重含义。
7. 沿时间重叠技术途径发展的异构型多处理机的典型结构代表是处理机。
8. $0\sim15$ 共 16 个处理单元用单级 $PM2_3$ 互连网络连接,第 5 号处理单元将连至第号
处理单元。
9. 互连函数表示互连网络的出端号和入端号的一一对应关系,其表示方法有输入输出对应
表示法、、函数表示法。
三. 判断题(正确的在()中写 T,不正确的除写 F 外,说明理由,每题 2 分,共 4 分)
1. 紧耦合多处理机中,各处理机运行的程序段之间如有先写后读数据相关是不能并行的。
1. 系柄百多处理机针,有处理机运行的柱/7枚之间如行几可加 医数婚相人是不能开行的。 ()
2. 采用 LRU 替换的 Cache 存储器, 分配给程序的 Cache 容量一定时, 块的大小增大, Cache
的命中率将先上升,到一定时候又会逐渐降低。()
四. 简答题 (每题 6 分, 共 12 分)
1. 计算机系统的弗林分类法是按什么来分类的? 共分哪几类? 解释其含义。

2. RISC 计算机设计思想起源主要有哪三个方面?

五. 设有一个多机系统,有 16 个处理器编号分别为 0,1,2,3.....15,它们采用单级互连网互连,当互连函数分别为如下时,第 11 号处理器和哪一个处理器相连(写出处理器号,并写出具体变换公式)(每个 3 分,共 12 分)

- 1. $CUBE_2$
- 2. PM2₋₃
- 3. SHUFFLE(SHUFFLE)
- 4. PM2+0

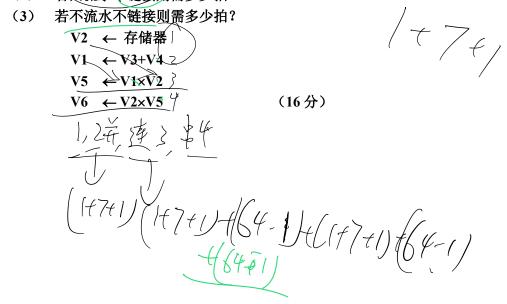
六. 计算机有六段乘法流水线,各段处理时间相同,分别为50ns,求进行十个数连续相乘时,即





七. 在CRAY-1机上有下列指令组,设向量元素为 N(N=64),各功能部件执行时间如下,浮点加为6拍,浮点乘为7拍,打入寄存器及向功能部件传送各需1拍,从存储器读7拍,问

- (1) 下列指令组的最佳执行过程是什么,按最佳方案计算全部完成这些运算所需多少节 拍?
- (2) 若只流水不链接则需多少拍?



八. 画出 0^7 号共 8 个处理器的三级混洗交换网络,在该图上标出实现将 6 号处理器数据播送给 0^4 号,同时将 3 号处理器数据播送给其余 3 个处理器时的各有关交换开关的控制状态。 $(16\, \text{分})$

