|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **学 期** | 2022-2023学年第1学期 | | | | **实验日期** | |  | | |
| **学 院** |  | | | | **专 业** | |  | | |
| **班 级** |  | | **学 号** | |  | | **姓 名** | |  |
| **组 号** |  | | **学 号** | |  | | **姓 名** | |  |
| **评 阅 内 容** | | | | | | | | | |
| **总体设计** | | **详细设计** | | **下 载** | | **总 结** | | **成 绩** | |
|  | |  | |  | |  | |  | |
|  | | | | | | | | | |
| **题 目：** | 实验7：实用电路设计（XXX） | | | | | | | | |

1. **功能描述**
2. **总体设计**
3. **详细设计**
4. xxx模块设计

同基础实验，包含设计及仿真。最后删掉本行。

1. xxx模块设计

3、顶层设计

1. **下载调试**

1、引脚分配

2、实验现象

1. **问题总结**
2. **任务分配**

|  |  |
| --- | --- |
| 模块 | 完成人 |
|  |  |
|  |  |
|  |  |
|  |  |
|  |  |
| 顶层设计 |  |

附图1：顶层电路及编译成功信息