

6502 INSTRUCTIONS

Modes	BEQ	NUBDIZC	JSR	NUBDIZC	SBC	NUBDIZC
Modes Ac Accumulator Lb Label LABEL Im Immediate #s12 Z Zero Page \$12 Zx Zero Page,X \$12,X Zy Zero Page,Y \$12,Y Ab Absolute \$1234 Ax Absolute,X \$1234,X Ay Absolute,Y \$1234,Y In Indirect (\$1234) Ix Indirect,X (\$12,X) Iy Indirect,Y (\$12),Y	Branch on Equal Lb 2+		Jump to SubRoutine Ab 6		Subtract with Carry Im 2 Z 3 Zx 4 Ab 4 Ax 4+ Ay 4+ Ix 6 Iy 5+	
	BRK	NUBDIZC	LDA	NUBDIZC	STA	NUBDIZC
	BReak Im 7		LoAd Accumulator Im 2 Z 3 Zx 4 Ab 4 Ax 4+ Ay 4+ Ix 6 Iy 5+		STore Accumulator Z 3 Zx 4 Ab 4 Ax 5 Ay 5 Ix 6 Iy 6	
	CMP	NUBDIZC	LDX	NUBDIZC	TXS	NUBDIZC
	CoMPare accumulator Im 2 Z 3 Zx 4 Ab 4 Ax 4+ Ay 4+ Ix 6 Iy 5+		LoAd X register Im 2 Z 3 Zy 4 Ab 4 Ay 4+		TranSfer X to Stack Im 2	
	CPX	NUBDIZC	LDY	NUBDIZC	INC	NUBDIZC
	ComPare X register Im 2 Z 3 Ab 4		LoAd Y register Im 2 Z 3 Zx 4 Ab 4 Ax 4+		INCrement memory Z 5 Zx 6 Ab 6 Ax 7	
	CPY	NUBDIZC	LSR	NUBDIZC	TAY	NUBDIZC
	ComPare Y register Im 2 Z 3 Ab 4		Logical Shift Right A 2 Z 5 Zx 6 Ab 6 Ax 7		TranSfer A to Y Im 2	
	DEC	NUBDIZC	NOP	NUBDIZC	TYA	NUBDIZC
	DECrement memory Z 5 Zx 6 Ab 6 Ax 7		No OPeration Im 2		TranSfer Y to A Im 2	
	EOR	NUBDIZC	ORA	NUBDIZC	DEV	NUBDIZC
	bitwise Exclusive OR Im 2 Z 3 Zx 4 Ab 4 Ax 4+ Ay 4+ Ix 6 Iy 5+		bitwise OR with Accumulator Im 2 Z 3 Zx 4 Ab 4 Ax 4+ Ay 4+ Ix 6 Iy 5+		DEcrement Y Im 2	
	CLC	NUBDIZC	TAX	NUBDIZC	INV	NUBDIZC
	CLear Carry Im 2		TranSfer A to X Im 2		INcrement Y Im 2	
	SEC	NUBDIZC	TXA	NUBDIZC	TSX	NUBDIZC
	SEt Carry Im 2		TranSfer X to A Im 2		TranSfer Stack to X Im 2	
	CLI	NUBDIZC	DEX	NUBDIZC	PHA	NUBDIZC
	CLear Interrupt Im 2		DEcrement X Im 2		Push Accumulator Im 3	
	SEI	NUBDIZC	INX	NUBDIZC	PLA	NUBDIZC
	SEt Interrupt Im 2		INcrement X Im 2		Pop Accumulator Im 4	
	CLV	NUBDIZC	ROL	NUBDIZC	PHP	NUBDIZC
	CLear oVerflow Im 2		ROtate Left A 2 Z 5 Zx 6 Ab 6 Ax 7		Push Processor status Im 3	
	CLD	NUBDIZC	ROR	NUBDIZC	PLP	NUBDIZC
	CLear Decimal Im 2		ROtate Right A 2 Z 5 Zx 6 Ab 6 Ax 7		Pop Processor status Im 4	
	SED	NUBDIZC	RTI	NUBDIZC	STX	NUBDIZC
	SEt Decimal Im 2		ReTurn from Interrupt Im 6		STore X register Z 3 Zy 4 Ab 4	
	JMP	NUBDIZC	RTS	NUBDIZC	STY	NUBDIZC
	JuMP Ab 3 In 5		ReTurn from Subroutine Im 6		STore Y register Z 3 Zx 4 Ab 4	